

CP/M 3

Ein Arbeitsbuch

Band 2

von Raoul O. Koerber

Inhaltsverzeichnis

Teil IV die Hardware-Anpassung an CP/M 3	3
Was bedeutet schon Anpassung ...	5
Nach dem Einschalten	8
Der Track-0-Lader	11
Der CPM-Lader (CMPLDR)	13
Das CP/M 3 BIOS - Ein Überblick	23
Das BIOS-Kernprogramm und der SCB	42
Das BIOS-Segment CHARIO	69
Das BIOS-Segment MOVE	83
Das BIOS-Segment DISKIO	89
Das BIOS-Segment BOOT	117
Zuweisungen-Vereinbarungen-Macros	125
Generieren der Datei CPM3.SYS	141
Teil V Einblicke, Besonderheiten und Ausblicke	153
Einblicke auf die Diskette	155
... nun noch das Besondere	163
Ausblicke - oder was kommt danach	175
Teil VI Nützliches	177
Die ELMON-Anpassung MONIO	179
... Formatieren zum Beispiel	201

Teil IV die hardware-Anpassung an CP/M 3	
Was bedeutet schon Anpassung ...	5
Nach dem Einschalten	8
Der Track-0-Lader	11
Der CPM-Lader (CPLDR)	13
Das CP/M 3 BIOS - Ein Überblick	23
Das BIOS-Kernprogramm und der SCB	42
Das BIOS-Segment CHARIO	69
Das BIOS-Segment MOVE	83
Das BIOS-Segment DISKIO	89
Das BIOS-Segment BOOT	117
Zuweisungen-Vereinbarungen-Macros	125
Generieren der Datei CPM3.SYS	141

Kapitel 1 Was bedeutet schon Anpassung ...

Der größte Vorteil von CP/M ist sicherlich seine Flexibilität in der Anpassung an vorhandene Hardware. Aber genau darin liegt auch ein evtl. entscheidender Nachteil.

Ist es auf der einen Seite möglich, so gut wie jedes Terminal, jedes Video-Display oder jede Grafikkarte mit entsprechenden Treibern anzuschließen (genau so wie jede Serienschnittstelle oder jeden Drucker) so können auf der anderen Seite eben diese Geräte auch in ihren Möglichkeiten völlig verschieden sein.

Ein CP/M-Programm, das als Konsolenausgang z.B. ein Terminal mit Cursor-Adressierung verlangt, kann kaum in einem System reibungslos funktionieren, das mit einer einfachen Videokarte ausgerüstet ist, die eben keine Cursor-Adressierung hat. Ebenso nützt ein wunderhübsches Grafik-Programm einem Anwender ohne der passenden Hardware gar nichts.

Hier ist vor allem der Grund zu suchen, daß es unter CP/M so gut wie keine Bildschirmspiele gibt, wie diese doch auf jedem Billigstcomputer - auch noch in Farbe - ablaufen. Sicherlich sind derartige Programme möglich, eine kompatible Hardware vorausgesetzt, aber genau diese Art von Programmen ist und soll auch nicht die Domäne von CP/M sein.

Unter CP/M gibt es ein Vielzahl guter Programme in allen Preislagen, die es dem Benutzer möglich machen, alle Computeraufgaben zu lösen zu deren Zweck eine CP/M-Maschine erstanden wurde. Dieser 'Zweck' liegt meist in Textverarbeitungs- und Buchhaltungsaufgaben, aber auch in der Programmierung von Steuerungen der verschiedensten Art.

Bevor eine CP/M-Maschine funktioniert, sind aber die unterschiedlichsten Hardware-Voraussetzungen an das CP/M anzupassen und ein Hilfsprogramm bereitzustellen, das den Kaltstart (also das Booten einer CP/M-Systemdiskette) ermöglicht.

Es ist dabei zu berücksichtigen, welche Konsolenschnittstelle zur Verfügung steht, welche Schnittstelle zu den Diskettenlaufwerken und um welche Laufwerkstypen es sich dabei handelt. Diese Hardware-Anpassung wird in einem Programmteil des CP/M mit dem Namen BIOS (Basic Input Output System - Grundsystem für Ein- und Ausgabe) vorgenommen.

Alle notwendigen Anpassungen sind in den nachfolgenden Kapiteln erläutert und an Beispielen verdeutlicht.

Da die Hardware, wie bereits angedeutet, in einer CP/M-Umgebung sehr unterschiedlich ist, mußte eine bestimmte Konfiguration als Beispiel herangezogen werden, um auch eine wirklich funktionierende Software zeigen zu können, denn sonst wären nur 'Spielbeispiele' entstanden.

Ausgewählt wurde zu diesem Zweck der NDR-Klein-Computer mit einer Z80-CPU, einem Grafikinterface (oder einer Serienschnittstelle zu einem Terminal) und dem Controllerbaustein FD 1793 zur Diskettenbearbeitung.

Die Auswahl fiel deshalb auf das genannte Gerät, weil alle Unter-

lagen, wie Schaltpläne und Beschreibungen zu erhalten sind. Auch können alle benötigten Baugruppen in Form von Platinen, Bausätzen oder Fertiggeräten preisgünstig bezogen werden.

Alle benötigten Baugruppen sind typisch für einen CP/M-Computer, so daß die besprochene Software relativ einfach auf andere Computer übernommen bzw angepaßt werden kann.

Alle Assemblerlistings wurden mit dem Macro-Assembler Z80ASM erstellt, der weitgehend kompatibel zum Macro-Assembler M80 von Microsoft ist. Der Z80ASM hat jedoch den Vorteil erheblich schneller, flexibler und preisgünstiger zu sein.

Die Programme wie auch alle anderen Beispiele wurden mit Z80-Mnemonics geschrieben.

Kapitel 2 Nach dem Einschalten ...

Jeder Computer benötigt sofort nach dem Einschalten Anweisungen was er nun tun soll. Diese Anweisungen erhält er normalerweise von einem Monitorprogramm, das der Lieferant des Computers zur Verfügung stellt.

Dieses Programm ist üblicherweise in einem EPROM (oder PROM), dessen Inhalt der CPU sofort nach dem Start als Anweisung dient.

Es soll nicht Aufgabe dieses Buches sein, Monitorprogramme zu beschreiben und zu analysieren. An dieser Stelle sei nur ihr 'Lebenszweck' definiert.

Ein Monitorprogramm muß in einer CP/M-Maschine folgende Funktionen erfüllen können:

1. Nach dem Einschalten muß zumindest die Konsole (Ein- und Ausgabe) initialisiert werden.
2. Ein Speichertest ist von Nutzen falls unterschiedliche Speichergrößen möglich sind.
3. Das Gerät sollte melden, daß es für weitere Tätigkeiten bereit ist.
4. Der Monitor kann nun eine Vielzahl von Hilfsfunktionen zur Verfügung stellen oder auch nur eine kleine Auswahl von Sprungmöglichkeiten in andere Speicherbereich oder eben die Möglichkeit eine CP/M Diskette zu booten.

Es gibt Geräte, die anstelle des Monitorprogrammes ein Programm eingebunden haben, das sofort nach dem Einschalten versucht die Diskette in Laufwerk A zu booten. In diesem Falle muß alle Initialisierung, soweit nicht doch schon vorher geschehen, vom LDRBIOS oder BIOS übernommen werden.

Gleichgültig wie das Gundprogramm aussieht um CP/M 3 booten zu können, ist eine von zwei Möglichkeiten gegeben:

1. Sektor 1 auf Track 0 der Boot-Diskette wird (egal wie), z.B. nach Adresse 0000H in Bank 0 gelesen und danach diese Adresse angesprungen (d.h. dieses Programm wird ausgeführt).
2. Es wird der CPM-Lader nach Adresse 100H Bank 0 direkt geladen. Die Information, wo sich dieser Lader befindet, muß dem Boot-Programm bekannt sein.

Beide Arten des Bootens müssen die Möglichkeit bieten Boot-Fehler zu melden, im Sinne von: "Lesefehler" oder "Diskette nicht vorhanden".

Im ersten Fall werden, je nach physikalischer Sektorgröße, bis zu 1k-Byte gelesen. In diesem gelesenen Programm kann nun eine weitere Initialisierung vorgenommen werden. Aber die Hauptaufgabe des geladenen Programmes ist es, das zu tun, was im zweiten Fall getan würde, es wird der eigentliche Lader (CPMLDR) nach Adresse 100H in Bank 0 geladen.

Man fragt sich unwillkürlich, wozu dieser umständliche Weg im

ersten Fall gut sei, nun: Ein derartiger Booter kann unterschiedliche Betriebssysteme z.B. CP/M 2 und CP/M 3 laden und dazu vielleicht auch noch ein UCSD-Pascal System oder ein FORTH-System. Alle Informationen hierzu würden sich immer im ersten Sektor einer Diskette befinden. Der zweite Fall kann hier nicht (so ohne weiteres) benutzt werden, da die Größe (Länge) des zu ladenden Programmes sehr unterschiedlich sein kann.

Das nachfolgende Listing zeigt einen (sehr) einfachen Bootlader wie er z.B. beim NDK-Klein-Computer eingesetzt werden könnte.

(Es stehen dafür jedoch 'richtige' Monitorprogramme zur Verfügung)

```

1          ; *****
2          ; *
3          ; * MODULE          Boot-Lader
4          ; * REV 1.0          850110
5          ; *
6          ; * Aufgabe dieses Programmes ist es Sektor 1 Track 0 einer
7          ; * 5.25" Diskette in Laufwerk A nach Adresse 0 zu laden und
8          ; * dort auszuführen.
9          ; *
10         ; *****
11
12         0000          org 0
13
14 0000 F3          boot: 01          ; keine Interrupts
15 0001 21 000F      ld  hi,$start    ; nun Programmteil 1 transferieren
16 0004 11 FC00      ld  de,$c00h    ; Zieladresse
17 0007 01 004A      ld  bc,$len     ; Transferlänge
18 000A ED 00        ldir          ;
19 000C C3 FC00      jp   $c00h    ; und dieses Programmsegment anspringen
20
21         000F      $start equ  $          ; Transfersegment Start
22
23         .phase  $c00h    ; Ausführungsadresse
24
25 FC00 31 0000      ld  sp,$          ; setze eigene Stack
26 FC03 3E 80       ld  a,10000000b    ; Bank 0 und Bootkarte schliessen
27 FC05 03 C8       out ($C8H),a    ; EPROM zu RAM eingeschaltet
28
29         ;
30         ; das System hat jetzt 64k RAM in Bank 0 und das EPROM
31         ; der Bank Bootkarte ist abgeschaltet
32         ;
33
34 FC07 3E D0       ld  a,11010000b    ; Befehl force interrupt
35 FC09 03 C0       out ($C0H),a    ; an den FDC Controller zum RESET
36 FC0B 10 FE      djnz $          ; kurz warten (<B> war NULL nach DJNZ)
37 FC0D 3E 21      ld  a,00100001b    ; select code MINIS Laufwerk A
38 FC0F 03 C4      out ($C4H),a    ; ausgeben
39 FC11 10 FE      djnz $          ; nochmals kurz warten
40 FC13 3E 09      ld  a,00001001b    ; home Befehl mit 6 ms
41 FC15 03 C0      out ($C0H),a    ; an FDC Controller
42 FC17 E3        ex  (sp),hl    ; ca 20 ys warten
43 FC18 E3        ex  (sp),hl
44 FC19 E3        ex  (sp),hl
45 FC1A E3        ex  (sp),hl

```

```

46 FC1B D8 C0      busy:  in   a,(0C0H)      ; dann Status abfragen
47 FC1D 0F         rrca                      ; Bit 7 ins Carry
48 FC1E 98 FB      jr    c,busy             ; nicht bereit solange Bit 7=1
49
50
51                 ; in diesem Treiber wird nun 'unendlich' oft gelesen
52                 ; solange bis es klappt
53
54
55 FC20 0E C3      retry: ld   c,(0C0H)      ; Adresse des Datenregisters laden
56 FC22 AF         xor   a                  ; A=0
57 FC23 03 C1      out  (0C1H),a           ; ins Trackregister (Track=0)
58 FC25 9C         inc  a                  ; A=1
59 FC26 03 C2      out  (0C2H),a           ; ins Sektorregister (Sektor 1)
60 FC28 21 0000    ld   hl,0                ; Zieladresse
61 FC2B 3E 8C      ld   a,(0000H)          ; Bereich Sektor lesen
62 FC2D 03 C0      out  (0C0H),a           ; an den FDC-Kontroller
63 FC2F E3        ex   (sp),hl
64 FC30 E3        ex   (sp),hl
65 FC31 E3        ex   (sp),hl
66 FC32 E3        ex   (sp),hl           ; 20 us warten
67 FC33 D8 C0      loop:  in   a,(0C0H)      ; Status einlesen
68 FC35 0B 4F      bit  7,a                 ; DRQ? (Daten liegen bereit?)
69 FC37 28 05      jr   z,loop1            ; wenn nicht sonst
70 FC39 ED A2      inl  ; Daten einlesen
71 FC3B C3 FC33    jp   loop                ; ... jedes Zeichen einzeln
72
73 FC3E 0B 47      loop1: bit  0,a           ; fertig ?
74 FC40 C2 FC33    jp   nz,loop            ; wenn nicht
75 FC43 E6 BC      and  00111100b         ; sonst Fehler maskieren
76 FC45 20 DB      jr   nz,retry          ; wenn falsch gelesen nochmal
77
78
79                 ; hierhier wenn Sektor fehlerfrei gelesen wurde
80
81
82 FC47 C3 0000    jp   0                  ; Programm ausführen
83
84                 dephase
85
86 004A 01010101    equ  $-0start
87
88                 end

```

Kapitel 3 Der Track-0-Lader

Das vom Boot-Lader geladene Programmsegment 'Track-0-Lader' hat die alleinige Aufgabe (zumindest in dieser Zusammenstellung) das CP/M Boot-System, den sog. CPM-Lader (CPMLDR) in den Arbeitsbereich des Computers (ab Adresse 100H) zu laden.

Dieser Track-0-Lader ist nun bereits CP/M 3 typisch, könnte für CP/M 2 jedoch ähnlich aussehen (dort muß jedoch auch aus Track 1 und evtl. noch Track 2 geladen werden) und für ein FORTH-System wiederum ganz anders.

Die Entscheidung, wie-was-wo gemacht wird, liegt meist in der Hand des System-Programmierers (das ist der, der Betriebssysteme wie CP/M in einem Computer zum 'laufen' bringt, d.h. die Hardware-Anpassung vornimmt - oder auch ein neues Betriebssystem schreibt).

Im Falle des NDR-Klein-Computers entspricht der Track-0-Lader dem nachfolgenden Listing. Auf eines sei bei dieser Gelegenheit hingewiesen: in der Zusammenstellung mit CP/M 3 gibt es einen speziellen Boot-Monitor mit einem Hardware-angepaßten Ein- Ausgabe-Teil ab Adresse FC00H.

Aus systemspezifischen Gründen (vor allem des Konsolentreibers wegen, der mit rund 4K sonst zu Buche schlagen würde) werden Routinen aus diesem Programmsegment, das immer resident bleibt, in allen Lader- und BIOS-Programmen mit verwendet. Ein Listing dieses Monitorsegmentes ist in Teil VI ausgedruckt, um entsprechende Aufrufe 'verfolgen' zu können.

```
1          MACLIB DEFAULT.INC
2          ; *****
3          ; *
4          ; * Track-0-Lader fuer NDR-LDRBIOS CP/M 3
5          ; *
6          ; * Dieser Lader wird vom BOOT-Lader nach SECSE6 geladen (F000H)
7          ; * und dort ausgefuehrt.
8          ; * Um Programme laden zu koennen, die diesen Bereich ueberladen
9          ; * ist es notwendig den eigentlichen Lader nach Adresse 0 um-
10         ; * zuladen.
11         ; *
12         ; * Geschrieben von RAOUL O. KOEBERER, Detmold
13         ; *
14         ; *****
15
16         .phase @t000h          ; Puffer unter ELM00H
17
18 F000 21 F00C          ld    hl, getit          ; Transfer nach Adresse 0
19 F003 11 0000          ld    de, 0          ; des geladenen Sektors
20 F006 01 003B          ld    bc, len
21 F009 ED 00          ldir
22 F00E C7              rst    0
23     F00C          getit equ    $
24
```

```

25                                     .dephase
26                                     .phase 0
27
28 0000 11 0100   trk0: ld    de,100h           ; dortnin
29 0003 21 F000   ld    hi,0f000h          ; die ...
30 0006 01 0300   ld    bc,7400h           ; naechsten 7 Sektoren
31 0009 ED 00   ldir
32 000B EB       ex    de,hi              ; neue DMA-Adresse nach HL
33 000C 01 0121   ld    bc,0121h           ; lesen von Laufwerk 'A'
34 000F 11 0002   ld    de,0002h           ; ab Sektor 2
35 0012 C5       trk1: push  bc
36 0013 D5       push  de
37 0014 E5       push  hi
38 0015 CD FC27   call  erlopdy            ; naechsten Sektor lesen
39 0018 C4 0034   call  nz,error
40 001B E1       pop   hi                 ; DMA
41 001C 11 0400   ld    de,400h            ; +ix
42 001F 19       add   hi,de              ; gibt neue DMA-Adresse
43 0020 01       pop   de
44 0021 C1       pop   bc
45 0022 1C       inc  e                   ; Sektor+i
46 0023 7B       ld    a,e
47 0024 FE 06   cp    6                   ; 5 Sektoren geladen?
48 0026 38 EA   jr   c,trl1              ; weiter wenn nicht
49 0028 3A 0033   ld    a,erfig1           ; Fenster aufgetreten?
50 002B B7       or    a
51 002C CA 0100   jp   z,100h              ; wenn nicht
52 002F 37       scf
53 0030 C3 F400   jp   0f400h              ; zurueck in Monitor
54
55 0033 00       erfig: db  0
56
57 0034 E5       error: push  hi
58 0035 21 0033   ld    hi,erfig
59 0038 34       inc  (hi)
60 0039 E1       pop   hi
61 003A C9       ret
62
63      003B   ien  equ  $-trk0
64
65                                     .dephase
66
67                                     end

```

Kapitel 4 Der CPM-Lader (CPMLDK)

Dieses Programmsegment von CP/M 3 hat nur eine einzige Aufgabe, die Datei CPM3.SYS zu laden und auf die richtigen Adressen in Bank 0 (dem gebankten Bereich von CP/M 3) und in den sog. gemeinsamen (Common) Bereich (von E000..FFFF) zu verteilen.

Man muß sich die genannte Speicheraufteilung so vorstellen, daß, solange Bank 0 eingeschaltet ist, das komplette CP/M mit LOADER, BDOS und BIOS in einer Speicherebene vorliegt, da auf den gemeinsamen Bereich ja eben von allen Banken aus zugegriffen werden kann.

Diese Speicher-Konfiguration liegt immer dann vor (vom BDOS erzwungen), wenn ein BDOS-Aufruf Programmteile benötigt, die im gebankten Teil (Bank 0) angesiedelt sind. Dies trifft (vom BDOS aus gesehen) auch auf den gebankten Teil des BIOS zu.

Der CPM-Lader wird von Track-0-Lader nach Bank 0 Adresse 100H geladen und angesprungen. Vom Prinzip her ist der CPM-Lader ein 'normales' CP/M mit Sonderaufgaben. (Es 'weiß', wie die Datei CPM3.SYS - das eigentliche CP/M3 - zu verteilen ist, kann aber keine Dateien auf Diskette schreiben, weiß auch nichts mit Uhrzeit und Bankumschaltung anzufangen).

Dieser CPM-Lader besteht nun - um die Sache recht kompliziert erscheinen zu lassen - wiederum aus zwei Teilen, dem Hardware-unabhängigen BDOS-Teil (Basic Disk Operating System - dem grundlegenden Disketten Betriebssystem) und der Hardware-Anpassung, dem Lader-BIOS.

Das BIOS kann recht einfach aufgebaut sein, da nur wenige Funktionen benötigt werden, es entspricht im übrigen jedoch einem 'normalen' BIOS wie das nachfolgende Listing zeigt.

Die Einzelheiten des LDRBIOS-Listing sollen an dieser Stelle unbesprochen bleiben. Alle (notwendigen) Einzelheiten werden bei der Besprechung der Segmente des kompletten BIOS erklärt.

Zur Generierung des gesamten CPM-Laders wird der BDOS-Anteil von Digital Research als REL-Datei CPMLDR.REL mitgeliefert. (Lader)BDOS, (Lader)BIOS und Track-0-Lader werden nun wie auf der folgenden Seite gezeigt, zusammengebunden.

Die abgespeicherte Datei wird mit dem Index .BIN versehen, zur Erkennung, daß das Programm zwar BINär ist, aber nicht als COM-Programm ablauffähig ist, da der Track-0-Lader in diesem Falle bei Adresse 0 beginnt.

Diese Datei muß nun mit einem Hilfsprogramm auf Track 0 ab Sektor 1 geschrieben werden. Hierzu gibt es die unterschiedlichsten Hilfsmittel mit den unterschiedlichsten Möglichkeiten. Das Monitorprogramm ELMON für den NDR-Klein-Computer bietet hierzu hervorragende Unterstützung. Zur Generierung der Programme ist jedoch der Zugriff auf ein beliebiges CP/M-System erforderlich - hier beißt sich dann eben doch die Katze in den Schwanz.

```

A>ms0 =track0 < assemblieren des Track0-Laders
A>ms0 =lrbios < assemblieren des Lader-Bios
A>link track0[10000] < linken des Track-0 Laders auf Adresse 0000H
A>link cpmldr[1100]=cpmldr,lrbios < linken des CPM-Laders mit dem BIOS

```

```

A>sid track0 com < laden des Track0-Laders mit SID
CP/M 3 SID - Version 3.0 < so meldet sich SID
NEXT MSZE PC END
0100 0100 0100 C9FF < Start bei 100H benutzter Speicher bis 100H

```

```
#0100 < Inhalt ueberpruefen (dump ab 100H)
```

```

0100: 21 00 F0 11 00 00 01 3B 00 ED B0 C7 11 00 01 21 .....
0110: 80 F0 01 80 03 ED B0 EB 01 21 01 11 02 00 C5 D5 .....
0120: E5 CD 27 FC C4 34 00 E1 11 00 04 19 01 C1 1C 7B .....
0130: FE 06 38 EA 3A 33 00 B7 CA 00 01 37 C3 00 F4 00 .....
0140: E5 21 33 00 34 E1 C9 1A 1A 1A 1A 1A 1A 1A 1A 1A .....
0150: 1A .....
0160: 1A .....
0170: 1A .....
0180: 43 50 2F 40 20 33 20 53 49 44 20 20 20 56 65 72 CP/M 3 SID - Ver
0190: 73 69 6F 6E 20 33 2E 30 24 31 00 02 C5 C5 11 80 sion 3.0!
01A0: 01 0E 09 CD 05 00 C1 21 07 00 7E 30 50 57 1E 00 .....
01B0: 05 21 00 02 79 81 CA C1 01 0B 7E 12 13 23 C3 B4 .....

```

```

#rcpmldr com,80 < laden von CPM.LDR.COM nach Adresse 100H!
NEXT MSZE PC END
0000 0000 0100 C9FF < Programmende bei 000H

```

```
#0100 < Inhalt ueberpruefen
```

```

0100: 21 00 F0 11 00 00 01 3B 00 ED B0 C7 11 00 01 21 .....
0110: 80 F0 01 80 03 ED B0 EB 01 21 01 11 02 00 C5 D5 .....
0120: E5 CD 27 FC C4 34 00 E1 11 00 04 19 01 C1 1C 7B .....
0130: FE 06 38 EA 3A 33 00 B7 CA 00 01 37 C3 00 F4 00 .....
0140: E5 21 33 00 34 E1 C9 1A 1A 1A 1A 1A 1A 1A 1A 1A .....
0150: 1A .....
0160: 1A .....
0170: 1A .....
0180: 31 81 02 CD 00 0B 0E 0D CD 80 02 0E 09 11 25 02 .....
0190: CD 80 02 0E 0F 11 0B 01 CD 80 02 FE FF 11 CF 01 .....
01A0: CA A2 01 11 80 00 CD 8F 01 CD 95 01 21 80 00 11 .....
01B0: 81 02 0E 06 7E 12 13 23 00 C2 34 01 CD 95 01 0E .....

```

```

< Bei Adresse 100H beginnt nun der CPM-Lader . Dies entspricht spaeter >
< dem zweiten logischen Sektor (je 128 = 80H Bytes pro Sektor) >

```

```
#wcpload bin,100,050 < Programm als cpload.bin abspeichern
```

```
0019n record(s) written. < Bestaetigung des Abspeicherns 19 Sektoren
```

```
#g0 < Warnstart
```

```

1          MACLIB DEFAULT.INC ; Vereinbarungen
2          MACLIB CPM3.INC    ; und Macros
3          ; *****
4          ; LDRBIOS - Lader Bios fuer CP/M3 und NDR-Computer          *
5          ; Systemvoraussetzung:                                     *
6          ; * Vollausbau-Z80-CPU, 128k DRAM, FLO2, Ser-Karte als Terminal- *
7          ; * Anschluss oerer GUP und KEY                             *
8          ; *                                                         *
9          ; * Aufgabe des LDRBIOS ist es, die Datei CPM3.SYS zu laden *
10         ; * - CPM3.SYS ist das konfigurierte Benutzerspezifische CPM3 *
11         ; *                                                         *
12         ; * Version 1.0 vom 2.1.1985                                 *
13         ; * geschrieben von Raoul O. Koerber im Auftrage des      *
14         ; * ELEKTRONIKLAGEN DETMOLD                                *
15         ; *****
16
17         ;
18         ; *****
19         ; Bios-Sprungtabelle
20         ; *****
21         ;
22
23 0000' C3 008B' ?BOOT: jp boot ; kaltstart
24 0003' C3 008B' ?WBOOT: jp error ; Fehler wenn warmstart
25 0006' C3 FC00 ?CONST: jp econist ; Benutze hierzu
26 0009' C3 FC03 ?CONIN: jp econin ; MONIO aus ELMON
27
28 000C' C3 FC06 ?CONO: jp econout
29 000F' C3 008B' ?LIST: jp error
30 0012' C3 008B' ?AUX0: jp error
31 0015' C3 008B' ?AUX1: jp error
32
33 0018' C3 0090' ?HOME: jp .home ; Lautwerk auf Track 0 setzen
34 001B' C3 006C' ?SLDSK: jp selask ; Ansprache Laufwerk und Parameteruebergabe
35 001E' C3 0093' ?STTRK: jp settrk ; Track setzen
36 0021' C3 0099' ?STSEC: jp setsec ; Sektor setzen
37
38 0024' C3 0090' ?STDMA: jp setdma ; DMA-Adresse setzen
39 0027' C3 00B2' ?READ: jp read ; lesen 1 physikalischen Blocks
40 002A' C3 008B' ?WRITE: jp error ; kein Schreiben im Lader
41 002D' C3 008B' ?LISTS: jp error
42
43 0030' C3 00A7' ?SECTRn: jp sectrn ; Skew-Faktor uebersetzen
44 0033' C3 008B' ?CONOS: jp error
45 0036' C3 008B' ?AUXIS: jp error
46 0039' C3 008B' ?AUXOS: jp error
47
48 003C' C3 008B' ?DVTBL: jp error
49 003F' C3 008B' ?DEVIN: jp error
50 0042' C3 008B' ?DRtbl: jp error
51 0045' C3 008B' ?MLTIO: jp error
52
53 0048' C3 008B' ?FLUSH: jp error
54 004B' C3 00A2' ?MOV: jp move ; Transfer von Daten
55
56
57 ; Rest wird nicht benoetigt ----
58

```

```

59      ;
60      ; *****
61      ; XUFH
62      ; *****
63
64 004e' 00      DB      0000      ; Steppingrate 00=0ms 01=6ms
65 004f' 21      DB      021H      ; Laufwerkselekt
66 0050' 0006'   xofn:  DW      x1t      ; Sektor Skew
67 0052' 0000      DW      0000H
68 0054' 0000      DW      0000H
69 0056' 0000      DW      0000H
70 0058' 0000      DW      0000H
71 005A' 0000      DW      0000H      ; MEDIA FLAG
72 005C' 0075'   setdpb: DW      DPBT000      ; von LOGIN setzen wenn muenner moeglich
73 005E' 0000      DW      0000H      ; CHECKSUM VECTOR
74 0060' 0000      DW      0000H      ; ALLOC VECTOR
75 0062' 0069'   DW      DIRBCB      ; DIRECTORY BUFFER CONTRÖLL BLOCK
76 0064' 0069'   DW      DTABCB      ; DATA BUFFER CONTRÖLL BLOCK
77 0066' FFFF      DW      0FFFFH      ; HASH TABELLE DISABLE
78 0068' 00      DB      0      ; HASH BANK
79
80 0069'   DTABCB:
81 0069' FF      DIRBCB: DB      0FFH      ; DRIVE CODE
82 006A' 00      DB      0000H
83 006B' 00      DB      0000H
84 006C' 00      DB      0000H
85 006D' 00      DB      0000H      ; WRITE FLAG
86 006E' 00      DB      0000H      ; SCRATCH
87 006F' 0000      DW      0000H      ; TRACK
88 0071' 0000      DW      0000H      ; SEKTOR
89 0073' 01B1'   DW      MBUFF      ; BUFFER
90
91      ;
92      ; *****
93      ; DPB
94      ; *****
95      ;
96
97 0075'   dpbt00:dpb 1024,5,160,2048,256,4 ; an andere Lautwerke Anpassen!!!
98 0075' 0028      A      defw  ??0001      ; 128 Byte (log)-Sektoren pro Track
99 0077' 04 0F      A      defb  ??0002,??0003      ; Block-shift und Maske
100 0079' 00      A      defb  ??0004      ; Extent-Maske
101 007A' 0185      A      defw  ??0005      ; Maximale Block-Anzahl
102 007C' 00FF      A      defw  ??0006      ; Maximale DIR-Eintraege
103 007E' F0 00      A      dero  ??0007,??0008      ; Belegungs-Vektoren
104 0080' 0040      A      defw  ??0009      ; Pruefsumme
105 0082' 0004      A      defw  4      ; Reservierte Tracks (System)
106 0084' 03 07      A      defb  ??000A,??000B      ; (phys)-Sektor Groesse- & Shift-Maske
107
108 0086'   x1t: skew 5,1,1
109 0086' 01      B      defb  ?nextsec+1
110 0087' 02      B      dero  ?nextsec+1
111 0088' 03      B      defb  ?nextsec+1
112 0089' 04      B      defb  ?nextsec+1
113 008A' 05      B      defb  ?nextsec+1
114

```

```

115 ;
116 ; *****
117 ; Laderstart
118 ; *****
119 ;
120
121 005B' boot:
122
123 ;
124 ; hier kann CPM-Typische Initialisierung erfolgen
125 ; die vom Bootprogramm (ELM0N) nicht durchgeführt
126 ; wird, vom CPM-Lader jedoch benötigt wird
127 ;
128
129 006B' C9 error: ret ; vorl nichts ...
130
131 006C' seldsk:
132
133 ;
134 ; Es wird die Adresse des XLPH's des gebooteten Laufwerkes
135 ; in <HL> zurueckerwartet
136 ;
137
138 006C' 21 0050' ld hl,xden
139 006F' C9 ret
140
141 ;
142 ; nachfolgende Daten werden vorraeutig nur initialisiert
143 ; bzw abgeleert. Aktion erfolgt erst beim aktiven Lesen
144 ;
145
146 0050' 01 0000 .home: ld bc,0 ; ... entspricht Track0
147
148
149 0053' ED 43 01AB' settrk: ld (@trk),bc ; Track Nummer ablegen
150 0097' C9 ret
151
152 0055' ED 43 01AD' setsec: ld (@sect),bc ; Sektor Nummer ablegen
153 009C' C9 ret
154
155 0090' ED 43 01AF' setdma: ld (@dma),bc ; gueltige Adresse ablegen
156 00A1' C9 ret
157
158 00A2' move:
159
160 ;
161 ; Transfer von Speicherinhalten mit Z80 Power
162 ; uebergabe <HL>=Ziel,<DE>=Quelle,<C>=Laenge
163 ;
164
165 00A2' EB ex de,hl ; Ziel in <DE> Quelle in <HL>
166 00A3' ED B0 ldrr ; fuer Transfer mit Z80-Power
167 00A5' EB ex de,hl ; Register in 'Originalreihenfolge' zurueck
168 00A6' C9 ret
169

```

```

170 00A7'          sectrn:
171                ;
172                ;
173                ; Uebersetzung des Skews
174                ; Adresse der Uebersetzungstabelle in <DE>, ist <DE>=>
175                ; ist KEINE Uebersetzung notwendig, die logische Sektoradresse
176                ; in <EC> entspricht dann der physikalischen Sektoradresse
177                ;
178
179 00A7' 69        ld    l,c          ; Kopie von <EC> nach <HL>
180 00A8' 60        ld    n,o          ; falls kein Skew
181 00A9' 7A        ld    a,d          ; wenn <DE>=> kein Skew
182 00AA' B3        or     e
183 00AB' 08        ret     z          ; log Sektor=phys Sektornummer
184 00AC' EB        ex     de,hl       ; <DE> -> <HL> um
185 00AD' 09        add    hl,bc       ; Offset in Tabelle berechnen
186 00AE' 6E        ld    i,(hl)       ; phys Sektor Nummer nach <HL>
187 00AF' 26 00    ld    h,0          ; die physikalische Sektoradresse
188 00B1' C9        ret
189
190
191 00B2'          read:
192                ;
193                ; lesen eines Sektors
194                ; Aufruf mit folgenden Argumenten bereits gesetzt:
195                ; Laufwerksnummer in (&drv)
196                ; Transferadresse in (&ma)
197                ; Transferbank in (&bnk)
198                ; Tracknummer in (&trk)
199                ; Sektornummer in (&sect)
200                ; Zeiger auf KLFH in <DE>
201                ;
202                ;
203
204 00B2' 01 0179' ld    bc,read$sector
205 00B5' C5        push   bc          ; rette Funktion
206 00B6' 0D 0136' call   setup       ; berechne phys Track setze sso
207 00B9' E1        pop    hl          ; Adresse des UP's (READ-WRITE)
208
209 00BA'          more$retries:
210
211 00BA' 06 0A        ld    b,l0         ; i0 Versuche zulassen
212
213 00BC'          retry$loop:
214
215 00BC' C5        push   bc          ; Schleifenzaehler
216 00BD' E5        push   hl          ; uP
217 00BE' 3A 019F' ld    a,(cursel)  ; neuer select (ohne sso)
218 00C1' 21 01A3' ld    hl,olysel   ; Zeiger auf 'letzten' select
219 00C4' BE        cp     (hl)
220 00C5' 77        ld    (hl),a       ; fuer's naechste mal ...
221 00C6' 20 0A        jr     nz,new$track ; dann SEk
222 00C8' 3A 01AB' ld    a,(&trk)    ; aiter Track (logisch)
223 00CB' 21 01A2' ld    hl,oldtrk   ; Zeiger auf 'letzten' Track (logisch)
224 00CE' BE        cp     (hl)
225 00CF' 77        ld    (hl),a
226 00D0' 28 09        jr     z,same$track
227

```

```

228 0002'          new$track:
229
230 0002' C0 00FB'          call  check$seek      ; Track einstellen
231 0005' 01 0064          ld      bc,100        ; i00ms
232 0008' C0 016C'          call  delay          ; warten
233
234
235 000B'          same$track:
236
237 000B' 3A 01A1'          ld      a,(curtrk)    ; physikalischer Track
238 000E' D3 C1          out    (fdctrk),a    ; setzen
239 0010' 3A 01AD'          ld      a,(@sect)    ; physikalischen Sektor
240 0013' D3 C2          out    (fdcsec),a    ; setzen
241 0015' E1          pop    hl            ; iF
242 0016' E5          push   ni           ; ... retten fuer weiter Versuche
243 0017' C0 019E'          call  ipchi         ; ausfuehren
244 001A' E1          pop    hl            ;
245 001B' C1          pop    bc           ; Schiessenzaenier
246 001C' C8          ret     z           ; Fehlerfrei ...
247 001D' C5          push   bc           ;
248 001E' E5          push   hl           ;
249 001F' C8 67          bit    4,a         ; evtl RNF-Fehler
250 00F1' C4 00FB'          call  nz,check$seek ; dann nochmals SEEK
251 00F4' E1          pop    hl            ; iF
252 00F5' C1          pop    bc           ; Schiessenzaehler
253 00F6' 10 C4          djnz  retry$loop   ; ... auch nach nochmaligem SEEK
254
255 00F8'          hard$error:
256
257 00F8' 3E 01          ld      a,1
258 00FA' C9          ret
259
260 ;
261 ; *****
262 ; Hilfsprogramme
263 ; *****
264 ;
265
266 00FB'          check$seek:
267
268 00FB' C0 012A'          call  read$iot      ; versuche i0-Feld zu lesen
269 00FE' 28 05          jr    z,i0$ok      ; ... wenn ok
270 0100' C0 0114'          call  restore       ; sonst HOME
271 0103' 06 00          ld      b,0
272 0105' 78          ld      a,b
273 0106' D3 C1          out    (fdctrk),a  ; ins Trackregister
274 0108' 21 01A1'          ld      hl,curtrk  ; Zeiger auf physikalischen Track
275 010B' BE          cp     (hl)        ; beide gleich ?
276 010C' C8          ret     z           ; dann fertig
277 010D' 7E          ld      a,(hl)     ; sonst SOLL-Register
278 010E' D3 C3          out    (fdcdat),a  ; ins Datenregister
279 0110' 06 10          ld      b,seek     ; + SEEK Befehl
280 0112' 18 02          jr    busy$cmd     ; ausfuehren
281
282

```

```

283 0114'      restore:
284
285 0114' 06 00      ld      b,home      ; Lautwerk auf Track 0
286
287 0116'      busy#cmd:
288
289 0116' 3A 01A0'    ld      a,(curstep)    ; stepping-rate
290 0119' B0         or      b                ; einfüegen
291 011A' 03 C0     out     (faccmd),a    ; Befehl ausgegeben
292 011C' 08 C0     busy:  in      a,(faccmd)
293 011E' 0F       rra
294 011F' 30 FB     jr      nz,busy        ; nun abwarten
295 0121' 08 C0     busy:  in      a,(faccmd)
296 0123' C8 47     out     0,a            ; bis NICHT mehr busy
297 0125' 20 FA     jr      nz,busy
298 0127' E6 90     and     10010000b    ; Maschine READY & RWF-SEEK
299 0129' C9       ret
300
301 012A'      read#ctr:
302
303
304 ; lesen des IF-Feldes in den IOF-Puffer
305 ;
306
307 012A' 21 01A5'    ld      hl,iofbuf     ; Braucht eigenen Puffer
308 0120' 06 C4     ld      b,readio
309 012F' E5       push   hl
310 0130' CD 017E'   call   getdata
311 0133' E1       pop    hl
312 0134' 46       ld      b,(hl)        ; Tracknummer
313 0135' C9       ret
314
315 0136' 21 004F'    setup: ld     hl,xgen-l     ; Select
316 0139' 5E       ld     a,(hl)         ; lesen
317 013A' 28       dec    hl             ; Steppingrate
318 0138' 56       ld     d,(hl)
319 013C' ED 53 019F' ld     (curssel),de  ; ablegen
320
321 ;
322 ; physikalischen Track aus logischen Track berechnen
323 ; und damit side-select
324 ;
325
326 0140' 3A 01AB'    ld      a,(@trk)     ; zuvor logischen TRACK einlesen
327 0143' C8 78     bit     7,e          ; einseitiges Laufwerk?
328 0145' 20 06     jr      nz,setup1    ; wenn JA
329 0147' C8 68     bit     5,e          ; evtl 8" sd?
330 0149' 28 02     jr      z,setup1     ; wenn JA
331 0148' B7       or      a            ; reset CARRY
332 014C' 1F       rra                ; /2
333 014D' 32 01A1'    setup: ld     (curtrk),a ; ist physikalischer Track
334 0150' 3E 00     ld     a,0           ; sso-Flag schuetzen ...
335 0152' 30 04     jr      nc,setup1    ; Seite 0(1)
336 0154' C8 CF     set    l,a           ; sso-bit setzen
337 0156' C8 FB     set    7,e          ; auch in SELCO0 side-select einringen
338 0158' 32 01A4'    setup1: ld    (ssoflag),a ; sso-Flag ablegen
339 0158' 78       ld     a,e           ; select
340 015C' D3 C4     out    (facsell),a  ; ausgeben
341

```

```

342 ;
343 ; Testen ob Diskette eingesteckt ist
344 ;
345
346 015E' 21 0000 repeat: ld hl,0 ; time_out
347 0161' 28 setup2: dec hl ; time_out -1
348 0162' 7C ld a,h
349 0163' B5 or l
350 0164' 28 F8 jr z,repeat ; es kann nicht sein .....
351 0166' D6 C0 in a,(fdccmd)
352 0168' 07 rlica ; READY?
353
354 ;
355 ; Anmerkung: bei festverdrahtetem READY ist diese Routine
356 ; sinnlos !!!! dann evtl Index-Lock abfragen ... nach 250ms Delay
357 ;
358
359 0169' 38 F6 jr c,setup2
360 016B' C9 ret
361
362 016C' delay:
363 ;
364 ;
365 ; Warteschleife mit Zaehler in <BC>
366 ; Je Einheit wird 1 ms gewartet
367 ;
368
369 016C' 06 dec bc
370 016D' C5 push bc
371 016E' 06 E6 ld b,250 ; bei 4 Mhz
372 0170' 00 dell: nop
373 0171' 10 FD djnz dell
374 0173' C1 pop bc
375 0174' 78 ld a,b
376 0175' B1 or c
377 0176' 20 F4 jr nz,delay
378 0178' C9 ret
379
380 0179' read#sector:
381 ;
382 ;
383 ; Lesen eines physikalischen Sektors
384 ; Erwartet Disk-Track-Sektor-0#A gesetzt
385 ;
386
387 0179' 06 88 ld b,reads
388 017B' 2A 01AF' id hl,(0#ma)
389
390 017E' 3A 01A4' getdata:ld a,(ssoflag) ; sso-Bit
391 0181' 00 or b ; in Befehl einfüegen
392 0182' 0E C3 ld c,fdccdat ; Datenport
393 0184' D3 C0 out (fdccmd),a ; Befehl ausgeben
394 0186' D8 C4 getd1: in a,(focsel) ; abwarten bis
395 0188' 07 rlica ; BUSY aktiv
396 0189' 30 FB jr nc,getd1
397 018B' D8 C0 getd2: in a,(fdccmd) ; Status abfragen
398 018D' C8 4F bit l,a ; OK?
399 018F' 28 05 jr z,getd3 ; wenn noch nicht ...
400 0191' ED A2 inl ; sonst Daten einlesen
401 0193' C3 0188' jp getd2 ; und weiter abfragen
402
403 0196' C8 47 geta3: bit 0,a ; nicht wenn BUSY?
404 0198' C2 0188' jp nz,getd2

```

```

405
406 ;
407 ; gelesen ...
408 ;
409
410 0196' E6 FC and 1111100b ; Fehler maskieren
411 0190' C9 net
412
413 019E' E9 ipchl: jp (hl) ; indirekter CALL
414
415 ;
416 ; *****
417 ; Variablenbereich
418 ; *****
419 ;
420
421 019F' 0001 cursel: ds 1 ; momentaner Select
422 01A0' 0001 curstep: ds 1 ; momentane stepping-rate
423 01A1' 0001 curtrk: ds 1 ; physikalischer Sektor
424 01A2' 0001 oidtrk: ds 1
425 01A3' FF oisasl: db -1 ; ungueltig beim Start
426 01A4' 0001 ssoflag: ds 1
427 01A5' 0006 idtbur: ds 6
428 01A8' 0000 @trk: dw 0
429 01AD' 0000 @sect: dw 0
430 01AF' 0000 @ma: dw 0
431
432
433 01B1' nbuff equ $
434
435 end

```

Kapitel 5 Das CP/M BIOS - Ein Überblick

Das BIOS (Basic Input Output System - Grundsystem der Datenein- und Ausgabe) ist die Hardware-Anpassung an eine bestimmte CP/M-Maschine.

Prinzipiell unterscheidet sich das BIOS verschiedener Computer nur im Aufbau bestimmter Hardware-Treiber. Dieser Unterschied kann sehr gering, aber auch recht drastisch sein, ist jedoch immer nur abhängig von der Ähnlichkeit der benutzten Hardware.

Immer gleich ist auf jeden Fall die Einsprungleiste des BIOS. Hierunter ist eine Sprungtabelle in die verschiedensten Unterprogramme zu verstehen, über die das BDOS oder gegebenenfalls auch ein TPA-Programm bestimmte Funktionen des BIOS erreichen kann.

Der Aufbau der Sprungtabelle, deren Reihenfolge unveränderbar ist, ist dem in Kapitel 6 abgedruckten BIOS-Kernprogramm (BIOSKRNL) zu entnehmen.

Die einzelnen Funktionen des BIOS werden auf den nachfolgenden Seiten etwas genauer beschrieben. Im Übrigen wird hierzu auf die abgedruckten Listings verwiesen.

```

+-----+
| BIOS Funktion 0   BOOT (Kaltstart) |
+-----+
| Initialisierung des CP/M 3 Systems und laden des |
| CCP's von Diskette. Starten des Systems |
+-----+
| Eingabe           keine |
| Zurück           in den CCP |
+-----+

```

Diese Einsprungstelle wird vom CP/M-Lader aus Bank 0 heraus angesprungen.

In diesem Unterprogramm ist die letzte Möglichkeit gegeben, Schnittstellen, die nicht vom Monitor, Boot-Programm oder dem Lader-BIOS angesprochen wurden, nachzuinitialisieren.

Nach der Grund-Initialisierung werden noch die Einsprungsadressen in den Warmstart (WBOOT) auf Adresse 0 der TPA und der Einsprung in das BIOS auf Adresse 5 in der TPA initialisiert.

Danach wird die Datei CCP.COM von Diskette in die TPA und einen reservierten Speicherbereich geladen. Ebenfalls aus diesem Unterprogramm heraus wird die Systemmeldung auf die Konsole ausgegeben und erst danach die Kontrolle an den CCP übergeben.

Da aus diesem Programm heraus alle Parameter neu (bzw. erstmals) gesetzt werden, spricht man von einem Kaltstart. Er wird nur nach dem Booten vorgenommen.

Es ist notwendig nach Aufruf dieses Unterprogrammes einen eigenen Stackbereich im gemeinsamen Speicherbereich bereitzustellen. Aus dem Programm heraus können nach der endgültigen Hardware-Initialisierung BDOS-Aufrufe vorgenommen werden. Diese werden vor allem benötigt um den CCP von der BOOT-Diskette zu laden. Falls die Datei CCP.COM auf der Bootdiskette nicht gefunden wird, muß dies dem Benutzer gemeldet werden.

Dieses Unterprogramm kann teilweise in Bank 0 liegen.

```

+-----+
! BLOS Funktion 1   WBOOT (Warmstart)
+-----+
! Nachladen und Aufruf des CCP's
+-----+
! Eingabe           keine
! Zurück           in den CCP
+-----+

```

Dieses Unterprogramm wird von jedem Sprung auf Adresse 0 in der TPA oder dem Ausführen der Funktion 0 als BDOS-Aufruf ausgeführt.

Das Unterprogramm übernimmt eine Neuinitialisierung der Systemparameter, jedoch nicht die der Hardware-(Nach-) Initialisierung.

Es erfolgt nach Aufruf des Unterprogrammes keine Systemmeldung, vielmehr wird der CCP aus dem dafür reservierten Speicherbereich in einer Bank, in die TPA umgeladen und dort direkt ausgeführt.

Die Funktion muß einen eigenen Stack bereitstellen, der im gemeinsamen Speicherbereich liegen muss.

Es ist zu beachten, daß weder der Warmstart noch der CCP die Disketten Parameter zurücksetzt. Dies kann nur mit einem CNTRL-C nach dem Prompter des CCP's erfolgen oder durch einen entsprechenden BDOS-Aufruf.

Dieses Unterprogramm liegt im gemeinsamen (Common) Speicherbereich.

```

+-----+
! BIOS-Funktion 2  CONST (Konsolenstatus)  !
+-----+
! Lesen des Eingabestatus der Konsole      !
+-----+
! Eingabe           keine                   !
! Zurück           A=00 es liegt keine Eingabe vor !
!                 oder A=FF es liegt eine Eingabe vor !
+-----+

```

Diese Funktion übergibt dem Aufrufer den Eingabestatus der Konsole. Dieses Unterprogramm liegt im gemeinsamen Speicherbereich, kann also aus allen Banken aufgerufen werden.

```

+-----+
! BIOS-Funktion 3  COMIN (Konsoleneingabe)  !
+-----+
! Lesen eines eingegebenen Zeichens von der Konsole !
+-----+
! Eingabe           keine                   !
! Zurück           A= eingegebenes Zeichen !
+-----+

```

Diese Funktion liest ein Zeichen von der Konsole (Tastatur) und übergibt es dem Aufrufer in Register A. Liegt kein Zeichen vor, so wird gewartet, bis ein Zeichen eingegeben wurde.

Dieses Unterprogramm liegt im gemeinsamen Speicherbereich.

```

+-----+
! BIOS-Funktion 4  CONOUT (Konsolenausgabe)  !
+-----+
! Ausgabe eines Zeichens auf die Konsole (Bildschirm) !
+-----+
! Eingabe           C= auszugebendes Zeichen !
! Zurück           A= ausgegebenes Zeichen !
+-----+

```

Diese Funktion gibt das in Register C übergebene Zeichen an die Konsole aus. Das Zeichen wird im ASCII-Format ohne Parity übergeben.

Dieses Unterprogramm liegt im gemeinsamen Speicherbereich.

```

+-----+
! BIOS-Funktion 5  LIST (Druckerausgabe)    !
+-----+
! Ausgabe eines Zeichens auf den Drucker     !
+-----+
! Eingabe           C= auszugebendes Zeichen !
! Zurück           A= ausgegebenes Zeichen !
+-----+

```

Diese Funktion gibt das Zeichen in Register C auf den Drucker aus. Das Zeichen ist im ASCII-Format ohne Parity.

Dieses Unterprogramm liegt im gemeinsamen Speicherbereich.

```

+-----+
! BIOS-Funktion 6  AUXOUT ( Ausgabe auf AUX )
+-----+
! Ausgabe eines Zeichens auf den AUX-Kanal
+-----+
! Eingabe          C= auszugebendes Zeichen
! Zurück          A= ausgegebenes Zeichen
+-----+

```

Diese Funktion gibt das Zeichen in Register C an den Zusatzkanal (AUX) aus. Das Zeichen ist im ASCII-Format ohne Parity.

Dieses Unterprogramm liegt im gemeinsamen Speicherbereich.

```

+-----+
! BIOS-Funktion 7  AUXIN ( Eingabe von AUX )
+-----+
! Binlesen eines Zeichens vom AUX-Kanal
+-----+
! Eingabe          keine
! Zurück          A= eingegebenes Zeichen
+-----+

```

Diese Funktion liest ein Zeichen vom Zusatzkanal (AUX).

Von verschiedenen Programmen (z.B. PIP.COM) wird ein eingelesenes 1AH als Endezeichen einer Übertragung verstanden. Liegt beim Aufruf der Funktion noch kein Zeichen vor, wird auf die Zeicheneingabe gewartet.

Dieses Unterprogramm liegt im gemeinsamen Speicherbereich.

```

+-----+
! BIOS-Funktion 8   HOME (Track 0 )      !
+-----+
! Lesekopf des Laufwerkes über Track 0 positionieren !
+-----+
! Eingabe           keine                !
! Zurück           nichts                !
+-----+

```

Diese Funktion führt die Positionierung des Kopfes direkt aus oder setzt den Track-Zeiger auf 0. Im letzteren Falle wird die Positionierung erst beim nächsten Schreib- oder Lesezugriff vorgenommen.

Dieses Unterprogramm kann in Bank 0 liegen.

```

+-----+
! BIOS-Funktion 9   SELDISK ( Laufwerk anmelden ) !
+-----+
! Anmelden und selektieren eines Laufwerkes      !
+-----+
! Eingabe           C= anzusprechendes Laufwerk !
!                   00=A, 01=B .... 0F=P       !
!                   E= Erstaufruf-Flag        !
! Zurück           HL= Adresse des XDPH oder   !
!                   HL= 0000 falls ungültiges Laufwerk !
+-----+

```

Diese Funktion selektiert das in Register C genannte Laufwerk für den weiteren Diskettenzugriff.

Die Selektion bleibt bis zum nächsten (geänderten) Aufruf erhalten. Bei jedem Aufruf muß die Funktion im Doppelregister HL die Adresse des laufwerkstypischen DPH (Disk Parameter Header - Disketten Parameter Kopf) übergeben. Ist das gewünschte Laufwerk nicht eingebunden (d.h. ist kein DPH vorhanden), muß HL=0000 übergeben werden.

Beim Aufrufen der Funktion kann unterschieden werden, ob dies ein erster oder ein nachfolgender Aufruf ist. Ist es der erste Aufruf eines Laufwerkes oder wurde (nach einem späteren Aufruf) ein hardware-Fehler gemeldet, so wird die Funktion (mit Bit 0 des Registers E auf 1 gesetzt) aufgerufen, andernfalls ist Bit 0 des Registers auf 0 gesetzt. Ist das Ersterkennungsflag gesetzt (Bit 0=1) muß das Unterprogramm einen Aufruf des Unterprogrammes LOGIN veranlassen. In diesem Unterprogramm kann nun durch verschiedene Mittel festgestellt werden, ob der angegebene DPH zur eingelegten Diskette paßt. (bzgl. der Schreibdichte, der Sektoranzahl oder der Seiten). Ist dies nicht der Fall, kann der DPH angepaßt werden. Nicht verändert werden darf jedoch die Adresse des DPH's.

III Zum Begriff DPH und LOGIN siehe Kapitel 8 - DISKIO. III

Dieses Unterprogramm kann in Bank 0 liegen.

```

+-----+
! BIOS-Funktion 10  SETTRK (Track setzen)      !
+-----+
! Übergabe der Tracknummer zum nächsten Disk-Zugriff !
+-----+
! Eingabe           BC=Tracknummer             !
! Zurück           nichts                     !
+-----+

```

Diese Funktion setzt die Tracknummer wohin der Schreib- Lesekopf vor dem nächsten Diskettenzugriff positioniert werden soll.

Dieses Unterprogramm kann in Bank 0 liegen.

```

+-----+
! BIOS_Funktion 11  SETSEC (Sektor setzten)   !
+-----+
! Übergabe der Sektornummer zum nächsten Disk-Zugriff !
+-----+
! Eingabe           BC=Sektornummer           !
! Zurück           Nichts                    !
+-----+

```

Diese Funktion setzt die Sektornummer von welchem beim nächsten Diskettenzugriff gelesen oder auf welchen geschrieben werden soll.

Die im Doppelregister BC übergebene Sektornummer ist der Wert, der nach Aufruf der BIOS-Funktion 16 ermittelt wurde (siehe dort).

Dieses Unterprogramm kann auf Bank 0 liegen.

```

+-----+
! BIOS-Funktion 12  SETDMA (DMA Adressieren)  !
+-----+
! Übergabe der DMA-Adresse                    !
+-----+
! Eingabe           BC=DMA-Adresse           !
! Zurück           nichts                    !
+-----+

```

Diese Funktion ermöglicht es die DMA-Adresse (Direct Memory Access - Adresse des direkten Speicherzugriffes) zu setzen.

Ab bzw. an diese Adresse wird der nächste Sektor gelesen bzw geschrieben. Die übergebene DMA-Adresse bleibt erhalten, bis sie von einem weiteren Aufruf geändert wird.

Dieses Unterprogramm kann in Bank 0 liegen.

```

+-----+
! BIOS-Funktion 13  READ ( Lesen )
+-----+
! Lesen eines physikalischen Sektors
+-----+
! Eingabe           keine
! Zurück           A=00 Sektor fehlerfrei gelesen
!                 A=01 Sektor nicht lesbar
!                 A=FF Diskette gewechselt ?
+-----+

```

Diese Funktion liest den mit SETSEC definierten Sektor von dem mit SETTRK gesetzten Track in den mit SETDMA spezifizierten Speicherbereich von der mit SELDSK angesprochenen Diskette.

Gelesen wird immer ein physikalischer Sektor, d.h. die Sektorgröße die im DPB angegeben wurde (siehe Kapitel 9 DISKIO). Diese Sektorgröße kann bis zu 1024 Bytes groß sein.

Im Gegensatz zu CP/M 2 übernimmt das Sektor -blocking und -deblocking das BDOS. (hierunter ist die 'Umwandlung' der physikalischen Sektorgröße in die logische (128-Byte große) Sektorgröße zu verstehen).

Wurde der Sektor einwandfrei gelesen, wird dem Aufrufer Register A=00 übergeben.

Konnte der Sektor nicht gelesen werden, müssen zunächst mehrere Versuche vorgenommen werden. Im Fehlerfalle muß die Art des Fehlers festgestellt werden.

Stimmen bei der Fehlerfeststellung nur die Diskettenparameter nicht mehr (Density Sektoranzahl Trackanzahl) so muß Register A=FF zurückgegeben werden. In diesem Fall wird vom BIOS noch einmal die Funktion SELDSK aufgerufen, mit Register E Bit 0=1 um ein erneutes LOGIN des Laufwerkes zu erzwingen, da offensichtlich die Diskette gewechselt wurde.

Ist die Diskette mit keinem Mittel zu lesen, liegt vermutlich ein Hardware-Fehler vor (unformatierte Diskette oder defektes Laufwerk). In diesem Falle wird das dem Aufrufer durch Rückgabe von Register A=01H signalisiert.

Dieses Unterprogramm kann in Bank 0 liegen.

```

+-----+
! BIOS-Funktion 14  WRITE ( Schreiben )
+-----+
! Schreiben eines physikalischen Sektors
+-----+
! Eingabe           C= deblocking Code
! Zurück           A= 00 kein Fehler beim Schreiben
!                 A= 01 Sektor nicht beschreibbar
!                 A= 02 Diskette schreibgeschützt
!                 A= FF Diskette gewechselt ?
+-----+

```

Mit dieser Funktion kann ein physikalischer Sektor geschrieben werden.

Es gelten dieselben Bedingungen wie bei der BIOS-Funktion 13. Sollte das Blocking (Aufteilen in 128 Byte Sektoren) vom Benutzer übernommen werden, stehen hierzu in Register C folgende Informationen zur Verfügung:

- C=00 Schreiben eines geblockten (späteren) Sektors
- C=01 Schreiben eines ungeblockten (nur 128 Byte großen) Sektors.
- C=01 Schreiben des ersten Sektors in einem neuen Datenblock

Wie beim Lesen sollte die Funktion im Fehlerfalle mehrere Versuche machen.

Im Fehlerfalle A=FF veranlaßt das BDOS einen erneuten Aufruf von SELDSK um die Diskettenparameter neu einloggen zu können.

Dieses Unterprogramm kann in Bank 0 liegen.

```

+-----+
! BIOS-Funktion 15 LISTST (Druckerstatus) !
+-----+
! Lesen des Drucker(ausgabe)status !
+-----+
! Eingabe           keine !
! Zurück           A=00 Drucker nicht bereit !
!                 A=FF Drucker bereit !
+-----+

```

Diese Funktion meldet in Register A die Bereitschaft des Druckers.

Dieses Unterprogramm liegt im gemeinsamen Speicherbereich.

```

+-----+
! BIOS-Funktion 16 SECTRM (Sektorumsetzung) !
+-----+
! Berechnung der physikalischen Sektornummer !
+-----+
! Eingabe           BC=Logische Sektornummer !
!                 DE=Adresse der SKEW-Tabelle !
! Zurück           HL=physikalische Sektornummer !
+-----+

```

Mit dieser Funktion wird der Sektor-SKEW umgerechnet.

(Siehe hierzu Kapitel 8 DISKIO). Dieser SKEW ist für Disketten im IBM 3740 Format (Standard CP/M 8" einfache Dichte) mit dem Faktor 6 festgelegt.

Die Routine muß die Umrechnung von logischen in physikalische Sektornummern anhand der ebenfalls übergebenen (Adresse der) SKEW-Tabelle berechnen. Wird DE=0000 übergeben, bedeutet dies, daß kein SKEW-Faktor zu berechnen ist, in diesem Falle kann der Inhalt von Register BC direkt in Register HL umgeladen werden.

Es ist zu beachten, daß, entgegen der Gepflogenheiten beim Formatieren, mit Sektor 0 begonnen wird und nicht mit Sektor 1 !

Dieses Unterprogramm kann in Bank 0 liegen.

```

XXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXX
X   Alle nachfolgenden BIOS-Funktionen sind CP/M 3 typisch   X
X   und in der CP/M 2 Sprungleiste nicht enthalten. Es ist   X
X   zu beachten, daß CP/M 2 Systeme auf dem Markt sind, die  X
X   ebenfalls eine erweiterte Sprungleiste haben, diese     X
X   muß aber nicht notgedrungen CP/M 3 kompatibel sein.    X
XXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXXX

```

```

+-----+
! BIOS-Funktion 17  CONOST (Konsolen-Ausgabestatus)  !
+-----+
! Feststellen ob Konsole ausgabebereit ist          !
+-----+
! Eingabe           keine                             !
! Zurück           A=00 nicht bereit zur Ausgabe    !
!                 A=F0 Konsole bereit zur Ausgabe   !
+-----+

```

Mit dieser Funktion kann die Bereitschaft der Konsole, ein weiteres Zeichen auszugeben, getestet werden.

Dieses Unterprogramm liegt im gemeinsamen Speicherbereich

```

+-----+
! BIOS-Funktion 18  AUXIST (AUX-Eingabestatus)      !
+-----+
! Feststellen der Bereitschaft des AUX-Eingabekanals !
+-----+
! Eingabe           keine                             !
! Zurück           A=00 Nicht bereit zur Eingabe    !
!                 A=F0 AUX-Kanal bereit zur Eingabe !
+-----+

```

Diese Funktion testet den AUX-Eingabekanal, ob ein Zeichen eingegeben wurde.

Dieses Unterprogramm liegt im gemeinsamen Speicherbereich.

```

+-----+
! BIOS-Funktion 19  AUXOST (AUX-Ausgabestatus)     !
+-----+
! Feststellen der Bereitschaft des AUX-Ausgabekanals !
+-----+
! Eingabe           keine                             !
! Zurück           A=00 wenn nicht bereit           !
!                 A=F0 wenn Ausgabekanal bereit    !
+-----+

```

Diese Funktion testet den AUX-Kanal, ob ein Zeichen eingegeben wurde.

Dieses Unterprogramm liegt im gemeinsamen Speicherbereich.

```

+-----+
! BIOS-Funktion 20 DEVTBL (Vektor der Device-Tabelle) !
+-----+
! Zeiger auf DEVICE-Tabelle holen !
+-----+
! Eingabe           keine !
! Zurück           HL=Zeiger auf DEVICE-Tabelle !
+-----+

```

Durch Aufruf dieser Funktion wird dem 'Rufer' die Startadresse der DEVICE-Tabelle übergeben.

Diese Tabelle (siehe hierzu Kapitel 7 CHARIO) übernimmt die Funktion des IO-Bytes unter CP/M 2. Es sind in der Tabelle alle implementierten (Zeichen)-Schnittstellen zusammengefaßt, so daß über die Tabelle jede Schnittstelle angesprochen werden kann. Der Aufbau eines jeden Eintrages sieht wie folgt aus:

```

db 'DEVNAM'      Name der Schnittstelle z.B. TeRM,PRINT usw
                  der Name muss 6 Zeichen lang sein, evtl
                  aufgeteilt mit Leerzeichen

db 00000000     Beschreibung der Schnittstelle
                wenn entsprechendes Bit=1
                000000 \_____ Eingabeeinheit
                0000 \_____ Ausgabeeinheit
                0000 \_____ Baudrate durch Software einstellbar
                000 \_____ Serienschchnittstelle
                00 \_____ Schnittstelle mit XON/XOFF-Protokoll
                \ \_____ Bit 5-7 nicht belegt

db baudrate     Angabe der Baudrate nach folgender Tabelle
                00=keine Baudrate (parallel-betrieb)
                01=50Baud, 02=75 Baud, 03=110Baud, 04=134,5 Baud
                05=150Baud, 06=300Baud, 07=600Baud, 08=1200Baud
                09=1800Baud, 0A=2400Baud, 0B=3600Baud, 0C=6000Baud
                0D=7200Baud, 0E=9600Baud, 0F=19200Baud

```

Abgeschlossen wird die Tabelle durch ein NULL-Byte.

Dieses Unterprogramm incl. Tabelle liegt im gemeinsamen Speicherbereich.

```

+-----+
! BIOS-Funktion 21  DEVINI (DEV-Initialisierung)  !
+-----+
! Initialisierung aller Einheiten in der DEV-Tabelle  !
+-----+
! Eingabe          C=DEvIce-Nummer (0..15)        !
! Zurück          nichts                          !
+-----+

```

Diese Funktion wird üblicherweise nur von dem DEVICE-Befehl angesprochen.

Es kann damit eine Ein- bzw. Ausgabeeinheit spezifisch nach-initialisiert werden. Notwendig ist diese Funktion nur, wenn das XON/ XOFF-Protokoll oder die Baudrate über Software umgeschaltet werden kann.

Sind diese Funktionen nicht erwünscht oder nicht möglich, kann die Funktion mit einem einfachen RETURN abgeschlossen werden.

Dieses Unterprogramm liegt im gemeinsamen Speicherbereich.

```

+-----+
! BIOS Funktion 22  DRV1BL (Laufwerkstabelle)      !
+-----+
! Zeiger auf Laufwerkstabelle holen              !
+-----+
! Eingabe          keine                          !
! Zurück          HL=Startadresse der Tabelle    !
!                HL=FFFF wenn keine DRV1BL benutzt !
!                Puffer müssen deklariert werden !
!                Hashing wird unterstützt        !
!                HL=FFFE dto. jedoch auch kein  !
!                Hashing zugelassen (s. GENCPM)  !
+-----+

```

Diese Funktion übergibt die Startadresse einer Tabelle mit 16 Vektoren, die auf die 16 möglichen DPH (Disk-Parameter-Header) zeigen. Der erste Eintrag entspricht dabei Laufwerk A, der zweite Eintrag Laufwerk B usw.

Hat ein Laufwerk keinen DPH (ist es also logisch nicht eingebunden), ist der entsprechende Vektor auf 0000 zu setzen.

Soll das Blocking- und Deblocking vom BIOS übernommen werden, (aber wer tut das schon ...) muß HL ebenfalls mit dem Wert FFFE zurückgegeben werden, darüberhinaus muß PSH und PSM im entsprechenden DPB auf NULL gesetzt werden.

Dieses Unterprogramm incl. der Tabelle liegt im gemeinsamen Speicherbereich. Die Vektoren in der Tabelle können jedoch auf Adressen im gebankten Bereich (Bank 0) zeigen, dies bedeutet, daß unter CP/M 3 die Daten des DPH's nur bedingt von TPA-Programmen erreichbar sind.

```

+-----+
! BIOS-Funktion 23  MULTIO (Mehrfachsektor)      !
+-----+
! Setzen des Mehrfachsektor-Zählers             !
+-----+
! Eingabe           C=Zähler                      !
! Zurück           nichts                        !
+-----+

```

Diese Funktion hat nur sehr bedingt etwas mit der BDOS-Funktion 44 tun.

Um Speicherinhalte auf oder von Diskette zu transferieren, ruft das BIOS zuerst diese Funktion auf und danach eine Serie von LESE- oder SCHREIB-Befehle. Diese erlaubt dem BIOS (falls entsprechend implementiert) mit einem Zugriff u.U. mehrere Sektoren hintereinander in oder aus dem Puffer zu lesen.

Die maximale Sektorzahl ist abhängig von der physikalischen Sektorgröße, so sind Blöcke von 128x128-Byte Sektoren bis 4x4096-Byte Sektoren mit einem Aufruf möglich. d.h. die maximale Blockgröße entspricht 16K, dem Inhalt eines DIR-Eintrages.

Die Anwendung dieser Funktion wird etwas unübersichtlich, wenn ein Sektor-SKbW verwendet wird; ebenso, wenn unterschiedliche Diskettenformate und Sektorgrößen verwendet werden. Durch die dadurch erheblich aufwendigeren Berechnungsalgorithmen kann der Vorteil eines schnelleren Diskettenzugriffes wieder verloren gehen, daher wird die Funktion relativ selten genutzt.

Dieses Unterprogramm kann im gebankten Speicherbereich liegen.

```

+-----+
! BIOS-Funktion 24  FLUSH (Puffer freigeben)      !
+-----+
! Pufferfreigabe, falls Blocking- und Deblocking vom !
! BIOS übernommen wird                               !
+-----+
! Eingabe           keine                          !
! Zurück           A=00 wenn kein Fehler vorliegt  !
!                 A=01 wenn phys. Fehler vorliegt  !
!                 A=02 wenn Diskette schreibgeschützt!
+-----+

```

Wenn das Blocking- Deblocking (Umwandeln von physikalische in logische Sektoren oder umgekehrt) vom BIOS übernommen wird, müssen nach Aufruf dieser Funktion noch nicht geschriebene (logische) Sektoren aus dem Puffer auf Diskette geschrieben werden.

Darunter ist folgendes zu verstehen:

Die physikalische Sektorgröße sei 1024 Bytes pro Sektor, dies entspricht 8 logischen Sektoren zu je 128 Bytes. Soll nun z.B. ein Programm von 1500 Bytes (knapp 12 logische Sektoren) auf Diskette geschrieben werden, so werden zuerst 8 logische Sektoren zu einem 1024 Byte-Block zusammengefaßt. Dieser Block wird dann auf Diskette geschrieben. Danach werden die nächsten 4 logischen Sektoren in den Puffer geschrieben, ein physikalischer Zugriff würde jedoch erst erfolgen, wenn die Sektorgröße von 1024 Bytes erreicht wäre. Ist das BIOS jedoch mit dem Datentransfer zu Ende, ruft es zum Abschluß die Funktion FLUSH auf, nun muß der letzte Pufferinhalt, sei der Puffer voll oder nicht, auf Diskette geschrieben werden, um die gesamte Datei zu sichern.

Wird diese Funktion nicht benötigt, so muß sie beim Aufruf das Register A=00 zurückgeben.

Dieses Unterprogramm kann in Bank 0 liegen

```

+-----+
! BIOS-Funktion 25  MOVE (Speichertransfer)  !
+-----+
! Transfer von Speicherinhalten             !
+-----+
! Eingabe           HL=Zieladresse des Transfer  !
!                  DE=Quelladresse des Transfer !
!                  BC=Länge des Speicherblockes !
! Zurück           HL und DE müssen auf die jeweils !
!                  letzte Adresse +1 des Transfers !
!                  zeigen.                         !
+-----+

```

Diese Funktion übernimmt den Datentransfer innerhalb einer Bank oder auch zwischen verschiedenen Banken, wenn zuvor die BIOS-Funktion 29 aufgerufen wurde.

Es ist zu beachten, daß die Quell- und Zielzeiger zur Anwendung des Z80-Befehles LDIR in umgekehrter Reihenfolge stehen.

Diese Funktion liegt im gemeinsamen Speicherbereich.

```

+-----+
! BIOS-Funktion 26  TIME (Datum und Uhrzeit)      !
+-----+
! Setzen oder Lesen von Uhrzeit und Datum          !
+-----+
! Eingabe           C=00 Uhrzeit und Datum aus der Uhr !
!                  lesen und in den SCB schreiben!
!                  C=FF Uhrzeit und Datum aus dem SCB !
!                  lesen und Uhr entsprechend          !
!                  nachstellen                         !
+-----+

```

Diese Funktion erlaubt die Implementation von Datum und Uhrzeit in einem CP/M 3 System.

Ist die Uhrzeit interrupt-getrieben, muß das Einschreiben der Uhrzeit in den SCB von der entsprechenden service-Routine übernommen werden. Bei einem Aufruf mit C=00 kann die Funktion dann mit einem einfachen RETURN abgeschlossen werden.

Das Format, unter welchem die Uhrzeit und das Datum abgelegt wird, ist unter der BDOS-Funktion 104 beschrieben.

Wird TIME nicht unterstützt, so kann die Funktion mit RETURN abgeschlossen werden. Das BDOS wird trotzdem das Datum und die Uhrzeit im SCB setzen, von wo aus es für Benutzerprogramme zugänglich ist, es bleibt dabei lediglich die Uhr 'stehen'.

Dieses Unterprogramm liegt im gemeinsamen Bereich, Teile davon können im gebankten Bereich (Bank 0) liegen, die Umschaltung wird jedoch intern vorgenommen, so daß TPA-Programme auf die Funktion zugreifen können. Die Benutzung der BDOS-Funktionen 104..105, um die Uhrzeit zu 'erfragen' ist jedoch meist sinnvoller.

```

+-----+
! BIOS-Funktion 27  SELMEM (Speicherbank einstellen) !
+-----+
! Einstellen einer Speicherbank !
+-----+
! Eingabe           A=Speicherbank 00=0,01=1 usw !
! Zurück           nichts !
+-----+

```

Mit dieser Funktion wird die Bank umgeschaltet.

Es können 16 Banken zu je 64k genutzt werden. Alle Banken müssen unter CP/M 3 einen gemeinsamen Speicherbereich von 4.8K von Adresse FFFF in Richtung Adresse 0000 haben. Der gemeinsame Bereich muß in allen Banken gleich groß sein.

Dieses Unterprogramm liegt im gemeinsamen Speicherbereich, kann aus der TPA heraus jedoch nicht aufgerufen werden, da die Rückkehradresse ja durch die Bankumschaltung nicht mehr stimmt.

```

+-----+
! BIOS-Funktion 28  SETBNK (DMA-Bank einstellen) !
+-----+
! Einstellen der Speicherbank für den nächsten !
! DMA-Datentransfer !
+-----+
! Eingabe           A=Speicherbank !
! Zurück           nichts !
+-----+

```

Diese Funktion entspricht der Funktion 27, hier wird jedoch die Bank festgelegt, in oder aus welcher der nächste LESE- oder SCHREIB-Befehl die Daten transferiert.

Dieses Unterprogramm liegt im gemeinsamen Speicherbereich.

```

+-----+
! BIOS-Funktion 29  XMOVE (erweiterter Datentransfer) !
+-----+
! Transfer von Daten zwischen den Banken !
+-----+
! Eingabe           B=Zielbank (wohin) !
!                   C=Quellbank (woher) !
! Zurück           nichts !
+-----+

```

Diese Funktion ermöglicht den Datentransfer zwischen den Banken.

Sie wird zu dem alleinigen Zweck aufgerufen, die Adressen der Ziel- und Quellbank abzulegen und ein Flag zu setzen.

Der eigentliche Transfer geschieht erst mit Aufruf der BIOS-Funktion 25 (MOVE), die das entsprechende XMOVE-Flag bei jedem Aufruf prüfen und den Datentransfer entsprechend handhaben muß.

Diese Funktion liegt im gemeinsamen Speicherbereich.

```
+-----+
! BLOS Funktion 30..32      Reserve      !
+-----+
```

Diese drei Einsprünge sind von Digital Research als Reserve deklariert.

Funktion 30 ist jedoch für spezielle System-Implementationen freigegeben, kann vom Benutzer also frei verwendet werden.

Dieser Einsprung wird zwar vom BDOS nicht verwendet, bietet sich jedoch an, spezielle Hardware-Treiber einzubinden, die von TPA-Programmen aufgerufen werden können. Sind mehrere Treiber eingebunden, kann die Funktion z.B. die Adresse einer weiteren Funktionstabelle übergeben.

Kapitel 6 Das BIOS-Kernprogramm und der SCB

Der Übersichtlichkeit halber ist das BIOS normalerweise in verschiedene Funktionsblöcke aufgespalten, die einzeln einfacher zu überblicken und zu bearbeiten sind.

Zwei Programmsegmente sind jedoch mehr oder weniger unveränderbar:

1. Die SCB-Vektortabelle
2. Das BIOS-Kernprogramm

Der SCB (System Kontroll Block) besteht im Prinzip nur aus Adressreferenzen, auf welche die verschiedenen BIOS-Programmteile als EXTERNAL (externe Linkadresse) zugreifen. Die im SCB genannte BASIS-Adresse ist rein fiktiv. Sie wird ebenfalls wie alle Offset-Adressen vom Generierungsprogramm GENCPM entsprechend den Systemgegebenheiten angepaßt. Dies darf jedoch unter keinen Umständen dazu führen, daß im BIOS Adressen in dem angegebenen Bereich für andere Dinge als dem SCB-Zugriff benutzt werden.

Der SCB-Bereich ist ein Teil des CP/M 3 BDOS, der Vektoren und Daten aus den verschiedensten Bereichen enthält. Alle CP/M 3 Programmteile wie CCP, BDOS und BIOS können auf den SCB direkt zugreifen. Über bestimmte BDOS-Aufrufe kann auch aus TPA-Programmen auf die entsprechenden Daten zugegriffen werden.

Nicht alle Daten des SCB's sind von Digital Research bekanntgemacht worden, die Adressen für das BIOS sind im nachfolgenden Listing zusammengefaßt:

```
4      ;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;
5      ;*
6      ;* rei 1.0 vom 07.01.85
7      ;*
8      ;* unveränderbarer Teil des BIOS-KERN ASM
9      ;* CP/M greift auf die Vektoren in dieser Tabelle zu um
10     ;* mit dem BIOS korrespondieren zu können
11     ;* Zu beachten ist, die Tabelle ist NICHT WIRKLICH unter
12     ;* SCB*BASE zu finden - CP/M transferiert sie an andere
13     ;* Stelle - wohin ???
14     ;* Zugriff aus Anwenderprogramme auf SCB*BASE ist daher
15     ;* sinnlos. Im BIOS kann jedoch ohne weiteres auf die
16     ;* Labels zugegriffen werden.
17     ;*
18     ;* geschrieben von RAOUËL O. KÖRBER
19     ;* nach Unterlagen von DRI
20     ;*
21     ;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;;
22
23     ; *****
24     ; Systemadressen
25     ; *****
26
27     public @civec, @covec, @aivec, @aovec, @lovec, @bnkvt
28     public @crdma, @crdsk, @vinfo, @resel, @fix, @usrcd
29     public @mtio, @ernde, @erask, @media, @brlgs
30     public @date, @hour, @min, @sec, @erjmp, @mxtpa
31
```

```

32 ; *****
33 ; SCB-Basis Adresse
34 ; *****
35
36 FE00 scb%base equ 0FE00h ; Basis des SCB
37
38 ; *****
39 ; DEVICE-Auswahl ; Character-Disk
40 ; *****
41
42 ; in jedem Byte kann gesetzt werden, welche Einheit
43 ; angesprochen werden kann. BIT 15 entspricht Einheit 0
44 ; BIT 4 entspricht Einheit 1. Die Bits 3..0 sind von
45 ; DR1 fuer spaetere Erweiterungen reserviert.
46 ; Die Auswahl kann direkt ueber das CP/M Programm
47 ; DEVICE.COM erfolgen. Der Zugriff erfolgt auf die
48 ; Namen im Programmteil CHARIO
49
50 FE22 @CIVEC equ scb%base+22h ; KONSÖLE Eingabe
51 FE24 @CIVVEC equ scb%base+24h ; KONSÖLE Ausgabe
52 FE26 @AIVEC equ scb%base+26h ; AUX Eingabe
53 FE28 @AIVVEC equ scb%base+28h ; AUX Ausgabe
54 FE2A @LOVEC equ scb%base+2Ah ; LIST Ausgabe
55
56 ; *****
57 ; BANK-Puffer ; im gebankten System
58 ; *****
59
60 FE35 @BANKBF equ scb%base+35h ; (banked BIOS)
61
62 ; *****
63 ; CP/M Variable ; fuer BIOS
64 ; *****
65
66 FE3C @CRDMA equ scb%base+3Ch ; Derzeitige DMA Adresse
67 FE3E @CRDSK equ scb%base+3Eh ; Angesprochenes Laufwerk
68 FE3F @VINFO equ scb%base+3Fh ; BIOS Variable "INFO"
69 FE41 @RESEL equ scb%base+41h ; FCB Flag
70 FE43 @FX equ scb%base+43h ; BIOS Funktion fuer Ferienmeldungen
71 FE44 @USRCD equ scb%base+44h ; Derzeitige USER-Nummer
72 FE4A @MLTIO equ scb%base+4Ah ; Derzeitiger Multi-Sector Zaehler
73 FE4B @ERMDE equ scb%base+4Bh ; BIOS Error Mode
74 FE51 @ERDISK equ scb%base+51h ; BIOS Error Disk
75 FE54 @MEDIA equ scb%base+54h ; Gesetzt vom BIOS bei 'open door'
76 FE57 @BFLGS equ scb%base+57h ; BIOS Message Size Flag
77

```

```

78             ; *****
79             ; Datum und Uhrzeit           ; Variable hier ablegen
80             ; *****
81
82 FE58 @DATE equ   scb%base+58h           ; Datum in Tagen seit dem 1 Jan 78 !
83 FE5A @HOOR equ   scb%base+5Ah           ; Stunde in BCD (Byte, r/w)
84 FE5B @MIN  equ   scb%base+5Bh           ; Minute in BCD (Byte, r/w)
85 FE5C @SEC  equ   scb%base+5Ch           ; Sekunde in BCD (Byte, r/w)
86
87             ; *****
88             ; Aussprung Fehlermeldung
89             ; *****
90
91 FE5F ?ERJMP equ   scb%base+5Fh           ; BIOS Error Message Jump
92
93             ; *****
94             ; Startadresse BIOS
95             ; *****
96
97 FE62 @MXTPA equ   scb%base+62h           ; Ende der TPA ( Start des BIOS )
98
99             end

```

Das BIOS-Kernprogramm, (BIOSKRNL.Z80) ebenfalls (relativ) Hardware-unabhängig, ist der erste Programmteil des BIOS.

Hier befindet sich, gleich am Anfang des Programmteiles, die BIOS-Sprungtabelle. Im BIOS-Kernprogramm werden die Sprünge in die entsprechenden anderen Programmsegmente weitergeleitet oder noch zusätzliche Daten aufbereitet. Im nachfolgenden Listing sind alle Routinen ausreichend kommentiert.

Beim Kaltstart eines CP/M 3 Systems wird aus dem CPM-Lader (CPMLDR) heraus, nachdem die Datei CPM3.SYS (das eigentliche Betriebssystem) geladen wurde, nach Adresse ?BOOT gesprungen und damit die letzte Systeminitialisierung vorgenommen.

Es ist zu berücksichtigen, daß vom CPM-Lader heraus noch keinerlei Bankumschaltung vorgenommen wurde, das Laderprogramm wurde vom BOOT-Monitor jedoch (u.U. mit Hilfe des Track-0-Laders) nach Bank 0 geladen.

Ohne zwingenden Grund sollte werde die Datei SCB.Z80 noch die Datei BIOSKRNL.Z80 geändert werden - je weniger Änderungen gemacht werden - je größer ist die Kompatibilität zu 'anderen' Systemen.

```

1          MACLIB DEFAULT.INC      ; Einlesen Vereinbarungen
2          MACLIB MODEBAUD.INC
3          ;*****
4          ;*
5          ;* rel 1.0 vom 07.01.85
6          ;*
7          ;* Dies ist das Hauptmodul eines BIOS fuer CP/M3
8          ;* mit Systemkarten aus dem NOR-Computer Programm
9          ;* Dieser Programmteil ist invariabel und sollte
10         ;* moeglichst so belassen werden.
11         ;*
12         ;*
13         ;* nach Unterlagen von DRI
14         ;*
15         ;*****
16
17         ;
18         ; *****
19         ; Systemadressen
20         ; *****
21         ;
22
23         ;
24         ; Variable im gemeinsamen RAM-Fenster
25         ;
26
27         extrn @covec,@civec,@aovec,@aivec,@iovec      ; I/O Vektoren
28         extrn @mxtpa                                  ; System-Einsprung-Vektor
29         extrn @bnkbr                                  ; 128 byte scratch-Puffer
30
31         ;
32         ; Initialisierung
33         ;
34
35         extrn ?init                                   ; Hauptinitialisierung und HALLO
36         extrn ?ldccp,?rlccp                          ; (Nach)-Laden des CCP bei (W)-BOOT
37
38         ;
39         ; Benutzerdefinierte Zeichen-Ein/Ausgabe Routinen
40         ;
41
42         extrn ?ci,?co,?cist,?cost                    ; Aufruf mit DEVICE-Nummer in <B> !
43         extrn ?cinit                                 ; (RE)-Init mit DEVICE-Nummer in <C>
44         extrn @ctbl                                  ; DEVICE-Tabelle
45
46         ;
47         ; Vektoren zum Disketten-Zugriff
48         ;
49
50         extrn @otoff                                  ; Lautwerksabschaltung
51         extrn @dtbi                                  ; Zeiger auf XDPhs
52         public @drv,@trk,@sect                       ; Parameter fuer Disketten I/O
53         public @dma,@dbnk,@cnt                      ; dto
54
55         ;
56         ; Speicher-Kontrolle ( banking )
57         ;
58

```

```

59      public @cbnk                ; Vektor in gesetzte (current)-Bank
60      extrn ?xmove,?move          ; Interbank move (Transfer)
61      extrn ?bank                 ; Auswahl (CPU)-Bank
62
63      ;
64      ; Uhrzeit und Datum
65      ;
66
67      extrn ?time
68
69      ;
70      ; Sonstige benutzbare Unterprogramme
71      ;
72
73      public ?pmsg,?pdec          ; 'print message'- 'print decimal'
74      public ?perr               ; 'print FEHLER'
75      public ipchl               ; indirekter CALL
76
77      ;
78      ; Extern aufrufbare Einspruege in die BIOS Einsprungtabelle
79      ;
80
81      public ?boot,?wboot,?const,?conin,?cono,?list,?auxo,?auxi
82      public ?home,?slask,?sttrk,?stsec,?stdma,?read,?write
83      public ?lists,?sctrn
84      public ?conos,?auxis,?auxos,?dvibi,?devin,?drtbl
85      public ?mltio,?flush,?mov,?tim,?bnksl,?stbnk,?xmov
86
87      cseg                        ; Residenter RAM-Teil
88
89      ;
90      ;*****
91      ;*
92      ;# BIOS Sprungtabelle
93      ;*
94      ;# alle BIOS-Routinen werden vom BIOS ueber diese Sprungtabelle *
95      ;# aufgerufen. Bitte beachten, dass einige Vektoren in den *
96      ;# residenten RAM-Teil zeigen ( E000...FFFF) andere dagegen *
97      ;# auf Bank 0 ! ( mit ** gekennzeichnet ) auf diese Bank *
98      ;# wird beim Kaltstart zugegriffen.
99      ;*
100     ;*****
101     ;
102
103 0000' C3 0000' ?boot: jp boot ; ** Kaltstart
104 0003' C3 006C' ?wboot: jp wboot ; Warmstart
105 0006' C3 0152' ?const: jp const ; Konsole Eingabestatus
106 0009' C3 016C' ?conin: jp conin ; Konsole Eingabe
107 000C' C3 00EA' ?cono: jp conout ; Konsole Ausgabe
108
109 000F' C3 00C4' ?list: jp list ; Drucker Ausgabe
110 0012' C3 00BF' ?auxo: jp auxout ; AUX Ausgabe
111 0015' C3 0174' ?auxi: jp auxin ; AUX Eingabe
112 0018' C3 0056' ?home: jp .home ; ** Diskette auf Track 0 setzen
113 001B' C3 0034' ?slask: jp slask ; ** Auswahl Lautwerk
114
115 001E' C3 0059' ?sttrk: jp settrk ; ** Track setzen
116 0021' C3 005E' ?stsec: jp setsec ; ** Sektor setzen

```

```

117 0024' C3 0063" ?stdma: jp   setdma           ; ** Disketten I/O-RAM setzen
118 0027' C3 0079" ?read:  jp   read             ; ** Sektor lesen
119 002A' C3 0081" ?write: jp   write            ; ** Sektor schreiben
120
121 002D' C3 00EC' ?lists: jp   listst           ; Drucker Status
122 0030' C3 006E" ?sctrn: jp   sectrn          ; ** log = pnys Sektor Berechnung
123 0033' C3 00E2' ?conos: jp   conost          ; Konsole Ausgabestatus
124 0036' C3 0157' ?auxis: jp   auxist          ; AUX Eingabestatus
125 0039' C3 00E7' ?auxos: jp   auxost          ; AUX Ausgabestatus
126
127 003C' C3 00E2' ?dvtbl: jp   devtbl          ; holt Adresse von @Ctbl
128 003F' C3 0000# ?gvin:  jp   ?cinit           ; Baudratwechsel
129 0042' C3 0066' ?drtbl: jp   getdrv          ; holt Adresse von @Dtbl
130 0045' C3 00A1' ?mltio: jp   multio          ; ** DD mehrfach Disk I/O pro Sektor
131 0048' C3 00A5" ?flush: jp   flush           ; ** Disk flush
132
133 004B' C3 0000# ?mov:   jp   ?move            ; Block move (RAM)
134 004E' C3 0000# ?tim:   jp   ?time            ; ** Zeit und Datum
135 0051' C3 01ED' ?bnksl: jp   bnksel          ; Bank fuer DMA und Programm
136 0054' C3 006A" ?stbnk: jp   setbnk          ; Bank fuer DMA und Bank fuer Programm
137 0057' C3 0000# ?xmov:  jp   ?xmove            ; extended INTER-Bank move
138
139 005A' C3 0000          jp   0              ; Reserviert fuer
140 005D' C3 0000          jp   0              ; spaetere Ergaenzungen
141 0060' C3 0000          jp   0              ; von DRI
142
143 ;
144 ;*****
145 ;*
146 ;# Beginn des Programmteiles
147 ;*
148 ;# Das Programm wurde in CSEG Segmenten ( residenter Bereich)
149 ;# und in DSEG Segmenten ( gebankter Bereich ) aufgeteilt. Die
150 ;# Aufteilung ( wohin was ) uebernimmt das CP/M Programm
151 ;# GENCPM.COM
152 ;*
153 ;*****
154 ;
155 ;
156 dseg ; Bank 0
157
158 ;
159 ; *****
160 ; hardware-Initialisierung(en)
161 ; *****
162 ;
163 ; *****
164 ; Kaltstart
165 ; *****
166 ;
167 ;
168 0000" boot:
169
170 ;
171 ; Kaltstart des Systems nachdem es von CPMLDR
172 ; geladen wurde. Es werden keine Daten uebergeben
173 ;
174 ;

```

```

175 0000" 31 0002"      ld    sp,boot$stack      ; Stack initialisieren
176
177
178                    ; *****
179                    ; hardware-Init
180                    ; *****
181
182                    ; Initialisierung aller Einheiten, die nicht bereits
183                    ; vom Monitor initialisiert wurden, AUSSER Disk- und
184                    ; Zeichen ( Charactr ) I/O
185                    ; z.B. soft/hardware-ldr
186
187
188 0003" CD 0000"      call   ?init          ; hard init
189
190                    ;
191                    ; *****
192                    ; E/A-Init          ; Nur Zeichen Ein/Ausgabe
193                    ; *****
194
195
196 0006" 0E 0F      ld    c,15          ; INIT aller i6 moeglichen DEVICES
197
198 0008"          c$init$loop:
199
200 0008" C5          push  bc          ; retten von C, oem Devicezaehler
201 0009" CD 0000"      call   ?cinit        ; einzelne Devices initialisieren
202 000C" C1          pop    bc          ; Devicezaehler
203 000D" 00          dec    c          ; -1
204 000E" F2 0005"     jp    p,c$init$loop ; Schleife bis fertig
205
206
207                    ; *****
208                    ; DISK-Init          ; Initialisierung von FDC's
209                    ; *****
210
211                    ; Initialisierung aller (implementierter) Laufwerke
212                    ; ( siehe auch dort ) - welches Laurwerk als implementiert
213                    ; betrachtet wird steht im Programmteil DRVITBL.
214                    ; Nur was dort eingetragen ist gilt als resident.
215
216 0011" 06 10      ld    b,16          ; 16 Laufwerke (moeglich)
217 0013" 21 0000"     ld    hl,@dtbl        ; Zeiger auf XDPH-Vektoren
218
219 0016"          c$init$loop:          ; Initschleife
220
221 0016" C5          push  bc          ; Schleifenzaehler retten
222 0017" 5E          ld    e,(hl)        ; Zeiger auf XDPH einlesen
223 0018" 23          inc    hl          ; nach DE
224 0019" 56          ld    d,(hl)        ;
225 001A" 23          inc    hl          ;
226 001B" 7B          ld    a,e          ; fertig wenn DE=0
227 001C" B2          or    d          ; => kein weiteres Laurwerk
228 001D" 28 0F      jr    z,c$init$next
229 001F" E5          push  hl          ; rette Zeiger auf @dtbl
230 0020" E5          push  hl          ; gleich 2x
231 0021" EB          ex    de,hl        ; HL= Adresse XDPH
232 0022" 2B          dec    hl          ; HL zeigt auf TYPE

```

```

233 0023' 2B          dec    hi          ; HL zeigt auf (NLI)
234 0024' 2B          dec    hl          ; HL zeigt auf HIGH Init
235 0025' 56          ld     a,(hl)
236 0026' 2B          dec    hl          ; HL zeigt auf LOW Init
237 0027' 5E          ld     e,(hl)    ; Adresse der LW-Init in DE
238 0028' EB          ex     de,hl     ; HL=INIT
239 0029' D1          pop    de          ; DE=Zeiger auf XLWH
240 002A' CD 009A'    call   iprni     ; INIT des Laufwerkes ausfuehren
241 002B' E1          pop    hi          ; original Zeiger in @total
242
243 002E'             c$init$next:          ; Schleife
244
245 002E' C1          pop    cc          ; Zaehler
246 002F' 10 ES       djnz   c$init$loop    ; Schleife pro Laufwerk
247 0031' C3 0063'    jp     boot$l1     ; weiter in residenten RAM-Teil
248
249                 cseg          ; residenter RAM-Teil
250
251 0063'             boot$l1:
252
253                 ;
254                 ; *****
255                 ; System-software-Initialisierung
256                 ; *****
257                 ;
258
259 0063' CD 0078'    call   set$jumps      ; JUMP bei 0 und 5 Init
260
261                 ;
262                 ; ab hier haben wir auf die TFA-Bank (Bank 1) geschaltet !
263                 ;
264
265 0065' CD 0000'    call   ?idccp      ; ... und CCP laden
266 0069' C3 0100    jp     ccp          ; exit nach CCP
267
268 006C'             wboot:
269
270                 ;
271                 ; *****
272                 ; Warmstart
273                 ; *****
274                 ;
275
276 006C' 31 0062'    ld     sp,boot$stack ; Stack auch bei Warmstart
277 006F' CD 0078'    call   set$jumps      ; JUMP bei 0 und 5 setzen
278
279                 ;
280                 ; ab hier haben wir auf Bank 1 geschaltet
281                 ;
282
283 0072' CD 0000'    call   ?rlccp      ; CCP nachladen
284 0075' C3 0100    jp     ccp          ; ... und ausfuehren ...
285
286                 ;
287                 ; *****
288                 ; Hilfsprogramme
289                 ; *****
290                 ;

```

```

291
292 0078'      set#jumps:
293
294           ;
295           ; init der JUMP-Info bei Adresse 0 und 5 (CP/M Einsprung)
296           ; in gebankten Systemen wird jetzt auf die TPA-Bank geschaltet
297           ;
298
299         FFFF      if   banked           ; wenn gebankt
300
301 0078' 3E 01      ld   a,l             ; Bank 1 Laden ( TPA )
302 007A' CD 0051'  call  ?bnksi
303
304           endif
305
306 007D' 3E C3      ld   a,@C3H           ; JUMP Instruction
307 007F' 32 0000    ld   (0),a             ; nach 0 und
308 0082' 32 0005    ld   (5),a             ; nach 5 laden
309 0085' 21 0003'  ld   hl,?wboot         ; warmstart ueber CBIOS
310 0088' 22 0001    ld   (1),hl            ; nach 1 ( 0=JP ?wboot )
311 008B' 2A 0000#  ld   hl,@mtpa         ; Einsprung in's BIOS steht dort
312 008E' 22 0006    ld   (6),hl            ; nach 6 ( 5=JP BIOS )
313 0091' C9        ret
314
315           ;
316           ; *****
317           ; Bootstack ...
318           ; *****
319           ;
320
321 0092' 0020      defs  32           ; 16 * push
322
323 0062'      boot$stack equ  $       ; 16 * duerfte genuegen
324
325           ;
326           ; *****
327           ; Adresse der DEVICE-Tabellen lesen
328           ; *****
329           ;
330
331 0062' 21 0000#  devtbl: ld   hl,@tbl       ; Startadresse der
332 0085' C9        ret                ; CHARACTER DEVICE Tabelle
333
334 0065' 21 0000#  getdrv: ld  hl,@tbl       ; Startadresse der
335 0089' C9        ret                ; DRIVE-Tabelle
336
337           ;
338           ; *****
339           ; logische Zeichen-Ausgabe
340           ; *****
341           ;
342           ; Der physikalische Zugriff erfolgt erst in CHARIO.ASM
343           ;
344
345           ;
346           ; *****
347           ; Konsole
348           ; *****

```

```

349          ;
350          ;
351 006A'      conout:
352          ;
353          ;
354          ; Ausgabe des Zeichens in <C> an ALLE angewaeniten
355          ; Konsolen-Ausgabeeinheiten
356          ;
357          ;
358 006A' 2A 0000#   ld    hl,(@covec)          ; Zeiger auf Ausgabe Eil-Vektor
359 006D' 18 00     jr     out$scan
360          ;
361          ;
362          ; *****
363          ; AUX
364          ; *****
365          ;
366          ;
367 006F'      auxout:
368          ;
369          ;
370          ; Ausgabe des Zeichens in <C> an ALLE angewaehiten
371          ; Aux-Ausgabeeinheiten (was auch immer das ist)
372          ;
373          ;
374 006F' 2A 0000#   ld    hl,(@aovec)          ; Zeiger auf Aux Ausgabe Eil-Vektor
375 00C2' 18 03     jr     out$scan
376          ;
377          ;
378          ; *****
379          ; Drucker
380          ; *****
381          ;
382          ;
383 00C4'      list:
384          ;
385          ;
386          ; Ausgabe des Zeichens in <C> an ALLE angewaehiten
387          ; LIST-Ausgabeeinheiten (Drucker)
388          ;
389          ;
390 00C4' 2A 0000#   ld    hl,(@lovec)          ; Zeiger auf LIST Ausgabe Eil-Vektor
391          ;
392 00C7'      out$scan:
393          ;
394          ;
395          ; Schleife zur Abfrage welche Einheit bereit zur Ausgabe ist
396          ; Aktiviert ist die Einheit fuer die ein BIT im entsprechenden
397          ; SCB-Vektor gesetzt ist. Bit7 entspricht dabei DEVICE 0 und Bit4 ist
398          ; DEVICE 11. Bit 0..3 ist von CP/M reserviert
399          ; Das Setzen der entsprechenden Startbedingungen wird in ?INIT
400          ; vorgenommen ansonsten von DEVICE.COM
401          ; Auszugebendes Zeichen in <C> wird in <A> zurueckerwartet
402          ;
403          ;
404 00C7' 06 00     ld    b,0              ; Start mit Einheit 0
405          ;
406 00C9'      co$next:          ; Schleife

```

```

407
408 00C9' 29      add    hl,hl          ; nach links schieben MSB in (AKHY
409 00CA' 30 0F   jr     nc,not$out$device ; wenn DEVICE nicht angesprochen ...
410 00CC' E5      push   hl              ; sonst Bit-Zeiger retten
411 00CD' C5      push   bc              ; und Einheit-Nummer ( in <B> )
412
413 00CE'          not$out$ready:
414
415 00CE' CD 0103' call   coster          ; warte bis Einheit bereit
416 00D1' B7      or     a                ; FLAG (0 = (noch) NICHT bereit)
417 00D2' 28 FA   jr     z,not$out$ready ; Schleife bis bereit ...
418 00D4' C1      pop    bc              ; Einheit-Nummer zurueck und erneut
419 00D5' C5      push   bc              ; retten. Auszugebendes Zeichen in <C>
420 00D6' CD 0000# call   ?co             ; Ausgabe auf Device, Nummer in <B>
421 00D9' C1      pop    bc              ; Einheit-Nummer und Zeichen
422 00DA' E1      pop    hl              ; BIT-Zeiger
423
424 00E6'          not$out$device:
425
426 00E6' 04      inc    b                ; naechste Einheit
427 00E7' 7C      ld     a,n            ; Fertig? - dann <HL>=0 !
428 00E8' E5      or     l                ;
429 00E9' 20 E9   jr     nz,co$next     ; ... sonst weiter
430 00E9' 79      ld     a,c            ; Zeichen zurueck in <A>
431 00E1' C9      ret
432
433 ;
434 ; *****
435 ; Ausgabestatus
436 ; *****
437 ;
438 ;
439 ;
440 ; *****
441 ; Konsole
442 ; *****
443 ;
444 ;
445 00F2'          conost:
446
447 ;
448 ; Konsolen-Ausgabe- Status, <A>=FF wenn alle angewaenigten Ausgabe-
449 ; Einheiten bereit sind, sonst <A>=00
450 ;
451 ;
452 00F2' 2A 0000# ld     hl,(@rovec)    ; Zeiger auf Konsolen Bit-Vektor
453 00F5' 18 08   jr     ost$scan
454
455 ;
456 ; *****
457 ; AUX
458 ; *****
459 ;
460 ;
461 00F7'          auxost:
462
463 ;
464 ; AUX-Ausgabe-Status ... wie CONOST fuer AUX

```

```

465 ;
466
467 00E7' 2A 0000# ld hi, (@aovec) ; Zeiger auf AIX BIT-Vektor
468 00EA' 18 03 jr ost$scan
469
470 ;
471 ; *****
472 ; Drucker
473 ; *****
474 ;
475
476 00EC' listst:
477
478 ;
479 ; LIST-Ausgabe-Status ... wie CONOST fuer LIST
480 ;
481
482 00EC' 2A 0000# ld hl, (@iovec) ; Zeiger auf LIST BIT-Vektor
483
484 00EF' ost$scan:
485
486 ;
487 ; Schleife zur Abfrage welche Einheit fertig ist
488 ; ( siehe hierzu auch OUT$SCAN )
489 ;
490
491 00EF' 06 00 ld b, 0 ; Start mit Einheit 0
492
493 00F1' cost$next:
494
495 00F1' 29 add hl, hl ; MSB nach CARRY
496 00F2' E5 push hi ; BIT-Vektor retten
497 00F3' C5 push bc ; Zaehler auch
498 00F4' DC 0103' call c, coster ; pruefen ob fertig wenn DEV selektiert
499 00F7' C1 pop bc ; Zaenler ...
500 00F8' E1 pop hi ; BIT-Vektor
501 00F9' B7 or a ; ... war DEVICE fertig ?
502 00FA' C8 ret z ; NEIN ... zurueck mit 0 ( falsch )
503 00FB' 04 inc b ; sonst DEVICE-Nummer +1
504 00FC' 7C ld a, n ; pruefen ob fertig
505 00FD' B5 or l
506 00FE' 20 F1 jr nz, cost$next ; Schleife bis alle DEV abgefragt
507 0100' F6 FF or -1 ; alle selektierten waren bereit
508 0102' C9 ret ; also A=FF ( true )
509
510 ;
511 ; *****
512 ; Hilfsprogramme
513 ; *****
514 ;
515
516 0103' coster:
517
518 ;
519 ; pruefe Ausgabeinheit ob BEREIT ( incl optionalem XON/XOFF )
520 ; erwartet die Device-nummer in <B>
521 ;
522

```

```

523 0103' 68          ld      l,b          ; DEVICE Nummer
524 0104' 26 00      ld      hl,0          ; als Offset in Tabelle
525 0106' E5         push   hl             ; Offset retten
526 0107' 29         add    hl,hl          ; *2
527 0108' 29         add    hl,hl          ; *4
528 0109' 29         add    hl,hl          ; *8
529 010A' 11 0006#   ld      de,@ctoi+6   ; Tabelle ( nach Device-Namen )
530 010D' 19         add    ni,de          ; Offset
531 010E' 7E         ld      a,(nl)        ; lese TYP
532 010F' E6 10      and    mb*xon*xoff   ; XON/XOFF Protokoll ?
533 0111' E1         pop    hl             ; Offset
534 0112' CA 0000#   jp     z,!cost       ; kein XON/XOFF-Status direkt noten
535
536                  ;
537                  ; lesen mit XON/XOFF Protokoll
538                  ;
539
540 0115' 11 01F3'   ld      de,xorflist
541 0118' 19         add    hl,de          ; Zeiger auf richtigen XON/XOFF-Flag
542 0119' CD 0138'   call   cistl          ; Status lesen
543 011C' 7E         ld      a,(hl)        ; XON/XOFF Flag
544 011D' C4 0149'   call   nz,ci1        ; hole FLAG oder lese Eingabe
545 0120' FE 11      cp     ct1q          ;
546 0122' 20 02      jr     nz,not%q      ; wenn CNTRL-Q,
547 0124' 3E FF      ld      a,-1         ; dann READY-Flag setzen
548
549 0126' FE 13      not%q: cp     ct1s
550 0128' 20 01      jr     nz,not%q      ; wenn CNTRL-S
551 012A' AF         xor     a             ; READY-Flag loeschen
552 012B' 77         not%q: ld     (nl),a   ; Flag retten
553 012C' CD 0142'   call   costl         ; aktuellen Ausgabestatus lesen
554 012F' A6         and    (nl)          ; maskieren mit CNTRL Q/S Flag
555 0130' C9         ret
556
557 0131'          col:
558
559                  ;
560                  ; Ausgabe ueber <A> mit <DE>,<BC> und <HL> gerettet
561                  ;
562
563 0131' C5         push   bc
564 0132' E5         push   hl
565 0133' D5         push   de
566 0134' 4F         ld      c,a
567 0135' CD 000C'   call   ?cono
568 0138' D1         pop    de
569 0139' 18 13      jr     ci2
570
571 0138'          cistl:
572
573                  ;
574                  ; Eingabe-Status mit <BC> und <HL> gerettet
575                  ;
576
577 0138' C5         push   bc
578 013C' E5         push   hl
579 013D' CD 0000#   call   ?cist
580 0140' 18 0C      jr     ci2

```

```

581
582 0142' cost1:
583
584 ;
585 ; Ausgabe-Status mit <BC> und <HL> geteiltet
586 ;
587
588 0142' C5 push bc
589 0143' E5 push hl
590 0144' CD 0000# call ?cost
591 0147' 18 05 jr c12
592
593 0149' cil:
594 ;
595 ;
596 ; Eingabe mit <BC> und <HL> geteiltet
597 ;
598
599 0149' C5 push bc
600 014A' E5 push hl
601 014B' CD 0000# call ?ci
602 014E' E1 cil: pop hl
603 014F' C1 cil: pop bc
604 0150' B7 or a ; Setze Flags ( fuer Status)
605 0151' C9 ret
606
607 ;
608 ; *****
609 ; Eingabestatus
610 ; *****
611 ;
612 ;
613 ;
614 ; *****
615 ; konsole
616 ; *****
617 ;
618
619 0152' const:
620 ;
621 ;
622 ; Konsolen Eingabe-Status. <A>=FF wenn das erste DEVICE
623 ; bereit ist, sonst <a>=00 - [ wer zuerst kommt .....]
624 ;
625
626 0152' 2A 0000# ld hl,(@civer) ; Zeiger auf CON-Status BIT-Vektor
627 0155' 18 03 jr ist+scan
628
629 ;
630 ; *****
631 ; AUX
632 ; *****
633 ;
634
635 0157' auxist:
636 ;
637 ;
638 ; AUX Eingabe-Status ( sonst wie CONST )

```

```

639          ;
640          ;
641 0157' 2A 0000#      ld      hl,(@aivec)      ; Zeiger auf AUX-Status Bit-Vektor
642          ;
643 015A'          ist$scan:
644          ;
645 015A' 06 00          ld      b,0            ; Start mit DEVICE 0
646          ;
647 015C'          cis$next:
648          ;
649 015C' 29          add     hl,hl            ; MSB von Bit-Vektor in CARRY
650 015D' 3E 00          ld      a,0            ; Annahmen DEV ist nicht fertig
651 015E' DC 0130'      call   c,cistl      ; ueberpruefte Status wenn DEV vorhanden
652 0162' B7          or      a              ; Flag setzen
653 0163' C0          ret      nz           ; ... OK DEVICE bereit
654 0164' 04          inc     b              ; naechstes DEVICE
655 0165' 7C          ld      a,h            ;
656 0166' B5          or      l              ; fertig ?
657 0167' C2 015C'      jp      nz,cis$next ; ... wenn nicht ... sonst Schleife
658 016A' AF          xor     a              ; A=0 bedeutet nicht fertig ...
659 016B' C9          ret
660          ;
661          ;
662          ; *****
663          ; Zeicheneingabe
664          ; *****
665          ;
666          ;
667          ; *****
668          ; Konsole
669          ; *****
670          ;
671          ;
672 016C'          conin:
673          ;
674          ;
675          ; Konsolen Eingabe
676          ; Bringt Zeichen vom ersten fertigen DEVICE zurueck in <A>
677          ; Es wird mit jedem Aufruf dieses Programmsegmentes gleichzeitig
678          ; der Lautwerksmotor abgeschaltet
679          ;
680          ;
681 016C' CD 0000#      call   motoff
682          ;
683 016F' 2A 0000#      ld      hl,(@civec)
684 0172' 18 03          jr      in$scan
685          ;
686          ;
687          ; *****
688          ; AUX
689          ; *****
690          ;
691          ;
692 0174'          auxin:
693          ;
694          ;
695          ; AUX Eingabe
696          ; wie conin fuer AUX

```

```

697          ;
698
699 0174' 2A 0000#      ld      hl,(@a1vec)
700
701 0177'          in$scan:          ; Abfrage ob bereit
702
703 0177' E5          push     hl          ; Kette BIT-Vektor
704 0178' 06 00      ld      b,0          ; Start mit DEVICE 0
705
706 017A'          ci$next:          ; Schleife
707
708 017A' 29          add     hl,hl          ; MSB in CARRY
709 017B' 3E 00      id      a,0          ; Z-Flag fuer unpopulierte Devices
710 017D' DC 0138'    call    c,cistl          ; hat DEVICE ein Zeichen vorliegen ?
711 0180' B7          or      a          ; Setze flags
712 0181' 20 00      jr      nz,ci$ready          ; JA, Zeichen liegt vor
713 0183' 04          inc     b          ; naechste Einheit
714 0184' 7C          ld      a,h          ; ... oder bereits fertig ?
715 0185' B5          or      l          ;
716 0186' 20 F2      jr      nz,ci$next          ; ... wenn nicht
717 0188' E1          pop     hl          ; mit original Bit-Vektor...
718 0189' 18 EC      jr      in$scan          ; ... alles von vorne bis Zeichen ...
719
720 018B' E1          ci$ready:pop     hl
721 018C' C3 0000#      jp     ?ci
722
723          ;
724          ; *****
725          ; Nutzbare Unterprogramme
726          ; *****
727          ;
728
729          ;
730          ; *****
731          ; Stringausgabe
732          ; *****
733          ;
734
735 018F'          ?msg:
736
737          ;
738          ; Ausgabe eines Textstrings ab <HL> bis (HL)=00
739          ; oder Bit7 gesetzt - <BC> und <DE> gerettet
740          ;
741
742 018F'          msg$loop:          ; Schleife ...
743
744 018F' 7E          ld      a,(hl)          ; Zeichen einlesen
745 0190' E6 7F      and     7fh          ; maskiere Bit 7
746 0192' B7          or      a          ; 0 ?
747 0193' C8          ret     z          ; ... dann fertig
748 0194' CD 0131'    call    col          ; an Ausgabeeinheit uebergeben
749 0197' BE          cp     (hl)          ; gleich?
750 0198' C0          ret     nz          ; ... wenn Bit7 gesetzt dann ungleich...
751 0199' 23          inc     hl          ; Zeiger auf naechstes Zeichen
752 019A' 18 F3      jr      msg$loop          ; Schleife bis Text ausgegeben
753
754          ;

```

```

755 ; #####
756 ; Zahlienausgabe
757 ; #####
758 ;
759
760 019C' ?pdec:
761 ;
762 ;
763 ; Ausgabe einer Zahl in <HL>
764 ; im Bereich 0...65535 in binar
765 ;
766
767 019C' 01 018C' ld bc,table0 ; Um'rechnungstabelle'
768 019F' 11 09F0 ld de,-10000 ; Start mit zehntausender ...
769 01A2' 3E 2F next: ld a,'0'-1
770 01A4' E5 pdecl: push hl ; Zahl retten
771 01A5' 3C inc a ; hochzaehlen Zahl in Akku
772 01A6' 19 add hl,de ; bis ausserhalb (DE)
773 01A7' 30 04 jr nc,stoploop
774 01A9' 33 inc sp ; Ausgleich push HL
775 01AA' 33 inc sp
776 01AB' 18 F7 jr pdecl
777
778 01AD' stoploop:
779
780 01AD' C0 0131' call coi ; Zeichen soweit ausgeben
781
782 01B0' nextdigit:
783
784 01B0' E1 pop hl ; Zahlenwert ruecklesen ( soweit )
785 01B1' 0A ld a,(bc) ; Vergleichswert aus Tabelle
786 01B2' 5F ld e,a ; nach <DE> einlesen
787 01B3' 03 inc bc
788 01B4' 0A ld a,(bc)
789 01B5' 57 ld d,a
790 01B6' 03 inc bc
791 01B7' 78 ld a,e ; evtl schon fertig ?
792 01B8' B2 or d
793 01B9' 20 E7 jr nz,next ; ... wenn noch nicht fertig ...
794 01BB' C9 ret
795
796 01BC' table0:
797 ;
798 ;
799 ; Um'rechnungstabelle'
800 ;
801 ;
802 01BC' FC18 FF9C dw -1000,-100,-10,-1,0
803 ;
804 ;
805 ; #####
806 ; Fehlermeldungen
807 ; #####
808 ;
809 ;
810 01C6' ?pderr:
811 ;
812 ;

```

```
813 ; Fehlermeldungen (BIOS-ERROR)
814 ;
815
816 01C6' 21 00A7' ld hl,drive$msg ; Fehler 'kopt'
817 01C9' CD 013F' call ?msg ; senden
818 01CC' 3A 01FF' ld a,(@drv) ; aktuelle Laufwerksnummer
819 01CF' C6 41 add a,'A' ; in A . P wandeln
820 01D1' CD 0131' call col ; senden
821 01D4' 21 00B4' ld hl,track$msg ; danach TRACK-Nummer
822 01D7' CD 018F' call ?msg
823 01DA' 2A 0200' ld hl,(@trk)
824 01DD' CD 019C' call ?pdec ; in DECIMAL
825 01E0' 21 00E8' ld hl,sector$msg ; desgl. mit SEKTOR-Nummer
826 01E3' CD 018F' call ?msg
827 01E6' 2A 0202' ld hl,(@sect)
828 01E9' CD 019C' call ?pdec
829 01EC' C9 ret
830
831 ;
832 ; *****
833 ; Bankselect
834 ; *****
835 ;
836
837 01ED' bnksel:
838
839 ;
840 ; Bankselect - Auswahl der CPU-Bank fuer weitem Programmablauf
841 ;
842
843 01ED' 32 0208' ld (@cbnk),a ; als momentan Bank speichern
844 01F0' C3 0000# jp ?bank ; dann Bank anwaehlen
845
846 ;
847 ; *****
848 ; XON-XOFF Tabelle
849 ; *****
850 ;
851
852 01F3' xofflist:
853
854 ;
855 ; RAM-Simulation des Ein/Aus-Status bei XON/XOFF Protokoll
856 ; CNTRL-S macht 0 aus FF
857 ;
858
859 rept 12 ; nur 12 Devices moeglich !
860
861 db -1
862
863 endm
864 01F3' FF A db -1
865 01F4' FF A db -1
866 01F5' FF A db -1
867 01F6' FF A db -1
868 01F7' FF A db -1
869 01F8' FF A db -1
870 01F9' FF A db -1
```

```

871 01FA' FF      A      db      -1
872 01FB' FF      A      db      -1
873 01FC' FF      A      db      -1
874 01FD' FF      A      db      -1
875 01FE' FF      A      db      -1
876
877                oseg                ; weiter in Bank 0
878
879                ;
880                ; *****
881                ; DISK I/O Interface Routinen
882                ; *****
883                ;
884                ;
885                ; in diesen Programmteilen wird jedoch NICHT physikalisch
886                ; auf die Laufwerke zugegriffen ...
887                ;
888                ;
889                ;
890                ; *****
891                ; Diskselekt
892                ; *****
893                ;
894
895 0034'          seldsk:
896
897                ;
898                ; Auswahl eines Laufwerkes. Laufwerksnummer in (C)
899                ; Veranlasst LOGIN wenn erstmals angesprochen
900                ; Bringt in (HL) Adresse des DPH's zurueck (Disk Parameter header)
901                ; Ist BIT 0 in DE=0 verlangt CP/M ein erneutes Login
902                ; ( z.B. nach Diskettenwechsel )
903                ;
904
905 0034' 79       ld      a,c          ; Laufwerks-Nummer nach (A)
906 0035' 32 01FF' ld      (@drv),a        ; und in RAM ablegen
907 0036' 69       ld      l,c          ; danach Nummer in (HL)
908 0039' 26 00   ld      h,0          ; kopieren
909 0038' 29       add     hl,hl        ; *2 Index in XDPH-Tabelle
910 003C' 01 0000# ld      bc,@tbl         ; Zeiger in Laufwerkstabelle
911 003E' 09       add     hl,bc        ; errechne Adr des XDPH fuer Laufwerk
912 0040' 7E       ld      a,(hl)
913 0041' 23       inc     hl
914 0042' 56       ld      h,(hl)      ; XDPH-Adresse nach HL
915 0043' 6F       ld      l,a
916 0044' B4      or      h
917 0045' C8      ret     z            ; ... nein, nicht implementiert
918 0045' CB 43   bit     0,e          ; LOGIN verlangt ?
919 0046' C0      ret     nz           ; ... wenn bereits selektiert
920 0049' E5      push    hl          ; Rette Adresse des XDPH
921 004A' EB      ex      de,hl       ; ... auf Stack und in (DE)
922 004B' 21 FFFA ld      hl,-6          ; Berechne Zeiger auf LOGIN
923 004E' CD 0098# call   getadr
924 0051' CD 008A# call   ipchl          ; LOGIN ausfuehren
925 0054' E1      pop     hl          ; XDPH-Zeiger
926 0055' C9      ret
927
928                ;

```

```

929 ; *****
930 ; HOME
931 ; *****
932 ;
933 ;
934 0056' .home:
935 ;
936 ;
937 ; veranlasst das Laufwerk (nach Ansprache) auf TRACK 0 vorzu-
938 ; gefahren, damit die Stellung des Schreib/Lesekopfes
939 ; bekannt ist.
940 ;
941 ;
942 0056" 01 0000 ld bc,0
943 ;
944 ;
945 ; *****
946 ; Track setzen
947 ; *****
948 ;
949 ;
950 0059" settrk:
951 ;
952 ;
953 ; Die Variable (@TRK) wird mit der gewuenschten Track-Nummer
954 ; - in <BC> - ueberschrieben. Diese Track-Nummer wird beim
955 ; naechsten physikalischen Zugriff auf ein Laufwerk angewaehlt
956 ;
957 ;
958 0059" ED 43 0200' ld (@trk),bc
959 0050" C9 ret
960 ;
961 ;
962 ; *****
963 ; Sektor setzen
964 ; *****
965 ;
966 ;
967 005E" setsec:
968 ;
969 ;
970 ; wie SETTRK jedoch fuer den naechsten Sektor
971 ;
972 ;
973 005E" ED 43 0202' ld (@sect),bc
974 0062" C9 ret
975 ;
976 ;
977 ; *****
978 ; RAM-Adresse setzen
979 ; *****
980 ;
981 ;
982 0063" setdma:
983 ;
984 ;
985 ; die RAM-Adresse wo der naechste Sektor hingeliesn wird, wird
986 ; in der Variablen (@DMA) abgelegt, Uebergabe dieser Adresse

```

```

987 ; in <BC>. Gleichzeitig wird @bBNK (Bank wohin geschrieben wird)
988 ; als @cBNK (Bank die gerade angewandt ist) selektiert.
989 ;
990 ;
991 0063" ED 43 0204' ld (@cma),bc
992 0067" 3A 0208' id a,(@cbnk)
993 ;
994 ;
995 ; *****
996 ; Bank waehlen
997 ; *****
998 ;
999 ;
1000 006A" setbnk:
1001 ;
1002 ;
1003 ; setzt Variable @bBNK( Bank wohin geschrieben wird ) auf den
1004 ; in <A> uebergebenen Wert
1005 ;
1006 ;
1007 006A" 32 0207' ld (@dbnk),a
1008 006D" C9 ret
1009 ;
1010 ;
1011 ; *****
1012 ; Sektor SKEW
1013 ; *****
1014 ;
1015 ;
1016 006E" sectrn:
1017 ;
1018 ;
1019 ; Berechnet aus der logischen Sektor-Nummer die physikalische
1020 ; Sektor-Nummer ( falls SKEW vorgegeben ). Logischer Sektor
1021 ; wird in <BC> uebergeben, physikalischer Sektor in <HL> zurueck-
1022 ; erwartet. Ist SKEW=0 wird der log-Sektor als phys-Sektor ueber-
1023 ; geben. Der Index in die SKEW-Tabelle (XLTxx) wird in DE ueber-
1024 ; geben. Info ueber SKEW steht in jedem XDPH.
1025 ;
1026 ;
1027 006E" 69 ld l,c ; Kopie nach HL
1028 006F" 60 ld h,b
1029 0070" 7A ld a,d ; SKEW=0 ?
1030 0071" E3 or e
1031 0072" C8 ret z ; dann fertig
1032 0073" EB ex de,hl ; sonst Offset in SKEW-Tabelle
1033 0074" 09 add hl,bc ; berechnen
1034 0075" 6E ld l,(hl) ; und Wert nach HL
1035 0076" 26 00 ld h,0 ; SKEW nicht > 255 !
1036 0078" C9 ret
1037 ;
1038 ;
1039 ; *****
1040 ; Sektor lesen
1041 ; *****
1042 ;
1043 ;
1044 0079" read:

```

```

1045
1046
1047 ; holt aus dem XDPH die Adresse der gueltigen LESE-Routine
1048 ; und springt diese an
1049 ;
1050
1051 0079" CD 0086"      call  getdph          ; Hole Adresse des XDPH
1052 007C" 21 FFF8      ld      hl,-8         ; Offset zum Leservektor
1053 007F" 18 06        jr      rw#common      ; dann ausfuehren
1054
1055 ;
1056 ; *****
1057 ; Sektor schreiben
1058 ; *****
1059 ;
1060
1061 0081"      write:
1062
1063 ;
1064 ; holt aus dem XDPH die Adresse der gueltigen SCHREIB-Routine
1065 ; und springt diese an
1066 ;
1067
1068 0081" CD 0086"      call  getdph          ; Hole Adresse des XDPH
1069 0084" 21 FFF6      ld      hl,-10        ; Offset zum Schreibvektor
1070
1071 0087"      rw#common:
1072
1073 ;
1074 ; gemeinsamer Programmteil READ/WRITE ausfuehren
1075 ;
1076
1077 0087" CD 0086"      call  getadr          ; Adresse der Funktion
1078 008A" E9          ipchl: jp      (hl)          ; Ausfuehren READ oder WRITE
1079
1080 ;
1081 ; *****
1082 ; Hilfsprogramme
1083 ; *****
1084 ;
1085
1086 0088"      getdph:
1087
1088 ;
1089 ; berechnet nach der Laufwerksnummer in der Variablen (@DRV)
1090 ; die Adresse des entsprechenden XDPH und uebergibt diese
1091 ; Adresse in <DE>
1092 ;
1093
1094 0088" E5          push  hl          ; Benutzerregister retten
1095 008C" 2A 01FF'     ld      hl,(@drv)    ; Laufwerksnummer
1096 008F" 26 00       ld      h,0
1097 0091" 29          add    hl,hl         ; *2
1098 0092" 11 0000#    ld      de,@tbl     ; Zeiger auf Laufwerkstabelle
1099 0095" 19          add    hl,de
1100 0096" 5E          ld      e,(hl)
1101 0097" 23          inc   hl
1102 0098" 56          ld      d,(hl)

```

```

1103 0099" E1          pop    hl          ; zurueck Benutzerregister
1104 009A" C9          ret
1105
1106 009B"             getadr:
1107
1108 009C" 19          add    hl,de
1109 009D" 7E          ld     a,(hl)
1110 009E" 23          inc    hl
1111 009E" 66          ld     h,(hl)
1112 009F" 6F          ld     l,a
1113 00A0" C9          ret
1114
1115                ;
1116                ; *****
1117                ; (De)-Elocking
1118                ; *****
1119                ;
1120
1121 00A1"             multio:
1122
1123                ;
1124                ; setzt Sektor-Zaehler
1125                ; wenn die Sektoren groesser als 128 byte (Standard
1126                ; CP/M) sind, wie dies bei doppelter Schreibweite (dd) ueblich
1127                ; ist. Das Elocking und DeElocking wird entsprechend der
1128                ; Sektorgroesse von CP/M uebernommen.
1129                ; uebergabe in <A>
1130                ;
1131
1132 00A1" 32 0205'     ld     (@cnt),a
1133 00A4" C9          ret
1134
1135                ;
1136                ; *****
1137                ; Flush
1138                ; *****
1139                ;
1140
1141 00A5"             flush:
1142
1143                ;
1144                ; BIOS blocking buffer flush
1145                ; NICHT IMPLEMENTIERT CP/M uebernimmt blocking/deblocking
1146                ;
1147
1148 00A5" AF          xor    a          ; 0-Fehler
1149 00A6" C9          ret
1150
1151                ;
1152                ; *****
1153                ; Fehlertexte
1154                ; *****
1155                ;
1156
1157 00A7"             drive$msg:
1158
1159 00A7" 00 0A 46 65  db    cr,lf,'Fehler auf',' '+80h
1160

```

```

1161 0064"      track#msg:
1162
1163 0064" 3A 20 54 AD      db      ', T', '-' +50h
1164
1165 0068"      sector#msg:
1166
1167 0068" 2C 20 53 AD      db      ', S', '-' +50h
1168
1169                ;
1170                ; *****
1171                ; Lautwerks-Variabile
1172                ; *****
1173                ;
1174
1175                cseg
1176
1177 01FF' 0001      @drv:  defs  1                ; Angewaeshtes Lautwerk
1178 0200' 0002      @trk:  defs  2                ; gueltige Track Nummer
1179 0202' 0002      @sect: defs  2                ; gueltige Sektor Nummer
1180 0204' 0002      @dma:  defs  2                ; gueltige DMA Adresse
1181 0206' 00        @cnt:  defb  0                ; record-Zaehler bei multisector Transf
1182
1183                cseg
1184
1185 0207' 00        @bnk:  defb  0                ; Bank fuer DMA Operationen
1186 0208' 00        @conk: defb  0                ; Bank fuer Programmablauf ( in TPA )
1187
1188                ;
1189                ; ENDE des invariablen Teiles des BIOS
1190                ;
1191
1192                end

```

0 Error(s) Detected. 521 Program Bytes. 188 Data Bytes.
250 Symbols Detected.

01A4' PDECL	770	776	
018F' PMSG\$LOOP	742	752	
0079' READ	118	1044	
0087' RW\$COMMON	1053	1071	
0068" SECTOR#MSG	825	1165	
006E" SECTRN	122	1016	
0034' SELDSK	113	895	
0078' SET\$JUMPS	259	277	292
006A" SETBNK	136	1000	
0063" SETDMA	117	982	
005E" SETSEC	116	967	
0059" SETTRK	115	950	
01AD' STOPLOOP	773	778	
01BC' TABLE10	767	796	
0064" TRACK#MSG	821	1161	
006C' WBOOT	104	268	
0081" WRITE	119	1061	
01F3' XOFFLIST	540	852	

'CP/M3-BIOS
Cross Reference:

0015' ?AUXI	81	111		
0036' ?AUXIS	84	124		
0012' ?AUXO	81	110		
0039' ?AUXOS	84	125		
01F1# ?BANK	61	844		
0051' ?BNKSL	85	135	302	
0000' ?BOOT	81	103		
0180# ?CI	42	601	721	
000A# ?CINIT	43	128	201	
013E# ?CIST	42	579		
0067# ?CO	42	420		
0009' ?CONIN	81	106		
000C' ?CONO	81	107	567	
0033' ?CONOS	84	123		
0006' ?CONST	81	105		
0145# ?COST	42	534	590	
003F' ?DEVIN	84	128		
0042' ?DRTBL	84	129		
003C' ?DVTBL	84	127		
0048' ?FLUSH	85	131		
0018' ?HOME	82	112		
0004# ?INIT	35	188		
0067# ?LDCCP	36	265		
000F' ?LIST	81	109		
0020' ?LISTS	83	121		
0045' ?MLTIO	85	130		
004B' ?MOV	85	133		
004C# ?MOVE	60	133		
015C' ?PDEC	73	760	824	828
01C6' ?PDERR	74	810		
018F' ?PMSG	73	735	817	822 826
0027' ?READ	82	118		
0073# ?RLCCP	36	283		
0030' ?SCTRN	83	122		
001B' ?SLDSK	82	113		
0054' ?STBnk	85	136		
0024' ?STOMA	82	117		
0021' ?STSEC	82	116		
001E' ?STTRK	82	115		
004E' ?TIM	85	134		
004F# ?TIME	67	134		
0003' ?wBOOT	81	104	309	
002A' ?wRITE	82	119		
0057' ?XMOV	85	137		
0058# ?XMOVE	60	137		
0056# .HOME	112	934		
0175# @AIVEC	27	641	699	
00E8# @AOVEC	27	374	467	
0000# @BANKBF	29			
0203' @CENK	59	843	992	1186
0170# @CIVEC	27	626	683	
0206' @CNT	53	1132	1181	
00E3# @COVEC	27	358	452	
0100# @CTBL	44	331	529	
0207' @DENK	53	1007	1185	
0204' @DMA	53	991	1180	
01FF' @DRV	52	818	906	1095 1177
0093# @DTBL	51	217	334	910 1098

00ED*	0LOVEC	27	390	482	
008C*	0MXTPA	28	311		
0202'	0SLECT	52	827	973	1179
0200'	0TRK	52	823	958	1173
0174'	AUXIN	111	692		
0157'	AUXIST	124	635		
00E7'	AUXOST	125	461		
000F'	AUXOUT	110	367		
FFFF	BANKED	299			
01ED'	BANKSEL	135	837		
0000"	BOOT	103	168		
0063'	BOOT01	247	251		
0082'	BOOT\$STACK	175	276	323	
0008"	C\$INIT\$LOOP	198	204		
0100	CCP	266	284		
017A'	CIS\$NEXT	706	716		
018B'	CIS\$READY	712	720		
0149'	CI1	544	593		
014E'	CI2	569	580	591	602
015C'	CIS\$NEXT	647	657		
0136'	CIST1	542	571	651	710
00C9'	CO\$NEXT	406	429		
0131'	CO1	557	748	780	820
016C'	CONIN	106	672		
00E2'	CONOST	123	445		
00BA'	CONOUT	107	351		
0152'	CONST	105	619		
00F1'	COS\$NEXT	493	506		
0142'	COST1	553	582		
0103'	COSTER	415	498	516	
0000	CR	1159			
0011	CTLQ	545			
0013	CTLS	549			
0016"	D\$INIT\$LOOP	219	246		
002E"	D\$INIT\$NEXT	228	243		
00B2'	DEV\$BL	127	331		
00A7'	DRIVE\$MSG	816	1157		
00A5"	FLUSH	131	1141		
0096"	GETAUR	923	1077	1106	
008B"	GETDPH	1051	1068	1096	
0085'	GETURV	129	334		
0177'	IN\$SCAN	684	701	718	
008A"	IP\$CHL	75	240	924	1078
015A'	IST\$SCAN	627	643		
000A	LF	1159			
00C4'	LIST	109	383	383	
00EC'	LISTST	121	476		
0010	MEM\$ON\$XOFF	532			
016U#	MOTOFF	50	681		
00A1"	MULTIO	130	1121		
01A2'	NEXT	769	793		
01B0'	NEXT\$DIGIT	782			
000B'	NOT\$OUT\$DEVICE	409	424		
00CE'	NOT\$OUT\$READY	413	417		
0126'	NOT\$Q	546	549		
012B'	NOT\$S	550	552		
00EF'	OST\$SCAN	453	468	484	
00C7'	OUT\$SCAN	359	375	392	

Kapitel 7 Das BIOS-Segment CHARIO

Dieses Programm-Segment des BIOS ist für die reine Hardware-Anpassung der Zeichen- (Character) Ein- und Ausgaben verantwortlich. Es sind hierunter die Treiber zu verstehen, die Zeichen bearbeiten, die nicht auf Diskette gespeichert sind oder werden, also alles was mit der Konsole, dem Drucker oder dem AUX-Kanal zu tun hat.

Das Segment CHARIO besteht prinzipiell aus 7 Teilen:

1. Die DEVICE (phys. Einheit)-Tabelle. In dieser Tabelle sind alle vorgesehenen physikalischen Einheiten eingetragen. Ihre Reihenfolge untereinander ist das Kriterium wie die einzelnen Treiber angesprochen werden.
Im Beispiel wird mit DEVICE 0 immer die physikalische Einheit 'KEY' (Tastatur) angesprochen und mit DEVICE 2 die physikalische Einheit 'TERM' (wie Terminal).
2. Abhängig von der DEVICE-Tabelle: die Initialisierungsunterprogramme aller Einheiten.
3. Abhängig von der DEVICE-Tabelle: alle Ausgabe-Status-Unterprogramme.
4. Abhängig von der DEVICE-Tabelle: alle Eingabe-Status-Unterprogramme.
5. Abhängig von der DEVICE-Tabelle: alle Ausgabetreiber.
6. Abhängig von der DEVICE-Tabelle: alle Eingabetreiber.
7. Entsprechende Verteiler-Unterprogramme auf die einzelnen Treiberprogramme.

Die Zuweisung der entsprechenden physikalischen Einheit(en) an die fünf möglichen logischen Einheiten erfolgt im Programmsegment BOOT oder mit dem TPA-Befehl DEVICE.COM.

Die 5 möglichen logischen Einheiten sind:

CONIN, CONOUT	für die Konsole
AUXIN, AUXOUT	für die Zusatzschnittstelle
LST	für den Drucker

Jede beliebige physikalische Eingabe-Einheit kann jeder beliebigen logischen Eingabe-Einheit zugewiesen werden, das gleiche gilt auch für die Ausgabe-Einheiten.

Es können einer logischen Einheit mehrere (theoretisch bis zu 16) physikalische Einheiten zugeordnet werden.

Die Zuweisung erfolgt durch setzen der entsprechenden Zuweisungsbits (gesetzt=1, nicht gesetzt=0) in den entsprechenden 16 Bit-Vektoren CIVEC..LOVEC im SCB. (Näheres dazu siehe auch Kapitel 10 - BOOT).

Sind mehrere Ausgabeeinheiten vorgesehen, so wird auf jede Einheit ausgegeben, das Tempo bestimmt dann natürlich die langsamste Einheit. Im Falle der Eingabe wird immer nur die Eingabe berücksichtigt, die zuerst erfolgt.

Das nachfolgende Listing zeigt das Programmsegment in allen Details.

Dieses Listing wird im allgemeinen das 'Hauptarbeitsfeld' des CP/M Benutzers sein, der in 'seinem' System neue und neuartige Ein- Ausgabe-Schnittstellen implementieren will.

In dieses Programmsegment hinein gehören auch die speziellen Treiber für spezielle Video-Karten wie z.B. der Treiber für die VIDEO-80 Karte von ELZET-80 Mikrocomputer.

Derartige Treiber sind meist recht komplex, da sie die Verwaltung eines Zeichenausgabepuffers in allen Details übernehmen müssen.

Um 'Platz' in der TPA zu schaffen, können die Treiber, nach entsprechender Bank- und Stackumschaltung natürlich auch in den Bankbereich eines CP/M 3 Systems verlegt werden. Bei 'Bankübergreifenden' Softwaretreiber muß u.U. ein 'eigener' Stack im gemeinsamen (Common) Speicherbereich vorgesehen werden, da der (evtl. ursprünglich in der TPA liegende) Stackpointer zwar immer noch auf die richtige Adresse, aber in der falschen Bank zeigt. Dies kann zu 'ominösen' Systemabstürzen führen, die recht schlecht zu finden sind

```

1          MACLIB DEFAULT.INC      ; Vereinbarungen
2          MACLIB MODEBAUD.INC
3          ;*****
4          ;*
5          ;* rel 1.1 vom 31.10.85
6          ;*
7          ;* physikalischer Treiber fuer Zeichen Ein/Ausgabe
8          ;*
9          ;* geschrieben von RAOUL O. KOERBER
10         ;* nach Unterlagen von DRI teilweise mit grossen
11         ;* Aenderungungen um das Programm flexibler an die
12         ;* Moeglichkeiten eines NDR-Computers anzupassen
13         ;*
14         ;*****
15
16         ;
17         ; *****
18         ; Systemadressen
19         ; *****
20         ;
21
22         public ?cinit,?ci,?co,?cist,?cost
23         public @ctbl
24         public toaud
25         extrn inisub
26
27         cseg                      ; im gemeinsamen RAM-Bereich
28
29         ;
30         ; *****
31         ; Initialisierung
32         ; *****
33         ;
34
35 0000'    ?cinit:
36
37         ;
38         ; Diese Routine wurde anders als der DRI Vorschlag
39         ; aufgebaut um eine groessere Flexibilitaet zu erreichen
40         ; erwartet beim Aufruf eine Device-Nummer in <C>
41         ; uebergibt dem angesprungenen Unterprogramm
42         ; <C> unveraendert und <DE> mit Zeiger auf @CTBL+7 (baudrate)
43         ;
44
45 0000' 79          ld      a,c          ; Device-Nummer
46 0001' FE 06      cp      max$devices ; noch im Bereich des Moeglichen ?
47 0003' D0        ret      nc          ; ... wenn nicht
48 0004' 69        ld      l,c          ; Device-Nummer als
49 0005' 26 00     ld      h,0          ; Zaehler
50 0007' 29        add     hl,hl        ; *2
51 0008' 11 0119'  ld      de,my$det    ; Zeiger in DEVICE-Tabelle
52 000B' 19        add     hl,de
53 000C' 7E        ld      a,(hl)      ; Adresse auslesen
54 000D' 23        inc     hl
55 000E' 66        ld      h,(hl)
56 000F' 6F        ld      l,a
57 0010' 11 012C'  ld      de,@ctbl+7 ; Zeiger in @CTBL
58 0013' E9        jp      (hl)       ; und Routine ausfuehren

```

```
59  
60 ;  
61 ; *****  
62 ; Hier folgen die einzelnen Initroutinen  
63 ; soll keine Neuinitialisierung erfolgen  
64 ; kann die Routine einfach mit RET abgeschlossen werden  
65 ; *****  
66 ;  
67 ;  
68 ;  
69 ; *** SER als Terminalschiuss  
70 ;  
71 ;  
72 0014' 3A 013C' i$dev2: ld a,(tbaud) ; Baudrate einlesen  
73 0017' 47 ld b,a ; nach <B>  
74 0018' 21 0027' ld hl,i$a2msg+2 ; Zeiger auf baudrate-Init  
75 001B' 7E i$dev2:ld a,(hl) ; wert einlesen und  
76 001C' E6 F0 and 11110000b ; 'alte' Baudrate maskieren  
77 001E' B0 or b ; und 'neue' Baudrate dazufuegen  
78 001F' 77 ld (hl),a ; wieder anlegen  
79 0020' 2B dec hl  
80 0021' 2B dec hl ; Zeiger auf Laenge des INI1-Strings  
81 0022' C3 0000# jp inisub  
82 ;  
83 0025' 02 i$d2msg:db 2 ; Laenge  
84 0026' FF 9E db ucon,10011110b ; 2stop - Sbit + Baudrate  
85 0028' FE 08 db ucmd,00001011b ; keine Paritaet ->tr  
86 ;  
87 ;  
88 ; *** AUX mit SER  
89 ;  
90 ;  
91 002A' 3A 0144' i$dev3: ld a,(abaud)  
92 002D' 47 ld b,a  
93 002E' 21 0035' ld hl,i$d3msg+2  
94 0031' 18 E8 jr i$dev2  
95 ;  
96 0033' 02 i$d3msg:db 2  
97 0034' CF 9E db ucon2,10011110b  
98 0036' CE 08 db ucmd2,00001011b  
99 ;  
100 ;  
101 ; *** SPRINT mit SER  
102 ;  
103 ;  
104 0038' 3A 014C' i$dev4: ld a,(pbaud)  
105 003B' 47 ld b,a  
106 003C' 21 0043' ld hl,i$d4msg+2  
107 003F' 18 DA jr i$dev2  
108 ;  
109 0041' 02 i$d4msg:db 2  
110 0042' EF 9E db ucon1,10011110b  
111 0044' EE 08 db ucmd1,00001011b  
112 ;  
113 ;  
114 ; *** PPRINT mit C&NT  
115 ;  
116 ;  
117 0046' C9 i$dev5: ret ; kein INIT noetig
```

```

118
119 ;
120 ; *****
121 ; Beginn der Ein/Ausgaberroutinen
122 ; *****
123 ;
124 ; Diese wurden entgegen dem DRI-Vorschlag ebenfalls
125 ; in einzelne Unterprogramme ausgesplittet um auch
126 ; hier maximale Flexibilitaet zu erreichen - wenn
127 ; dies auch mit weniger optimalem CODE erreicht wird
128 ;
129 ; Einsprung in die Unterprogramme erfolgt immer
130 ; ueber eine entsprechende Tabelle mit dem Device-Offset
131 ; ( von CP/M uebergeben ) in <B>
132 ;
133 ;
134 ; *****
135 ; Eingabe
136 ; *****
137 ;
138
139 0047' ?c1:
140
141 ;
142 ; Konsolen Eingabe ( alle Devices )
143 ; Device-Nummer in <B>
144 ; Zurueck mit Zeichen in <A>
145 ; Falls Device nicht angesprochen werden kann, ist A=1AH
146 ;
147
148 0047' 78 ld a,b ; Device-Nummer
149 0048' FE 06 cp max$devices
150 004A' 3E 1A ld a,lah
151 004C' D0 ret nc ; physikalisch nicht vorhanden
152 004D' CD 0050' ?c1: call ?c1stl ; warte bis Device bereit
153 0050' 28 FB jr z,?c1l ;
154
155 ;
156 ; ?C1ST bringt Device-Offset in <DE> zurueck
157 ;
158
159 0052' 21 00E9' ld hl,c1$tbl
160 0055' 18 28 jr ?cost2 ; Rest von dort ...
161
162 ;
163 ; *****
164 ; Ein-Status
165 ; *****
166 ;
167
168 0057' ?c1st:
169
170 ;
171 ; Konsolen Eingabe-Status
172 ; Device-Nummer in <B>
173 ; Zurueck mit <A>=FF wenn Device bereit
174 ; sonst <A>=00 und Z-Flag gesetzt
175 ; Zurueck mit <DE> bereits als Offset
176 ;
  
```

```

177
178 0057' 78          ld    a,b           ; Device-Nummer
179 0058' FE 06      cp    max$devices
180 005A' 3E 00      ld    a,0
181 005C' D0         ret    nc           ; nicht ansprechbar ?
182 005D' 58        ?cost1: ld    e,0           ; wenn physikalisch nicht vorhanden
183 005E' 16 00      ld    d,e           ; Displacement berechnen
184 0060' 21 0057'  ld    ni,cist$toi
185 0063' 18 1A      jr    ?cost2       ; dort geht's weiter
186
187
188 ; *****
189 ; Ausgabe
190 ; *****
191 ;
192
193 0065'           ?coi:
194
195 ;
196 ; Konsolen Ausgabe
197 ; Device-Nummer in <B> und auszugebendes Zeichen in <C>
198 ;
199
200 0065' 78          ld    a,b           ; Device-Nummer
201 0066' FE 06      cp    max$devices
202 0068' D0         ret    nc           ; physikalisch nicht vorhanden
203 0069' CD 0079'  ?coi: call  ?cost1       ; Status lesen
204 006C' 28 FB      jr    z,?coi       ; warten bis bereit
205
206 ;
207 ; ?COST bringt Offset in <DE> mit
208 ;
209
210 006E' 21 0101'   ld    hl,co$tbl
211 0071' 18 0C      jr    ?cost2       ; ... Rest dort
212
213 ;
214 ; *****
215 ; Aus-Status
216 ; *****
217 ;
218
219 0073'           ?cost:
220
221 ;
222 ; Konsolen Ausgabe-Status
223 ; Device-Nummer in <B>
224 ; Zurueck mit <A>=FF wenn bereit
225 ; sonst <A>=00
226 ; Zurueck mit <DE> bereits als Offset
227 ; ACHTUNG <C> darf nicht veraendert werden !!!!
228 ;
229
230 0073' 78          ld    a,b           ; Device-Nummer
231 0074' FE 06      cp    max$devices
232 0076' 3E 00      ld    a,0           ; ... Fehler
233 0078' D0         ret    nc           ; wenn physikalisch nicht vorhanden
234 0079' 58        ?cost1: ld    e,b
235 007A' 16 00      ld    d,0

```

```

236 007C' 21 0100'      ld      hl, cost$tbl
237 007F' 19           ?cost2: add    hl, de
238 0080' 19           add    hl, de           ; 2*
239 0081' 7E           ld      a, (hl)
240 0082' 23           inc    hl
241 0083' 66           ld      h, (hl)
242 0084' 6F           ld      l, a
243 0085' E9           jp     (hl)
244
245                   ;
246                   ; *****
247                   ; Eingabe Unterprogramme
248                   ; *****
249                   ;
250
251 0086'           _ci2:
252
253                   ;
254                   ; Terminal (SER) Eingabe
255                   ;
256
257 0086' CD 009A'      call   _cist2
258 0089' 28 FB        jr     z, _ci2
259 008B' DB FC        in     a, (udat)
260 008D' E6 7F        and    7fh
261 008F' C9          dummy: ret
262
263 0090'           _ci3:
264
265                   ;
266                   ; AUX (SER) Eingabe
267                   ;
268
269 0090' CD 00A2'      call   _cist3
270 0093' 28 FB        jr     z, _ci3
271 0095' DB CC        in     a, (udat2)
272 0097' E6 7F        and    7fh
273 0099' C9          ret
274
275                   ;
276                   ; *****
277                   ; Ein-Status LP
278                   ; *****
279                   ;
280
281 009A'           _cist2:
282
283                   ;
284                   ; Eingabe Status SER (TERMINAL)
285                   ;
286
287 009A' DB FD        in     a, (usta)
288 009C' E6 00        _cist2: and    00001000b
289 009E' C8          ret     z           ; nicht fertig = 0
290 009F' F6 FF        or     11111111b
291 00A1' C9          ret
292

```

```
293 00A2'      _cist3:
294            ;
295            ;
296            ; Eingabe Status SER (AUX)
297            ;
298            ;
299 00A2' 08 CD      in      a,(usta2)
300 00A4' 18 F6      jr      _cist21
301            ;
302            ;
303            ; *****
304            ; Ausgabe UP
305            ; *****
306            ;
307            ;
308 00A6'      _co2:
309            ;
310            ;
311            ; Ausgabe ueber SER (TERMINAL)
312            ;
313            ;
314 00A6' CD 00U3'   call   _cost2
315 00A9' 28 FB      jr      z,_co2
316 00AB' 79        ld      a,c
317 00AC' 03 FC      out    (udat),a
318 00AE' C9        ret
319            ;
320 00AF'      _co3:
321            ;
322            ;
323            ; Ausgabe ueber SER (AUX)
324            ;
325            ;
326 00AF' CD 00U3'   call   _cost3
327 00B2' 28 FB      jr      z,_co3
328 00B4' 79        ld      a,c
329 00B5' 03 CC      out    (udat2),a
330 00B7' C9        ret
331            ;
332 00B8'      _co4:
333            ;
334            ;
335            ; Ausgabe ueber SER (SPRINT)
336            ; vorlaeutig kein Protokoll eingebaut
337            ;
338            ;
339 00B8' CD 00U3'   call   _cost4
340 00BB' 28 FB      jr      z,_co4
341 00BD' 79        ld      a,c
342 00BE' 03 EC      out    (udat1),a
343 00C0' C9        ret
344            ;
345 00C1'      _co5:
346            ;
347            ;
348            ; Ausgabe ueber IO (FPRINT)
349            ;
350            ;
351            ;
```

```

352 00C1' CD 00E3'      call  _cost5          ; bereit?
353 00C4' 28 FB        jr     z,_co5         ; sonst warten
354 00C6' 79          ld     a,c
355 00C7' D3 48        out   (iostat),a
356 00C9' AF          xor   a                ; Strobe down
357 00CA' D3 49        out   (iocmd),a
358 00CC' 3C          inc   a                ; Strobe up
359 00CD' D3 49        out   (iocmd),a
360 00CF' C9          ret
361
362                    ;
363                    ; *****
364                    ; Aus-Status (P
365                    ; *****
366                    ;
367
368 00D0'              _cost1:
369
370                    ;
371                    ; Ausgabe Status GDP
372                    ;
373
374 00D0' AF          xor   a                ; ist immer fertig wenn zurueck
375 00D1' 3D          dec   a
376 00D2' C9          ret
377
378 00D3'              _cost2:
379
380                    ;
381                    ; Ausgabe Status SER (TERM)
382                    ;
383
384 00D3' D8 FD        in    a,(usta)
385 00D5' E6 10        _cost2:and 00010000b
386 00D7' C8          ret     z
387 00D9' F6 FF        or    11111111b
388 00DA' C9          ret
389
390 00DB'              _cost3:
391
392                    ;
393                    ; Ausgabe Status SER (AUX)
394                    ;
395
396 00DB' D8 CD        in    a,(usta2)
397 00DD' 18 F6        jr     _cost2
398
399 00DF'              _cost4:
400
401                    ;
402                    ; Ausgabe Status SER (SPRINT)
403                    ;
404
405 00DF' D8 ED        in    a,(ustal)
406 00E1' 18 F2        jr     _cost2

```

```
407
408 00E3'      _cost5:
409           ;
410           ;
411           ; Ausgabe Status PPRINT
412           ;
413
414 00E3' 0B 49      in      a,(10ch)      ; Status
415 00E5' 0F          rrca
416 00E6' 3F          ccf
417 00E7' 9F          sbc      a,a          ; FF wenn bereit 0 falls nicht
418 00E8' C9          ret
419
420           ;
421           ; *****
422           ; Sprungtabellen
423           ; *****
424           ;
425
426 00E9'      cistbl:
427           ;
428           ;
429           ; Sprungtabelle ?CI
430           ;
431
432 00E9' FC03      dw      econin      ; KEY
433 00EB' 009F'     dw      dummy      ; GDP hat keine Eingabe
434 00ED' 0086'     dw      _c12      ; Terminal
435 00EF' 0090'     dw      _c13      ; AUX
436 00F1' 009F'     dw      dummy      ; SSPRINT hat keine Eingabe
437 00F3' 008F'     dw      dummy      ; PPRINT hat keine Eingabe
438
439 00F5'      cisttbl:
440           ;
441           ;
442           ; Sprungtabelle ?CIST
443           ;
444
445 00F5' FC00      dw      econist     ; KEY-Status
446 00F7' 008F'     dw      dummy      ; GDP hat keine Eingabe
447 00F9' 009A'     dw      _c1st2     ; Terminal
448 00FB' 00A2'     dw      _c1st3     ; AUX
449 00FD' 008F'     dw      dummy      ; SPKINT hat keine Eingabe
450 00FF' 008F'     dw      dummy      ; PPRINT hat keine Eingabe
451
452 0101'      co#tbl:
453           ;
454           ;
455           ; Sprungtabelle ?CO
456           ;
457
458 0101' 008F'     dw      dummy      ; KEY hat keine Ausgabe
459 0103' FC06      dw      econout     ; GDP
460 0105' 00A6'     dw      _co2      ; Terminal
461 0107' 00AF'     dw      _co3      ; AUX
462 0109' 00B8'     dw      _co4      ; SPRINT
463 010B' 00C1'     dw      _co5      ; PPRINT
464
```

```
465 0100'      cost$tbl:
466
467              ;
468              ; Sprungtabelle %COST
469              ;
470
471 0100' 008F'   dw    dummy          ; KEY hat keine Ausgabe
472 010F' 00D0'   dw    _cost1        ; GDP
473 0111' 00D3'   dw    _cost2        ; Terminal
474 0113' 00D8'   dw    _cost3        ; AUX
475 0115' 00DF'   dw    _cost4        ; SPRINT
476 0117' 00E3'   dw    _cost5        ; PPRINT
477
478 0119'      my$def:
479
480              ;
481              ; Zuweisung der Devices bei INIT
482              ; im Gegensatz zum DRI-Vorschlag werden bei %CINIT
483              ; einzelne Init-Routinen aufgerufen - damit ist
484              ; wesentlich mehr Flexibilitaet verbunden
485              ; die Vektorn _devX muessen zu %CTBL in unveraender-
486              ; barem Verhaeltnis stehen um einfach darauf zu-
487              ; greifen zu koennen
488              ;
489
490 0119' 008F'   _dev0: dw    dummy          ; KEY - kein INIT
491 011B' 008F'   _dev1: dw    dummy          ; GDP - kein INIT
492 011D' 0014'   _dev2: dw    1$dev2        ; Terminal via SER
493 011F' 002A'   _dev3: dw    1$dev3        ; SER-AUX
494 0121' 0038'   _dev4: dw    1$dev4        ; SPRINT
495 0123' 008F'   _dev5: dw    dummy          ; PPRINT
496
497              ;
498              ; *****
499              ; Device-Tabelle
500              ; *****
501              ;
502              ; hier folgt die Devicetabelle auf die CP/M3 zugreift
503              ; sie darf daher nicht in ihrem prinzipiellen Aufbau
504              ; erweitert werden, kann jedoch bis zu 14 Einheiten
505              ; umfassen
506              ;
507
508 0125'      @ctbl:
509
510              ;
511              ; Zeichen Ein/Ausgabe-Einheiten (Devices)
512              ; Reihenfolge muss mit BAUD$PORTS und DATA$PORTS
513              ; korrespondieren
514              ; Textlaenge ist vorgeschrieben -Textinhalt nicht
515              ; das nach dem Text folgende bit gibt Information
516              ; welcher Art das angesprochene Device ist, danach
517              ; folgt ein Offset in eine Baudrate-tabelle
518              ;
519
520 0125' 4B 45 59 20 db    'KEY '          ; Device 0 Tastatur
521 0128' 01         db    m$input          ; nur Eingabe
522 012C' 00         db    baud$none       ; parallel
```

```
523
524 0120' 47 44 50 20      db      'GUP '      ; GUP-Ausgabetreiber
525 0133' 02              db      mb$output      ; nur Ausgabe
526 0134' 00              db      baud$none      ; parallel (ueber BUS)
527
528 0135' 54 45 52 40      db      'TERM '      ; SER - als Terminal-I/O
529 0138' 0F              db      mb$in$out+mb$serial+mb$soft$baud ; Ein/Aus mit Umschalt.
530 013C' 0E              tbaud: db      baud$9600      ; Baudrate
531
532 013D' 53 45 52 31      db      'SER1 '      ; SER - als Aux
533 0143' 0F              db      mb$in$out+mb$serial+mb$soft$baud
534 0144' 0E              abaud: db      baud$9600
535
536 0145' 53 50 52 49      db      'SPRINT'      ; SER - als Serialdrucker
537 0148' 0E              db      mb$output+mb$serial+mb$soft$baud
538 014C' 0E              pbaud: db      baud$9600
539
540 014D' 50 50 52 49      db      'PPRINT'      ; IO als CENTRONIC Schnittstelle
541 0153' 02              db      mb$output
542 0154' 00              db      baud$none
543
544      0006      max$devices      equ      ($-@ctoi)/8
545
546 0155' 00              db      0      ; Takteiterminator
547
548      end
0 Error(s) Detected. 342 Program Bytes.
174 Symbols Detected.
```


009C' _CIST21	298	300	
00A2' _CIST3	269	293	448
00A6' _CO2	308	315	460
00AF' _CO3	320	327	461
00B8' _CO4	332	340	462
00C1' _CO5	345	353	463
00D0' _COST1	368	472	
00D3' _COST2	314	378	473
00D5' _COST21	385	397	406
00DB' _COST3	326	390	474
00DF' _COST4	339	399	475
00E3' _COST5	352	408	476
0119' _DEV0	490		
011B' _DEV1	491		
011D' _DEV2	492		
011F' _DEV3	493		
0121' _DEV4	494		
0123' _DEV5	495		

Kapitel 8 Das BIOS-Segment MOVE

In diesem Programmsegment werden die Unterprogramme MOVE, XMOVE und die Bankumschaltung vorgenommen.

Das MOVE-Unterprogramm prüft vor jedem Speichertransfer nach, ob dieser Transfer innerhalb einer Bank oder innerhalb verschiedener Banks vorgenommen werden muß. Information hierüber gibt ein vom Unterprogramm XMOVE gesetztes Flag.

Der Datentransfer innerhalb verschiedener Banks kann nur über einen Puffer im gemeinsamen Speicherteil (Common-Area) vorgenommen werden. Es stehen hierzu zwei Möglichkeiten zur Verfügung:

1. Im SCB ist (vom BDOS vorgegeben) ein 128-Byte Puffer angegeben, der zu diesem Zweck verwendet werden kann. (BNKBF Offset 35H) Dieser Puffer wird auch vom BDOS für so manches verwendet, steht jedoch bei Aufruf von MOVE zur Verfügung.
2. Es wird ein Extra-Puffer im gemeinsamen Bereich deklariert, der praktisch von beliebiger Größe sein kann. Sinnvoll ist dieser Puffer, wenn er Datenblöcke von 256, 512 oder 1024 Bytes verwalten kann. Zwischengrößen bringen keinen Vorteil, da der Transfer meist in der Größe von ganzen Sektoren erfolgt.

Wird ein extra Puffer verwendet, so kann der Transfervorgang bei entsprechender Puffergröße erheblich gesteigert werden. Die Deklaration des Puffers kann als Reservierung im BIOS erfolgen oder wie im gezeigten Beispiel als Reservierung eines festen Speicherplatzes, der nicht unter die von GENCPM verwaltete Speicherbelegung fällt.

Die Bankumschaltung muß den gegebenen physikalischen Möglichkeiten entsprechen. Falls das Ausgabeport nicht rücklesbar ist, müssen entsprechende Vorkehrungen getroffen werden um jederzeit Information über die gerade gültige Bank erhalten zu können.

Das nachfolgende Listing zeigt ein entsprechendes Treiberprogramm:

```

1          MACLIB  DEFAULT.INC      ; Vereinbarungen
2          ;*****
3          ;*
4          ;* rel 1.0 vom 07.01.85
5          ;*
6          ;* Das MOVE-Modul ist fuer Banking und den Programmtransfer
7          ;* allgemein und 'zwischen' den Banks zustaeendig
8          ;* Die Bankumschaltung erfolgt ueber Port BPORT der Bank-
9          ;* Bootkarte.
10         ;*
11         ;* geschrieben von RAOUL O. KOEHLER
12         ;* nach Unterlagen von ORI
13         ;*
14         ;*****
15
16         cseg                      ; gemeinsamer Bereich
17
18         ;
19         ; *****
20         ; Systemadressen
21         ; *****
22         ;
23
24         public ?move,?xmove,?bank
25         extrn  @cbnk
26
27         ;
28         ; *****
29         ; Programmstart
30         ; *****
31         ;
32         ;
33         ;
34         ; *****
35         ; Interbank-MOVE
36         ; *****
37         ;
38
39 0000'    ?xmove:
40
41         ;
42         ; Aufruf mit <B>=Zielbank und <C>=Quelbank
43         ; Banken werden abgelegt und ein Flag gesetzt
44         ; damit bei naechstem ?MOVE Interbankmove veranlasst wird
45         ;
46
47 0000' ED 43 0050'    ld    (dsbnk),bc    ; Banknummern retten
48 0004' 3E FF          ld    a,-1        ; und XMOVE-Flag
49 0006' 32 005C'      ld    (xmfig),a    ; setzen
50 0009' C9            ret
51
52         ;
53         ; *****
54         ; Hilfsprogramme
55         ; *****
56         ;
57
58 000A'    xmove1:

```

```

59
60 ;
61 ; Einsprung von ?MOVE mit Ziel in <DE> und Quelle in <HL>
62 ; die Laenge des Transfers ist in <BC>
63 ; es ist ein Puffer unter dem Label A$BBUF eingerichtet mit
64 ; der Laenge A$BLEN
65 ; Puffer und Laenge koennen veraendert werden ( in DEFAULT INC )
66 ; es ist dann aber unbedingt darauf zu achten das in GENCPM DAT
67 ; ( oder direkt mit GENCPM ) das RAM-Ende (MEMTOP) ent-
68 ; sprechend angepasst wird.
69 ;
70
71 000A' E5      push    hl          ; Zeiger auf Quellcode retten
72 000B' 21 0200 ld      hl,a$bien    ; passt MOVE mit einem Transfer ?
73 000E' B7      or       a          ; kein CARRY
74 000F' ED 42   sbc     hl,bc      ; CARRY wenn MOVE zu gross !
75 0011' E1      pop     hl          ; Zeiger auf Quellcode
76 0012' 39 0F   jr      c,xmove2    ; mehrfacher Transfer ...
77 0014' CD 0031' call   xmove4    ; Ausfuehrung des Transfers...
78 0017' 3A 0000# ld     a,(@cbnk)    ; danach wieder gueltige Bank ...
79 001A' CD 0059' call   ?bank      ; ... selektieren
80 001D' AF      xor     a          ; und XMOVE-Flag
81 001E' 32 005C' ld     (xmtlg),a  ; zuruecksetzen
82 0021' EB      ex      de,hl     ; Zeiger in richtiger Reihenfolge
83 0022' C9      ret
84
85 0023' 78      xmove2: ld     a,b          ; Zaehler um A$BLEN vermindern
86 0024' D6 02   sub     high a$bien
87 0026' 47      ld     b,a
88 0027' C5      push   bc          ; verbleibende Laenge retten
89 0028' CD 002E' call   xmove3    ; und Block transferieren
90 002B' C1      pop     bc          ; ... verbleibende Laenge
91 002C' 18 DC   jr      xmove1    ; bis fertig ...
92
93 002E' 01 0200 xmove3: ld     bc,a$bien  ; Laenge des Transfer
94 0031' C5      xmove4: push  bc          ; Laenge retten
95 0032' D5      push   de          ; Zieladresse retten
96 0033' 3A 005D' ld     a,(@sbnk)  ; Quellbank
97 0036' CD 0059' call   ?bank      ;
98 0039' 11 FA00 ld     de,a$bbuf    ; Zwischenziel ist A$BBUF im COMMON-Bereich
99 003C' ED 80   ldir   ; MOVE !
100 003E' D1     pop     de          ; ... Ziel
101 003F' C1     pop     bc          ; ... Laenge
102 0040' E5     push   hl          ; rette Anfang Quellcode des naechsten Blocks
103 0041' 21 FA00 ld     hl,a$bbuf    ; Quelle ist jetzt A$bbuf
104 0044' 3A 005E' ld     a,(@sbnk+1) ; Zielbank
105 0047' CD 0059' call   ?bank      ;
106 004A' ED 80   ldir   ; MOVE !
107 004C' E1     pop     hl          ; ... letzte Quelladresse ( auf Bank )
108 004D' C9     ret
109
110 ;
111 ; *****
112 ; Standard-MOVE
113 ; *****
114 ;
115
116 004E' ?move:

```

```
117 ;  
118 ;  
119 ; Beim Einsprung ist in <HL> die Zieladresse (wonin)  
120 ; in <DE> die Quelladresse (woher) und in <BC> der Zaehler  
121 ; (wieviel).  
122 ; <HL> und <DE> muessen bei Rueckkehr auf die der Operation  
123 ; folgenden Speicherstellen Zeigen ( BC=0 )  
124 ;  
125 ;  
126 004E' EB          ex   de,hl      ; fuer Z80-Power HL/DE vertauschen  
127 004F' 3A 005C'    ld   a,(xmf1g) ; Test ob XMOVE  
128 0052' B7          or    a          ;  
129 0053' 20 B5      jr    nz,xmove1  ; ... ja, XMOVE  
130 0055' ED E0      ldir         ; sonst unbankter MOVE  
131 0057' EB          ex   de,hl      ; Zeiger zurueck in 'alter' Ordnung  
132 0058' C9          ret  
133 ;  
134 ;  
135 ; *****  
136 ; Bankumschaltung  
137 ; *****  
138 ;  
139 ;  
140 0059'             ?bank:  
141 ;  
142 ;  
143 ; Bankselekt erfolgt ueber Fort EbbURT auf Bank-boot-karte  
144 ; die Banknummer wird in <A> uebergeben  
145 ;  
146 ;  
147 0059' C3 FC24    jp    esetbnk   ; Bank in ECU6bnk ablegen und schalten  
148 ;  
149 ;  
150 ; *****  
151 ; Variable  
152 ; *****  
153 ;  
154 ;  
155 005C' 00          xmf1g: db   0          ; xmove aktiv wenn Fiag = FF  
156 005D' 0000       dsbnk: dw   0          ; Ziel und Quelbank ( <B> - <C> )  
157 ;  
158 ;  
159 ;  
160 ;  
161 ;  
162 ;  
163 ;  
164 ;  
165 ;  
166 ;  
167 ;  
168 ;  
169 ;  
170 ;  
171 ;  
172 ;  
173 ;  
174 ;  
175 ;  
176 ;  
177 ;  
178 ;  
179 ;  
180 ;  
181 ;  
182 ;  
183 ;  
184 ;  
185 ;  
186 ;  
187 ;  
188 ;  
189 ;  
190 ;  
191 ;  
192 ;  
193 ;  
194 ;  
195 ;  
196 ;  
197 ;  
198 ;  
199 ;  
200 ;  
201 ;  
202 ;  
203 ;  
204 ;  
205 ;  
206 ;  
207 ;  
208 ;  
209 ;  
210 ;  
211 ;  
212 ;  
213 ;  
214 ;  
215 ;  
216 ;  
217 ;  
218 ;  
219 ;  
220 ;  
221 ;  
222 ;  
223 ;  
224 ;  
225 ;  
226 ;  
227 ;  
228 ;  
229 ;  
230 ;  
231 ;  
232 ;  
233 ;  
234 ;  
235 ;  
236 ;  
237 ;  
238 ;  
239 ;  
240 ;  
241 ;  
242 ;  
243 ;  
244 ;  
245 ;  
246 ;  
247 ;  
248 ;  
249 ;  
250 ;  
251 ;  
252 ;  
253 ;  
254 ;  
255 ;  
256 ;  
257 ;  
258 ;  
259 ;  
260 ;  
261 ;  
262 ;  
263 ;  
264 ;  
265 ;  
266 ;  
267 ;  
268 ;  
269 ;  
270 ;  
271 ;  
272 ;  
273 ;  
274 ;  
275 ;  
276 ;  
277 ;  
278 ;  
279 ;  
280 ;  
281 ;  
282 ;  
283 ;  
284 ;  
285 ;  
286 ;  
287 ;  
288 ;  
289 ;  
290 ;  
291 ;  
292 ;  
293 ;  
294 ;  
295 ;  
296 ;  
297 ;  
298 ;  
299 ;  
300 ;  
301 ;  
302 ;  
303 ;  
304 ;  
305 ;  
306 ;  
307 ;  
308 ;  
309 ;  
310 ;  
311 ;  
312 ;  
313 ;  
314 ;  
315 ;  
316 ;  
317 ;  
318 ;  
319 ;  
320 ;  
321 ;  
322 ;  
323 ;  
324 ;  
325 ;  
326 ;  
327 ;  
328 ;  
329 ;  
330 ;  
331 ;  
332 ;  
333 ;  
334 ;  
335 ;  
336 ;  
337 ;  
338 ;  
339 ;  
340 ;  
341 ;  
342 ;  
343 ;  
344 ;  
345 ;  
346 ;  
347 ;  
348 ;  
349 ;  
350 ;  
351 ;  
352 ;  
353 ;  
354 ;  
355 ;  
356 ;  
357 ;  
358 ;  
359 ;  
360 ;  
361 ;  
362 ;  
363 ;  
364 ;  
365 ;  
366 ;  
367 ;  
368 ;  
369 ;  
370 ;  
371 ;  
372 ;  
373 ;  
374 ;  
375 ;  
376 ;  
377 ;  
378 ;  
379 ;  
380 ;  
381 ;  
382 ;  
383 ;  
384 ;  
385 ;  
386 ;  
387 ;  
388 ;  
389 ;  
390 ;  
391 ;  
392 ;  
393 ;  
394 ;  
395 ;  
396 ;  
397 ;  
398 ;  
399 ;  
400 ;  
401 ;  
402 ;  
403 ;  
404 ;  
405 ;  
406 ;  
407 ;  
408 ;  
409 ;  
410 ;  
411 ;  
412 ;  
413 ;  
414 ;  
415 ;  
416 ;  
417 ;  
418 ;  
419 ;  
420 ;  
421 ;  
422 ;  
423 ;  
424 ;  
425 ;  
426 ;  
427 ;  
428 ;  
429 ;  
430 ;  
431 ;  
432 ;  
433 ;  
434 ;  
435 ;  
436 ;  
437 ;  
438 ;  
439 ;  
440 ;  
441 ;  
442 ;  
443 ;  
444 ;  
445 ;  
446 ;  
447 ;  
448 ;  
449 ;  
450 ;  
451 ;  
452 ;  
453 ;  
454 ;  
455 ;  
456 ;  
457 ;  
458 ;  
459 ;  
460 ;  
461 ;  
462 ;  
463 ;  
464 ;  
465 ;  
466 ;  
467 ;  
468 ;  
469 ;  
470 ;  
471 ;  
472 ;  
473 ;  
474 ;  
475 ;  
476 ;  
477 ;  
478 ;  
479 ;  
480 ;  
481 ;  
482 ;  
483 ;  
484 ;  
485 ;  
486 ;  
487 ;  
488 ;  
489 ;  
490 ;  
491 ;  
492 ;  
493 ;  
494 ;  
495 ;  
496 ;  
497 ;  
498 ;  
499 ;  
500 ;  
501 ;  
502 ;  
503 ;  
504 ;  
505 ;  
506 ;  
507 ;  
508 ;  
509 ;  
510 ;  
511 ;  
512 ;  
513 ;  
514 ;  
515 ;  
516 ;  
517 ;  
518 ;  
519 ;  
520 ;  
521 ;  
522 ;  
523 ;  
524 ;  
525 ;  
526 ;  
527 ;  
528 ;  
529 ;  
530 ;  
531 ;  
532 ;  
533 ;  
534 ;  
535 ;  
536 ;  
537 ;  
538 ;  
539 ;  
540 ;  
541 ;  
542 ;  
543 ;  
544 ;  
545 ;  
546 ;  
547 ;  
548 ;  
549 ;  
550 ;  
551 ;  
552 ;  
553 ;  
554 ;  
555 ;  
556 ;  
557 ;  
558 ;  
559 ;  
560 ;  
561 ;  
562 ;  
563 ;  
564 ;  
565 ;  
566 ;  
567 ;  
568 ;  
569 ;  
570 ;  
571 ;  
572 ;  
573 ;  
574 ;  
575 ;  
576 ;  
577 ;  
578 ;  
579 ;  
580 ;  
581 ;  
582 ;  
583 ;  
584 ;  
585 ;  
586 ;  
587 ;  
588 ;  
589 ;  
590 ;  
591 ;  
592 ;  
593 ;  
594 ;  
595 ;  
596 ;  
597 ;  
598 ;  
599 ;  
600 ;  
601 ;  
602 ;  
603 ;  
604 ;  
605 ;  
606 ;  
607 ;  
608 ;  
609 ;  
610 ;  
611 ;  
612 ;  
613 ;  
614 ;  
615 ;  
616 ;  
617 ;  
618 ;  
619 ;  
620 ;  
621 ;  
622 ;  
623 ;  
624 ;  
625 ;  
626 ;  
627 ;  
628 ;  
629 ;  
630 ;  
631 ;  
632 ;  
633 ;  
634 ;  
635 ;  
636 ;  
637 ;  
638 ;  
639 ;  
640 ;  
641 ;  
642 ;  
643 ;  
644 ;  
645 ;  
646 ;  
647 ;  
648 ;  
649 ;  
650 ;  
651 ;  
652 ;  
653 ;  
654 ;  
655 ;  
656 ;  
657 ;  
658 ;  
659 ;  
660 ;  
661 ;  
662 ;  
663 ;  
664 ;  
665 ;  
666 ;  
667 ;  
668 ;  
669 ;  
670 ;  
671 ;  
672 ;  
673 ;  
674 ;  
675 ;  
676 ;  
677 ;  
678 ;  
679 ;  
680 ;  
681 ;  
682 ;  
683 ;  
684 ;  
685 ;  
686 ;  
687 ;  
688 ;  
689 ;  
690 ;  
691 ;  
692 ;  
693 ;  
694 ;  
695 ;  
696 ;  
697 ;  
698 ;  
699 ;  
700 ;  
701 ;  
702 ;  
703 ;  
704 ;  
705 ;  
706 ;  
707 ;  
708 ;  
709 ;  
710 ;  
711 ;  
712 ;  
713 ;  
714 ;  
715 ;  
716 ;  
717 ;  
718 ;  
719 ;  
720 ;  
721 ;  
722 ;  
723 ;  
724 ;  
725 ;  
726 ;  
727 ;  
728 ;  
729 ;  
730 ;  
731 ;  
732 ;  
733 ;  
734 ;  
735 ;  
736 ;  
737 ;  
738 ;  
739 ;  
740 ;  
741 ;  
742 ;  
743 ;  
744 ;  
745 ;  
746 ;  
747 ;  
748 ;  
749 ;  
750 ;  
751 ;  
752 ;  
753 ;  
754 ;  
755 ;  
756 ;  
757 ;  
758 ;  
759 ;  
760 ;  
761 ;  
762 ;  
763 ;  
764 ;  
765 ;  
766 ;  
767 ;  
768 ;  
769 ;  
770 ;  
771 ;  
772 ;  
773 ;  
774 ;  
775 ;  
776 ;  
777 ;  
778 ;  
779 ;  
780 ;  
781 ;  
782 ;  
783 ;  
784 ;  
785 ;  
786 ;  
787 ;  
788 ;  
789 ;  
790 ;  
791 ;  
792 ;  
793 ;  
794 ;  
795 ;  
796 ;  
797 ;  
798 ;  
799 ;  
800 ;  
801 ;  
802 ;  
803 ;  
804 ;  
805 ;  
806 ;  
807 ;  
808 ;  
809 ;  
810 ;  
811 ;  
812 ;  
813 ;  
814 ;  
815 ;  
816 ;  
817 ;  
818 ;  
819 ;  
820 ;  
821 ;  
822 ;  
823 ;  
824 ;  
825 ;  
826 ;  
827 ;  
828 ;  
829 ;  
830 ;  
831 ;  
832 ;  
833 ;  
834 ;  
835 ;  
836 ;  
837 ;  
838 ;  
839 ;  
840 ;  
841 ;  
842 ;  
843 ;  
844 ;  
845 ;  
846 ;  
847 ;  
848 ;  
849 ;  
850 ;  
851 ;  
852 ;  
853 ;  
854 ;  
855 ;  
856 ;  
857 ;  
858 ;  
859 ;  
860 ;  
861 ;  
862 ;  
863 ;  
864 ;  
865 ;  
866 ;  
867 ;  
868 ;  
869 ;  
870 ;  
871 ;  
872 ;  
873 ;  
874 ;  
875 ;  
876 ;  
877 ;  
878 ;  
879 ;  
880 ;  
881 ;  
882 ;  
883 ;  
884 ;  
885 ;  
886 ;  
887 ;  
888 ;  
889 ;  
890 ;  
891 ;  
892 ;  
893 ;  
894 ;  
895 ;  
896 ;  
897 ;  
898 ;  
899 ;  
900 ;  
901 ;  
902 ;  
903 ;  
904 ;  
905 ;  
906 ;  
907 ;  
908 ;  
909 ;  
910 ;  
911 ;  
912 ;  
913 ;  
914 ;  
915 ;  
916 ;  
917 ;  
918 ;  
919 ;  
920 ;  
921 ;  
922 ;  
923 ;  
924 ;  
925 ;  
926 ;  
927 ;  
928 ;  
929 ;  
930 ;  
931 ;  
932 ;  
933 ;  
934 ;  
935 ;  
936 ;  
937 ;  
938 ;  
939 ;  
940 ;  
941 ;  
942 ;  
943 ;  
944 ;  
945 ;  
946 ;  
947 ;  
948 ;  
949 ;  
950 ;  
951 ;  
952 ;  
953 ;  
954 ;  
955 ;  
956 ;  
957 ;  
958 ;  
959 ;  
960 ;  
961 ;  
962 ;  
963 ;  
964 ;  
965 ;  
966 ;  
967 ;  
968 ;  
969 ;  
970 ;  
971 ;  
972 ;  
973 ;  
974 ;  
975 ;  
976 ;  
977 ;  
978 ;  
979 ;  
980 ;  
981 ;  
982 ;  
983 ;  
984 ;  
985 ;  
986 ;  
987 ;  
988 ;  
989 ;  
990 ;  
991 ;  
992 ;  
993 ;  
994 ;  
995 ;  
996 ;  
997 ;  
998 ;  
999 ;  
1000 ;
```

0 Error(s) Detected. 95 Program Bytes.
111 Symbols Detected.

0059' ?BANK	24	79	97	105	140
004E' ?MOVE	24	116			
0000' ?XMOVE	24	39			
0018# @CBNK	25	78			
FA00 A#BUF	98	103			
0200 A#LEN	72	86	93		
005U' DS#BNK	47	96	104	156	
FC24 ESETBNK	147				
005C' X#FLG	49	81	127	155	
000A' XMOVE1	58	91	129		
0023' XMOVE2	76	85			
002E' XMOVE3	89	93			
0031' XMOVE4	77	94			

Kapitel 9 Das BIOS-Segment DISKIO

In diesem Programm-Modul werden alle Dinge ,die mit dem Zugriff auf Laufwerke und Disketten zu tun haben, bearbeitet.

Das Modul ist vom Prinzip her dreigeteilt:

1. Es enthält die Laufwerkstabelle DTBL.

In dieser Tabelle sind die Adressen aller vorhandenen DPH's zusammengefaßt. Unbelegte Laufwerke enthalten 0000H als Vektor.

2. Es enthält die XDPH's aller belegter Laufwerke

mit Zeiger auf die zugehörigen DPB's und die SK&W-Translate Tabelle. Außerdem enthält jeder XDPH (eXtendet - erweiterter DPH) Zeiger auf die laufwerkstypische Schreib-, Lese-, Init- und Loginroutine.

3. Es enthält unter Punkt 2 genannte Unterprogramme und dazugehörige Hilfsprogramme.

Zum besseren Verständnis der in DISKIO vorhandenen Unterprogramme sind einige Erläuterungen unumgänglich:

Das BDOS greift auf die Disketten mit einer Folge von Aufrufen unterschiedlicher BIOS-Funktionen (in die Sprungtabelle) zu.

Diese Funktionen veranlassen der Reihe nach:

Ansprechen des entsprechenden Laufwerkes	SELDSK
Ausgeben der logischen Sektornummern	MULTIO
Setzen der Track-Nummer	SETTRK
Setzen der Sektor-Nummer	SETSEC
Setzen der DMA Adresse	SETDMA
Setzen der Bank (bei gebanktem System)	SETBNK

nachdem diese Parameter festgelegt sind folgt der

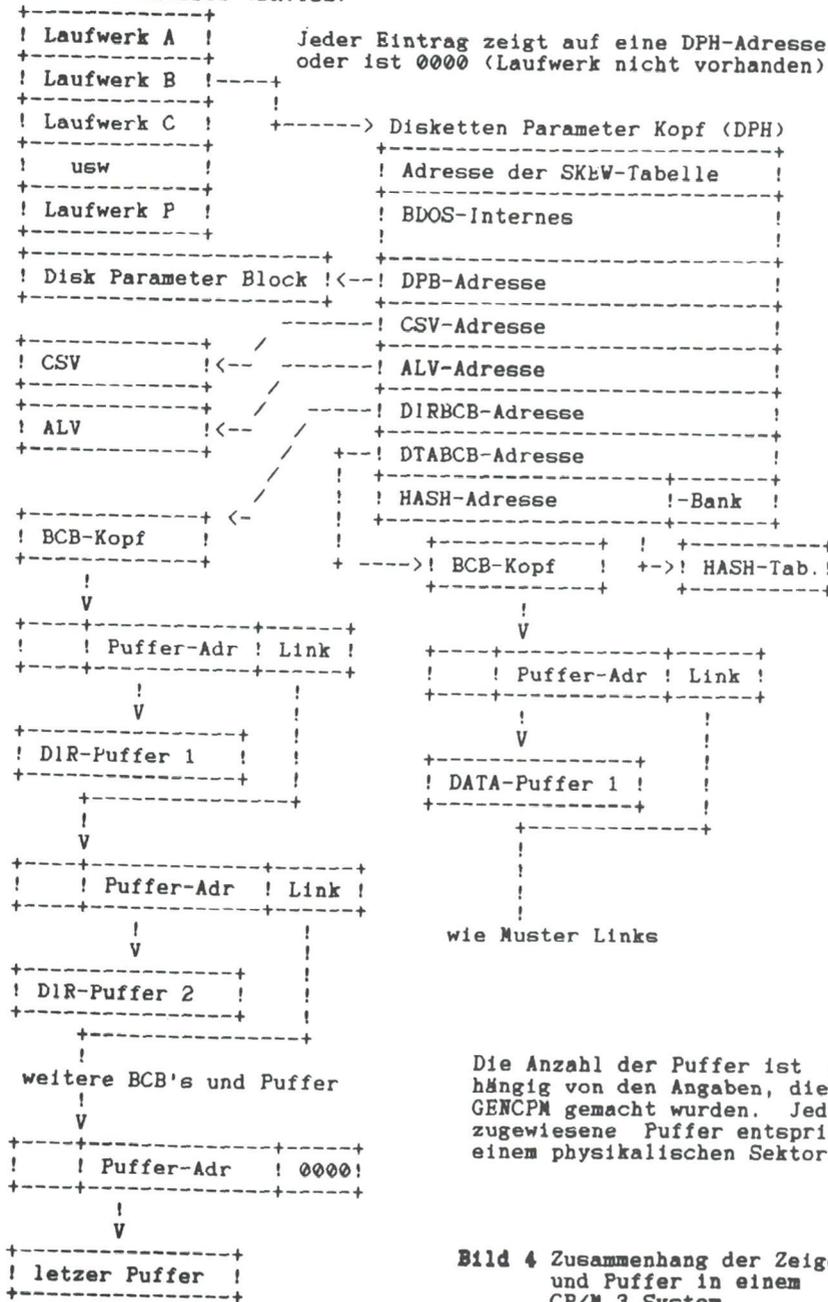
Lesezugriff	READ
oder	
Schreibzugriff	WRITE

Letzteres sind die einzigen physikalischen Zugriffe auf das Laufwerk; nur beim Lese- oder Schreibzugriff wird auch das Laufwerk selektiert und, falls notwendig die richtige Spur (Track) angesprochen.

Diese Sequenz wird bei SETTRK solange wiederholt, bis der entsprechende READ/WRITE Vorgang abgeschlossen ist. Bei Laufwerkswechsel beginnt der Vorgang wieder entsprechend bei SELDSK.

Die Details über Laufwerksdaten, Tracks, Sektoren usw holt sich das BDOS aus unterschiedlichen Quellen die in der nachfolgenden Skizze zum besseren Verständnis zusammenhängend aufgezeigt werden sollen:

Laufwerkstabelle (DRVTBL)



Die Anzahl der Puffer ist abhängig von den Angaben, die in GENCPM gemacht wurden. Jeder zugewiesene Puffer entspricht einem physikalischen Sektor.

Bild 4 Zusammenhang der Zeiger und Puffer in einem CP/M 3 System

Aus Bild 4 ist zu entnehmen, daß zuerst die Adresse des DPH's aus der Laufwerkstabelle entnommen wird.

Aus diesem Datenblock werden nun die Zeiger auf die unterschiedlichsten weiteren Zeiger übernommen:

1. Hier findet BIOSKRNL die Adresse der INIT, LOGIN, LESE- und SCHREIB- Unterprogramme zu dem angesprochenen Laufwerk.
2. Hier findet das BDOS alle (technischen) Angaben des Laufwerkes im DPB.
3. Hier sind die Adressen der BCB's (Puffer Kontroll Block) für die Datenpuffer und den Puffer des Inhaltsverzeichnisses.

Die Angelegenheit mit den BCB's ist sicherlich etwas verwirrend. Hier sind gleich mehrere Puffer, jeder mit einem eigenen BCB eingetragen. Das BDOS findet den jeweils nächsten Puffer anhand einer sog. LINK-Adresse, sie ist es, die auf den nächsten BCB zeigt.

Ist die Linkadresse 0000, so bedeutet dies, daß der letzte Puffer gefunden wurde.

4. Hier ist die Adresse der HASH-Tabelle zu finden.

Übrigens überträgt das BDOS bei jeder Erstanzeige eines Laufwerkes (loggin) alle Daten aus dem DPH und dem DPB in BDOS-eigene Puffer, um schneller auf diese Daten zugreifen zu können.

Hierin ist auch der Grund zu suchen, warum es nicht erlaubt ist, beim Erkennen eines Diskettenwechsels (und Umschalten des Formates) innerhalb der Schreib- Leseroutine, einfach den DPH abzuändern, sondern, daß in diesem Falle ein entsprechender Fehler gemeldet werden muß, denn nur in diesem Falle liest das BDOS neue XDPH und DPB -Daten ein.

Nun das ganze noch einmal im Detail:

Welches Laufwerk angesprochen werden soll, muß dem BDOS vom Benutzer (in der CCP-Befehlszeile) bzw. vom Programm mitgeteilt werden.

Mit dieser Information wird die BIOS-Funktion SELDSK aufgerufen. Diese Funktion entnimmt aus der Laufwerkstabelle DRVIBL die Adresse des zum Laufwerk gehörenden XDPH (erweiterten Disk-Parameter-Header).

Diese Adresse wird dem BIOS übergeben - und damit alle Information über das entsprechende Laufwerk.

Wird das Laufwerk erstmals angesprochen, wird von SELDSK ein spezielles Erkennen der Diskette angefordert (loggin), wobei der entsprechende XDPH an das evtl. neue Diskettenformat angepaßt werden kann.

Der Aufbau eines eXtended Disk Parameter Headers sieht wie folgt aus:

Adresse	LOW BYTE	HIGH BYTE
	0	7 8 15
XDPH-10	Adresse von WRITE	
XDPH-8	Adresse von READ	
XDPH-6	Adresse von LOGIN	
XDPH-4	Adresse von INIT	
XDPH-2	UNIT	TYP
XXXXPHXX	Adresse des TRANSLATE Tabelle	
XDPH+2	0 CP/M Scatch	0
XDPH+4	0	0
XDPH+6	0	0
XDPH+8	0	0
XDPH+10	0	Media-Flag
XDPH+12	Adresse des DPB	
XDPH+14	Adresse des CSV	
XDPH+16	Adresse des ALV	
XDPH+18	Adresse des DIRBCB	
XDPH+20	Adresse des DTABCB	
XDPH+22	Adresse der HASH-Tabelle	
XDPH+24	HASH-Bank	

Bild 5 Aufbau des XDPH's

Die Zeiger auf WRITE, READ, LOGIN und INIT sind nur für das BIOS von Interesse, BDOS greift nicht darauf zu.

Prinzipiell könnten diese Vektoren entfallen - sie machen aber den Zugriff auf die entsprechenden Funktionen etwas einfacher - da von BDOS immer die Adresse von XXXXDPHXX des entsprechenden Laufwerkes übergeben wird.

Die Zeiger UNIT und TYPE wurden im nachfolgenden Beispiel etwas 'missbraucht'. Unter UNIT ist die zum Laufwerk passende STEP-Rate (als STEP-HOME-Wert) abgelegt und unter TYPE ist der zum Laufwerk gehörende SELECT-Code abgelegt. Dies vereinfacht die Anpassung von Laufwerken unterschiedlicher Charakteristik erheblich. Das BDOS selbst benötigt nur den 'Rest' der Tabelle, beginnend

mit der Adresse der

TRANSLATE oder kurz SKEW-Tabelle.

Um schneller auf die Disketten zugreifen zu können, werden die Sektoren eines Tracks meist nicht hintereinander geschrieben, sondern (mit einem sogenannten SKEW-Faktor), versetzt z.B. nach Sektor 1 wird Sektor 7, dann Sektor 13 usw geschrieben. Wie dieser SKEW-Faktor aussieht, läßt sich aus der XLT-Tabelle errechnen - den Vektor darauf findet CP/M bei XDPH+0, diesen Vektor übergibt das BDOS an die BIOS-Funktion SECTRN die ihrerseits die Nummer des entsprechenden physikalischen Sektors errechnet und zurückgibt.

9 Bytes werden vom BDOS für unterschiedliche Vektoren benutzt.

MEDIAFLAG dieses Flag wird vom BDOS auf 0 gesetzt, wenn ein Laufwerk ein'geloegt' wurde.

Das BIOS kann dieses Flag auf FF setzen, wenn es die (physikalische) Möglichkeit hat zu Erkennen ob ein Laufwerkschacht geöffnet wurde oder nicht. Das BDOS prüft vor jedem Diskettenzugriff dieses Flag, ist es gesetzt, wird die Prüfsumme des Inhaltsverzeichnisses mit dem letzten Eintrag verglichen, wird eine Differenz gefunden, wird SELDISK aufgerufen mit Bit 0 des Registers E auf 1 gesetzt.

DPB zeigt auf den sog. Disk-Parameter-Block, dessen 'Inhalt' folgende Bedeutung hat:

FELD	BITS	Bedeutung
SPT	16b	SPT gibt die Anzahl der Sektoren pro Track an und zwar in logischen 128 Byte Sektoren.
BSH	8b	BSH ist der Block-Shift-Faktor abhängig von der Blockgröße 1-2-4-8-16k = 3-4-5-6-
BLM	8b	BLM ist die Blockmaske wie BSH abhängig von der Blockgröße 1-2-4-8-16k = 7-15-31-63-127
EXM	8b	EXM =Extend Maske abhängig von DSM und der Blockgröße. Bei DSM < 256 = 0-1-3-7-15 und DSM > 255 = X-0-1-3-7. (X=nicht möglich). (Blockgrößen 1-2-4-8-16K)
DSM	16b	DSM gibt die Anzahl von Blöcken auf einer Disk an (-1). Die Gesamtkapazität errechnet sich mit Blockgröße X (DSM+1) - ohne Systemtracks
DRM	16b	Anzahl der (möglichen) Einträge im Inhaltsverzeichnis (-1)
AL0	8b	AL0 Blockreservierung - jedes Bit beginnend
AL1	8b	mit BIT 7 von AL0 und endend mit BIT 0 von AL1 bedeutet gesetzt, daß der entsprechende Block belegt ist, entsprechend falls nicht gesetzt (=0), daß der Block ist frei (unbelegt) ist
CKS	16b	CKS (DRM/4+1) gibt an wieviel (log) Sektoren zum Berechnen der Prüfsumme des Inhaltsverzeichnisses gelesen werden müssen (wichtig zum Erkennen eines Diskettenwechsels. Für nicht-wechselnde Platten (Harddisk) kann CKS=8000h gesetzt werden

FELD	BITS	Bedeutung
OFF	16b	Gibt an wieviel Tracks (für CPMLDR) reserviert sind. Die Directory beginnt sofort danach
PSH	8b	PSH physikalischer record shift factor
PHM	8b	PHM physikalische record maske
		Dies sind Faktoren und Masken, die von der Blockgröße wie folgt abhängen:
		Block 1-2-4-8-16k = PSH 0-1-2-3-4-5
		PHM 0-1-3-7-15-31

CP/M bezieht aus den Angaben des DPB's alle Informationen die es über die jeweils angesprochene Diskette benötigt, wie Start des Inhaltsverzeichnis, freie Blöcke, Größe und Anzahl der physikalischen Sektoren pro Track usw.

Mit dieser Hilfe kann es auf das Inhaltsverzeichnis (DIReCTory) zugreifen, in welchem wiederum alle Informationen stehen (oder von CP/M geschrieben werden), die Auskunft darüber geben, auf welchem Track und in welchem Sektor ein bestimmter Programmteil steht oder geschrieben werden kann.

- CSV ist die Adresse eines Feldes, aus dem eine diskettentypische Prüfsumme errechnet werden kann. Die Größe des Feldes entspricht $DRM/4+1$ (=CKS im DPB).
- ALV ist die Adresse eines Felde, wo BDOS die Belegung (Allocation) der Diskette ablegt. Die Größe des Feldes entspricht $DSM/4+2$.
- DIRBCB ist die Adresse eines Buffer-Controll-Blocks für das Inhaltsverzeichnis. In diesem BCB können mehrere Zeiger auf Pufferadressen abgelegt sein, in welchen das Inhaltsverzeichnis zwischengespeichert wird.
- DTABCB ist die Adresse eines Buffer-Controll-Blocks für ein Datenfeld, welches als Datenpuffer beim Schreiben und Lesen von Diskette dient.
- HASH ist die Adresse eines speziellen (optionalen) Inhaltsverzeichnisses das über einen speziellen Algorithmus sofort den Sektor errechnet, in welchem die gesuchte Datei sein kann. Da damit das langwierige Durchforsten des gesamten Inhaltsverzeichnisses drastisch verkürzt werden kann, bringt diese Option viel Gewinn beim Diskettenzugriff - benötigt andererseits aber entsprechenden Speicherplatz. Offensichtlich wird der Geschwindigkeitsgewinn erst bei Inhaltsverzeichnissen mit mehr als 128 Einträgen.
- HBANK gibt an auf welcher Bank sich das HASH-Inhaltsverzeichnis befindet.

Alle Angaben zu CSV bis HASH werden, falls 0FFFFEH in die Tabelle eingetragen wird, von GENCPM.COM angepaßt. HBANK wird ebenfalls gesetzt. Wird HASH nicht zugelassen, ist der Vektor auf 0FFFFFH zu setzen.

Die Angaben, die zum Aufbau des DPB (Disk-Parameter-Block) gemacht wurden, bedürfen sicherlich noch einer ausführlicheren Behandlung.

Allem voran ist ein immer wiederkehrender Begriff zu erläutern, die Blockgröße.

Es handelt sich dabei um die Datenmenge die als kleinste Einheit einen Eintrag im Inhaltsverzeichnis belegt. Diese Blockgröße kann 1024, 2048, 4096, 8192 oder 16384 Bytes belegen.

Eine Blockgröße von 1024 Bytes kann nur auf Disketten mit einer max. Kapazität von 255K verwendet werden. Dies hängt damit zusammen, daß hier nur Blocknummern von 00...FFH (0...255) verwendet werden. Bei Blockgrößen über 1024 Bytes werden Blocknummern von 0000...7FFF verwendet. Die entspricht einer maximal ansprechbaren Diskettenkapazität von 512MB.

Jeder Eintrag im Inhaltsverzeichnis belegt nun im Mindestfalle einen Block, im Maximalfalle belegt er 16 Blöcke (Wenn eine Datei größer als 16K wird, werden bis zu 31 zusätzliche Einträge im Inhaltsverzeichnis vorgenommen, beim DIR-Befehl wird jedoch immer nur der Namen des ersten Eintrages ausgegeben). Dies bedeutet jedoch auch, daß eine Datei nicht größer als 512K werden kann - eine ganze Menge -.

Aus dem oben Gesagten kann aber auch erkannt werden, daß mit einer Blockgröße von 2K und einer vorgegebenen Anzahl von 64 Einträgen im Inhaltsverzeichnis minimal $64 \times 2 = 128K$ und maximal $64 \times 16 = 1024K$ belegt werden kann.

Geht man von einer mittleren Dateigröße von 10K aus, so bedeutet dies, daß mit 64 möglichen Einträgen nur 640K pro Diskette abgelegt werden können - gleichgültig ob 800K oder 1200K paßen würden, und sind es ganz kleine Dateien, würde sich die Zahl auf 128k verringern.

Um dieses Problem zu umgehen, sind zwei Methoden möglich:

1. Die Anzahl der möglichen Einträge im Inhaltsverzeichnis wird erhöht.

Bis 1024 Einträge ist dies ein gangbarer Weg, darüber kann es problematisch werden für den Fall, daß 'Rettungsprogramme' für versehentlich gelöschte Dateien benötigt werden.

2. Die Blockgröße wird verdoppelt (bis 16K-Blöcke).

Bei der Zuordnung von Blockgröße und Anzahl der Einträge in das Inhaltsverzeichnis sind immer mehrere Faktoren zu berücksichtigen:

werden überwiegend kleine Dateien (bis 32K) bearbeitet, ist eine Blockgröße von 2K sehr sinnvoll. Sind die Mehrzahl der Dateien über 32K groß oder die Gesamtkapazität über 16MB, ist eine Blockgröße von 4K zu empfehlen.

Die Anzahl der Einträge in das Inhaltsverzeichnis hängt in erster Linie von der Gesamtkapazität der Diskette ab. Ein recht guter Richtwert ist es, die mittlere Dateigröße auf 8K zu schätzen, bei einer Diskettenkapazität von 800K ergäbe

dies ein Inhaltsverzeichnis von rd. 100 Einträgen. Da bei Computern am besten mit Binärwerten gerechnet wird, ergibt sich ein Wert von 128 (2^7) Einträgen.

In der Praxis steht man hier vor einem ganz anderen Problem, man möchte u.U. kompatibel zum Format eines Anderen sein, den leider hat hier Digital Research keine Normung vorgegeben - so 'wurstelt' halt jeder nach seinem Geschmack - mit teilweise recht 'lustigen' Kombinationen.

Nun zu den Einträgen im DPB im Einzelnen:

SPT Gibt die Gesamtzahl der (logischen 128-Bytes) Sektoren pro Track an.

Track kann hier sehr unterschiedlich gedeutet sein, falls es sich um eine zweiseitige Diskette handelt.

Zweiseitige Disketten können prinzipiell mit zwei unterschiedlichen Methoden von Seite zu Seite umgeschaltet werden.

Eine Methode (die im Beispiel angewandte) besteht darin, die Tracks auf der Vorderseite und der Rückseite getrennt zu zählen, eine Diskette mit 40 Track hätte demnach 40 Tracks auf der Vorderseite und 40 Tracks auf der Rückseite, also (logisch) 80 Tracks. In diesem Falle ist SPT die Anzahl der Sektoren je Track und Seite.

Die zweite Möglichkeit ist es, die Seitenumschaltung in Abhängigkeit von der Sektoranzahl pro Seite zu machen. Eine zweiseitige Diskette mit z.B. 5 Sektoren pro Seite und Track würde in diesem Falle für SPT die Angabe 10 Sektoren pro Track bedeuten, bei 40 Tracks gesamt.

BSH aus diesem Wert errechnet sich das BIOS die Blockgröße. Es gilt folgender Zusammenhang:

$$BLS=128^{\text{BSH}}$$

D.h. Die Blockgröße (BLS) ist die BSH'te Potenz von 128Bytes (der logischen Sektorgröße)

BLM gibt die Anzahl der logischen Sektoren in einem Datenblock an, mit der Besonderheit, daß der Zähler mit 0 beginnt.

Entsprechend ist BLM für die Blockgröße $1024=7$ und die Blockgröße $2048=15$. Allgemein gilt

$$BLM=(BLS/128)-1$$

EXM Auch dieser Wert ist direkt abhängig von der Blockgröße, darüberhinaus auch noch von der Gesamtkapazität einer Diskette.

Aus EXM läßt sich direkt die Blockgröße als ein Vielfaches der kleinstmöglichen Blockgröße errechnen.

Es gilt folgender Zusammenhang:

! BLS ! EXM - Werte !		
	DSM<256	DSM>246
! 1024	0	unerlaubt
! 2048	1	0
! 4096	3	1
! 8192	7	3
!16384	15	7

DSM Dieser Wert enthält Angaben über die gesamte Speicherkapazität einer Diskette.

Er errechnet sich nach der Formel:

$$DSM = ((SPT \times 128 \times Tracks) / BLS) - 1$$

Bei Laufwerken mit einer Kapazität bis 256K, darf DSM maximal 00FFH groß sein, bei größeren Kapazitäten max. 7FFFH.

DRM Diese Angabe steht für die maximal mögliche Anzahl von Einträgen im Inhaltsverzeichnis (Einträge -1).

Das Inhaltsverzeichnis benötigt für jeden Eintrag 32 Bytes. Der Wert von DRM muß gleich oder kleiner dem Wert von

$$(BLS / 32 \times 16) - 1$$

sein.

Bei einer Blockgröße von 2048 Bytes sind also maximal 1024 Einträge im Inhaltsverzeichnis zulässig.

AL0 Dieses 16 Bit-Wort enthält je gesetztem Bit (Bit=1)
 AL1 beginnend mit Bit 15 - AL0, Angaben über die Anzahl der vom Inhaltsverzeichnis belegten Blöcke.

Sind z.B. 128 Einträge bei einer Blockgröße von 2048K vorgesehen, wird der Wert

$$\frac{128 \times 32 \text{ (Einträge} \times \text{Eintragsgröße)}}{2048 \text{ dividiert durch Blockgröße}} = 2$$

Der Belegungsvektor sähe also wie folgt aus:

$$1100000000000000 = C000H$$

OFF gibt die Anzahl der (für den CPM-Lader) reservierten Track, beginnend mit Track 0 an.

OFF entspricht dem Track, in welchem das Inhaltsverzeichnis beginnt.

Einen weiteren Aspekt bietet die Angabe von OFF noch: bei Laufwerken mit hoher Kapazität (z.B. Harddisks) kann durch OFF ein Laufwerk in mehrere Segmente eingeteilt werden und so besser überschaubare kleinere Einheiten 'geschaffen' werden.

PSH gibt Angaben zur physikalischen Sektorgröße in der Form

Sektorgröße= 128^(PSH+)

PHM gibt ebenfalls Angaben zur phys. Sektorgröße in der Form

Sektorgröße=128*(PHM+1)

Bleibt noch ein Wort zum Aufbau des BCB's, des Puffer-Kontroll-Blockes, auf welchen DIRBCB und DTACB im DPH zeigt.

Alle BCB's sind gleich aufgebaut in der Form:

FELD	BITS	Bedeutung
DRV	8	Laufwerksnummer in HEX (FF wenn die Zuweisung nicht über GENCPM erfolgt) welchem der Block zugewiesen ist
REC#	24	Angaben über die Position innerhalb des ganzen Datenfeldes auf welche die Adresse in BUFFAD zeigt. REC# gibt Absolute Sektornummer beginnend mit 000000H an.
WFLG	8	Wird vom BDOS auf FF gesetzt, wenn er Daten enthält, die noch nicht bearbeitet sind. Sind die Daten auf Diskette geschrieben wird das Byte=00 gesetzt.
00	8	Benutzt vom BDOS
TRACK	16	Tracknummer aus welchem in den Puffer gelesen (oder geschrieben) wird.
SECTOR	16	physikalische Sektornummer
BUFFAD	16	Adresse des Puffers in welchem die Daten abgelegt sind.
BANK	8	Bank in welcher sich der Puffer befindet.
LINK	16	Adresse des nächsten BCB's mit Angaben zum nächsten Puffer. Ist die LINK-Adresse=0000H bedeutet dies, daß keine weiteren Puffer zugewiesen wurden.

Dies alles klang nun nicht nur recht kompliziert, sicherlich ist es das auch. Aber alle Angaben, die hier gemacht wurden, sind eigentlich nur für den Spezialisten, der 'normale' Benutzer hat so gut wie nichts damit zu tun, bis auf wenige Ausnahmen, nämlich dann, wenn neue Laufwerke und/oder neue Diskettenformate in das vorhandene Betriebssystem eingebunden werden sollen.

Zur Vereinfachung für den Benutzer sind alle hierzu notwendigen Angaben für XDPH,DPB und die SKEW-Tabellen mit MACROS aufgebaut. Die Macros befinden sich in der Datei CPM3.INC. (siehe hierzu Kapitels 10 - Zuweisungen - Vereinbarungen - Macros).

Die ganze 'Arbeit' besteht dann nur noch im Eintragen der passenden Daten.

Das nachfolgende Listing dürfte sicherlich der 'komplizierteste' Teil im CP/M 3 BIOS sein.

Hier ist ein weites Feld für den Hobby- und den Systemprogrammierer gegeben. Leider führen die vielen Möglichkeiten aber auch zu Irrwegen und vor allem zur Inkompatibilität der Diskettenformate. Da Digital Research nur ein einziges Diskettenformat genormt hat, fühlte sich jeder Hersteller eines Computers nahezu verpflichtet ein unkompatibles Diskettenformat zu wählen, meist mit dem Hintergedanken des Datenschutzes und der vordergründigen Behauptung ein besonders effektives Format zu benutzen.

Das nachfolgende Listing zeigt als Beispiel einen Treiber für das Diskettenformat auf MINI-Laufwerken 2-seitig mit doppelter Dichte und 80 Tracks pro Seite. Alle diesen Daten waren bei der Implementierung vorgegeben, da die Disketten kompatibel zu vorhandenen CP/M 2 Systemen bleiben sollte.

Zur Seitenumschaltung wurde das verbreitetste Verfahren verwendet (nicht notwendigerweise auch das Schnellste).

Die Diskette ist (logisch) in 2×80 Tracks (=160) Tracks aufgeteilt, wobei sich physikalisch jeder gerade Track (0,2,4,...) auf Seite 0 der Diskette und jeder ungerade Track (1,3,5,...) auf Seite 1 der Diskette befindet. Von dieser Trackumschaltung abgesehen, 'sieht' das BIOS auf jedem Track dann 5 Sektoren zu je 1024 Bytes.

Der Algorithmus der Seitenumschaltung ist besonders einfach: Tracknummer geteilt durch 2 ist die neue (physikalische) Tracknummer. Verblieb bei der Division ein Rest handelt es sich anschließend um Sektoren auf Seite 1, andernfalls um Sektoren auf Seite 0.

Die Sektorgröße wurde mit 1024 Bytes pro Sektor vorgegeben. Diese 'großen' Sektoren sind unter CP/M 3 günstig, da mit einem Diskettenzugriff (ohne besondere Vorkehrungen) ein Kilobyte Daten gelesen oder geschrieben werden kann. Entgegen der weitverbreiteten Annahme ist dies der schnellstmögliche Diskettenzugriff. Sicher werden kleinere Sektoren 'schneller' gelesen, aber der Zugriff auf einen Sektor, bis er berechnet und gefunden ist dauert immer länger als das reine Lesen oder Schreiben.

Das Listing hat einen Treiber für den weitverbreiteten Laufwerks-Kontroller WD179x.

Er wird im Beispiel ohne Interrupt im reinen POLL-Modus betrieben. Damit ist es in einem 4-MHz-System zwar möglich MINI-Laufwerke mit doppelter Dichte zu betreiben, aber 8 Zoll-Laufwerke nur in einfacher Dichte - ausreichend zum Lesen und Schreiben im Standard-CP/M-Format.

Bei 6-MHz-Systemen (wenn auch bedingt) oder mit einer DMA kann selbstverständlich auch bei 8"-Laufwerken doppelte Schreibdichte erreicht werden.

```
1          MACLIB  DEFAULT.INC    ; Vereinbarungen
2          MACLIB  CPM3  INC      ; Macros
3          ;*****
4          ;*
5          ;* rel 1.0 V003          850817
6          ;*
7          ;* Dieser Disketten-Treiber ist geschrieben fuer die
8          ;* NDR-FLO2 mit dem kontrollierbaustein 1793
9          ;*
10         ;* geschrieben von RAOUL O. KOEERBER
11         ;* nach Unterlagen von ERI
12         ;*
13         ;*****
14
15         ;
16         ; Variable Diskettenparameter und Bankroutinen
17         ;
18
19         extrn  @drv,?bank
20         extrn  @dma,@trk,@sect
21         extrn  @dbnk,@cbnk
22         extrn  ipchl
23
24         ;
25         ; Fehlerausgabe - unterdrueckung
26         ;
27
28         extrn  @errmsg
29
30         ;
31         ; allgemeine BIOS-Unterprogramme
32         ;
33
34         extrn  ?wboot,?errmsg,?pacc,?pderr,?conin,?cono
35         extrn  ?const
36
37         ;
38         ; Laufwerks-Motorabschaltung
39         ;
40
41         global motorf,@tbl
42
43         dseg                                ; Bank 0
44
45         ;
46         ; *****
47         ; Laufwerks-Parameter
48         ; *****
49         ;
50         ; *****
51         ; Laufwerkstabelle
52         ; *****
53         ;
54
55         @tbl: dw  f0a
56              dw  f0b
57              dw  f0c
58              dw  f0d
```



```

116      ;
117      ; vorlaeufig keine weiteren Laufwerke ...
118      ;
119
120      0000   fdc   defl   nein
121      0000   fdd   defl   nein
122      0000   fde   defl   nein
123      0000   fdf   defl   nein
124      0000   fdg   defl   nein
125      0000   fdh   defl   nein
126      0000   fdi   defl   nein
127      0000   fdj   defl   nein
128      0000   fdk   defl   nein
129      0000   fdl   defl   nein
130      0000   fdm   defl   nein
131      0000   fdn   defl   nein
132      0000   fdo   defl   nein
133      0000   fdp   defl   nein
134
135      cseg      ; im gemeinsamen Bereich
136
137      ;
138      ; *****
139      ; DPB's
140      ; *****
141      ;
142      ;
143      ; dpb => [Sektor] Groesse,Anzahl,
144      ;         [Track] anzahl,
145      ;         Blockgroesse,
146      ;         Direintraege
147      ;         und reservierte Tracks fuer Systemspur(en)
148      ;
149
150      ;dpb8s:      dpb   128,26,77,1024,64,2      ; 8" sssd
151
152      0000'      dpb00d: dpb   1024,5,160,2048,256,4      ; 5" 80Track 2seitig
153      0000' 0028   A   defw  ??0005      ; 128 Byte (log)-Sektoren pro Track
154      0002' 04 0F   A   defb  ??0006,??0007      ; Block-shift und Maske
155      0004' 00      A   defb  ??0008      ; Extent-Mmaske
156      0005' 0185   A   defw  ??0009      ; Maximale Block-Anzahl
157      0007' 00FF   A   defw  ??000A      ; Maximale DIR-Eintraege
158      0009' F0 00   A   defb  ??000B,??000C      ; Belegungs-Vektoren
159      000B' 0040   A   defw  ??000D      ; Pruefsumme
160      000U' 0004   A   defw  4      ; Reservierte Tracks (System)
161      000F' 03 07   A   defb  ??000E,??000F      ; (phys)-Sektor Groesse- & Shift-Maske
162
163      ;
164      ; 40 Track Format
165      ;
166
167      ;dpb40d: dpb   1024,5,80,2048,128,1      ; 5" 40Track 2seitig
168      ;dpb40s: dpb   1024,5,40,1024,64,3      ; 5" 40Track 1seitig ELZET
169
170      dseg      ; gebankt
171
172      ;
173      ; *****
174      ; Skew Faktoren
    
```

```

175             ; *****
176             ;
177             ;
178             ;xltm: skew 26,6,1             ; single density Standard-CPM
179             ;
180 0065"        xlt5: skew 5,1,1             ; double-density 5-Zoll (1k Sektor)
181 0065" 01     B      defb ?nxtsec+1
182 0067" 02     B      defb ?nxtsec+1
183 0068" 03     B      defb ?nxtsec+1
184 0069" 04     B      defb ?nxtsec+1
185 006A" 05     B      defb ?nxtsec+1
186             ;
187             ;
188             ; *****
189             ; via XDPH aufgerufene Programme
190             ; *****
191             ;
192             ;
193 006B"        fd$init:
194             ;
195             ;
196             ; wird beim Kaltstart angesprungen um evtl hardware-
197             ; Initialisierung des Floppy-Kontrollers vornehmen zu
198             ; koennen.
199             ; bei FL02 bleibt nichts zu tun
200             ;
201             ;
202 006B" C9     ret
203             ;
204 006C"        fd$login:
205             ;
206             ;
207             ; dieser Programmteil wird immer dann angesprungen wenn CPM
208             ; eine neue Diskette in einem Laufwerk vermutet.
209             ; Beim Ansprung zeigt <DE> auf den zugehoerenden XDPH
210             ; Notwendig ist dieser Programmteil bei moeglichem Formatwechsel
211             ; im gleichen Laufwerk. (Dichte-Sektorgroesse-Seitenwechsel)
212             ;
213             ; Es kann hier eine gewisse Art der Formaterkennung eingebaut werden
214             ; Dazu stehen folgende Moeglichkeiten zur Veruegung:
215             ; 1. Lesen von Seite 1(2) mit READ%IDF mit SELECT von XDPH-1
216             ; in IDFBUF stehen dann folgende Informationen
217             ; Byte IDFBUF Track# hier uninteressant
218             ; Byte IDFBUF+1 Seitennummer 0 oder 1
219             ; Byte IDFBUF+2 Sektornummer hier uninteressant
220             ; Byte IDFBUF+3 Sektor Groesse 0=128 Bytes
221             ;                                     1=256 Bytes
222             ;                                     2=512 Bytes
223             ;                                     3=1024 Bytes
224             ;
225             ; Wenn <A> aus dieser Routine mit NZ zurueckkommt, koennte
226             ; das ID-feld nicht gelesen werden. Dies kann 4 Gruende haben
227             ; a) nicht formatierte Diskette =Fehler bleibt konstant
228             ; b) defekte Diskette =wie A
229             ; c) keine Seite 1(2) vorhanden = Diskette nur 1-seitig
230             ; d) falsche Dichte = mit sd versuchen

```

```

231 ;
232 ; 2. Aus der Sektorgroesse (IDFBUF+3) koennen Rueckschiesse
233 ; auf das Format geschlossen werden.
234 ;
235 ;
236 ; Diese Art der 'Auto-Erkennung' kann natuerlich nicht alle
237 ; Moeglichkeiten abdecken zumindest jedoch einige Standard-Formate
238 ; erkennen. Is ein Format erkannt, muss der XUPH des entsprechenden
239 ; Laufwerkes angepasst werden. Eine Anpassung ist notwendig fuer
240 ;
241 ; a) die entsprechende DFB-Adresse
242 ; b) fuer die entsprechende XLT-Adresse
243 ;
244 ;
245 ; In dieser Konfiguration lassen wir keine AUTO-Erkennung zu
246 ; daher .....
247 ;
248 ;
249 006C" C9          ret
250
251 0060"             fd$read:
252 ;
253 ;
254 ; lesen eines Sektors
255 ; Aufruf mit folgenden Argumenten bereits gesetzt:
256 ; Laufwerksnummer in (@drv)
257 ; Transferadresse in (@dma)
258 ; Transferbank in (@bank)
259 ; Tracknummer in (@trk)
260 ; Sektornummer in (@sect)
261 ; Zeiger auf XUPH in @XUPH
262 ;
263 ;
264 0060" 21 01CF"    ld hl,read$msg ; Operationsart
265 0070" 01 013C"    ld bc,read$sector
266 0073" 18 06      jr rw$common
267
268 0075"             fd$write:
269 ;
270 ;
271 ; schreiben eines Sektors
272 ; Siehe hierzu FD$READ
273 ;
274 ;
275 0075" 21 010B"    ld hl,write$msg ; Operationsart
276 0078" 01 0144"    ld bc,write$sector
277
278 007B"             rw$common:
279 ;
280 ;
281 ; gemeinsamer Schreib/ Lese-Programmteil
282 ;
283 ;
284 007B" 22 0275"    ld (opname),hl ; Art der Operation fuer Fehlermeldung
285 007E" C5          push bc ; rette Funktion
286 007F" CD 014C"    call setup ; berechne phys Track setze sso
287 0082" E1          pop hl ; Adresse des UP's (READ-WRITE)
288

```

```

289 0083"      more$retries:
290
291 0083" 06 0A      ld      b,10      ; 10 Versuche zulassen
292
293 0085"      retry$loop:
294
295 0085" C5      push   bc      ; Schleifenzaehler
296 0086" E5      push   hl      ; iP
297 0087" 3A 0270" ld      a,(cursel) ; neuer select (ohne sso)
298 008A" 21 027A" ld      hl,oldsel ; Zeiger auf 'letzten' select
299 008D" BE      cp      (hl)
300 008E" 77      ld      (hl),a      ; fuer's naechste mal ...
301 008F" 20 0A      jr      nz,new$track ; dann SEEK
302 0091" 3A 0000# ld      a,(@trk)      ; alter Track (logisch)
303 0094" 21 0279" ld      hl,oldtrk ; Zeiger auf 'letzten' Track (logisch)
304 0097" BE      cp      (hl)
305 0098" 77      ld      (hl),a
306 0099" 28 09      jr      z,same$track
307
308 009B"      new$track:
309
310 009B" CD 00F4"      call  check$seek ; Track einstellen
311 009C" 01 0064      id      bc,100 ; 100ms
312 00A1" CD 01A6"      call  delay ; warten
313
314
315 00A4"      same$track:
316
317 00A4" 3A 0272"      ld      a,(curtrk) ; physikalischer Track
318 00A7" D3 C1      out    (fdctrk),a ; setzen
319 00A9" 3A 0000# ld      a,(@sect) ; physikalischen Sektor
320 00AC" D3 C2      out    (fdsect),a ; setzen
321 00AE" E1      pop    hl ; iP
322 00AF" E5      push   hl ; ... retten fuer weiter Versuche
323 00B0" CD 0000# call  ipch1 ; ausfuehren
324 00B3" E1      pop    hl ;
325 00B4" C1      pop    bc ; Schleifenzaehler
326 00B5" C8      ret    z ; Fehlerfrei ...
327 00B6" C5      push   bc
328 00B7" E5      push   hl
329 00B8" CB 67      bit    4,a ; evtl RNF-Fehler
330 00BA" C4 00FA"      call  nz,check$seek ; dann nochmals SEEK
331 00BD" E1      pop    hl ; iP
332 00BE" C1      pop    bc ; Schleifenzaehler
333 00BF" 10 C4      djnz  retry$loop ; ... auch nach nochmaligem SEEK
334
335 ;
336 ; hierher wenn Fehler ...
337 ;
338
339 00C1" 3A 0000# ld      a,(@ende) ; Pruefe ob Fehlermeldungen
340 00C4" 3C      inc    a ; FF wird 0
341 00C5" 28 2A      jr      z,hard$error ; ... wenn JA
342
343 ;
344 ; Fehlermeldung
345 ;
346

```

```

347 00C7" E5          push  hl          ; UP
348 00C8" CD 0000#    call  ?pderr      ; Fehlermeldung ausgeben
349 00CB" 2A 0275"    ld    hl,(opname) ; lesen oder schreiben?
350 00CE" CD 0000#    call  ?pmsg       ; ausgeben
351 00D1" 3A 0273"    ld    a,(oskstat) ; Fehlerstatus ruecklesen
352 00D4" 21 01C3"    ld    hl,error#table ; Fehler-tabelle
353
354 00D7" 5E          errml: ld    e,(hl) ; Fehlermeldung aus Tabelle
355 00D8" 23          inc    hl
356 00D9" 56          ld    d,(hl)      ; einlesen
357 00DA" 23          inc    hl
358 00DB" 06 87          add   a,a          ; Fehlerbits 1* links schieben
359 00DC" F5          push  af          ; und Zeichen + Flag retten
360 00DD" EB          ex    de,hl       ; HL zeigt auf Fehlermeldung
361 00DE" DC 0000#    call  c,?pmsg     ; diese Ausgeben
362 00E1" EB          ex    de,hl       ; Zeiger zurueck
363 00E2" F1          pop   af          ; und Fehlerbits
364 00E3" 20 F2          jr    nz,errml   ; ... wenn noch weitere Fehler
365 00E5" 21 025D"    ld    hl,error#msg ; nochmal?
366 00E8" CD 0000#    call  ?pmsg
367 00EB" CD 01B2"    call  conecho
368 00EE" E1          pop   hl          ; UP
369 00EF" 28 92          jr    z,more#retries ; nochmal ...
370
371 00F1"          hard#error:
372
373 00F1" 3E 01          ld    a,l
374 00F3" C9          ret
375
376          ;
377          ; *****
378          ; Hilfsprogramme
379          ; *****
380          ;
381
382 00F4"          check#seek:
383
384          ;
385          ; hier wird mit READ#IUF geprueft ob der anzusprechende Track
386          ; dem eingestellten Track entspricht
387          ; Sollte dies nicht der Fall sein wird die Kopfstellung
388          ; entsprechend korrigiert
389
390 00F4" CD 0130"    call  read#idf    ; versuche ID-Feld zu lesen
391 00F7" 28 05          jr    z,id#ok     ; ... wenn ok
392 00F9" CD 0100"    call  restore     ; sonst HOME
393 00FC" 06 00          ld    b,0
394 00FE" 78          id#ok: ld    a,b
395 00FF" D3 C1          out   (fctrk),a   ; ins Trackregister
396 0101" 21 0272"    ld    hl,curtrk  ; Zeiger auf physikalischen Track
397 0104" BE          cp    (hl)        ; beide gleich ?
398 0105" C8          ret              ; dann fertig
399 0106" 7E          ld    a,(hl)     ; sonst SOLL-Register
400 0107" D3 C3          out   (fdata),a  ; ins Datenregister
401 0109" 06 10          ld    b,seek     ; + SEEK Befehl
402 010B" 18 02          jr    busy#cmd   ; ausfuehren
403
404 010D"          restore:

```

```

405
406 ;
407 ; hier wird der kopf auf Track 0 eingestellt
408 ;
409
410 0100" 06 00      ld      b,home      ; Lautwerk auf TRACK 0
411
412 010F"          busy#cmd:
413
414 ;
415 ; fuer Lautwerke die schnell genug sind wirkliche 3ms zu steppen
416 ; kann hier das MINI-BIT zurueckgesetzt werden - damit wird mit
417 ; doppelter Geschwindigkeit gesteuert
418 ; ACHTUNG: HOME und SEEK muessen dazu OHNE VERIFY-Bit sein
419 ;
420
421 010F" 3A 027B"   ld      a,(fflag)
422 0112" F5        push   af
423 0113" CB AF     res    5,a
424 0115" D3 C4    out    (facscl),a
425
426 0117" 3A 0271"   ld      a,(curstep) ; stepping-rate
427 011A" E0       or      b ; einfuegen
428 011B" D3 C0    out    (faccmd),a ; Befehl ausgeben
429 011D" DB C0    busy:  in    a,(fdccmd)
430 011F" 0F      rrca
431 0120" 30 FB    jr      nc,busy
432 0122" DB C0    busy!: in    a,(faccmd) ; nun abwarten
433 0124" CB 47   bit    0,a ; bis NICHT mehr busy
434 0126" 29 FA   jr      nz,busy!
435 0128" 47      ld      b,a ; rette Status
436 0129" F1     pop    af ; Select
437 012A" D3 C4  out    (fdcsel),a
438 012C" 78     ld      a,b ; Status
439 012D" E6 90  and    10010000b ; Maskiere READY & RNF-SEEK
440 012F" C9     ret
441
442 0130"          read#id:
443
444 ;
445 ; lesen des IF-Feldes in den IDF-Puffer
446 ;
447
448 0130" 21 006D'   ld      hl,idtbuf ; Braucht eigenen Puffer
449 0133" 06 C4    ld      b,readid
450 0135" E5     push   hl
451 0136" CD 0011' call   getdata
452 0139" E1     pop    hl
453 013A" 46     ld      b,(hl) ; Tracknummer
454 013B" C9     ret
455
456 013C"          read#sector:
457
458 ;
459 ; lesen eines physikalischen Sektors
460 ; Erwartet Disk-Track-Sektor-DMA gesetzt
461 ;
462

```

```

463 013C* 2A 0000#      ld    hl,(@cma)      ; DMA
464 013F* 06 88        ld    b,reads
465 0141* C3 0011'     jp    getdata
466
467 0144*                write#sector:
468
469                    ;
470                    ; schreiben eines physikalischen Sektors
471                    ;
472
473 0144* 2A 0000#      ld    hl,(@cma)
474 0147* 06 A8        ld    b,writes
475 0149* C3 0036'     jp    putdata
476
477 014C*                setup:
478
479                    ;
480                    ; hole SELECT und STEPPINGRATE aus XDPH
481                    ; LEGE XDPH-Adresse ab
482                    ;
483
484 014C* EB            ex    de,hl
485 014D* 22 026E"     ld    (curdph),hl    ; Abiegen
486 0150* 2B          setup: dec  hl    ; Select
487 0151* 5E          ld    e,(hl)    ; lesen
488 0152* 2B          dec    hl    ; Steppingrate
489 0153* 56          ld    d,(hl)
490 0154* ED 53 0270" ld    (cursel),de   ; ablegen
491
492                    ;
493                    ; physikalischen Track aus logischen Track berechnen
494                    ; und damit side-select
495                    ;
496
497 0158* 3A 0000#      ld    a,(@trk)      ; zuvor logischen TRACK einlesen
498 015B* C8 7B        bit    7,e          ; einseitiges Laufwerk?
499 015D* 20 06        jr    nz,setupx    ; wenn JA
500 015F* C8 68        bit    5,e          ; evtl 8° sd?
501 0161* 28 02        jr    z,setupx    ; wenn JA
502 0163* B7          or    a              ; reset CARRY
503 0164* 1F          rra                ; /2
504 0165* 32 0272"     setupx: ld    (curtrk),a    ; ist physikalischer Track
505 0168* 3E 00        ld    a,@          ; sso-Flag schuetzen ...
506 016A* 30 04        jr    nc,setup1    ; Seite 0(1)
507 016C* C8 CF        set    1,a          ; sso-bit setzen
508 016E* C8 FB        set    7,e          ; auch in SELCOO side-select einbringen
509 0170* 32 006C'     setup1: ld    (ssoflag),a ; sso-Flag ablegen
510 0173* 7B          ld    a,e          ; select
511 0174* D3 C4        out   (fdcsel),a   ; ausgeben
512 0176* 32 027B"     ld    (fflag),a    ; rette wirklichen Select
513
514                    ;
515                    ; Testen ob Diskette eingelegt ist
516                    ;
517
518 0179* 21 0000      setup2: ld    hl,@          ; time_out
519 017C* 2B          dec    hl          ; time_out -1
520 017D* 7C          ld    a,h

```

```

521 017E" B5          or    l
522 017F" 28 06      jr    z,setup3
523 0181" DB C0      in    a,(fdccmd)
524 0183" 07        rlica          ; READY?
525
526                ;
527                ; Anmerkung: bei festverdrahtetem READY ist diese Routine
528                ; sinnlos !!!! dann evtl Index-Lock abfragen ... nach 250ms Delay
529                ;
530
531 0184" 38 F6      jr    c,setup2
532 0186" C9        ret
533
534 0187" 3A 0000#    setup3: ld    a,(drv)      ; Laufwerk
535 018A" C6 41      add    a,'A'          ; .. in ASCII
536 018C" 32 01F4"  ld    (errdisk),a    ; in
537 018F" 21 01E8"  ld    hl,modisk      ; Fehlermeldung
538 0192" C0 0000#    call   ?pmsg
539 0195" 21 0250"  ld    hl,error$msg   ; ... nochmal
540 0198" CD 0000#    call   ?pmsg
541 019B" CD 01B2"  call   conecho
542 019E" C2 0000   jp    nz,0           ; ... nein Warmstart
543 01A1" 2A 025E"  ld    hl,(curdph)    ; XDPH zuruecklesen
544 01A4" 18 AA     jr    setup0        ; und nochmal das Ganze
545
546 01A6"          delay:
547
548                ;
549                ; Warteschleife mit Zaehler in <BC>
550                ; Je Einheit wird 1 ms gewartet
551                ;
552
553 01A6" 0B         dec    bc
554 01A7" C5        push   bc
555 01A8" 06 B9     ld    b,185          ; bei 4 MHz
556 01AA" 10 FE     djnz  $
557 01AC" C1        pop    bc
558 01AD" 78       ld    a,b
559 01AE" B1        or    c
560 01AF" 20 F5     jr    nz,delay
561 01B1" C9        ret
562
563 01B2"          conecho:
564
565                ;
566                ; Verlangt Zeicheneingabe von Konsole
567                ; Zeichen wird zum Grossbuchstaben konvertiert
568                ; und das Z-Flag gesetzt wenn J oder Y gefunden wurde
569                ;
570
571 01B2" CD 0000#    call   ?conin       ; Zeichen abfragen
572 01B5" F5        push   af           ; retten
573 01B6" 4F        ld    c,a
574 01B7" CD 0000#    call   ?cono       ; ECHO
575 01BA" F1        pop    af
576 01BB" E6 5F     and    5fh          ; mache Grossbuchstaben daraus
577 01BD" FE 4A     cp    'J'
578 01BF" C8        ret    z
    
```

```

579 01C0' FE 59          cp      'Y'
590 01C2' C9           ret
581
582                   cseg                ; im gemeinsamen Bereich
583
584                   ;
585                   ; Anmerkung: JP benoetigt weniger Zeit als JR -
586                   ; und ohne DMA ist diese Routine recht zeitkritisch
587                   ;
588
589 0011' 3A 0000#      getdata:ld  a,(@bnk)      ; Zieibank
590 0014' CD 0000#      call   ?bank          ; setzen
591 0017' 3A 006C'      ld      a,(ssoflag)    ; sso-Bit
592 001A' 00           or      b              ; in Befehl einfuegen
593 001B' 0E C3        ld      c,fdccdat    ; Datenport
594 001D' D3 C0        out     (fdccmd),a      ; Befehl ausgeben
595 001F' DB C4        getd1: in   a,(fdccsel)  ; abwarten bis
596 0021' 07          rlc          ; BUSY aktiv
597 0022' 30 FB        jr      nc,getd1
598 0024' DB C0        getd2: in   a,(fdccmd)    ; Status abfragen
599 0026' C8 4F        bit     l,a          ; DRQ?
600 0028' 28 05        jr      z,getd3      ; wenn noch nicht ...
601 002A' ED A2        inl     ; sonst Daten einlesen
602 002C' C3 0024'    jp      getd2          ; und weiter abfragen
603
604 002F' CB 47        getd3: bit  0,a          ; nicht mehr BUSY?
605 0031' C2 0024'    jp      nz,getd2
606 0034' 18 23        jr      rnz,done
607
608 0036' 3A 0000#      putdata:ld a,(@bnk)
609 0039' CD 0000#      call   ?bank
610 003C' 3A 006C'      ld      a,(ssoflag)
611 003F' 00           or      b
612 0040' 0E C3        ld      c,fdccdat
613 0042' D3 C0        out     (fdccmd),a
614 0044' DB C4        putd1: in   a,(fdccsel)
615 0046' 07          rlc          ;
616 0047' 30 FB        jr      nc,putd1
617 0049' DB C0        putd2: in   a,(fdccmd)
618 004B' C8 4F        bit     l,a
619 004D' 28 05        jr      z,putd3
620 004F' ED A3        outl   ;
621 0051' C3 0049'    jp      putd2
622
623 0054' CB 47        putd3: bit  0,a
624 0056' C2 0049'    jp      nz,putd2
625
626 0059' F5           rnz,done:push at          ; Rette Fehlercode
627 005A' 3A 0000#      ld      a,(@bnk)
628 005D' CD 0000#      call   ?bank
629 0060' F1           pop     af              ; Fehlercode
630 0061' 32 0273"      ld      (diskstat),a    ; Status ablegen
631 0064' E6 FC        and     11111100b      ; Fehler maskieren
632 0066' C9           ret
633
634 0067'             motoff:
635

```

```

636      ;
637      ; Motorabschaltung
638      ;
639      ;
640 0067' 3E 40      id      a,01000000b      ; Motor
641 0069' 03 C4      out      (fdcsel),a      ; abschalten
642 0068' C9        ret
643
644      dseg
645
646      ;
647      ; *****
648      ; Tabellen
649      ; *****
650      ;
651
652 01C3"      error$table:
653
654 01C3" 01F6"      dw      b7$msg
655 01C5" 0204"      dw      b6$msg
656 01C7" 0213"      dw      b5$msg
657 01C9" 0225"      dw      b4$msg
658 01CB" 0238"      dw      b3$msg
659 01CD" 024F"      dw      b2$msg
660
661      ;
662      ; *****
663      ; Text Bereich
664      ; *****
665      ;
666
667 01CF" 2C 20 62 65 read$msg:db      ', beim Lese', 'n'+80H
668 01DB" 2C 20 62 65 write$msg:db      ', beim Schreiben', 'n'+80H
669 01EB" 4C 61 75 66 nodisk: db      'Laufwerk '
670 01F4" 41 3A      errdisk: db      'A:'
671 01F6" 20 6E 69 63 b7$msg: db      ' nicht bereit', ' '+80H
672 0204" 20 53 63 68 b6$msg: db      ' Schreibschutz', ' '+80H
673 0213" 20 48 6F 6E b5$msg: db      ' Kontrollerfehler', ' '+80H
674 0225" 20 44 61 74 b4$msg: db      ' Datei nicht gefunden', ' '+80H
675 0238" 20 66 61 6C b3$msg: db      ' falsche Pruefsumme', ' '+80H
676 024F" 20 44 61 74 b2$msg: db      ' Datenverlust', ' '+80H
677
678 0250"      error$msg:
679
680 0250" 20 20 6E 6F      db      '- nochmal? (J/N)', ' '+80H
681
682      ;
683      ; *****
684      ; Variablenbereich
685      ; *****
686      ;
687
688 026E" 0002      curdph: ds      2      ; momentane XLFH-Adresse
689 0270" 0001      cursel: ds      1      ; momentaner Select
690 0271" 0001      curstep:ds      1      ; momentane stepping-rate
691 0272" 0001      curtrk: ds      1      ; physikalischer Sektor
692 0273" 0002      dskstat:ds      2      ; Fehlercode
693 0275" 0002      opname: ds      2      ; Operationsart
694 0277" 0002      lastop: ds      2      ; LOW=DRIVE HIGH=1 wenn read 2=wenn write
    
```

```
695 0279" 0001   oldtrk: ds   1
696 027A" FF     oldsel: db   -1           ; ungueltig beim Start
697 027B" 00     fflag:  db    0
698
699             cseg
700
701 006C" 0001   ssotlag:ds   1
702 006D" 0006   idibuf: ds   6
703
704             end
0 Error(s) Detected. 115 Program Bytes. 636 Data Bytes.
226 Symbols Detected.
```

Cross Reference:

0028	??0005	153	153	153						
0004	??0006	153	153	153	154					
000f	??0007	153	154							
0000	??0008	153	153	153	153	153	155			
0185	??0009	153	153	156						
00ff	??000A	153	157							
00f0	??000B	153	158							
0000	??000C	153	158							
0040	??000D	153	159							
0003	??000E	153	153	153	153	153	153	153	161	
0007	??000F	153	161							
0004	??0010	153	153	153	153	153	153	153	153	153
		153	153	153	153	153	153	153	153	153
F000	?ALL	153	153	153	153	153	153	153	153	153
		153	153							
005E#	?BANK	19	590	609	628					
01B3#	?CONIN	34	571							
01B8#	?CONO	34	574							
0000#	?CONST	35								
0000	?GCDM	181	181	181						
0001	?GCDN	181	181	181	181					
0000	?GCDR	181	181	181						
0000	?GCDX	181	181							
0005	?NELTS	181	182	182	182	183	183	183	184	184
		184	185	185	185	186	186	186	186	
0005	?NELTST	181	181	186						
0001	?NXTBAS	181	186	186	186					
0001	?NXTSEC	181	181	182	182	182	182	183	183	183
		183	184	184	184	184	185	185	185	185
		186	186	186	186					
0000#	?FDEC	34								
00C9#	?PUERR	34	348							
0199#	?PHSG	34	350	361	366	538	540			
1860	?SIZE	153	153							
0000#	?WBOOT	34								
005E#	@CBNK	21	627							
0037#	@CBNK	21	589	608						
0145#	@DMA	20	463	473						
0188#	@DRV	19	534							
0000#	@DTL	41	55							
00C2#	@ERMDE	28	339							
00AA#	@SECT	20	319							
0159#	@TRK	20	362	497						
024F#	B2#MSG	659	676							
0238#	B3#MSG	658	675							
0225#	B4#MSG	657	674							
0213#	B5#MSG	656	673							
0204#	B6#MSG	655	672							
01F6#	B7#MSG	654	671							
0110#	BUSY	429	431							
010F#	BUSY#CMD	402	412							
0122#	BUSYI	432	434							
00F4#	CHECK#SEEK	310	330	382						
0182#	CONECHO	367	541	563						
025E#	CURDPH	485	543	688						
0270#	CURSEL	297	490	689						

0271" CURSTEP	426	690							
0272" CURTRK	317	396	504	691					
01A6" DELAY	312	545	560						
0000" DPB	152								
0000" DPBS00	90	110	152						
0000" DFH	86	106							
0273" DSKSTAT	351	630	692						
01F4" ERRUSK	536	670							
0007" ERM1	354	364							
0250" ERROR*MSG	365	539	678						
01C3" ERROR*TABLE	352	652							
0068" FD*INIT	83	103	193						
006C" FD*LOGIN	82	102	204						
006U" FD*HEAD	81	101	251						
0075" FD*WRITE	80	100	268						
002A" FDA	55	86							
0040" FDB	56	106							
0000" FDC	57	120							
00C0" FDCCMD	428	429	432	523	594	598	613	617	
00C3" FDCCDAT	400	593	612						
00C2" FDCSEC	320								
00C4" FDCSEL	424	437	511	595	614	641			
00C1" FDCTRK	318	395							
0000" FDD	58	121							
0000" FDE	59	122							
0000" FDF	60	123							
0000" FDG	61	124							
0000" FDH	62	125							
0000" FDI	63	126							
0000" FDJ	64	127							
0000" FDK	65	128							
0000" FDL	66	129							
0000" FDM	67	130							
0000" FDN	68	131							
0000" FDO	69	132							
0000" FDP	70	133							
0278" FFLAG	421	512	697						
0000" GCD	181								
001F" GETD1	595	597							
0024" GETD2	598	602	605						
002F" GETD3	600	604							
0011" GETDATA	451	465	589						
00F1" HARD*ERROR	341	371							
0000" HOME	410								
00FE" ID*OK	391	394							
006D" ID*BUF	448	702							
00B1# IPCHL	22	323							
0277" LASTOP	694								
0020" MINIS	85	105							
0083" MORE*METRIES	289	369							
0067" MOTOFF	41	634							
0000" NEIN	120	121	122	123	124	125	126	127	128
	129	130	131	132	133				
009B" NEW*TRACK	301	308							
01EB" NODISK	537	669							
027A" OLDSEL	298	696							
0279" OLDTRK	303	695							
0275" OPNAME	284	349	693						

0044'	PUTD1	614	616		
0049'	PUTD2	617	621	624	
0054'	PUTD3	619	623		
0056'	PUTDATA	475	608		
0130"	READ#IDF	390	442		
01CF"	READ#MSG	264	667		
013C"	READ#SECTOR	265	456		
00C4	READID	449			
0088	READS	464			
0100"	RESTORE	392	404		
0085"	RETRY#LOOP	293	333		
007B"	RW#COMMON	266	278		
0059"	RW#DONE	606	626		
00A4"	SAME#TRACK	306	315		
0010	SEEK	401			
0001	SELA	85			
0002	SELB	105			
014C"	SETUP	286	477		
0150"	SETUP0	486	544		
0170"	SETUP1	506	509		
017C"	SETUP2	519	531		
0187"	SETUP3	522	534		
0165"	SETX	499	501	504	
0000	SKEW	190			
006C'	SSOFLAG	509	591	610	701
010B"	WRITE#MSG	275	668		
0144"	WRITE#SECTOR	276	467		
00A8	WRITES	474			
0066"	XLTS	87	107	190	

Kapitel 10 Das BIOS-Segment BOOT.

In diesem BIOS-Programm-Modul werden 5 Aufgaben erledigt:

1. Die Zuweisung der physikalischen Schnittstellen an die logischen Schnittstellen, zumindest soweit dies CONIN- und CONOUT betrifft, üblicherweise aber auch AUXIN, AUXOUT und LST.
2. Alle Kaltstart-Initialisierungen. Dazu gehören die (evtl. noch nicht vorgenommene) Hardware-Initialisierungen, die Schnittstellen-Initialisierungen in CHARIO und DISKIO; die Initialisierung einer evtl. vorhandene Uhr und die Ausgabe der Systemmeldung.
3. In diesem Programm-Modul befindet sich der Treiber um den Programmteil CCP.COM von Diskette zu lesen und in die TPA zu transferieren sowie in einen passenden (reservierten) Bankbereich.
4. Zum Warmstart stellt das Modul ein Unterprogramm zur Verfügung, welches das Programm CCP.COM aus einer Bank (siehe Punkt 3) in die TPA transferiert.
5. Alle notwendigen Uhrentreiber (falls vorhanden) werden zur Verfügung gestellt.

Die Einzelheiten können dem nachfolgenden Listing entnommen werden:

```

1          MACLIB DEFAULT.INC      ;Vereinbarungen
2          ;*****
3          ;*
4          ;* rel 1.0 vom 07.01.85
5          ;*
6          ;* Die hauptsaechliche Aufgabe des BOOT-Modules ist die
7          ;* zusaetzliche hardware-Initialisierung und das Laden
8          ;* des CCP - im gebankten System das Umladen von Bank zu Bank
9          ;* In diesem Programmsegment ist auch die Uhr angesiedelt
10         ;*
11         ;* geschrieben von RAOUL O. KOERBER
12         ;* nach Unterlagen von DRI
13         ;*
14         ;*****
15
16         ;
17         ; *****
18         ; Vereinbarung
19         ; *****
20         ;
21
22         @0005      boot      equ      @0005H
23
24         ;
25         ; *****
26         ; Systemadressen
27         ; *****
28         ;
29
30         public    ?init,?ldccp,?riccp,?time
31         extrn     ?pmsg,?conin
32         extrn     @civec,@covec,@aivec,@aovec,@iovec
33         extrn     @cbnk,?bnksl
34         extrn     ?xmove,?move          ; fuer ?riccp und ?ldccp ...
35         extrn     toaud                 ; Baudrate Terminal
36         public    inisub
37
38         dseg                      ; BANK 0 !
39
40         ;
41         ; *****
42         ; Programmstart
43         ; *****
44         ;
45         ;
46         ;
47         ; *****
48         ; Hardwareinit
49         ; *****
50         ;
51         ;
52         @0000"      ?init;
53
54         ;
55         ; ?init wird beim Kaltstart (BOOT) aufgerufen jedoch nicht
56         ; beim Warmstart.
57         ; Hier koennen spezielle Initialisierungen vorgenommen
58         ; werden die nicht vorher vorgenommen wurden

```



```
117 000A' 10 F8      djnz  inisl
118 000C' C9        ret
119
120
121                ;
122                ; *****
123                ; CCP Kalt- und Warmstartlader
124                ; *****
125
126
127                ;
128                ; *****
129                ; kaltstart
130                ; *****
131
132 0000'           ?ldccp:
133
134                ;
135                ; iade CCP (erstmalis von Diskette) in TPA
136                ; Prinzipiell kann CCP.COM auch hinter CPMLDR
137                ; gehaengt werden und beim booten mit auf Bank 0 geladen
138                ; werden ... von dort dann direkt in den Bereich 0000..0FFF
139                ; ( also direkt unter dem gemeinsamen RAM-Bereich gebankt
140                ;
141
142 0000' AF
143 000E' 32 008C'   xor    a
144 0011' 67         id    (ccp+fcbl5),a      ; Extent in FCB = 0
145 0012' 6F        ld    h,a
146 0013' 22 0090'  ld    l,a                ; HL = 0
147 0016' 11 007D'  ld    (fcb*nr),nl       ; Start bei FILE-Beginn
148 0019' CD 0061'   ld    de,ccp+fcbl       ; FCB
149 001C' 3C        call   _open            ; OPEN FILE via BIOS in CPMLDR
150 001D' 28 24     inc    a                ; Fehler ?
151 001F' 11 0100   jr     z,no%ccp        ; ... kein File CCP.COM !
152 0022' CD 0064'   call   _setdma         ; CCP-Start
153 0025' 11 0080   ld    de,l28           ; max 16k bytes ...
154 0028' CD 0067'   call   _setmulti
155 002B' 11 007D'  ld    de,ccp+fcbl
156 002E' CD 006A'   call   _read           ; num einlesen
157
158
159                ;
160                ; wenn gebankt wird CCP gleichzeitig nach Bank 0 geladen
161                ; damit Warmstart ohne Diskettenzugriff moeglich ist ...
162                ;
163 0031' 01 0001   ld    bc,ccpbkl shl 8 + 1 ; B=Ziel - C=Quelle
164 0034' CD 0000#   call   ?xmove         ; ... transfer mit xmove-Power
165 0037' 21 C000   ld    hl,ccplsl      ; Ziel in ccpbkl
166 003A' 11 0100   ld    de,tpa         ; Quelle
167 003D' 01 0000   ld    bc,ccplen      ; muesste jetzt reichen ...
168 0040' C3 0000#   jp     ?move
169
170
171                ;
172                ; *****
173                ; Fehler - Kein CCP
174                ; *****
175                ;
```

```

175
176 0043'          no#ccp:
177
178                ;
179                ; der File CCP.COM ist nicht auf der Diskette ( zu finden )
180                ; das kann zwei Ursachen haben - er ist wirklich nicht da
181                ; oder mit den CP/M-Treibern passt was nicht ....
182                ;
183
184 0043' 21 006F'   ld     hl,ccp#msg
185 0046' CD 0000#   call    ?msg          ; Fehlermeldung an Konsole
186 0049' CD 0000#   call    ?conin        ; als Warteschleife ...
187
188                ;
189                ; was nuetzt eine endlose Schleife ...
190                ;
191
192 004C' 18 BF     jr     ?lccp          ; den ewigen Sprung
193
194                ;
195                ; *****
196                ; Warmstart (Reload)
197                ; *****
198                ;
199
200 004E'          ?riccp:
201
202                ;
203                ; nachladen des CCP aus Bank oder von Diskette
204                ;
205
206 004E' 01 0100   ld     bc,i shl 8 + ccpbnk      ; B=Ziel - C=Quelle
207 0051' CD 0000#   call    ?xmove              ; mit XMOVE-Power
208 0054' 21 0100   ld     hl,tpa                ; Zieladresse in Bank 1
209 0057' 11 C000   ld     de,ccpis             ; Quelladresse in ccpbnk
210 005A' 01 0D00   ld     bc,ccplen           ; Laenge
211 005D' C3 0000#   jp     ?move
212
213                ;
214                ; *****
215                ; UHR
216                ; *****
217                ;
218
219 0060'          ?time:
220
221                ;
222                ; Hard- oder Softwareunr - z.Z. nicht implementiert
223                ; Wenn Implementiert entsprechende LABELS in SCB.ASM
224                ; zur Zeitablage ansprechen ... Anpassung uebernimmt
225                ; GENCPM ...
226                ;
227
228 0060' C9       ret
229
230                ;
231                ; *****
232                ; BIOS-Interface

```

```
233 ; *****  
234 ;  
235 ;  
236 ; CP/M BIOS interface-Funktionen  
237 ;  
238 ;  
239 0061'      _open:  
240 ;  
241 0061' 0E 0F      ld      c,15  
242 0063' 21          db      21h          ; SKIP  
243 ;  
244 0064'      _setoma:  
245 ;  
246 0064' 0E 1A      ld      c,26  
247 0066' 21          db      21h          ; SKIP  
248 ;  
249 0067'      _setmulti:  
250 ;  
251 0067' 0E 2C      ld      c,44  
252 0069' 21          db      21h          ; SKIP  
253 ;  
254 006A'      _read:  
255 ;  
256 006A' 0E 14      ld      c,20  
257 006C' C3 0005    jp      bdos  
258 ;  
259 ;  
260 ; *****  
261 ; Textbereich - HALLÖ ....  
262 ; *****  
263 ;  
264 ;  
265          cseg          ; Bank 0  
266 ;  
267 0024'      signon$msg:  
268 ;  
269 0024' 1A 0A      db      cls,lf  
270 0026' 2A 2A 2A 20 db      '*** CP/M VERS 3.1',cr,lf  
271 0039' 20 20 20 20 db      ' mit NDR-Computer-BIOS ',rel,'.',rev,usr  
272 ;  
273 ;  
274 ; hier kann Benutzer-Message eingefuegt werden  
275 ;  
276 ;  
277 0057' 00 0A 8A   db      cr,lf,lf+00H  
278 ;  
279          cseg          ; gemeinsamer Bereich  
280 ;  
281 006F'      ccp$msg:  
282 ;  
283 006F' 00 0A 60 65 db      cr,lf,'kein CCP.CO',M'+00H  
284 ;  
285 ;  
286 ; *****  
287 ; CCP-FBC  
288 ; *****  
289 ;  
290 ;
```

```
291 0070'      ccp#fcb:
292
293 0070' 01 43 43 50      db  1,'CCP  COM',0,0,0,0
294 0080' 0010      ds  16
295 0090' 00 00 00      fcb#nr: db  0,0,0
296
297      cseg      ; bank 0
298
299      ;
300      ; *****
301      ; Initialisierungstabelle
302      ; *****
303      ;
304
305 005A'      inittable:
306
307      ;
308      ; Eintragung der INIT-werte in der Folge PORT - WERT
309      ; hier kann auch das ( oder mehrere ) Paralleli-Drucker
310      ; interface (nach) initialisiert werden ...
311      ;
312
313 005A' 00      db  i#len/2      ; Laenge
314
315 005E'      i#tab1:      ; im Grundprogramm liegt nichts vor ...
316      0000      i#ien equ  $-i#tab1
317
318      cseg
319
320      ;
321      ; *****
322      ; Fehlerkorrektur
323      ; *****
324      ;
325      ;
326      ; GENCPM kann unter bestimmten Umstaenden einen
327      ; Fehler bei der Berechnung der Startadresse machen
328      ; dies wird hier korrigiert.
329      ; BOOT MUSS JEDOCH UNBEDINGT DIE LETZTE DATEI IN DER
330      ; LINK-KETTE SEIN !!!
331      ;
332
333 00A0' 0100      ds  100h
334
335      end
```

0 Error(s) Detected. 416 Program Bytes. 91 Data Bytes.
132 Symbols Detected.

0000#	?BKSL	33			
004A#	?CONLN	31	186		
0000'	?INIT	30	52		
0000'	?LDCCP	30	132	192	
005E#	?MOVE	34	168	211	
0047#	?PMSG	31	95	185	
004E'	?RLCCP	30	200		
0060'	?TIME	30	219		
0052#	?XMOVE	34	164	207	
000E#	@AIVEC	32	73		
0011#	@AOVEC	32	74		
0000#	@CENK	33			
0004#	@CIVEC	32	69		
0009#	@COVEC	32	71		
0016#	@LOVEC	32	76		
0005	BDOS	22	257		
007D'	CCP*CB	143	147	155	291
006F'	CCP*MSG	184	281		
0000	CCPENK	163	206		
C000	CCPIS	165	209		
0D00	CCFLEN	167	210		
001A	CLS	269			
0000	CR	271	277	283	
009D'	FCE*NR	146	295		
0000	I#LEN	313	316		
005B"	I\$TAB1	315	316		
0004'	INTS1	112	117		
0000	INTSUB	36	88	99	
005A"	INTTABLE	87	305		
000A	LF	269	271	277	277 283
0043'	NO*CCP	150	176		
0031	REL	272			
0030	REV	272			
0024"	SIGNOV*MSG	94	267		
0000#	TBAUD	35			
0100	TPA	166	208		
0030	USR	272			
0061'	_OPEN	148	239		
006A'	_READ	156	254		
0064'	_SETDMA	152	244		
0067'	_SETMULTI	154	249		

Kapitel 11 Zuweisungen - Vereinbarungen - Macros

In einem doch recht komplexen Programm wie dem BIOS für CP/M 3, ist es vorteilhaft immer wiederkehrende Vereinbarungen und Label-Namen für Daten in einer getrennten Datei zusammenzufassen, die vor dem Assemblerlauf als INCLUDE Datei (Einfügung) aufgerufen werden kann. Im gegebenen Beispiel handelt es sich um zwei Dateien:

1. DEFAULT.INC sie enthält alle Systemdaten, Portadressen und Befehlscodes an spezielle Bausteine.
2. MODEBAUD.INC sie enthält Daten zur Baudrate und Schnittstellentypisierung in CHARIO

dazu kommt noch die MACRO-Datei:

3. CPM3.INC hier sind alle Macros zusammengefaßt, die von DISKIO zur Generierung der Programmteile DPH,DPB und SKEW benötigt werden.

Die entsprechenden Daten könnten sicherlich auch per Hand eingegeben werden - Macros sind hierzu aber einfacher und betriebssicherer zu handhaben.

Die nachfolgenden Listings zeigen alle entsprechenden Details:

```

1          ;*****
2          ;*
3          ;*  NUR-Computer Z80-CFM3
4          ;*  rel 1.0 vom 07.01.85
5          ;*
6          ;*  Dieses Programmsegment enthaelt alle Vorgabewerte und
7          ;*  Konstanten, die mehrmals in anderen Programmteilen auf-
8          ;*  tauchen oder der Steuerung eines Assemblierdurchlaufes
9          ;*  dienen. Im Normalfall muss nur dieses Programmsegment
10         ;*  geaendert werden um 'andere' CP/M+ Systeme zu erstellen
11         ;*
12         ;*  In diesem Programmsegment werden auch alle Aenderungen
13         ;*  nachgehalten die im Laufe der Zeit an den einzelnen
14         ;*  Unterprogrammen vorgenommen wurden ... wir empfehlen dem
15         ;*  Anwender dies beizubehalten
16         ;*
17         ;*  Dieses Programmsegment ist NUR sinnvoll wenn neu assembliert
18         ;*  werden soll - es dient sonst lediglich der allgemeinen
19         ;*  Information
20         ;*
21         ;*  geschrieben von RAUUL O. KOEHLER
22         ;*
23         ;*****
24
25         ; *****
26         ;  Fenster und Aenderungsrapport
27         ; *****
28
29         0031  rel  equ  '/'          ;  Haupt'Ausgabe'
30         0030  rev  equ  '0'          ;  wichtige Revision
31         0030  usr  equ  '0'          ;  Benutzerrevision
32
33         ;*****
34         ;*
35         ;*  am      wo      was
36         ;*  -----
37         ;*
38         ;*****
39
40         ; *****
41         ;  Vorgabewerte
42         ; *****
43
44         ; *****
45         ;  Assembler
46         ; *****
47
48         FFFF  ja   equ  -1          ;  Bedingungsflags
49         0000  nein equ  not ja
50         FFFF  banked equ  ja
51
52         ; *****
53         ;  ASCII
54         ; *****
55
56         0000  null  equ  0
57         0011  ctiq  equ  'Q'-'@'
58         0013  ctis  equ  'S'-'@'
    
```

```

59      0007      bell      equ      07h
60      0008      bs        equ      08h          ; Backspace
61      0009      ht        equ      09h          ; Cursor rechts ( Hor-Tab)
62      000A      lf        equ      0Ah          ; Zeilenvorschub ( lineFeed)
63      000B      vt        equ      0Bh          ; Cursor 'rauf ( Ver-Tab)
64      000C      ff        equ      0Ch          ; Cursor rechts
65      000D      cr        equ      0Dh          ; Return
66      0016      syn       equ      16h          ; Cursor eine Zeile 'runter
67      001A      cis       equ      1Ah          ; CLS Bildschirm loeschen
68      001B      esc       equ      1Bh          ; ESC-Zeichen
69      001C      fs        equ      1Ch          ; CUROFF
70      001D      gs        equ      1Dh          ; CURON
71      001E      chrome    equ      1Eh          ; Cursor HOME
72      001F      newline   equ      1Fh          ; CRLF
73      0020      blank     equ      20h
74
75      ; *****
76      ; Systemadressen
77      ; *****
78
79      0100      tpa        equ      00100h      ; Start des TPA-Bereiches
80      0100      ccp        equ      tpa        ; Einsprung in CCP
81      4000      bbram     equ      04000h      ; Start RAM in BOOT-karte
82      F400      monseg    equ      0F400h      ; Start des Monitorsegmentes
83      FC00      ioseg     equ      0FC00h      ; IO-Segment, USER-AREA
84
85      ; nachfolgende WP's rufen Programmsegmente in MONIO
86      ; (den IO-Segment von ELMON) auf - welche innerseits
87      ; auf das BOOT-ROM-Segment in FLOWN zurückgreifen.
88      ; Diese (etwas umstaendliche) Prozedur ist fuer CP/M3
89      ; notwendig, da hier der IO-Einsprung aus verschiedenen
90      ; Banken erfolgen kann - FLOWN dies aber nicht unterstuetzt
91      ; gleichzeitig wurde der Vorteil einer 3k grosseren TPA
92      ; erreicht
93
94      FC00      econist    equ      0FC00h      ; Konsolenstatus (Ein) aus MONIO
95      FC03      econin     equ      0FC03h      ; Konsoleneingabe aus MONIO
96      FC06      econout    equ      0FC06h      ; Standart-Ausgabe
97      FC24      esetbnk   equ      0FC24h      ; Bankumschaltung (mit ROM-Ausschaltung)
98      FC27      efloppy    equ      0FC27h      ; Floppy-Treiber
99      FC34      ecurbnk    equ      0FC34h      ; Bankadresse (gueltige)
100     FC35      e0bnk     equ      0FC35h      ; 00BNK in MONIO
101     101      FC36      e1cbnk  equ      0FC36h      ; 01CBNK in MONIO
102
103     ; *****
104     ; PORTS
105     ; *****
106
107     ; *** Centronic
108
109     0040      ioec       equ      40h          ; Basisport
110     0048      iodat      equ      ioec+8      ; Datenport
111     0049      iocmd      equ      ioec+9      ; Statusport
112
113     ; *** SER mit UART 6551 als Terminal
114
115     00FC      ubas       equ      0FCh          ; Basisport
116     00FC      udat       equ      ubas          ; Datenport
    
```

```

117      00FD      usta      equ      udat+1
118      00FE      ucmd      equ      udat+2
119      00FF      ucon      equ      udat+3
120
121                                     ; *** SER mit UART 6551 als serieller Drucker
122
123      00EC      ubas1     equ      0cch          ; Basisport
124      00ED      udat1     equ      ubas1
125      00ED      usta1     equ      udat1+1
126      00EE      ucma1     equ      udat1+2
127      00EF      ucon1     equ      udat1+3
128
129                                     ; *** SER mit UART 6551 als AuX
130
131      00CC      ubas2     equ      0cch          ; Basisport
132      00CC      udat2     equ      ubas2
133      00CD      usta2     equ      ubas2+1
134      00CE      ucma2     equ      ubas2+2
135      00CF      ucon2     equ      ubas2+3
136
137                                     ; *** Serielle Schnittstelle KAS
138
139      00CA      casbas    equ      0cch
140      00CA      cmdcas    equ      casbas
141      00CB      datcas    equ      casbas+1
142
143                                     ; *** Tastatur
144
145      00E8      keybas    equ      0c8h
146      00E8      keyd      equ      keybas
147      00E9      keys      equ      keybas+1
148
149                                     ; *** Bootkarte
150
151                                     ; Ausgabe schaltet mit BIT7 gesetzt RAM/(EP)ROM aus
152                                     ; mit BIT7 =0 RAM/(EP)ROM aus
153                                     ; Bit 0..3 kann mit Ausgabe als BANK-Adresse (16..19) gesetzt werden
154                                     ; Bit 4..6 sind derzeit unbelegt
155
156      00C8      bbport    equ      0c8h
157
158                                     ; *** FL02
159
160                                     ; Belegung der Ports FDCSEL und FDCIRQ
161                                     ;
162                                     ; bit: 7      6      5      4      3      2      1      0
163                                     ; fdcirq drq   irq   hld   2sided -      -      -      -
164                                     ; fdcset side  moton  min1  dd   as4   as3   as2   as1
165
166      00C0      fcbas     equ      0c0h
167      00C0      fdccmd    equ      fcbas          ; Status und Befehlsregister
168      00C1      fdctrk    equ      fcbas+1        ; Trackregister
169      00C2      fdcsec    equ      fcbas+2        ; Sektorregister
170      00C3      fdcoat    equ      fcbas+3        ; Datenregister
171      00C4      fdcsel    equ      fcbas+4        ; Selektport
172      00C4      fdcirq    equ      fcbas+4
173
174                                     ; FDC - Befehle
    
```

```

175
176      0010      seek      equ      00010000b      ; mit HLD ohne VERIFY
177      0000      home      equ      00000000b      ; mit HLD ohne VERIFY
178      0008      reads     equ      10001000b      ; phys Sektor lesen IBM Format
179      0008      writes    equ      10101000b      ; phys Sektor schreiben IBM FORMAT
180      00C4      readid    equ      11000100b      ; ID-Feld lesen
181      00E4      readt     equ      11100100b      ; Track (kompl) lesen
182      00F4      writet    equ      11101000b      ; Track (kompl) schreiben
183      00D0      force1    equ      11010000b      ; Alle laufenden Funktionen abbrechen
184
185          ; Bei Selekt side2-motor-minis-soens dazuzuegen soweit noetig
186
187      0001      sela      equ      00000001b      ; Laufwerk A
188      0002      seib      equ      00000010b      ; Laufwerk B
189      0004      selc      equ      000000100b      ; Laufwerk C
190      0008      seld      equ      00001000b      ; Laufwerk D
191
192      0000      side2     equ      10000000b      ; Seite 2 ( Achtung JUMPER )
193      0020      minis     equ      00100000b      ; BITS=1 mini-Laufwerke
194      0010      soens     equ      00010000b      ; BIT4=1 soens BIT4=> soens
195
196          ; #####
197          ; XMOVE Puffer
198          ; #####
199
200          ; je 'groesser' dieser Puffer ist um so schneller wird
201          ; zwischen den Banken hin und her 'geschaufelt'
202          ; 3 Dinge sind jedoch zu beachten:
203          ; Die Puffergroesse geht voll von der TPA-Groesse ab !
204          ; Der Puffer muss im gemeinsamen RAM-Bereich liegen
205          ; Eine Puffergroesse unter 100H Bytes bringt kleinen
206          ; Gewinn ... das kann MOVE von BIOS gesteuert auch ...
207          ;
208      FA00      a$bbuf     equ      01a00h      ; Pufferstart
209      FC00      a$bend     equ      0fc00h      ; Pufferende+1
210      0200      a$bien     equ      a$bend-a$bbuf ; Pufferlaenge
211
212          ; #####
213          ; CCP - Bank
214          ; #####
215
216          ; fuer einen schnelleren WARMBOOT, wird CCP.COM beim Kaltstart
217          ; auf Bank 0 transferiert. Von dort wird es nach jedem Warmstart
218          ; geholt anstelle es jedesmal von der Diskette zu lesen ...
219
220      0000      ccpbnk     equ      0          ; in Bank 0
221      C000      ccpis      equ      0c000h      ; dort wird CCP 'zwischengelagert'
222      0000      ccpflen    equ      0000h      ; so 'lang' ist CCP
223
224          ; #####
225          ; Laufwerke
226          ; #####
227
228          ; hier UNVERAENDERBARE Rechenwerte (Laufwerksbezeichnung)
229
230          ; einfache Dichte
231
232      0001      maxi      equ      1          ; 8-zoll
    
```

```
233  
234 ;  
235  
236 0003 t40d equ 3 ; 40 Track 2-seitig  
237 0005 t80d equ 5 ; 80 Track 2-seitig  
238  
239 0006 ram equ 6 ; vorgesehen als RAM-DISK  
240 0007 hard equ 7 ; vorgesehen als HARDISK  
241  
242 ; hier gewuenschter Laufwerkstyp (MAXI-T80D-T40S usw)  
243 ; unter gewuenschtem Laufwerk eintragen  
244 ; Nicht belegte Laufwerke muessen mit NEIN eingetragen werden  
245  
246 0005 adrive equ t80d ; Laufwerk A  
247 0005 bdrive equ t80d ; Laufwerk B  
248 0000 cdrive equ nein ; Laufwerk C  
249 0000 ddrive equ nein ; Laufwerk D  
250  
251 ; Laufwerk E ist NUR als RAM-DISK (RAM) vorgesehen  
252  
253 0000 edrive equ nein ; Laufwerk E  
254  
255 ; Laufwerk F ist NUR als HARD-DISK (HARD) vorgesehen  
256
```

0 Error(s) Detected.
100 Symbols Detected.

FA00	A#BUF	208	210						
FC00	A#BEND	209	210						
0200	A#BLEN	210							
0005	ADRIVE	246							
FFFF	BANKED	50							
00C8	BBPORT	156							
4000	BBRAM	81							
0005	BDRIVE	247							
0007	BELL	59							
0020	BLANK	73							
0008	BS	60							
00CA	CASBAS	139	140	141					
0100	CCP	80							
0000	CCPBK	220							
C000	CCPIS	221							
0000	CCPLEN	222							
0000	CDRIVE	248							
001E	CHOME	71							
001A	CLS	67							
00CA	CMDCAS	140							
0000	CR	65							
0011	CTLQ	57							
0013	CTLS	58							
00CB	DATCAS	141							
0000	DDRIVE	249							
FC36	EMCBK	161							
FC35	EMLENK	100							
FC03	ECONIN	95							
FC00	ECONIST	94							
FC06	ECONOUT	96							
FC34	ECURENK	99							
0000	EDRIVE	253							
FC27	EFLOPPY	98							
001B	ESC	68							
FC24	ESETBK	97							
00C0	FCBAS	166	167	168	169	170	171	172	
00C0	FDCCMD	167							
00C3	FDCDAT	170							
00C4	FDCIR0	172							
00C2	FDCSEC	169							
00C4	FDCSEL	171							
00C1	FDCTRK	168							
000C	FF	64							
0000	FORCEI	183							
001C	FS	69							
001D	GS	70							
0007	HARD	240							
0000	HOME	177							
0009	HT	61							
0049	IOCMD	111							
0048	IODAT	110							
0040	IOEC	109	110	111					
FC00	IOSEG	83							
FFFF	JA	48	49	50					
0068	KEYBAS	145	146	147					
0068	KEYD	146							
0069	KEYS	147							
000A	LF	62							

0001	MAXI	232				
0020	MINIS	193				
F400	MONSEG	82				
0000	NEIN	49	248	249	253	
001F	NEWLINE	72				
0000	NULL	56				
0006	RAM	239				
00C4	READID	180				
0088	READS	178				
00E4	READT	181				
0031	REL	29				
0030	REV	30				
0010	SDEMS	194				
0010	SEEK	176				
0001	SELA	187				
0002	SELB	188				
0004	SELC	189				
0008	SELD	190				
0080	SIDE2	192				
0016	SYN	66				
0003	T400	236				
0005	T800	237	245	247		
0100	TFA	79	80			
00FC	UBAS	115	116			
00EC	UBAS1	123	124			
00CC	UBAS2	131	132	133	134	135
00FE	UCMD	118				
00EE	UCMD1	126				
00CE	UCMD2	134				
00FF	UCON	119				
00EF	UCON1	127				
00CF	UCON2	135				
00FC	UDAT	116	117	118	119	
00EC	UDAT1	124	125	126	127	
00CC	UDAT2	132				
0030	USR	31				
00FD	USTA	117				
00ED	USTA1	125				
00CD	USTA2	133				
000B	VT	63				
00A8	WRITES	179				
00F4	WRITET	182				

```

1          ;*****
2          ;*
3          ;* rel 1.0 vom 07.01.85
4          ;*
5          ;* Systemvereinbarungen Zeichen Ein/Ausgabe Schnittstellen
6          ;* und Baudrate ( falls implementiert )
7          ;*
8          ;*****
9
10         0001  mb$input      equ  0000000b   ; EINGABE Einheit
11         0002  mb$output    equ  00000010b  ; AUSGABE Einheit
12         0003  mb$inputout  equ  mb$input+mb$output ; EIN/AUSGABE Einheit
13         0004  mb$soft$baud equ  00000100b  ; Baudrate ueber Software waenibar
14         0008  mb$serial    equ  00001000b  ; Serienport evtl mit Protokoll
15         0010  mb$xon$loff  equ  00010000b  ; mit xon/xoff Protokoll
16
17         ;
18         ; Baudraten beziehen sich direkt auf 6551 Baustein in SER
19         ;
20
21         0000  baud$none    equ  0           ; keine Baudrate
22         0001  baud$50     equ  00010b     ; 50 baud
23         0002  baud$75     equ  0010b     ; 75 baud
24         0003  baud$110    equ  00110b    ; 110 baud
25         0004  baud$134    equ  0100b     ; 134.5 baud
26         0005  baud$150    equ  0101b     ; 150 baud
27         0006  baud$300    equ  0110b     ; 300 baud
28         0007  baud$600    equ  0111b     ; 600 baud
29         0008  baud$1200   equ  1000b     ; 1200 baud
30         0009  baud$1800   equ  1001b     ; 1800 baud
31         000A  baud$2400   equ  1010b     ; 2400 baud
32         000B  baud$3600   equ  1011b     ; 3600 baud
33         000C  baud$4800   equ  1100b     ; 4800 baud
34         000D  baud$7200   equ  1101b     ; 7200 baud
35         000E  baud$9600   equ  1110b     ; 9600 baud
36         000F  baud$19200  equ  1111b     ; 19.2k baud
37

```

0 Error(s) Detected.
22 Symbols Detected.

0003	BAUD\$110	24	
0008	BAUD\$1200	29	
0004	BAUD\$134	25	
0005	BAUD\$150	26	
0009	BAUD\$1000	30	
000F	BAUD\$19200	36	
000A	BAUD\$2400	31	
0006	BAUD\$300	27	
000B	BAUD\$3600	32	
000C	BAUD\$4800	33	
0001	BAUD\$50	22	
0007	BAUD\$600	28	
000U	BAUD\$7200	34	
0002	BAUD\$75	23	
000E	BAUD\$9600	35	
0000	BAUD\$NONE	21	
0003	ME\$IN\$OUT	12	
0001	ME\$INPUT	10	12
0002	ME\$OUTPUT	11	12
0008	ME\$SERIAL	14	
0004	ME\$SOFT\$BAUD	13	
0010	ME\$XON\$XOFF	15	

```

1      ;*****x
2      ;* x
3      ;* Macro Definitionen fuer CP/M3 BIOS x
4      ;* x
5      ;* Aufrufvereinbarungen x
6      ;* x
7      ;* Generierung der DRIVETABLE x
8      ;* x
9      ;* @tbl:      tbl <opn0,opn1,...> ; Name der XDPH's x
10     ;* x
11     ;* Generierung der XDPH's (Parameter in einer Zeile!) x
12     ;* x
13     ;* dphname:  dph      XLT-Tabelle,      ; zum Lautwerk x
14     ;*          DPB,      ; zum Laufwerk x
15     ;*          cchecksum#size, ; (optional) x
16     ;*          alloc#size  ; (optional) x
17     ;* x
18     ;* um Fehler zu vermeiden bitte die beiden letzten Parameter x
19     ;* weglassen - GENCPM.COM macht das fuer uns x
20     ;* x
21     ;* Generierung der SKEW-Tabelle x
22     ;* x
23     ;* xltname:  skew  sectors,      ; wieviel hat die Disk? x
24     ;*          skewfactor,      ; den Faktor ? x
25     ;*          first#sector      ; Beginn mit Sektor (1) x
26     ;* x
27     ;* Generierung des DISK-PARAMETER-BLOCK (dpb) x
28     ;* x
29     ;* dpbname:  dpb      Sektorgroesse, ; physikalisch x
30     ;*          wieviel#Track,      ; vorne (+hinten) x
31     ;*          ?Tracks,             ; pro Seite x
32     ;*          Block#groesse,      ; in Bytes (dezimal) x
33     ;*          DIR-Eintraege,      ; wieviel moeglich ? x
34     ;*          Systemspuren        ; reservierte Tracks x
35     ;* x
36     ;*****x
37
38     ;
39     ; *****x
40     ; Laufwerkstabelle (@UTBL)
41     ; *****x
42     ;
43
44     ;
45     ; enthaelt immer 16 Eintraege, unbenutzte Laufwerke
46     ; werden mit 0 eingetragen
47     ;
48
49     dtbl macro ?list
50           local ?n
51           defl 0
52           irp ?drv,<?list>
53           ?n defl ?n+1
54           defw ?drv
55           endm
56           rept (16-?n)
57           defw 0
58           endm

```

```

59          endm .
60          ;
61          ;
62          ; *****
63          ; XDFH-Macro
64          ; *****
65          ;
66          ;
67          gph macro ?trans,?dpo,?csize,?asize
68             local ?csv,?alv
69             defw ?trans                ; Adresse der Skew-Tabelle (XLT)
70             defb 0,0,0,0,0,0,0,0      ; BIOS Bereich
71             defb -1                    ; Media-flag
72             defw ?dpo                  ; Adresse des DFB
73
74             if not nul ?csize
75
76                 defw ?csv              ; (optional) Checksum-Vektor
77
78             else
79
80                 defw -2                 ; CSV wird von GENCPM eingetragen
81
82             endif
83
84             if not nul ?asize
85
86                 defw ?alv              ; (optional) Allocation-Vektor
87
88             else
89
90                 defw -2                 ; ALV wird von GENCPM eingetragen
91
92             endif
93
94                 defw -2,-2,-2          ; DINBCB,DTABCB,HASH und HASH-Bank
95                 defb 0                 ; wird von GENCPM eingetragen
96
97             if not nul ?csize
98
99             ?csv: defs ?csize          ; Checksum-Vektor
100
101             endif
102
103             if not nul ?asize
104
105             ?alv: defs ?asize         ; Allocation-Vektor
106
107             endif
108
109             endm
110
111          ;
112          ; *****
113          ; DBP-Macro
114          ; *****
115          ;
116          ;

```

```

117         dpb    macro  ?psize,?pspt,?trks,?bls,?ndirs,?off,?ncks
118             local  ?spt,?bsh,?blm,?exm,?dsm,?drm,?al0,?all,?cks,?psh,?psm
119             local  ?n
120
121             ;;
122             ;; physikalische Sektor-Maske und physikalischer Sektor-shift
123             ;;
124
125         ?psh   defl  0
126         ?n     defl  ?psize/128
127         ?psm   defl  ?n-1
128             rept  8
129         ?n     defl  ?n/2
130
131             if  ?n eq 0                ;; = 0
132
133                 exitm
134
135             endif
136
137         ?psh   defl  ?psh+1
138             endm
139         ?spt   defl  ?pspt*(?psize/128)
140
141         ?bsh   defl  3
142         ?n     defl  ?bls/1024
143             rept  8
144         ?n     defl  ?n/2
145
146             if  ?n eq 0                ;; = 0
147
148                 exitm
149
150             endif
151
152         ?bsh   defl  ?bsh+1
153             endm
154         ?blm   defl  ?bls/128-1
155         ?size  defl  (?trks-?off)*?spt
156         ?dsm   defl  ?size/(?bls/128)-1
157         ?exm   defl  ?bls/1024
158
159             if  ?dsm gt 255
160
161                 if  ?bls eq 1024
162
163                     exitm                ;; passt nicht mit lk Blocks
164
165                 endif
166
167             ?exm defl  ?exm/2
168
169             endif
170
171         ?exm   defl  ?exm-1
172         ?all   defl  0
173         ?n     defl  (?ndirs*32+?bls-1)/?bls
174             rept  ?n

```

```

175      ?all  defl  (?all shr 1) or 0000h
176      endm
177      ?al0  defl  high ?all
178      ?all  defl  low ?all
179      ?drn  defl  ?ndirs-1
180
181      if not nul ?ncks
182
183      ?cks  defl  ?ncks
184
185      else
186
187      ?cks  defl  ?ndirs/4
188
189      endif
190
191      defw  ?spt                ; 128 Byte (log)-Sektoren pro Track
192      defb  ?bsh,?blm         ; Block-shift und Maske
193      defb  ?exm              ; Extent-Mmaske
194      defw  ?dsm              ; Maximale Block-Anzahl
195      defw  ?drn              ; Maximale DIN-Eintraege
196      defb  ?al0,?all         ; Belegungs-vektoren
197      defw  ?cks              ; Pruefsumme
198      defw  ?off              ; Reservierte Tracks (System)
199      defb  ?psh,?psm         ; (phys)-Sektor Groesse- & Shift-maske
200      endm
201
202      ;
203      ;*****
204      ; Hilfsmacros
205      ;*****
206      ;
207
208      gcd  macro  ?m,?n
209
210      ;;
211      ;; Groesster gemeinsame Teiler von m,n
212      ;; Ergebnis in Variabler GCDN
213      ;;
214
215      ?gcdm defl  ?m          ;; Variable m
216      ?gcdn defl  ?n          ;; Variable n
217      ?gcdr defl  0           ;; Variable r
218
219      rept 65535
220      ?gcdx defl  ?gcdm/?gcdn
221      ?gcdr defl  ?gcdm-?gcdx*?gcdn
222      if ?gcdr eq 0
223      exitm
224      endif
225      ?gcdm defl  ?gcdn
226      ?gcdn defl  ?gcdr
227      endm
228
229      ;
230      ;*****
231      ; Macro fuer SKEW
232      ;*****

```

```

233      ;
234
235      skew macro ?secs,?skf,?fsc
236      ?nxtsec defl 0           ;; Naechster Sektor
237      ?nxtbas defl 0          ;; +1 bei Ueberlauf
238      gcd      %?secs,?skf
239
240      ;;
241      ;;      ?gcdn = gcd(?secs,skew)
242      ;;
243
244      ?neltst defl ?secs/?gcdn
245
246      ;;
247      ;; N<LTST ist die Anzahl der zu generierenden Elemente
248      ;; bis ein Element wiederholt wurde
249      ;;
250
251      ?nelts defl ?neltst      ;; Zaehler
252      rept ?secs              ;; einmal pro Sektor
253      defb ?nxtsec+?fsc
254      ?nxtsec defl ?nxtsec+?skf
255
256      if ?nxtsec gt ?secs
257
258      ?nxtsec defl ?nxtsec-?secs
259
260      endif
261
262      ?nelts defl ?nelts-1
263
264      if ?nelts eq 0
265
266      ?nxtbas defl ?nxtbas+1
267      ?nxtsec defl ?nxtbas
268      ?nelts defl ?neltst
269
270      endif
271      endm
272      endm
273

```

0 Error(s) Detected.
 5 Symbols Detected.

0000	DPB	117
0000	DPH	67
0000	DTBL	49
0000	GCD	208
0000	SKEM	235

Kapitel 12 Generierung der Datei CPM3.SYS

Voraussetzung ist das Vorhandensein eines CP/M Computers. Es muß sich dabei nicht notwendigerweise um einem CP/M 3 Computer handeln (praktischer wäre es aber schon).

Zur Generierung müssen folgende Programme zur Verfügung stehen:

1. Die Dateien RESBDOS3.SPR und BNKBDOS3.SPR, dies ist der von Digital Research gelieferte BDOS-Anteil an CP/M 3.
2. Ein Macro-Assembler wie Z80ASM.COM oder M80.COM.
3. Der CP/M-Linker LINK.COM (L80.COM ist nicht so ohne weiteres geeignet).
4. Das Programm GENCPM.COM das zum Lieferumfang von CP/M 3 gehört.
5. Ein Editor und evtl. ein Debugger (z.B. ZSID).
6. Alle BIOS-Dateien, wie sie in den vorangegangenen Beispielen gezeigt wurden oder die entsprechenden Gegenstücke wie sie mit einem CP/M 3 System mitgeliefert werden sollten.

Es kann möglich sein (siehe hierzu die Computer-Unterlagen), daß einige BIOS-Segmente nur als REL-Datei geliefert wurden, und nur z.B. CHARIO wird mitgeliefert - zur Anpassung neuer Schnittstellen. Meist können alle 'restlichen' Dateien aber extra bestellt werden. (Man sollte dies tun, denn damit hat man das System besser in der 'Hand', wenn man jemals vor hat Erweiterungen vorzunehmen.)

7. Kenntnisse im Programmieren auf Assemblerebene, wenn es darum geht ein 'Fremdsystem' anzupassen.

Sind alle genannten Voraussetzungen erfüllt, die einzelnen Programm-Segmente fehlerfrei und noch genügend Platz auf der Diskette kann die Generierung der Datei CPM3.SYS beginnen:

1.Schritt:

Die Dateien SCB, BIOSKRNL, CHARIO, MOVE, DISKIO und BOOT assemblieren (oder eben die Dateien die mitgeliefert wurden). Die Zieldatei sollte eine REL-Datei sein.

2.Schritt:

Alle Dateien werden zusammengelinkt mit dem Programm LINK.COM. Dies geschieht mit folgender Syntax:

```
LINK BNKBIOS3[63]=SCB, BIOSKRNL, CHARIO, MOVE, DISKIO, BOOT
```

Mit diesem Vorgang wird die Datei BNKBIOS3.SPR generiert, der komplette BIOS-Anteil an CPM3.SYS.

3.Schritt:

Es werden nun nur noch die drei genannten SPR-Dateien und das Programm GENCPM.COM benötigt. Die SYS-Datei

wird durch einfaches Aufrufen von GENCPM generiert.
Hierzu werden von GENCPM jedoch viele Fragen (leider
auf Englisch) gestellt. Ein entsprechender Dialog
zeigt das folgende Beispiel:

Die Übersetzung der englischen Texte wurde zur besseren
Übersicht durch drei Sterne (XXX) am Beginn hervorgehoben.

Das Programm GENCPM meldet sich wie folgt:

CP/M 3.0 System Generation
Copyright (C) 1982, Digital Research

Default entries are shown in (parens).
Default base is Hex, precede entry with # for decimal

Use GENCPM.DAT for defaults (Y) ? _

XXX Die Kopfzeile benötigt kaum eine Übersetzung
darunter

XXX Vorgabewerte sind in (Klammern).

XXX Vorgabebasis ist HEX, # voranstellen für Dezimal
und gleich die erste Frage:

XXX soll GENCPM.DAT zur Vorgabe verwendet werden?

diese Frage taucht nur auf, wenn die Datei GENCPM.DAT auf der
Diskette zu finden ist. Ist diese Datei vorhanden, sollte sie auf
alle Fälle gesichert werden. Es folgt die Frage:

Create a new GENCPM.DAT file (N) ?

XXX soll eine neue GENCPM.DAT Datei eröffnet werden (N) ?

diese Frage muß mit 'Y' (ja) beantwortet werden, ist es nicht
erwünscht, genügt ein <cr>, es kann natürlich auch ein 'N' einge-
geben werden.

Eine Neueröffnung bietet den Vorteil später mit GENCPM AUTO
arbeiten zu können - gleichzeitig hat man ein Protokoll.

Alle Daten werden in der Datei GENCPM.DAT unter einem Label
(Namen) abgelegt, die Datei kann im Übrigen mit TYPE auf die
Konsole oder den Drucker ausgegeben und/oder mit einem Editor
bearbeitet werden.

Die Variablennamen werden in den nachfolgenden Beispielen immer
als 'DAT-Variable' angeführt.

Wir beantworten in unserem Beispiel die Frage mit 'Y' (=ja)

Die DAT-Variable heißt CRDATAF

Es folgt die Frage:

Display Load Map at Cold Boot (Y) ?

XXX Ladeweite beim Booten ausgeben (Y) ?

mit dieser Frage ist gemeint, ob beim Kaltstart die Speicherzuweisung ausgegeben werden soll. Dies könnte wie folgt aussehen:

```
RESBIOS3 SPR F600H 0600H
BNKBIOS3 SPR B100H 0F00H
RESBDOS3 SPR F000H 0600H
BNKBDOS3 SPR 8700H 2A00H
```

und gibt die Startadressen des residenten (RES) BDOS und BIOS an, also die Programmteile, auf die von allen Banken aus zugegriffen werden kann, während die ge'bank'ten Programmteile (BNK) immer auf Bank 0 zu finden sind.

Ob diese Information dem Benutzer beim Kaltstart nützlich ist, sei ihm selbst überlassen.

Beantwortung der Frage mit <cr> oder 'Y' bedeutet Ja, mit 'N' bedeutet Nein.

DAT-Variable: PRTMSG

Weiter geht es mit der Frage:

Number of console columns (#80) ?

XXX Anzahl der Zeichen pro Zeile (#80) ?

Diese Frage bezieht sich auf die Zeichenanzahl bei der Ausgabe von Zeichen auf die Konsole (bzw. dem Bildschirm).

Terminals mit z.B. 64 Zeichen pro Zeile können hier angepaßt werden. Terminals, die mit dem 80. Zeichen eine <cr>-<lf> Kombination ausgeben, sollten auf 79 Zeichen pro Zeile angepaßt werden.

Anmerkung:

Diese Definition bezieht sich nur auf CP/M mit seinen eigenen Unterprogrammen, nicht auf andere Programme wie z.B. Wordstar (R)

DAT-Variable PAGWID

Die nächste Frage lautet:

Number of lines in console page (#24) ?

XXX Anzahl der Zeilen pro Seite (#24) ?

Dies hängt von der verwendeten Software ab. Üblich sind 24 Zeilen. Die Statuszeile, wie sie von manchen Terminals oder Video-Kartentreibern zur Verfügung gestellt wird, zählt in diesem Zusammenhang nicht.

DAT-Variable PAGLEN

Weiter mit der Zuweisung von <backspace> und <DELeTe>

Backspace echoes erased character (N) ?

XXX backspace soll das letzte Zeichen wiederholen (N) ?

Üblich ist 'Nein' - <cr> oder N sonst 'Y'

DEL-Variable BACKSPC

Rubout echoes erased character (Y) ?

XXX DEL soll das letzte Zeichen wiederholen (Y) ?

Üblich ist es bei DEL(ete) das gelöschte Zeichen noch einmal auszugeben.

Dies stammt noch aus der Zeit, als die Konsolenausgabe noch nicht über Bildschirme, sondern über Drucker (oder Fernschreiber) gemacht wurde und diese konnten damals kein Backspace - wie sollte man also sonst ein erfolgtes Löschen darstellen.

Heute ist es angenehmer DEL wie Backspace zu behandeln.

<cr> oder 'Y' veranlaßt eine Zeichenwiederholung, ein 'N' behandelt DEL wie Backspace.

DEL-Variable RUBOUT

weiter mit:

Initial default drive (A:) ?

XXX welches Boot-Laufwerk (A:) ?

diese Frage ist mit <cr> zu beantworten, wenn das verwendete Monitorprogramm auf Laufwerk A bootet. Dies dürfte die übliche Bootversion sein.

DEL-Variable BOOTDRV

Es geht nun an die Zuweisung der Speicherbereiche:

Top page of memory (FF) ?

XXX Oberster RAM Bereich in Seiten -100H- (FF) ?

Bei der Zuweisung sind 3 Dinge zu beachten:

1. Das MOVE-Fenster für Programm-Transfer zwischen den Banken
2. Ein evtl. notwendiger Vektor-Bereich für Interrupts und
3. Ein evtl. vorhandener Puffer für ein VIDEO-Treiber

Das MOVE-Fenster hat am günstigsten eine Größe von 1k, da dies auch die Größe eines Sektors ist.

Fenster unter 100H bringen keinen Gewinn, denn ein 80H Fenster ist in SCB definiert und liegt sowieso im gemeinsamen RAM-Bereich.

Andererseits ist es der Wunsch vieler Benutzer einen TPA-Bereich von 60k zu haben, obwohl dies bereits mehr ist als CP/M2 in der 'normalen' single-density Version hat, denn unter CP/M 3 ist wirklich TPA gemeint, also den RAM-Bereich der dem Anwender zur Verfügung steht. Jede extra Speicherzuweisung geht also von der TPA-Größe ab!

Achtung:

Das Programm GENCPM kann bei der Speicherzuweisung einen Rundungsfehler machen. Um dies zu umgehen ist es wichtig im letzten Programmsegment zusätzlich 100H Bytes zu reservieren.

DAT-Variable MEMTOP

Nächste Frage:

Bank-switched memory (Y) ?

XXX gebanktes RAM (Y)

Die größten Vorzüge hat CP/M3 nur im gebankten System. Sie sollten die Frage also mit <cr> oder 'Y' beantworten. Die gezeigten Assemblerprogramme sind im Übrigen alle für ein gebanktes System geschrieben.

Nur wenn obige Frage mit Y beantwortet wurde, werden übrigens die nächsten Fragen gestellt:

DAT-Variable BNKSWT

Common memory base page (C0) ?

XXX Beginn des gemeinsamen RAM-Bereichs (C0) ?

Gemeint ist hier weniger der effektive Beginn des gemeinsamen RAM-Bereiches, vielmehr das mögliche ENDE des gebankten Bereiches.

Hierzu folgendes:

In der ausgelieferten Version wird der CCP in Bank 0 auf den RAM-Bereich D000-DFFF transferiert (DEFAULT.INC).

Es ist anzunehmen, daß GENCPM auch hier einen Überlauf-fehler hat, daher ist in der ausgelieferten Version der gemeinsame Startbereich auf C0<00>H gelegt.

Anmerkung:

Die Größe des gemeinsamen RAM-Bereichs hat nicht direkt etwas mit der Größe der TPA zu tun, bei einem gemeinsamen RAM-Bereich von 8K kann sehr wohl eine 60K TPA vorhanden sein, sind alle (nachfolgenden) Zeiger richtig gesetzt, geht lediglich in den Banks 0 und über der TPA-Bank (1) Speicherplatz verloren. Hierzu muß bei der (nachfolgenden) Definition lediglich der Speicherbereich ab E000 im Bankbereich ausgeklammert werden.

DAT-Variable COMBAS

Nächste Frage:

Long error messages (Y) ?

XXX Ausführliche Fehlermeldungen - in Englisch - (Y) ?

Auf Wunsch kann CP/M3 hier recht exakte Fehlermeldungen ausgeben, die dem Computerlaien jedoch kaum etwas sagen, ja eher zur Verwirrung beitragen. Die Entscheidung bleibt beim Anwender.

DAT-Variable LERROR

Nun wird die erste Frageserie mit:

Accept new system definition (Y) ?

XXX werden diese neuen System-Definitionen akzeptiert (Y)?

beendet.

Mit einem 'N' geht das ganze Fragespiel von vorne los, ein <cr> oder 'Y' leitet zum Ausdruck des Textes:

Setting up Allocation vector for drive A:
Setting up Checksum vector for drive A:
Setting up Allocation vector for drive B:
Setting up Checksum vector for drive B:

XXX Bank 1 and Common are not included XXX
XXX in the memory segment table XXX

Dies deutet an, daß die Belegungsvektoren (Allocation) und die Prüfsummen-Vektoren für die Laufwerke A: und B: in Bank 0 reserviert (und belegt) wurden.

GENCPM übernimmt diese Reservierung für alle Laufwerke, die in DRVTLB zugewiesen sind und in deren XDPH (siehe dort) eine entsprechende Zuordnung durch GENCPM verlangt wird.

Es geht nun weiter mit der Speicherzuweisung in den Bankbereichen:

Number of memory segments (#3) ?

XXX Anzahl der Speicher Segmente (#3) ?

diese Frage wird nur gestellt, wenn die Frage nach dem Banking mit 'Y' beantwortet wurde.

Hier können nun die BANK's oder auch Speichersegmente eingegeben werden (bis zu 15).

Anmerkung:

Nicht mitgezählt werden darf jedoch Bank 1, da diese Bank die sogenannte TPA Bank ist (also die Bank, in der die Programme ablaufen ... sollten).

Darüberhinaus darf der Speicherbereich, der dem (gebankten) BDOS und BIOS zugeordnet ist, hier nicht noch einmal zugewiesen werden.

GENCPM verwendet die Speichersegmente als Puffer und für die HASH-Code-Tabellen.

DAT-Variable NUMSEG

Danach folgt die Frage nach der speziellen Zuweisung, zuerst mit der Information von wo bis wo eigentlich CP/M liegt:

CP/M 3 Base,size,bank (8C,34,00)

d.h. CP/M 3 beginnt (Base) bei 8C00H, ist 3400H Bytes lang (size) und residiert auf Bank 0 (bank).

Beachten Sie bitte: 8C00H+3400H ist C000H (oder das was wir als COMBAS vorgegeben haben!).

Der Bereich 0...8C00 kann nun CP/M zugewiesen werden nach der Frage:

Enter memory segment table:

XXX Bitte Segment-Zuweisung eingeben)

Base,size,bank (00,80,00)

ein <cr> genügt, wenn der Bereich so belassen werden soll.

Wurden bei NUMSEG mehrere Segmente vorgegeben so wird nun für jedes Segment die Frage nach der entsprechenden Speicherzuweisung gestellt.

Bitte beachten: Der gemeinsame RAM-Bereich muß immer ausgeklammert bleiben (d.h. COMBAS ist immer RAM-ENDE).

DAT-Variable(n) MEMSEG00...MEMSEG0F

Ist die Zuweisung erfolgt, gibt GENCPM noch einmal die Bereich an:

CP/M 3 Sys 8C00H 3400H BANK 00
Memseg No. 00 0000H 8000H BANK 00

usw. wenn mehrere Segmente definiert wurden. Danach die Frage:

Accept new memory segment table entries (Y) ?

XXX neue Speicherzuweisung akzeptiert (Y) ?

mit <cr> gehts weiter, mit 'N' gehts von vorne los.

Setting up directory hash tables:

Enable hashing for drive a: (Y) ?

XXX Zuweisung der Hash-Tabellen :

XXX Hash Tabelle für Laufwerk A: (Y) ?

steht 'nur' eine Bank zur Verfügung kann meist nur für 2 Laufwerke eine Hash-Tabelle zugewiesen werden, diese liegt immer in Bank 0.

Die Belegung der Hashbuffer und die Zuteilung der Hash-Bank wird von GENCPM nur dann übernommen, wenn im entsprechenden XDPH (siehe später) ein FFFE eingegeben wird.

DAT-Variable HASHDRVA...HASHDRVP (Laufwerk A bis P)

Danach werden wieder Informationen ausgegeben:

Setting up Blocking/Deblocking Buffer
The physikal record size is 400H

Available space in 256 byte pages
TPA = 00F0H, Bank 0 = 0078H, other banks = 0000H

XXX Belegung des Blocking/Deblocking-Puffers
XXX die physikalische Blockgröße ist 400H (das ist 1K)

XXX Verfügbarer Speicherplatz in 256 Byte Seiten
XXX TPA = 00F0H, Bank 0 = 0078H, andere Banks = 0000H

Die nachfolgenden Fragen sind nun recht unterschiedlich zu beantworten, mit entsprechend unterschiedlichen Ergebnissen.

Es kann die Größe von zwei verschiedenen Puffern vorgegeben werden, die im gebankten Bereich liegen. In diese Puffer werden zum einen die Directory und zum andern Daten eingelesen.

Je größer die Puffer definiert werden, umso mehr (und umso schneller) kann auf einmal eingelesen werden. Bei nur einer Bank ist die Kapazität natürlich schnell erschöpft.

Zu beachten ist darüberhinaus, daß der Pufferbereich für das Inhaltsverzeichnis NUR in Bank 0 angelegt wird, bei vielen Laufwerken kann es da schon einmal 'eng' werden.

Die ersten Fragen betreffen Laufwerk 'A', dieses sollte u.U etwas bevorzugt 'behandelt' werden, da dieses Laufwerk am meisten benutzt wird:

Number vor directory buffers for drive A:(#1) ?

XXX Anzahl der DIR-Puffer für Laufwerk A:(#1) ?

Die Frage kann mit bei 2 Laufwerken mit #8 beantwortet werden, beachten Sie aber bitte die jeweils folgenden Angaben über den 'restlichen' Speicherplatz.

DAT-Variable NDIRRECA...NDIRRECP

Es folgt: (nach der Restspeicherangabe, wie oben übersetzt)

Number of data buffers for drive A:(#1) ?

XXX Anzahl der Daten-Puffer für LW A:(#1) ?

Auch diese Frage kann mit #8 beantwortet werden.

DAT-Variable NDTARECA...NDTARECP

gleich danach wird gefragt:

Allocate buffers outside of Common (Y) ?

XXX Allocation-Puffer ausserhalbe des gemeinsamen Bereiches verlegen (Y) ?

Diese Frage beantworten Sie bitte mit 'Y', sonst wird nur die TPA unnötig verkleinert.

Im anderen Falle sind die Allocation-Vektoren zwar aus der TPA heraus zwar zugänglich, aber da dies nicht immer der Fall sein muß, nützt diese Kenntnis eigentlich wenig, ausser für Sonderanwendungen.

DAT-Variable ALTBNKSA...ALTBNKSP

Diese 'Fragerei' geht nun für alle eingebundenen Laufwerke weiter.

Werden Fehler bei der Belegung gemacht, so meldet GENCPM dieses mit:

ERROR: unable to allocate buffer space

XXX FEHLER: kann Pufferplatz nicht zuweisen

wobei anstelle '.....' angegeben wird, ob es DIR oder Datenpuffer ist, der nicht zugewiesen werden kann.

Ist alles zugewiesen und von GENCPM akzeptiert, folgt die Frage:

Accept new puffer definitions (Y) ?

XXX ist neue Pufferdefinition akzeptiert (Y) ?

Sind Sie damit zufrieden genügt ein <cr>, wollen Sie noch weitere Möglichkeiten probieren geben Sie ein 'N' ein.

Haben Sie die Frage mit 'Y' oder <cr> beantwortet gibt GENCPM die gültige Speicheraufteilung aus:

BNKBIOS3 SPR	F600H 0800H	(also von F600H..FDFFH)
BNKBIOS3 SPR	B800H 0800H	(also von B800H..BFFFH)
RESEBOS3 SPR	F000H 0600H	(also von F000H..F5FFH)
BNKBDOS3 SPR	8B00H 2D00H	

XXX CP/M 3.0 SYSTEM GENERATION DONE XXX

XXX CP/M 3.0 System Generierung abgeschlossen

Der Vollständigkeit halber, ist nachfolgend nocheinmal ein kompletter Durchlauf (mit PUT aufgezeichnet) abgedruckt.

B)gencpm

CP/M 3.0 System Generation
Copyright (C) 1982, Digital Research

Default entries are shown in (parens).
Default base is Hex, precede entry with # for decimal

Use GENCPM.DAT for defaults (Y) ? n

Create a new GENCPM.DAT file (N) ? y

Display Load Map at Cold Boot (Y) ? y

Number of console columns (#50) ? #50

Number of lines in console page (#24) ? #24

Backspace echoes erased character (N) ? n

Rubout echoes erased character (Y) ? n

Initial default drive (A:) ? <cr>

Top page of memory (FF) ? fa

Bank switched memory (Y) ? y

Common memory base page (00) ? c0

Long error messages (Y) ? y

Accept new system definition (Y) ? y

Setting up Allocation vector for drive A:

Setting up Checksum vector for drive A:

Setting up Allocation vector for drive B:

Setting up Checksum vector for drive B:

*** Bank 1 and Common are not included ***

*** in the memory segment table. ***

Number of memory segments (#3) ? 1

CP/M 3 Base,size,bank (50,33,00)

Enter memory segment table:

Base,size,bank (00,80,00) ?<cr>

CP/M 3 Sys 8000H 3300H Bank 00

Memseg No. 00 0000H 8000H Bank 00

Accept new memory segment table entries (Y) ? y

Setting up directory hash tables:

Enable hashing for drive A: (Y) ? y

Enable hashing for drive B: (Y) ? y

The physical record size is 0400H:

Available space in 256 byte pages:
TPA = 00EFH, Bank 0 = 0078H, Other banks = 0000H

Number of directory buffers for drive A: (#1) ? 8

Available space in 256 byte pages:
TPA = 00EFH, Bank 0 = 0057H, Other banks = 0000H

Number of data buffers for drive A: (#1) ? 8
Allocate buffers outside of Common (N) ? y

Available space in 256 byte pages:
TPA = 00EFH, Bank 0 = 0037H, Other banks = 0000H

Number of directory buffers for drive B: (#1) ? 8

Available space in 256 byte pages:
TPA = 00EFH, Bank 0 = 0016H, Other banks = 0000H

Number of data buffers for drive B: (#1) ? 8
Allocate buffers outside of Common (N) ? y

ERROR: Unable to allocate Data deblocking buffer space.

*** da passte wohl was nicht - das Menue beginnt von neuem ***

The physical record size is 0400H:

Available space in 256 byte pages:
TPA = 00EFH, Bank 0 = 0078H, Other banks = 0000H

Number of directory buffers for drive A: (#8) ? 8

Available space in 256 byte pages:
TPA = 00EFH, Bank 0 = 0057H, Other banks = 0000H

Number of data buffers for drive A: (#8) ? 8
Allocate buffers outside of Common (Y) ? y

Available space in 256 byte pages:
TPA = 00EFH, Bank 0 = 0037H, Other banks = 0000H

Number of directory buffers for drive B: (#8) ? 4

Available space in 256 byte pages:
TPA = 00EFH, Bank 0 = 0026H, Other banks = 0000H

Number of data buffers for drive B: (#8) ? 4
Allocate buffers outside of Common (Y) ? y

Available space in 256 byte pages:
TPA = 00EFH, Bank 0 = 0016H, Other banks = 0000H

Accept new buffer definitions (Y) ? y

BNKBIOS3 SPR F500H 0600H

BNKBIOS3 SPR BA00H 0600H

RESBIO3 SPR EF00H 0600H

BNKBIO3 SPR 8C00H 2E00H

*** CP/M 3.0 SYSTEM GENERATION DONE ***

TEIL V Einblicke, Besonderheiten und Ausblicke	
Einblicke auf die Diskette	155
... nun noch das besondere Interrupts und RAM-Floppy	163
Ausblicke - oder was kommt danach	175



Kapitel 1 Einblicke auf die Diskette

Es wurde in den vorangegangenen Kapiteln viel über Inhaltsverzeichnisse gesprochen und über Tracks, Sektoren usw. Es ist an der Zeit, sich einmal im wahren Sinne des Wortes ein Bild davon zu machen wie das den wohl 'wirklich' aussieht.

Das nachfolgende Beispiel zeigt einmal den Inhalt der ersten 8 Zeilen eines Inhaltsverzeichnisses.

```
00: 0053 5441 544C 494E 4549 4E43 0000 0045 .STATLINEINC...E
10: 1000 1100 1200 1300 1400 0000 0000 0000 .....
20: 0056 3933 3636 2020 2052 454C 0000 0007 .V9366 REL....
30: 1500 0000 0000 0000 0000 0000 0000 0000 .....
40: E552 4543 414C 4C20 205A 3830 0000 0020 .RECALL Z50...
50: 1700 1800 0000 0000 0000 0000 0000 0000 .....
60: 0052 4543 414C 4C20 2043 CF4D 0000 0003 .RECALL C.M....
70: 3101 0000 0000 0000 0000 0000 0000 0000 .....
```

Acht Zeilen wurden deshalb gewählt, weil sie gerade dem Inhalt von einem logischen Sektor (128-Bytes=80H-Bytes) entsprechen.

In diese Sektorgröße passen 4 DIR-Einträge falls, das Inhaltsverzeichnis nicht mit INITDIR 'vorbehandelt' wurde, andernfalls nur 3 Einträge.

Das Beispiel soll nun einmal näher untersucht werden:

Die jeweils ersten 3 Spalten sind relativ uninteressant, sie stellen lediglich die relative Adresse des ersten Bytes nach dem Doppelpunkt dar. Die jeweils folgenden Bytes entsprechen demnach den (relativen) Adressen 01,02 ... 11,12 bis 7F. Alle Angaben sind übrigens in HEX (also Basis 16).

Jeweils 2 Zeilen (also von 00...1f, 20...3f usw.) entsprechen einem FCB (File Control Block). In diesem FCB sind alle Angaben enthalten, die das BDOS über eine bestimmte Datei wissen muß.

Diese Angaben sollen nun nachfolgend analysiert werden. Beginnen wir mit der ersten Datei:

Byte 00 hier sind folgende Einträge möglich:

- 00..0F Dies gibt die USER-Ebene an, in welcher die Datei abgespeichert wurde. (00=0,01=1 usw)
- 20 Gibt an, daß nachfolgend der Diskettenname eingetragen ist. (nur in einem erweiterten Inhaltsverzeichnis möglich)
- 21 Bezeichnet den Zusatz-FCB für jeweils 3 DIR-Einträge in einem erweiterten Inhaltsverzeichnis.
- E5 Bezeichnet eine gelöschte Datei.

Byte 01..08 Ab Byte 1 folgt der Dateiname. Dieser muß immer in Großbuchstaben eingetragen sein.

Der Grund liegt darin, daß der CCP grundsätzlich alle Eingaben vor der eigentlichen Abarbeitung in Großbuchstaben umwandelt. Ein Dateiname in Kleinbuchstaben könnte also niemals aufgerufen werden, er könnte nicht einmal (so ohne weiteres) aus dem Inhaltsverzeichnis gelöscht werden.

Der Dateiname darf bis zu acht Buchstaben lang sein. Ist der Name kürzer, muß der Rest mit Leerzeichen (20H) aufgefüllt werden.

Byte 09..0B Es folgt der Index. Er darf 3 Zeichen lang sein, im übrigen gilt auch hier das für den Dateinamen gesagte.

Byte 0C Dies ist das sog. EX(tend)-Feld. Ist eine Datei größer als 16K, wird für jeweils weitere 16K ein sog. EX(tend) angelegt. Darunter ist ein weiterer FCB mit gleichem Dateinamen zu verstehen, der die jeweils nächsten 16K 'verwaltet'.

Es sind bis zu 32 EXTends möglich (00..1F). Die entsprechende EXTend-Nummer wird in diesem Feld abgelegt. Dies bedeutet im übrigen, daß unter CP/M 3 die maximale Größe einer Datei 512K betragen kann. (32x16K)

Byte 0D..0E Diese Felder werden vom BDOS für interne Zwecke benötigt. Sie müssen im Inhaltsverzeichnis auf NULL gesetzt sein.

Byte 0F ist das sog. RC-Feld (record-count). Darunter ist ein Zähler zu verstehen, der genauere Angaben über die Dateigröße macht, die Zahl bedeutet nämlich nichts anderes als die Dateigröße in logischen (128-Byte) Sektoren.

Es sind Einträge von 00..80H möglich. 00 würde einen Leer-FCB bezeichnen (also nur ein Namenseintrag, aber keine abgelegten Daten) und 80H würde die max. mögliche Dateigröße eines EXTends bezeichnen.

(16K=128(80H)x128(log Sektor)).

Die Angaben in den Bytes 00..0F entsprechen im wesentlichen dem, was zum Aufbau eines FCB's in früheren Kapiteln gesagt wurde. Lediglich Byte 00 macht hier eine Ausnahme - nicht die Laufwerksnummer ist hier eingetragen, sondern (siehe oben).

Die Sache mit dem Eintragen der Laufwerksnummer in dieses Byte innerhalb eines FCB's wird sowieso etwas unüblich gehandhabt, mal bedeutet 00 das gerade 'eingeloggte' Laufwerk und mal Laufwerk 'A', aber wie bei allem was mit Software zu tun hat, man soll so etwas nicht zu 'verkniffen' sehen, wichtig ist haupt-sächlich, daß man weiß, was innerhalb eines Programmes gerade gemeint ist.

Die zweite Zeile des FCB's (Bytes 10..1F) kann nun schon einige Rätsel aufgeben, wenn man nicht weiß, wo es dabei 'lang' geht. Es

ist eigentlich ganz einfach, jeweils zwei Bytes bezeichnen eine fortlaufende Blocknummer, in welcher ein Datenblock zu finden ist.

Doch nun eine etwas genauere Analyse:

Zuerst, was ist ein Datenblock: darunter ist eine im DPB für jedes (logische) Laufwerk festgelegte Datengröße zu verstehen. Der Wert läßt sich aus BSH oder BLM erkennen. (siehe Teil IV Kapitel 9 DISKIO).

Im gezeigten Beispiel ist eine Blockgröße von 2048 Bytes (2K) vorgegeben (das muß man wissen - kann aber leicht mit SHOW in Erfahrung gebracht werden).

Nun muß man nur noch wissen, daß der erste Datenblock (0000) immer mit dem ersten Sektor des Inhaltsverzeichnis beginnt. Das Inhaltsverzeichnis seinerseits ist der erste Sektor auf dem ersten Track nach den sog. Systemspuren.

Die Systemspuren ihrerseits sind im DPB wiederum als OFF angegeben, als OFFset von Track 0 (immer in ganzen Track - keinesfalls in Sektoren).

Mit diesem Wissen und der Kenntnis, daß CP/M NUR logische Sektoren kennt (außer im BIOS) wird die Sache ganz einfach:

Die Blocknummer gibt den Offset in Blöcken vom ersten Eintrag im Inhaltsverzeichnis an. Blöcke sind normalerweise 1024, 2048 oder 4096 Bytes groß (bei Harddisks auch 8 bis 16K). Die Blockgröße entspricht dem Faktor (BLM+1)X128 Bytes. (BLM+1Xlogischer Sektorgröße).

Bevor wir die Geheimnisse der Blocknummern nun ganz genau betrachten, zuerst einmal die Angaben von SHOW zu dem Laufwerk aus welchem der Auszug des Inhaltsverzeichnisses stammt:

```
F: Drive Characteristics
81,920: 128 Byte Record Capacity
10,240: Kilobyte Drive Capacity
1,024: 32 Byte Directory Entries
0: Checked Directory Entries
128: Records / Directory Entry
16: Records / Block
256: Sectors / Track
0: Reserved Tracks
256: Bytes / Physical Record
```

Die Angabe 10,240 Kilobyte Drive Capacity (Laufwerkskapazität) läßt leicht darauf schließen, daß es sich hier um eine Harddisk handelt, Floppys haben (leider noch) keine solchen Speicherkapazitäten.

Es ist aus den Daten ebenfalls zu entnehmen, daß die Blockgröße (16 Records/Block=16X128Bytes=) 2048 Bytes beträgt (wobei jeder physikalische Sektor 256 Bytes=2 logische Sektoren groß ist).

Die letzte wichtige Eintragung ist, daß 0 reservierte Tracks vorhanden sind, das Inhaltsverzeichnis beginnt also in Sektor 1 Track 0.

Betrachten wir nun die erste Blocknummer im obigen Beispiel finden wir dort die Zahl 1000. Nun computertypisch für 8080 und Z80-CPU's sind diese Angaben (in HEXadezimal) im Format -unterer Wert (LOW Byte) -oberer Wert (HIGH Byte), also mit der Bedeutung 0100=01H, 1000=10H, 0001=0100H und 0010=1000H.

Dies ist sicher etwas gewöhnungsbedürftig hängt aber damit zusammen, daß in diesem Format Doppelregisterinhalte abgelegt und zurückgelesen werden.

Fangen wir nun einmal an zu rechnen: 10H=16 dezimal. 16xBlock-Größe=(16x2048)=32768=32K. Nun betrachten wir einmal die mit SHOW festgestellte Anzahl der DIR-Einträge (1,024 32 Bytes Directory Entries). Wir stellen fest, daß die angegeben Blocknummer genau auf den ersten Block hinter dem Inhaltsverzeichnis zeigt.

Um den ersten Sektor zu finden, in welchem sich die Datei STAT-LINE.INC befindet, sind nun nur noch wenige Berechnungen notwendig. (CP/M kann das übrigens viel schneller als wir mit dem Taschenrechner oder gar aus dem Kopf).

Rechnen wir erst einmal um, wieviele logische Sektoren 32768 Bytes sind, es sind genau (32768/128=) 256 logische (128 Byte) Sektoren, soviel logische Sektoren wie genau auf einen Track passen. Die gesuchte Datei beginnt also in Sektor 1 Track 1.

Um den ersten Block zu lesen, müssen wir (2048/128=)16 logische Sektoren lesen. Damit ist die Datei aber noch nicht völlig gelesen; es stehen noch mehr Angaben im FCB, nämlich die Nummer des zweiten Blockes. Er läßt sich genauso berechnen wie oben gezeigt.

Da es gerade der nächste Block ist, kann man sich die Angelegenheit natürlich erleichtern, er beginnt mit Sektor 17 (1+16).

Fassen wir dies alles noch einmal zusammen:

Eine Datei beginnt dort, wohin die erste Blockadresse zeigt.

Die Dateigröße läßt sich aus dem EX-Feld und dem RC-Feld erkennen. Ist das EX-Feld nicht 00 sind noch weitere FCB's zu der entsprechenden Datei vorhanden. Das RC-Feld gibt in jedem Falle an, aus wievielen logischen Sektoren die Datei besteht.

Aus der Blockadresse ist der logische Sektor und der Track zu errechnen. Die Berechnungsgrundlage hierfür lautet:

Gesamtsektoren=(Blocknummerx(BLM+1))

Track=(Gesamtsektoren/SPT)+OFF (Rest entfernt) siehe DPH

Logischer Sektor=Gesamtsektoren-Track(ohne Rest)xSPT

Beispiel:

Berechnen des ersten (logischen) Sektors der Datei V9366.REL im gezeigten Inhaltsverzeichnis:

Gesamtsektoren=21(15H)X16=336

Track=(336/256)+0=1,..

Logischer Sektor=336-(1X256)=80

Der physikalische Sektor in welchem sich der logische Sektor befindet, ist (ebenfalls mit Daten aus dem DPB) zu berechnen mit

Physikalischer Sektor=(Log.Sektor/(PHM+1))

Ein eventueller Rest deutet an, daß es sich um einen logischen Sektor handelt, der 'innerhalb' des gefundenen physikalischen Sektors liegt. (In einem 256 Byte Sektor sind ja zwei logische Sektoren enthalten.

Der gefundene Wert geht davon aus, daß ein Track mit Sektor 0 beginnt, dies ist unter CP/M 3 zwar möglich, es hat sich aber bereits unter CP/M 2 eingebürgert einen Track mit Sektor 1 zu beginnen und nicht wie bei der Track-Nummerierung mit 0. Dem gefundenen Wert ist also eine 1 zuzufügen.

Demnach startet die Datei V9366.REL auf Track 1 und dem physikalischen Sektor 41.

Hier kann noch eine weitere Falle eingebaut sein, nämlich der SKLW-Faktor.

Ist dies der Fall, hilft es nur noch (über die BDOS-Funktion 50) die BIOS-Funktion SECTRN aufzurufen. (Siehe Teil IV Kapitel 9 DISKIO).

Anmerkung:

Die meisten Disketten-Inspektionsprogramme 'arbeiten' mit der Angabe der logischen Sektornummer, soll aber auf einen bestimmten Sektor über das BIOS zugegriffen werden, so ist immer mit dem physikalischen Sektor zu rechnen.

Bei zweiseitigen Disketten kann darüber hinaus die Angabe des OFFset (oder anders ausgedrückt die Anzahl der reservierten Systemspuren) etwas irreführend sein. Dies ist der Fall, wenn, wie in der vorliegenden BIOS-Beschreibung, die Seitenumschaltung aus der Tracknummer abgeleitet wird; in diesem Fall wird eine Diskette logisch so aufgeteilt, als hätte sie die doppelte Anzahl von Tracks, nämlich z.B. 80 Track auf Seite 0 und 80 Tracks auf Seite 1, dafür aber auch nur soviel Tracks wie wirklich pro Seite vorhanden sind.

Es kann hier natürlich auch mit einem Offset von einer Systemspur 'gearbeitet' werden, in den meisten Fällen wird dies jedoch vermieden, um damit zu gewährleisten, daß das Inhaltsverzeichnis immer auf Seite 0 einer Diskette beginnt.

Ein weiteres Beispiel soll noch die 'Eigenarten' des erweiterten Inhaltsverzeichnisses verdeutlichen, wie es mit IMITDIR generiert werden kann:

```
00: 2040 4153 5445 5220 2030 2031 3100 0000 MASTER 0011
10: 0000 0000 0000 0000 4000 1021 8200 1113
20: 0053 4342 2020 2020 2052 4540 0000 0003 SOB REL
30: 4200 0000 0000 0000 0000 0000 0000 0000 B
40: 0044 4953 4849 4F20 2052 4540 0000 0013 DISK10 REL
50: 0202 0302 0000 0000 0000 0000 0000 0000
60: 2140 0610 2182 0611 1300 0072 0615 2372
70: 0615 2300 007F 0612 407F 0612 4000 0000 #
```

Auf den ersten Blick sind die DIR-Einträge kaum vom voran gegangenen Beispiel zu unterscheiden. Erst beim zweiten Blick findet man gewisse Unterschiede:

Der erste Eintrag beginnt mit 20, hier handelt es sich also um einen LABEL-Eintrag, d.h. um den Namen der Diskette.

Das EX-Feld wird hier zu anderen Dingen 'mißbraucht'. Hier hat jedes gesetzte (=1) Bit eine besondere Bedeutung:

- Bit 7 Die Diskette ist Paßwortgeschützt
- Bit 6 Zeit- und Datumsmarken setzen beim Dateizugriff (access)
- Bit 5 Zeit- und Datumsmarken setzen bei Dateierneuerung (update)
- Bit 4 Zeit- und Datumsmarken setzen bei Neueröffnung einer Datei (create)
- Bit 3 Ein Diskettenname (Label) wurde zugewiesen.

Byte 10..17 hier steht (in verschlüsselter Form) das Paßwort, das der Diskette zugewiesen wurde.

Byte 18..19 Hier steht das Datum, an welchem der Diskettenname zugewiesen wurde (create).

Byte 1A..1B Hier steht die dazugehörige Uhrzeit (in BCD)

Byte 1C..1D Hier steht das Datum an welchem der Diskettenname zuletzt geändert wurde

Byte 1E..1F Hier steht die dazugehörige Uhrzeit (in BCD)

Das Datum ist immer als Offset (in HEX) vom 1.1.1978 angegeben. Die Uhrzeit nur mit Stunden (erstes Byte) und Minuten (zweites Byte).

Ab der relativen Adresse 60 beginnt das zusätzliche Datenfeld für die drei vorangegangenen Dateien.

Dieses Datenfeld ist wie folgt aufgebaut:

Byte 00 21 = Kenner

Byte 01..04	Datums- und Zeitmarke (create oder access) für die erste Datei im Feld.
Byte 05..08	Datums- und Zeitmarke (update) für die erste Datei im Feld.
Byte 09	Paßwortmodus (siehe BDOS-Funktion 102)
Byte 0A	reserviert vom Betriebssystem.
Byte 0B..0E	Datums- und Zeitmarken (create oder access) für die zweite Datei im Feld
Byte 0F..12	Marken für update der zweiten Datei
Byte 13	Paßwortmodus der zweiten Datei
Byte 14	reserviert für die zweite Datei
Byte 15..18	Marken (create oder access) der dritten Datei
Byte 19..1C	Marken (update) der dritten Datei
Byte 1D	Paßwortmodus der dritten Datei
Byte 1E	reserviert für die dritte Datei
Byte 1F	frei (?)

Aus diesen Angaben kann recht einfach erkannt werden, daß z.B. die Datei SCB.REL um 15.23 Uhr 'tätig' war.

Das Datum ist nicht so ohne weiteres feststellbar, es sind halt 0B15H (=2837) Tage seit dem 1.1.1978 vergangen, (grob 7,77 Jahre also etwa Juli/ August 1985).

Es gibt zur Berechnung des genauen Datums und des Wochentages bestimmte Algorithmen deren Erläuterung jedoch den Rahmen dieses Buches sprengen würden.

Kapitel 2 ... nun noch das Besondere - Interrupts und RAM-Floppy

In den vorangegangenen Kapiteln wurden (fast) alle Details des BDOS und des BIOS erwähnt, aber ganz sicher ist dem Systemprogrammierer mit den hier gegebenen Unterlagen immer noch nicht gedient. Leute dieser Art - und ich zähle mich selbst dazu - sind mit allen Unterlagen die sie bekommen können, unzufrieden es könnte doch irgendwo noch ein kleines Geheimnis stecken, das ausgenutzt werden kann ...

Sicher würde hier das Listing des CCP und des BDOS ein ganzes Stück weiter helfen, aber diese sind eben nicht lieferbar, wenn es auch bereits eine ganze Reihe von Quellen für disassemblierte und nachkommentierte Listings gibt. Inwieweit jedoch derartige 'Unterlagen' von Wert sind hängt sicher von der Qualität der 'Übersetzung' ab und vom jeweiligen 'Verwendungszweck'.

Trotzdem gibt es einige Besonderheiten, die nirgends in den Originalunterlagen besprochen werden, dem Betroffenen aber das Leben doch recht schwer machen können.

Eines dieser Dinge ist die Anwendung von Interrupts unter CP/M3.

Der Interrupt 'lebt' davon, daß bei seinem Auftreten ein bestimmter Vektor auf die sog. Interrupt-Service-Routine zur Verfügung steht. So weit so gut, aber 8-Bit Prozessoren können im allgemeinen nur einen Speicherbereich von 64k adressieren, aus diesem Grunde wurde für CP/M 3 ja auch das Banking eingeführt, um mehr Speicherplatz adressieren zu können. Wenn nun ein Interrupt auftritt, steht der CPU zwar die Adresse der Service-Routine zur Verfügung aber ob diese Routine auch gerade in der Bank steht die gerade eingeschaltet ist?

Hier bieten sich mehrere Lösungen an:

1. Im Interrupt Modus 0 (8080 Mode)

Hier kann die unterste Seite (Adresse 0..FFH) in Bank 0 und allen Banken oberhalb Bank 1 reserviert werden (geht mit GENCPM). Die Sprungvektoren müssen dann aber auf allen (möglichen) Banken eingetragen werden. (Natürlich auch auf Bank 1!).

Zeigen müssen die Vektoren jedoch in jedem Falle in den gemeinsamen Speicherbereich, denn nur dieser ist aus allen Banken erreichbar.

2. Im Interrupt Modus 1 (RST 38)

Hier gilt das unter (1) gesagte. In Bank 1, der TPA-Bank sind jedoch besondere Vorkehrungen zu treffen, da die Adresse 0038H auch von SLD & Co verwendet wird, dies galt aber auch schon für CP/M 2.

3. Im Interrupt Modus 2 (Vector Interrupt)

Dieser Modus ist natürlich nur mit Z80-Prozessoren und entsprechender Periferie möglich. Es ist jedoch die einfachste Lösung für viele Probleme.

Das nachfolgende Listing zeigt die Anwendung eines Z80-CTC's als Interrupt-Geber für eine software-Uhr unter CP/M 3. Die Initialisierung erfolgt mit Aufruf des DATE-Befehles.

Z80ASM SuperFast Relocating Macro Assembler
 \$TIME Z80 25 Jan 86 11:58

TIME.TXT

```

1          MACLIB  DEFAULT.INC
2          ; *****
3          ; *
4          ; *  MODUL      TIMESOFT.INC
5          ; *  REL        2.0                850625
6          ; *
7          ; * Dieses Programmsegment unterstuetzt eine software-uhr mit
8          ; * dem Zilog-Baustein CTC.
9          ; *
10         ; * Die software-Uhr laeuft im Sekunden-Interrupt und ist voll
11         ; * CP/M3 kompatibel ( d.H. die Zeit wird mit DATE gestellt -
12         ; * laeuft aber erst NACH dem Stellen an - und kann mit DATE
13         ; * oeer einem entsprechenden BIOS-Call gelesen werden
14         ; *
15         ; * Wird die Zeit in der Statuszeile benutzt werden keine
16         ; * Sekunden angezeigt.
17         ; *
18         ; * geschrieben von RAOUL O. KOERBER, Detmod
19         ; * fuer ELZET-50 Mikrocomputer GmbH & CO KG
20         ; *
21         ; *****
22
23         ;
24         ; Diese Datei muss in die Datei BOOT eingebunden werden
25         ; (mit einem INCLUDE-Befehl)
26         ; Die nachfolgend genannten externen Variablen sind dann
27         ; zu entfernen - sie dienen lediglich dazu diese Datei
28         ; als Muster zu assemblieren.
29         ;
30
31         extrn @date,@sec      ; im SCB
32
33         cseg
34
35         ;
36         ; *****
37         ; * Zeit/Datum *
38         ; *****
39         ;
40
41         @@@@ ?time:
42
43         ;
44         ; Aufruf von ?TIME erfolgt mit <C>=FF wenn die Zeit
45         ; gestellt werden soll. Die einzustellende Zeit uebergibt
46         ; CP/M3 im SCB ( siehe dort )
47         ; Bei <C>=0 soll die Zeit im SCB auf den neuesten Stand
48         ; gebracht werden. Da die CTC-Uhr im Interrupt betrieben
49         ; wird, ist diese Funktion ueberfluessig - eine Auffrischung
50         ; erfolgt im Sekundentakt
51         ;
52

```

```

53 0000' 0C          inc    c           ; Initialisieren?
54 0001' C0          ret     nz          ; ... fertig wenn nicht
55
56                  ;
57                  ; *****
58                  ; * Einstellen *
59                  ; *****
60                  ;
61                  ;
62                  ;
63                  ; beim Zeitsetzen wird lediglich der CTC initialisiert
64                  ; die Zeit hat CP/M bereits im SCB abgelegt
65                  ;
66                  ;
67 0002'             settime:
68
69                  ;
70                  ; initialisieren des CTC
71                  ;
72                  ;
73 0002' F3          di     ; keine Unterbrechung
74 0003' E5          push   hl
75 0004' D5          push   de
76 0005' 3E FF      ld     a,high ivec0
77 0007' ED 47      ld     i,a
78 0009' ED 5E      im     2
79 0006' 21 0038'   ld     hl,ctrserv
80 000E' 22 FF02    ld     (ivec1),hl ; Vektor
81 0011' 21 0028'   ld     hl,clkinit
82 0014' CD 001B'   call  send$init
83 0017' D1          pop    de
84 0018' E1          pop    hl
85 0019' FB          ei
86 001A' C9          ret
87
88 0018'             send$init:
89
90                  ;
91                  ; Ausgabe eines Initialisierungs-Strings.
92                  ; 1. Zeichen im String ist die Anzahl der zu sendenden
93                  ; Zweiergruppen. Jede Zweiergruppe besteht aus
94                  ; 1. Einer Portadresse 2. Des Initialisierungswertes
95                  ;
96                  ;
97 0018' 46          ld     b,(hl) ; Laenge des INITstrings(/2)
98 001C' 04          inc    b
99 001D' 05          dec    b ; evtl 0 = keine Init notwendig?
100 001E' C8          ret     z
101 001F' 23          sndinil:inc hl ; naechster Wert
102 0020' 4E          ld     c,(hl) ; Initport
103 0021' 23          inc    hl ; naechster Wert
104 0022' 7E          ld     a,(hl) ; Initwert
105 0023' ED 79      out    (c),a ; Wert senden
106 0025' 10 F8     djnz  sndinil ; fertig?
107 0027' C9          ret
108
109

```

```

110 0028' 07      cikinit:db      7          ; Stringlaenge/2
111 0029' 20 03   db      p%ctc0, resctc
112 002B' 21 03   db      p%ctc1, resctc
113 002D' 20 00   db      p%ctc0, low ivect0
114 002F' 20 35   db      p%ctc0, timer
115 0031' 20 7D   db      p%ctc0, tim40
116 0033' 21 C5   db      p%ctc1, counter
117 0035' 21 7D   db      p%ctc1, cntcon
118
119 0037' 00      usrflg: db      0          ; NZ nach Interrupt
120
121              ;
122              ; *****
123              ; * INT-Service *
124              ; *****
125              ;
126
127              ;
128              ; Anmerkung betreffend Interrupts unter CP/M3:
129              ;
130              ; Es ist NUR Mode 2 sicher, da der Interrupt prinzipiell auf
131              ; jeder Bank moeglich sein muss. Der Interrupt-Vektor ist ab
132              ; Adresse 0FF10H einzutragen (0F00H...0F0FH ist fuer System-
133              ; software - z.B. die VHR ) freizuhalten. Die Interruptservice-
134              ; Routine muss innerhalb des gemeinsamen (common) Bereiches liegen.
135              ; Sie kann entweder unter CSEG in das BIOS eingebunden werden oder
136              ; (falls kurz genug) innerhalb dem Vektor-Bereich von 0FF10H ...
137              ; 0FF7FH liegen. (der Bereich dahinter ist wegen u.U. schlechter
138              ; Stackmodalitaeten einiger Programme nicht sicher !)
139              ; Bitte Beachten: das LOW-Byte des Interruptvektors muss immer auf
140              ; einer geraden Speicheradresse liegen ....
141              ;
142
143 0038' F3      ctcserv:di
144 0039' F5      push  af
145 003A' E5      push  hl
146 003B' 21 0000# ld      hl, @sec
147 003E' 7E      ld      a, (hl)          ; lese Sekunden
148 003F' C6 01   add     a, l
149 0041' 27      daa
150 0042' 77      ld      (hl), a          ; Sekunden + 1
151 0043' FE 60   cp      60h             ; ganze Minute ?
152 0045' 38 24   jr      c, exit         ; nein
153
154 0047' 36 00   ld      (hl), 0          ; reset Sekunden
155 0049' 28      dec     hl              ; --> Minuten
156 004A' 7E      ld      a, (hl)         ; und lesen
157 004B' C6 01   add     a, l
158 004D' 27      daa
159 004E' 77      ld      (hl), a          ; Minuten + 1
160 004F' FE 60   cp      60h             ; ganze Stunde ?
161 0051' 38 15   jr      c, exit         ; wenn nein
162
163 0053' 36 00   ld      (hl), 0          ; reset Minuten
164 0055' 28      dec     hl              ; --> Stunden
165 0056' 7E      ld      a, (hl)         ; und lesen
166 0057' C6 01   add     a, l
167 0059' 27      daa
168 005A' 77      ld      (hl), a          ; Stunden + 1
169 005B' FE 24   cp      24h             ; ganzer Tag ?
170 005D' 38 09   jr      c, exit         ; nein

```

```

171
172 005F' 36 00          ld    (nl),0          ; reset Stunden
173 0061' 2A 0000#      ld    nl,(@date)
174 0064' 23           inc   hl
175 0065' 22 0000#      ld    (@date),hl     ; Tage + 1
176 0068' 32 0037'     exit: ld    (usrflg),a  ; freigeben zur Ausgabe
177 006B' E1           exit1: pop   hl
178 006C' F1           pop   at
179 006D' FB           ei
180 006E' ED 40        reti
i81

```

0 Error(s) Detected. 112 Program Bytes.
199 Symbols Detected.

TIME.XRF

Eine weitere Besonderheit unter CP/M 3 ist es, daß eine RAM-Floppy sehr einfach angepaßt werden kann.

Auch hierzu sei das nachfolgende Listing ein Beispiel.

Zu berücksichtigen bei der Anpassung ist immer die Größe des gemeinsamen (common) Speicherbereiches, die RAM-Floppy darf niemals in diesen Bereich überlaufen. Im Übrigen wird auch für eine RAM-Floppy ein DPH und ein DPB benötigt ...

'RAM-FLOPPY mit NCR-Klein-Computer'

RDISK INC 3 Dec 85 09:38

```

361          A;*****
362          A;#
363          A;# RAM-FLOPPY fuer NCR-Klein-Computer unter CP/M 3
364          A;#
365          A;# rel 1.1          850916
366          A;#
367          A;# Copyright (C) Raoul O. Koerber
368          A;#
369          A;*****
370          A
371          A      ;
372          A      ; *****
373          A      ; variable
374          A      ; *****
375          A      ;
376          A      ; bei der Bankzuweisung ist zu beachten, dass ein
377          A      ; CP/M3 System MINDESTENS 2 Banks (0w und 0i) benoetigt
378          A      ; der RAM-Floppy (RF) zugewiesene Bankbereiche ueberfen
379          A      ; ueber GENCPM nicht nochmal zugewiesen werden
380          A      ;
381          A
382          A
383          FFFF A IF Z80ASm
384          FFFF A if askit
385          0004 A      .accept 'Erste Bank      (moeglich ab Bank 2) ',first#bank
386          A
387          A      else
388          A      endif
389          FFFF A if askit
390          A
391          000F A      .accept 'Letzte Bank      (moeglich bis Bank 15) ',last#bank
392          A
393          A      else
394          A      endif
395          A      ENDIF
396          A
397          000C Artracks      equ      last#bank-first#bank+1
398          0040 Adirs        defl    64          ; Dir-Eintrage
399          0400 Aseclen      defl    1024       ; Sektorgroesse

```

```

400          A          aseq                                ; Gebankt
401          A
402          A          ;
403          A          ; *****
404          A          ; RF-XDPH
405          A          ; *****
406          A          ;
407          A
408 006C" 0140" A      dw  rf$write
409 008E" 0153" A      dw  rf$read
410 0090" 0175" A      dw  rf$login
411 0092" 00AF" A      dw  rf$init
412 0094" 00 00 A      db  0,0                                ; Keine Zuweisung
413 0096"          Arde: dph  0,rqpb                          ; kein Skew
414 0096" 0000 B      dw  0
415 0098" 00 00 00 00B db  0,0,0,0,0,0,0,0,0,0
416 00A1" FF B      db  -1
417 00A2" 0020' B      dw  rqpb
418 00A4" FFFE B      dw  -2
419 00A6" FFFE B      dw  -2
420 00A8" FFFE FFFE B dw  -2,-2,-2
421 00AE" 00 B      db  0
422          A
423          A      cseg                                ; Gemeinsamer Bereich
424          A
425          FFFF A if  rtracks ge 4
426          0000 Adirs defl 2*dirs
427          0000 Abiklen defl 2048
428 0020' Ardp:  dbp  1024,56,rtracks,biklen,dirs,0
429 0020' 01C0 B      dw  ??0011
430 0022' 04 0F B      db  ??0012,??0013
431 0024' 00 B      db  ??0014
432 0025' 014F B      dw  ??0015
433 0027' 007F B      dw  ??0016
434 0029' C0 00 B      db  ??0017,??0018
435 002B' 0020 B      dw  ??0019
436 002D' 0000 B      dw  0
437 002F' 03 07 B      db  ??0020,??0021
438          A
439          A      else
440          A      endif
441          A
442          A      aseq                                ; gebankter Bereich
443          A
444 00AF" Arf$init:
445          A
446          A          ;
447          A          ; Zur Erkennung der RAMFLOPPY wird eine Leerdatei RÜISK in
448          A          ; die Directory eingeschrieben. Bei Init wird ueberprüft
449          A          ; ob diese Datei angelegt ist.
450          A          ;
451          A
452 00AF" 01 0004 A      ld  bc,first$bank                        ; dort ist die Directory
453 00B2" CD 0000# A      call ?xmove##
454 00B5" 11 0000 A      ld  de,0                                ; Quelle l. Eintrag
455 00B8" 21 0119" A      ld  hl,rf$fcbl                            ; Ziel
456 00B6" 01 0007 A      ld  bc,cmp$len                            ; muesste reichen zum Vergleichen
457 00BE" E5 A      push hl                                ; Zeiger retten
458 00BF" CD 0000# A      call ?move##                            ; und Transfer
459 00C2" E1 A      pop  hl                                ; Zeiger auf 'Inhalt' der DIR
460 00C3" 11 00F9" A      ld  de,rf$fc0                            ; Zeiger auf FCB wie gewünscht
461 00C6" 06 07 A      ld  b,cmp$len                            ; soviele Zeichen zum Vergleich

```

```

462 00C8" 1A      Arf$in1: ld      a,(de)          ; Zeichen aus FCb0
463 00C9" BE      A      cp      (hl)           ; gleich FCb1?
464 00CA" 20 05   A      jr      nz,rf$in2      ; ... wenn nicht ...
465 00CC" 13      A      inc     de              ;
466 00CD" 23      A      inc     hl              ;
467 00CE" 10 F8   A      djnz   rf$in1          ; bis alles klar
468 00D0" C9      A      ret                      ; ... kein INIT notwendig
469
470 00D1" 01 0400  Arf$in2: ld      bc,first$bank shi 8 + 0
471 00D4" C0 0000# A      call   ?xmove##         ;
472 00D7" 11 00F9" A      ld      de,rf$tcb0        ; original FCb=Vuelle
473 00DA" 21 0000  A      ld      ni,0           ; Ziel
474 00DD" 01 0020  A      ld      bc,32          ; Laenge
475 00E0" C0 0000# A      call   ?move##          ; und Transfer
476 00E3" 06 7F   A      ld      b,dirs-1       ; soviel DIR sind leer
477 00E5" C5      Arf$in3: push   bc          ; rette DIR-Zaehler
478 00E6" 01 0400  A      ld      bc,first$bank shi 8 + 0
479 00E9" C0 0000# A      call   ?xmove##         ; XMOVE init
480 00EC" 11 0120" A      ld      de,rf$tcb2        ; Dummy-FCb
481 00EF" 01 0020  A      ld      bc,32          ; Laenge des Dummy
482 00F2" C0 0000# A      call   ?move##          ; Transfer
483 00F5" C1      A      pop     bc              ; DIR-Zaehler
484 00F6" 10 ED   A      djnz   rf$in3          ;
485 00F8" C9      A      ret                      ;
486
487 00F9" 20 52 41 40 Arf$tcb0:db 20h,'RAMDISK ',20h,20h,20h,0,0,0,0
488 0109" 00 00 00 00A db      0,0,0,0,0,0,0,0,0,0,0,0,0,0,0,0
489
490 0119" 0007   Arf$cb1:as 7
491
492 0007   Acmp$len equ  $-rf$cb1
493 0120"      Arf$tcb2:rept 32
494 0120"      A      db      0E5h
495 0120"      A      endm
496 0120" E5     B      db      0E5h
497 0121" E5     B      db      0E5h
498 0122" E5     B      db      0E5h
499 0123" E5     B      db      0E5h
500 0124" E5     B      db      0E5h
501 0125" E5     B      db      0E5h
502 0126" E5     B      db      0E5h
503 0127" E5     B      db      0E5h
504 0128" E5     B      db      0E5h
505 0129" E5     B      db      0E5h
506 012A" E5     B      db      0E5h
507 012B" E5     B      db      0E5h
508 012C" E5     B      db      0E5h
509 012D" E5     B      db      0E5h
510 012E" E5     B      db      0E5h
511 012F" E5     B      db      0E5h
512 0130" E5     B      db      0E5h
513 0131" E5     B      db      0E5h
514 0132" E5     B      db      0E5h
515 0133" E5     B      db      0E5h
516 0134" E5     B      db      0E5h
517 0135" E5     B      db      0E5h
518 0136" E5     B      db      0E5h
519 0137" E5     B      db      0E5h
520 0138" E5     B      db      0E5h
521 0139" E5     B      db      0E5h
522 013A" E5     B      db      0E5h

```

```

523 0138" ES      B      db      0E5H
524 013C" ES      B      db      0E5H
525 013D" ES      B      db      0E5H
526 013E" ES      B      db      0E5H
527 013F" ES      B      db      0E5H
528              A
529 0140"          Arf$write:
530              A
531 0140" 3A 0000# A      ld      a,(@trk)          ; TRACK=Zreibank
532 0143" 06 04   A      add     a,first*bank      ; +offset berechnen
533 0145" 47     A      ld      b,a              ; --> Ziel
534 0146" 3A 0000# A      ld      a,(@zbnk)          ; Quelibank
535 0149" 4F     A      ld      c,a              ; --> Quelle
536 014A" CD 0000# A      call   ?xmove##          ; XMOVE initialisieren
537 014D" CD 0167" A      call   r$calc           ; Berechne RAM-Adresse
538 0150" C3 0000# A      jp      ?move##
539              A
540 0153"          Arf$read:
541              A
542 0153" 3A 0000# A      ld      a,(@trk)          ; TRACK=Quelibank
543 0156" 06 04   A      add     a,first*bank      ;
544 0158" 4F     A      ld      c,a              ;
545 0159" 3A 0000# A      ld      a,(@zbnk)          ; Zreibank
546 015C" 47     A      ld      b,a              ;
547 015D" CD 0000# A      call   ?xmove##          ;
548 0160" CD 0167" A      call   r$calc           ;
549 0163" EB     A      ex      de,hl           ;
550 0164" C3 0000# A      jp      ?move##
551              A
552 0167"          Arf$calc:
553              A
554              ;
555              ; Berechnen der Quell- bzw Zielparameter
556              ; zurueck mit:
557              ; <HL> Zeiger auf RF-SEKTOR-Anfang
558              ; <DE> Zeiger auf DMA-Adresse
559              ;
560              A
561 0167" 3A 0000# A      ld      a,(@sect)         ; Sektor Nummer
562 016A" 67     A      ld      h,a              ; Berechnen RAM-Start
563 016B" 2E 00   A      ld      l,0              ;
564 016D" 29     A      add     hl,hl           ; *2
565 016E" 29     A      add     hl,hl           ; *4 = Sektoranfangsadresse
566 016F" ED 58 0000#A      ld      de,(@dma)        ; DMA-Adresse
567 0173" 01 0400 A      ld      bc,secten       ; Sektorgroesse
568              A
569 0176"          Arf$login:
570              A
571 0176" C9     A      ret

```

Kapitel 3 Ausblicke oder was kommt danach ...

Sicherlich läßt CP/M 3 dem geübten Benutzer gegenüber noch einige Wünsche und Fragen offen. Aber gegenüber vielen anderen Betriebssystemen hat es halt immer noch den Vorteil ausgereift und damit (relativ) fehlerfrei zu sein. Es besticht durch seine doch recht einfache Anwendung und die Tatsache, daß es CP/M auch für andere Prozessoren als den 8080 bzw. Z80 gibt. (CPM86 und CPM68).

Wenn ein vom Prozessor her nicht kompatibler Computer mit einer derart großen Verteilung (in Stückzahlen incl. Nachbauten) wie der APPLE (R) von sich behauptet der verbreitetste CP/M-Computer (wohlgemerkt mit einer Z80-Zusatzkarte) zu sein, so spricht diese Tatsache doch für sich, für 8-Bit Computer gibt es nichts Besseres, zumindest nichts zu diesem Preis und mit dieser Verbreitung.

Es ist auch immer wieder verwunderlich, daß 16-Bit-Computer wie der IBM-PC (R) und der ATARI ST (R) verblüffend schnell CP/M-Emulationsprogramme zur 'Verfügung' haben.

Was die Wünsche angeht, so bietet CP/M mit der Möglichkeit des Einsatzes von RSX-Modulen sicherlich ein recht brauchbares Instrument um (fast) alles zu erzwingen, was dem Einzelnen fehlen mag.

Vielleicht am 'schwächsten' ist der CCP, hier würden gar Viele es gerne sehen, wenn er noch mehr könnte, aber auch hier bleibt die Frage offen, wer hätte davon den Nutzen? Der normale Benutzer würde sicher durch mehr Möglichkeiten auch mehr verwirrt werden und ist es nicht die vornehmste Ausgabe eines Betriebssystems Programme einwandfrei ablaufen zu lassen die für das Betriebssystem geschrieben wurden, anstelle mit noch mehr Optionen (in der CCP-Befehlszeile) irgendwelche Daten mit irgendwelchen Zusatzfunktionen durch irgendwelche Zusatzkanäle zu schleusen?

Ganz sicher stellt sich CP/M 3 als ein recht zuverlässiges System dar, mit dem der Anfänger mit wenig Einarbeitung und der Profi ohne Plage gut zurecht kommt - und als mehr hat sich CP/M auch nie dargestellt.

Wer bereits mit einem CP/M3-System gearbeitet hat, daß auf eine RAM/ROM-Floppy bootet und Disketten nur noch als Langzeitspeicher benutzt, der kann sich sicherlich nur sehr schwer an die langsamen Bearbeitungszeiten mancher 16-Bit-Rechner gewöhnen.

Teil VI Nützliches	
Die ELMON-Anpassung MONIO	179
... Formatieren zum Beispiel	201



Kapitel 1 Die ELMON-Anpassung MONIO

Es ist im Prinzip einerlei wie der Ein- Ausgabeteil eines Monitorprogrammes aufgebaut ist. Da alle bisherigen Programmsegmente auf den NDR-Klein-Computer zugeschnitten wurden, so soll das entsprechende Listing des CP/M-3 hardware-Teibers aus dem Monitor-Programm ELMON ergänzend abgedruckt werden.

Ähnlich wie beim BDOS ist hier ebenfalls eine Sprungleiste zu erkennen, über welche alle infrage kommenden Unterprogramme aufgerufen werden können. Auch die Aufruf-Konventionen wurden weitgehend beibehalten.

Sprungleisten haben sich für derartige Anwendungen besonders gut bewährt, da die Bezugsadresse für den Aufruf immer gleich bleibt, die Unterprogramme sich jedoch mit jeder Revision, die vorgenommen wird, ändern können, ohne daß irgendwelche Anpassungen vorgenommen werden müssen.

Das nachfolgende Programmsegment ist die (adressenmäßig festgelegte) Hardware-Anpassung für den CP/M 3 Bootmonitor ELMON aus dem ELEKTRONIKLADEN, Detmold, einem der autorisierten Händler des NDR-Klein-Computers.

```

1          INCLUDE MONEQU.LIB
2          A      .list
3
4          ; *****
5          ; * hardware-Ein/Ausgabe Modul fuer NCR-Projekt *
6          ; *****
7
8          ;
9          ; Dies ist ein 'eigenstaendiger' Ein/Ausgabetreiber
10         ; incl der zugehoerigen Initialisierung.
11         ; Wird ELMON als 'Aufsatz' zu FLOMON betrieben, werden
12         ; Initialisierung und I/O soweit moeglich von dort
13         ; Dieser Treiberteil residiert ab Adresse 1056
14         ; und wird von CP/M3 (in der ELEKTRONIKLADEN-Version) benutzt.
15         ;
16
17         FC00      org      0rc00h          ; Start MONIO
18
19         ;
20         ; *****
21         ; * Einspruege *
22         ; *****
23
24         ;
25         ;
26         ; Einige EIN/AUS-Gabe Routinen werden der Kompatibilitaet halber
27         ; auf aehnliche Art wie bei FLOMON aus dem ROM-Bereich des FLOMON
28         ; 'geholt' - Bei spaeteren Aenderungen koennen die Einsprungadresse
29         ; u.U. verschoben werden - Ueber die Funktion der angesprungenen
30         ; Unterprogramme kann hier keine Aussage gemacht werden .....
31         ;
32
33         000E      fci      equ      000eh          ; im FLOMON CONIN
34         0321      fco      equ      0321h          ; im FLOMON COMOUT
35         006D      fctst    equ      006dh          ; im FLOMON CONIST
36         0205      fri      equ      0205h          ; im FLOMON
37         020E      fpo      equ      020eh          ; im FLOMON
38         0218      flo      equ      0218h          ; im FLOMON
39
40
41         ;
42         ; *** CP/M kompatible Ein/Ausgaberroutinen ***
43         ; Eingabe in <A> kku Ausgabe ueber <C> ( Zeichen zurueck in <A> )
44         ; Status 00=es liegt nichts vor - FF= Zeichen liegt an
45         ;
46         ; Die Reihenfolge der Sprungtabelle darf keinesfalls
47         ; veraendert werden, da alle anderen Programmteile fuer
48         ; I/O nur darauf zugreifen.
49         ;
50
51         FC00      C3      FC3F      const:  jp      .const          ; Konsolenstatus (EIN)
52         FC03      C3      FC4E      conin:  jp      .conin           ; Konsoleneingabe
53         FC06      C3      FC5D      conout: jp      .conout          ; Konsolenausgabe
54         FC09      C3      FC91      list:   jp      .list            ; Drucker Ausgabe (CENT)
55         FC0C      C3      FC87      auxout: jp      .auxout          ; Aux Ausgabe
56         FC0F      C3      FC7F      auxin:  jp      .auxin           ; Aux Eingabe
57         FC12      C3      FC77      auxist: jp      .auxist          ; Aux(eingabe)Status
58         FC15      C3      FCA0      lstst:  jp      .lstst            ; Druckerstatus (SER)

```

```

59 FC18 C3 FC74 const: jp .const ; Konsolenstatus (AUS)
60 FC18 C3 FCA6 casist: jp .casist ; Kassetten(eingabe)Status
61 FC1E C3 FCA6 casin: jp .casin ; Kassetteineingabe
62 FC21 C3 FCB3 casout: jp .casout ; Kassettenausgabe
63 FC24 C3 FCB0 setbnk: jp .setbnk ; Bank setzen
64 FC27 C3 FC0C floppy: jp .floppy ; Disk-Treiber
65
66 ;
67 ; Reserviert fuer spaetere Erweiterungen
68 ;
69
70 FC2A C3 0000 jp $-$
71 FC2D C3 0000 jp $-$
72 FC30 C3 FC03 init: jp .init
73
74 ;
75 ; Flags und Zeiger
76 ;
77
78 FC33 00 iobyte: db 0 ; z.Z nicht implementiert
79 FC34 00 curbnk: db 0 ; gueltige Bank
80 FC35 00 @dbnk: db 0
81 FC36 00 @cbnk: db 0
82
83 FC37 00 flg0: db 0 ; Reserve
84 FC38 00 flg1: db 0
85 FC39 00 flg2: db 0
86 FC3A 00 flg3: db 0
87 FC3B 00 flg4: db 0
88 FC3C 00 flg5: db 0
89 FC3D 00 flg6: db 0
90 FC3E 00 flg7: db 0
91
92 ;
93 ; *****
94 ; * Ein/Ausgabe Routinen *
95 ; *****
96 ;
97
98
99
100 ; *****
101 ; * Konsolstatus *
102 ; *****
103 ;
104
105 FC3F .const:
106
107 ;
108 ; diese Routine bringt FF zurueck wenn ein Zeichen Eingabebereit
109 ; ist, andernfalls kommt 00 zurueck
110 ; Abgefragt wird KEY
111 ;
112
113 FC3F ED 73 FE7E ld (spsav),sp ; zuerst Stack nach 'oben'
114 FC43 31 FEC0 ld sp,tstack
115 FC46 CD FCC2 call open ; dann ROM oeffen
116 FC49 CD 008D call FCTST

```

```

117 FC4C 18 1C          jr      cc
118
119                    ;
120                    ; *****
121                    ; *Konsoleingabe *
122                    ; *****
123                    ;
124
125 FC4E                .conin:
126
127                    ;
128                    ; Eingaberoutine wartet bis Zeichen anliegt
129                    ; Bringt Zeichen in <A> zurueck - ohne Echo auf Bildschirm
130                    ;
131
132 FC4E ED 73 FE7E     ld      (spsav),sp
133 FC52 31 FE00        ld      sp,tstack
134 FC55 CD FCC2        call   open
135 FC58 CD 00DE        call   FCI
136 FC5B 18 00         jr      cc
137
138 FC50                .conout:
139
140                    ;
141                    ; Zeichenausgabe ueber <C>
142                    ;
143
144 FC50 ED 73 FE7E     ld      (spsav),sp      ; rette Benutzer Stack
145 FC61 31 FE00        ld      sp,tstack      ; ... denn drinnen wird's .....
146 FC64 CD FCC2        call   open
147 FC67 CD 0321        call   FCO
148
149                    ;
150                    ; <A> retten und ROM 'zu'
151                    ;
152
153 FC6A F5             cc:    push  at
154 FC6B CD FCC9        call   close           ; schliesse ROM-Bereich
155 FC6E F1             pop   at
156 FC6F ED 78 FE7E     ld      sp,(spsav)     ; Benutzer Stack
157 FC73 C9             ret
158
159 FC74                .const:
160
161                    ;
162                    ; GDP ist 'immer' bereit
163                    ;
164
165 FC74 AF             xor   a
166 FC75 3D             dec   a                ; FF ohne ZERO-Flag
167 FC76 C9             ret
168
169
170                    ;
171                    ; *****
172                    ; * AUX Kanal *
173                    ; *****
174

```

```

175                ; AUX als SER-ielle Schnittstelle
176                ;
177
178 FC77          .auxist:
179                ;
180                ;
181                ; AUX Eingabe-Status
182                ;
183
184 FC77 0B ED      in    a,(ustal)
185 FC79 E6 08      and   00010000b
186 FC78 C8         ret    z                ; nicht bereit
187 FC7C F6 FF      or    -1
188 FC7E C9         ret
189
190 FC7F          .auxin:
191                ;
192                ;
193                ; AUX Eingabe
194                ;
195
196 FC7F CD FC77    call   .auxist
197 FC82 28 FB      jr     z, .auxin
198 FC84 08 EC      in    a,(udatl)
199 FC86 C9         ret                ; ohne Parity-Maskierung
200
201 FC87          .auxout:
202                ;
203                ;
204                ; AUX Ausgabe
205                ;
206
207 FC87 0B ED      in    a,(ustal)
208 FC89 E6 10      and   00010000b
209 FC88 28 FA      jr     z, .auxout          ; ... noch nicht bereit
210 FC8D 79         ld    a,c                ; Zeichen uebernehmen
211 FC8E 03 EC      out   (udatl),a          ; ausgeben
212 FC90 C9         ret
213
214                ;
215                ; *****
216                ; * Drucker *
217                ; *****
218                ;
219
220 FC91          .list:
221                ;
222                ;
223                ; Druckerausgabe
224                ;
225
226 FC91 ED 73 FE7E ld    (spsav),sp
227 FC95 31 FE00    ld    sp,tstack
228 FC98 CD FCC2    call  open
229 FC9B CD 0218    call  FL0
230 FC9E 18 CA      jr     cc
231
232

```

```

233 FCA0      .lstst:
234
235          ;
236          ; Drucker Status
237          ;
238
239 FCA0 DB 49      in      a,(censb)
240 FCA2 0F      rrca          ; wenn CARRY=nicht bereit
241 FCA3 3F      ccf          ; daher wechseln
242 FCA4 9F      sbc      a,a      ; X-X=0 -C=FF !!!
243 FCA5 C9      ret
244
245          ;
246          ; *****
247          ; * kassette *
248          ; *****
249          ;
250
251 FCA6      .casist:
252
253          ;
254          ; kassetten Eingebe-Status
255          ;
256
257 FCA6 DB CA      in      a,(cmdcas)      ; Status lesen
258 FCA8 0F      rrca          ; RX in Carry
259 FCA9 9F      sbc      a,a
260 FCAA C9      ret
261
262 FCAB      .casin:
263
264          ;
265          ; kassetteneingabe Zeichen in <A>
266          ;
267
268 FCAB C0 FCA6    call   .casist      ; rx-Status pruefen
269 FCAE 28 FB      jr      z,.casin      ; warten bis bereit
270 FCB0 DB CB      in      a,(datcas)
271 FCB2 C9      ret
272
273 FCB3      .casout:
274
275          ;
276          ; kassettenausgabe
277          ;
278
279 FCB3 DB CA      in      a,(cmdcas)      ; tx-Status pruefen
280 FCB5 0F      rrca          ; tx in Carry
281 FCB6 0F      rrca
282 FCB7 30 FA      jr      nc,.casout      ; warten bis frei
283 FCB9 79      ld      a,c      ; Zeicheneubergabe
284 FCBA D3 CB      out   (datcas),a      ; Ausgabe
285 FCBC C9      ret
286
287          ;
288          ; *****
289          ; * Bootkarte *
290          ; *****

```

```

291          ;
292
293
294          ; Die BOOT-Karte enthaelt FLOMON und ELMON daruebernaus
295          ; einen derzeit nur von FLOMON benutzten RAM-Bereich
296          ; Beide Programme UND der RAM-Bereich (wegen GUF) sind zum
297          ; Betrieb von CP/M3 notwendig.
298          ; Die BOOT-Karte uebernimmt daruebernaus noch die Bankumschaltung
299          ;
300
301 FCBD          setbnk:
302
303          ;
304          ; Bank wird entsprechend dem Inhalt in <A> gesetzt
305          ; Diese gueltige Bankadresse wird in der Variablen
306          ; CURBNK abgelegt um bei CLOSE entsprechend schalten
307          ; zu koennen. Gleichzeitig wird EPROM abgeschaltet
308          ;
309
310 FCBD 32 FC34      ld      (curbnk),a      ; Ablegen
311 FCC0 18 0A        jr      cl1
312
313 FCC2          open:
314
315          ;
316          ; Booteprom freigeben zum Zugriff
317          ;
318
319 FCC2 3A FC34      ld      a,(curbnk)      ; derzeitige Bank
320 FCC5 CB BF        res     7,a          ; oeffnen
321 FCC7 18 05        jr      cl2
322
323 FCC9          close:
324
325          ;
326          ; Boot-Eprom abschalten
327          ;
328
329 FCC9 3A FC34      ld      a,(curbnk)      ; derzeitige Bank
330 FCCC CB FF        cl1:  set     7,a          ; schliessen
331 FCCE D3 C8        cl2:  out    (bbport),a
332 FCD0 CB BF        res     7,a          ; Original zurueckgeben
333 FCD2 C9          ret
334
335          ;
336          ; *****
337          ; * INIT      *
338          ; *****
339          ;
340
341 FCD3          .init:
342
343          ;
344          ; INIT wird bereits von FLOMON uebernommen
345          ; es bleibt hier nur AUX zu initialisieren
346          ;
347
348 FCD3 3E 9E        ld      a,10011110b      ;2Stop-8bit-int GEN-9600baud

```

```
349 FCD5 03 EF      out    (ucon),a
350 FCD7 3E 0B      ld     a,00001010 ;keine Parity-normal-disINT-DTRlow
351 FCD9 03 EE      out    (ucmd),a
352 FCDB C9        ret
353
```

```

354 ; *****
355 ; *
356 ; * Dies ist ein eigenstaendiger Floppytreiber der NICHT im *
357 ; * Interrupt-Betrieb arbeitet und eine Bankumschaltung (wie in *
358 ; * CPM3 verlangt.) vornimmt. *
359 ; *
360 ; * Es wurde bewusst der Syntax des FLOMON beibehalten um *
361 ; * von dieser Seite her kompatibel zu bleiben. *
362 ; *
363 ; * Als Einschränkung zur Kompatibilität gilt lediglich die *
364 ; * neue Einsprungsadresse *
365 ; *
366 ; *****
367
368 .comment %
369
370 Programmteile in GRÖSSCHRIFT sind ORIGINAL-Code aus dem
371 FLOMON1 (V1.6) von Rolf-Dieter Klein.
372 Einer möglichst weitgehenden Kompatibilität wegen wurde
373 soweit möglich der Original-Code übernommen. Wesentliche
374 Änderungen wurden im physikalischen Diskkettenzugriff
375 vorgenommen da unter CPM3 nicht im Interrupt MODE 1 gearbeitet
376 werden kann -und MODE 2 nicht möglich ist. Alle Treiber-
377 Routinen wurden fuer POLLING geschrieben. Darüberhinaus wurde
378 die Bankumschaltung berücksichtigt.
379
380 Einige Änderungen wurden darüberhinaus vorgenommen um den
381 das Programm kompakter zu bekommen - oder auch der Uebersichtlichkeit
382 halber. Diese Programmteile sind in Kleinschrift
383
384 6500i Raoul O. Koerber nach Absprache mit Herrn Klein
385
386 FDCSEL als Leseport
387
388 7 6 5 4 3 2 1 0
389
390 DRQ INTRQ HEADLD unbelegt
391 0=request
392 0=head own
393
394 FDCSEL als Schreibport
395
396 7 6 5 4 3 2 1 0
397
398 sso moton mini dense d c b a
399
400
401 l=Seite 1(2)
402 0=Motor an
403 l=Minilaufwerk
404 i=Single Dense
405
406 %
407 FFFF neu equ 0rfff
408
409 ;
410 ; *****
411 ; * Floppy *

```

```

412             ; *****
413             ;
414             ;
415             ;
416 FCDC          FLOPPY:
417             ;
418             ;
419             ; das wesentliche an diesem Treiber ist, dass er OHNE Interrupts
420             ; arbeitet --- der Controller 179x gibt jedoch nach Befehlsab-
421             ; arbeitung IMMER einen Interrupt aus ... dies kann bei der
422             ; Controllerkarte aus dem ELEKTRONIKLADEN mechanisch (Jumper) unter-
423             ; drueckt werden, bei FLO2 wird dies jedoch etwas kompliziert -
424             ; es wurde daher eine software-Loesung vorgezogen um IMMER
425             ; kompatibel zum Booten ueber FLOMAN fuer CP/M2 zu bleiben
426             ;
427             ;
428 FCDC F3          ai          ; kein Interrupt
429 FCDD 3E D0       ld          a,force1 ; Reset Controller
430 FCDF D3 C0       out         (fdccmd),a
431 FCE1 ED 56       in          i          ; im normalen I-modus bleiben
432 FCE3 CD FD6C     call        sortex    ; jetzt Befehl ausfuehren
433 FCE5 F5         push        af          ; rette Fehlerstatus
434 FCE7 D6 C4       flopl: in         a,(fdcsel) ; liegt ein INT an?
435 FCE9 CB 77       bit         6,a
436 FCEB 28 04       jr          z,flop2    ; ... wenn nicht
437 FCED DB C0       in          a,(fdccmd) ; sonst Interrupt ruecksetzen
438 FCEF 18 F6       jr          flopl
439             ;
440 FCF1 F1          flop2: pop        at          ; Fehlerstatus
441 FCF2 FB          ei          ; nun interrupts wieder zulassen
442 FCF3 C9         ret
443             ;
444             ;
445 FCF4          SETUP:
446             ;
447             ;
448             ; Sektor Register Laden - und Laufwerk ansprechen
449             ;
450             ;
451 FCF4 3A FC35     ld          a,@bnk          ; Zielbank
452 FCF7 CD FC24     call        setbnk          ; setzen
453 FCF9 CD FE41     call        osel          ; nun Laufwerk ansprechen
454 FCFD F5         push        af          ; Rette SELECT
455 FCFE 78         ld          a,e          ; Sektorregister setzen
456 FCFF D3 C2       out         (fdccsec),a
457 FD01 0E C3       ld          c,fdccdat ; Adressport nach <C>
458             ;
459             ;
460             ; testet ob der kopf noch geladen ist und setzt die Seite
461             ; Entscheidung fuer sso-Bit ist sideselect in Register <C>
462             ;
463             ;
464 FD03 06 00       LD          B,00000000b ; Flag fuer SSO-Bit
465 FD05 F1         pop         af          ; SELECT
466 FD06 CB 7F       bit         7,a          ; teste side-select
467 FD08 28 02       JR          Z,SETIUP ; wenn Seite 0(1)
468 FD0A 06 02       LD          B,00000100b ; muss sonst Seite 1(2) sein ..
469             ;

```

```

470 FD0C          SETUP:
471
472              ;
473              ; pruefen ob Kopf 'unten' sonst zusaetzlich DELAY
474              ;
475
476 FD0C 0B C4    IN      A,(FDCSEL)      ; Status Port
477 FD0E E5 20    AND     00100000b        ; Head-Load Bit
478 FD10 C0       ret     nz              ; ... wenn bereits auf Diskette
479 FD11 CB D0    set     2,b              ; sonst +15ms delay ...
480 FD13 C9       RET
481
482
483 FD14          RUFPL:
484
485              ;
486              ; Floppy-Sektor lesen
487              ;
488
489 FD14 CD FCF4   CALL    SETUP          ; Register und sso vorbereiten
490 FD17 18 1F    jr      getdata       ; Poll nach Daten
491
492 FD19          WRFPL:
493
494              ;
495              ; Floppy-Sektor schreiben
496              ;
497
498 FD19 CD FCF4   CALL    SETUP          ; Register und sso vorbereiten
499
500 FD1C 3E A8    LD      A,writes          ; write
501 FD1E B0       OR      B              ; sso
502 FD1F D3 C0    OUT     (FDCCMD),A      ; Schreibbefehl ausgeben
503 FD21 D8 C4    wr1:  IN     A,(FDCSEL)  ; warten bis DRQ da
504 FD23 07       RLCA
505 FD24 30 FB    JR      NC,wr1              ; dann Wert ausgeben
506 FD26 D8 C0    wr2:  in     a,(fdccmd)   ; nun POLL auf DRQ
507 FD28 CB 4F    bit     1,a
508 FD2A 28 05    jr      z,wr3              ; POLL auf BUSY
509 FD2C ED A3    OUTI
510 FD2E C3 FD26  jp      wr2              ; ... weiter
511
512 FD31 CB 47    wr3:  bit     0,a          ; evtl am Ende?
513 FD33 C2 FD26  jp      nz,wr2           ; wenn nicht ...
514 FD36 18 1A    jr      rwdone         ; sonst gemeinsamer Ausprung
515
516 FD38          getdata:
517
518 FD38 3E 88    LD      A,reads
519 FD3A B0       OR      B
520 FD3B D3 C0    OUT     (FDCCMD),A
521 FD3D D8 C4    rd1:  IN     A,(FDCSEL)  ; warten bis DRQ
522 FD3F 07       RLCA
523 FD40 30 FB    JR      NC,rd1
524 FD42 D8 C0    rd2:  IN     A,(FDCCMD)   ; Status
525 FD44 CB 4F    bit     1,a          ; DRQ?
526 FD46 28 05    jr      z,rd3          ; wenn nicht ...
527 FD48 ED A2    INI

```

```

528 FD4A C3 FD42      jp     ra2          ; naechstes Byte
529
530 FD4D CB 47      rd3: bit    0,a          ; noch BUSY?
531 FD4F C2 FD42      jp     nz,rd2       ; ... wenn ja
532
533 FD52 F5          hwoone: push   af          ; Rette Fehlercode
534 FD53 3A FC36     ld     a,(@conk)     ; CPU-Bank
535 FD56 CD FC24     call  setonk        ; wieder einstellen
536 FD59 F1          pop    af            ; Fehlercode zurueck
537 FD5A E6 FC      and    11111100b    ; setze Fehlerlags
538 FD5C C9          ret
539
540 FD5D              DELAY:
541
542                  ;
543                  ; Warteschleife je Durchgang ca 1ms (bei 4MHz)
544                  ;
545
546 FD5D C5          push   bc
547 FD5E 06 E6       ld     b,230
548 FD60 00          dell: nop
549 FD61 10 FD       djnz  dell
550 FD63 C1          pop    bc
551 FD64 0B          DEC   BC
552 FD65 78          LD    A,B
553 FD66 B1          OR    C
554 FD67 20 F4      jr     NZ,DELAY
555 FD69 C9          RET
556
557 FD6A              SEEK:
558
559                  ;
560                  ; Spur anfahren C=Drive D=Spur
561                  ;
562
563 FD6A C5          push   bc
564 FD6B 7A          LD    A,D            ; Track
565 FD6C 03 C3      OUT   (FDCDAT),A    ; ins Datenregister fuer ...
566 FD6E 06 1C      LD    B,seek        ; ... Seek-Befehl
567 FD70 CD FD77     call  doit
568 FD73 C1          pop    bc
569 FD74 C9          ret
570
571 FD75              RSTORE:
572
573                  ;
574                  ; Spur 0 anfahren
575                  ;
576
577 FD75 06 00      ld     b,home
578
579
580 FD77              doit:
581
582                  ;
583                  ; Ausfuehrung RSTORE und SEEK
584                  ;
585 FD77 CD FE41     call  dsel          ; Laufwerk ansprechen

```

```

586 FD7A 3A FE6A      ld    a,(steprate)    ; Steppingrate
587 FD7D 00          or    b                ; in FDC-Befehl integrieren
588 FD7E D3 C0       out   (fdccmd),a     ; ... ausfuehren
589
590 FD80 DB C0       busy: in   a,(fdccmd) ; ... erst warten bis BUSY
591 FD82 0F         rrca
592 FD83 30 FB       jr    nc,busy
593 FD85 DB C0       busy: in   a,(fdccmd) ; und dann warten bis fertig
594 FD87 CB 47       bit   0,a
595 FD89 20 FA       jr    nz,busy1
596 FD8B C9         ret
597
598
599 FD8C             SOFTEX:
600
601
602
603 ; Floppy-Kernroutinen
604 ; h1=adresse, d=track e=sektor
605 ; b=Befehl 0=Steprate setzen i=read 2=write
606 ; c=Laufwerkscode
607
608 FD8C 78         LD    A,B             ; Beten1
609 FD8D B7         OR    A               ; ... setze steppingrate ?
610 FD8E 20 00      JR    NZ,SOFT1       ; ... wenn nicht
611
612
613 ; im Original-Treiber ist Bit 7 das sso-Flag - wird aber
614 ; nirgends ernsthaft benoetigt, da IMMER verlangt wird, dass
615 ; side-select im SELECT-CODE (Register <C>) gesetzt ist.
616 ; In diesem Treiber muss Funktion SET-STEPPING-RATE (B=0)
617 ; nur Erstmals (falls anders als 3ms) oder bei Aenderung
618 ; aufgerufen werden.
619
620
621 FD90 7A         LD    A,D             ; uebergabe in <D>
622 FD91 E6 03      AND   00000011B     ; sicherheitsnaeber wegen 'altem' sso
623 FD93 32 FE6A    LD    (STEPRATE),A  ; stepping-rate ablegen
624 FD95 AF         XOR   A              ; Fehlerfrei ...
625 FD97 C9         RET                ; zurueckmelden
626
627 FD98             SOFT1:
628
629
630 ; Schreiben oder Lesen
631 ; es sei nachfolgend unterschieden zwischen:
632 ; SELECT = Laufwerkcode-Dichte-Laufwerkstyp-sizelect
633 ; Laufwerkscode = Bit 0-3, entscheidet welches Laufwerk an-
634 ; gesprochen wird
635
636
637 FD98 AF         XOR   A
638 FD99 32 FE6B    LD    (FEHZA),A     ; Fehlerzaehler zuruecksetzen
639 FD9C 79         LD    A,C            ; SELECT
640 FD9D 32 FE6C    LD    (CCODE),A     ; ablegen
641 FDA0 E6 0F      AND   00001111B     ; fuer Vergleich nur Laufwerkscode
642 FDA2 4F         LD    C,A           ; ... zurueck nach <C>
643 FDA3 3A FE6D    LD    A,(DRVAT)     ; ist das angesprochene Laufwerk

```

```

644 FDA6 FE FF      CP      'neu'           ; ... noch 'unbenutzt' ?
645 FDA8 28 13     JR      Z,NOTDEF      ; dann einloggen ...
646 FDAA E6 0F     AND     00001110     ; nur Lautwerkscode relevant
647 FDAC B9        CP      C             ; Vergleich ob Laufwerkwechsel
648 FDA0 28 34     JR      Z,NURSEEK    ; wenn gleich - nur SEEK notwendig
649 FDAF E5        PUSH   HL            ; nette DMA-Adresse
650 FDB0 C5        PUSH   BC            ; Befehl und Lautwerkscode
651 FDB1 21 FE6E   LD      HL,DRVTAB    ; Basisadresse der Laufwerkstabelle
652
653                ;
654                ; in Laufwerkstabelle wird der momentane Inhalt des
655                ; Trackregisters abgelegt
656                ;
657                ;
658 FDB4 4F         LD      C,A
659 FDB5 06 00     LD      B,0
660 FDB7 09        ADD     HL,BC          ; Berechne Adresse in Tabelle
661 FDB8 DB C1     IN     A,(FDCTRK)   ; lese Track aus Trackregister
662 FDBA 77        LD      (HL),A      ; und lege in Tabelle ab
663 FDBB C1        POP     BC
664 FDBC E1        POP     HL
665
666 FDE0           NOTDEF:
667
668                ;
669                ; es wird hier nachgeprueft ob das Laufwerk 'vorhanden' ist
670                ; Das Trackregister wird mit dem Inhalt der Laufwerkstabelle
671                ; geladen. Beim ersten Laden ist dies ein FF - also ein 'nicht'
672                ; moeglicher Track - dies wird bei SEEK jedoch erkannt ...
673                ;
674                ;
675 FDE0 E5        PUSH   HL
676 FDEE C5        PUSH   BC
677 FDE8 21 FE6E   LD      HL,DRVTAB    ; Tabellenstart
678 FDC2 06 00     ld     b,0           ; <C> ist Laufwerkscode
679 FDC4 09        ADD     HL,BC
680 FDC5 7E        LD      A,(HL)      ; lese 'letzten' Track
681 FDC6 D3 C1     OUT     (FDCTRK),A   ; diesen ins Trackregister des FDC
682 FDC8 C1        POP     BC
683 FDC9 E1        POP     HL
684 FDCA 3A FE6C   LD      A,(CCODE)    ; das angesprochene Laufwerk
685 FDCD 32 FE6D   LD      (DRVAT),A    ; ist nun das 'neue' Laufwerk
686
687 FDD0 C5        PUSH   BC
688 FDD1 01 0001   ld     bc,1           ; 1 ms warten
689 FDD4 CD FDD0   CALL   DELAY
690 FDD7 CD FE41   call   dsel           ; nun Laufwerk ansprechen
691
692                ;
693                ; nachfolgender Delay hat an dieser Stelle wenig Sinn, wenn
694                ; der Motor nicht mit DSEL anlaeuft .... ist bei entsprechender
695                ; Jumper-Stellung bei der FDC-Karte aus dem ELEKTRONIKLADEN
696                ; jedoch der Fall ...
697                ;
698                ;
699 FDDA 01 0023   LD      BC,35        ; ca 35ms .. 15ms
700 FDD0 CD FDD0   CALL   DELAY        ; um head-load-Zeit zu beruecksichtigen
701 FDE0 C1        POP     BC          ; Befehl und Lautwerkscode

```

```

702 FDE1 18 06          JR      NUR1          ; teste auf READY
703
704
705 FDE3                NURSEEK:
706
707                    ;
708                    ; Laufwerk und Track sind erkannt - nun pruefen ob
709                    ; Kopf aufliegt
710                    ;
711
712 FDE3 DB C4          IN      A,(FDCSEL)      ; wenn Kopf unten
713 FDE5 E6 20          AND     00100000b
714 FDE7 20 06          JR      NZ,NODUM          ; ist kein Dummy-SEEK notwendig
715
716 FDE9                NUR1:
717
718                    ;
719                    ; hier wird ein SEEK veranlasst - denn nur so kann das
720                    ; Vorhandensein einer Diskette bei FLO2 geprueft werden,
721                    ; da die Laufwerksansprache NUR in Verbindung mit SELECT
722                    ; und HEADLOAD erfolgt ... bei 'hard'-verdrahtetem READY
723                    ; ist dies jedoch keine Loesung ....
724                    ;
725
726 FDE9 CD FD6A        CALL   SEEKEX          ; SEEK um Laufwerk auf READY zu testen
727 FDEc 07             r1ca          ; READY?
728 FDEd 38 FA          jr      c,nur1          ; .... nochmal
729
730                    ;
731                    ; an dieser Stelle ist im Originalprogramm eine endlose
732                    ; Schleife - ein 'versehentliches' Ansprechen eines Lauf-
733                    ; werkes das es nicht 'gibt' oder in dem keine Diskette
734                    ; eingelegt ist, fuehrt unweigerlich zum Programmabsturz
735                    ; Ein TIME-OUT kann leider nur mit hardware-Aenderungen
736                    ; eingefuehrt werden, da eine Ueberpruefung ob eine Diskette
737                    ; eingelegt ist NUR bei laufendem Motor erfolgen kann ....
738                    ;
739
740 FDEF                NODUM:
741
742                    ;
743                    ; hierher wenn Kopf unten und Laufwerk READY
744                    ; Es wird geprueft ob ein echter SEEK ausgefuehrt werden
745                    ; muss oder evtl zuerst ein RESTORE.
746                    ;
747
748 FDEF DB C1          IN      A,(FDCTRk)      ; was steht im Trackregister
749 FDF1 FE FF          CP      neu          ; nicht definiert - neues Laufwerk
750 FDF3 28 0A          JR      Z,TRY1          ; ... dann zuerst RESTORE
751 FDF5 BA             CP      D          ; oder schon auf dem Track
752 FDF6 28 17          JR      Z,SK11          ; ja, dann lesen oder schreiben
753
754 FDF8                TRY:
755
756                    ;
757                    ; SEEK ausfuehren
758                    ;
759

```

```

760 FDF8 CD FD6A      CALL  SEEKEX      ; SEEK
761 FDFB E6 90      AND  10010000B   ; READY und RNF(SEEK)-Fehler
762 FDFD 28 10      JR   Z,SK11      ; ja dann R/W moeglich
763
764 FDFF             TRY1:
765
766                 ;
767                 ; Laufwerk normieren und RSTORE
768                 ;
769
770 FDFF C5          PUSH  BC
771 FE00 CD FD75      CALL  RSTORE
772 FE03 C1          POP   BC
773 FE04 CD FE39      call  seterr     ; Fehlerzaehler +1
774 FE07 FE 0A      CP   10         ; bei 10 Fatal-Fehler
775 FE09 38 ED      JR   C,TRY      ; sonst nochmals mit SEEK probieren
776
777                 ;
778                 ; Seek-Fehler werden als hardware-Fehler mit Code FF,
779                 ; gesetztem CARRY-Flag und NZ-Flag zurueckgemeldet
780                 ;
781
782 FE0B AF          nogoood: xor   a
783 FE0C 30          dec   a         ; Fehlerflag bei Seek oder RSTORE
784 FE0D 37          SCF
785 FE0E C9          RET
786                 ; AEBRUCH FATAL
787 FE0F             SK11:
788
789                 ;
790                 ; Laufwerk und Track erkannt numb r/w ausfuehren
791                 ;
792
793 FE0F 3A FE6C      ld   a,(ccode)   ; SELECT
794 FE12 4F          ld   c,a         ; nach <C>
795 FE13 E5          push hl
796 FE14 C5          push bc
797 FE15 05          dec   b         ; wird 0 wenn B=1 (read)
798 FE16 20 07      jr   nz,WRTEX   ; Schreibefehl
799
800                 ;
801                 ; lesen eines physikalischen Sektors
802                 ;
803
804 FE18 CD FD14      CALL  RDFLP      ; und Lesen
805 FE1B E6 9C      AND  10011100B   ; Fehlermaske ohne Fehler 6&7 (wp-wf)
806 FE1D 18 03      jr   reterr
807
808 FE1F             WRTEX:
809
810                 ;
811                 ; Schreiben eines physikalischen Sektors
812                 ;
813
814 FE1F CD FD19      CALL  WRFLP
815 FE22 C1          reterr: POP  BC
816 FE23 E1          POP  HL
817 FE24 C8          ret   z         ; wenn Fehlerfrei ...

```

```

818 FE25 32 FE69      ld      (errcod),a      ; sonst Fehlercode abiegen
819 FE28 CB 67       bit      4,a            ; RNF-Fehler ?
820 FE2A 20 03       JR      NZ,TRY1        ; dann gleich neuen Seek austuehren
821 FE2C CD FE39     call    seterr         ; andere Fehler zaehlen
822 FE2F FE 00      CP      11            ; i0 Versuche zulassen
823 FE31 30 0C      jr      c,sk11        ; ... Fehlerschleife (i0*)
824 FE33 3A FE69     ld      a,(errcod)    ; letzten (Schreib-Leserentier)
825 FE36 B7         or      a             ;
826 FE37 37        scf                    ; Fehlerflags
827 FE38 C9        ret
828
829 FE39                seterr:
830
831                ;
832                ; update des Fehlerzaehlers
833                ;
834
835 FE39 3A FE6B     ld      a,(fehza)
836 FE3C 3C        inc      a
837 FE3D 32 FE6B     ld      (fehza),a
838 FE40 C9        ret
839
840 FE41                dsel:
841
842                ;
843                ; Ansprechen des Lautwerkes. SELECT wird in C00DE erwartet
844                ;
845
846 FE41 3A FE6C     ld      a,(ccode)
847 FE44 CB F7       set      6,a           ; Reset MOTOR-ON Bit
848 FE46 D3 C4       out     (fdcsel),a    ; wegen MV in FDC aus dem ELEKTRONIKLAGEN
849 FE48 CB B7       res     6,a           ; denn dieser muss getoggelt werden
850 FE4A D3 C4       out     (fdcsel),a    ; hat aber keinen Einfluss auf FL02
851 FE4C C9        ret
852
853                ;
854                ; *****
855                ; * BOOT *
856                ; *****
857                ;
858
859 FE4D                boot:
860
861                ;
862                ; liest ersten Sektor auf einer MINI-Diskette
863                ; fuer MAXI unter CPM3 nicht vorgesehen da nur single-density
864                ; SICHER moeglich .... wir verwenden den ELMOG-Stack
865                ; jedoch nur bis zum Einsprung in CPMLOD ...
866                ;
867
868 FE4D AF         xor      a             ; Sicher Bank 0 einstellen
869 FE4E CD FC24     call    setbnk
870 FE51 16 00      ld      d,0           ; steppingrate 3(6)ms auf Seite 0
871 FE53 06 00      ld      b,0          ; Befehl 0 ( set step )
872 FE55 CD FC0C     call    .floppy       ; direkt ...
873 FE58 21 F000     ld      hl,secbuf
874 FE5B E5         push    hl            ; ist auch EXECUTE-Adresse
875 FE5C 01 0121    ld      bc,121h      ; Befehl=Lesen Laufwerk 'A' Seite 0 MINI

```

```

876 FE5F 11 0001      ld     de,0001h      ; Track 0 Sektor 1
877 FE62 CD FCDC      call  .floppy
878 FE65 D0           ret     nc           ; wenn ohne Fehler --- ausruhren
879 FE66 C3 0000      jp     entry        ; sonst B00T-Fehler ( mit ??? gemeinet )
880
881                  ;
882                  ; *****
883                  ; * RAM *
884                  ; *****
885                  ;
886
887 FE69 00           enrrod: db     0
888 FE6A 00           STEPRATE:DB   0      ; Merker fuer die Steprate + S00-Option
889 FE6B 00           FEHZA: DB     0      ; Fehlerzaehler fuer retry
890 FE6C 00           CCODE: DB     0      ; Drive-Code
891 FE6D FF           DRVAT: DB     neu   ; letztes Laufwerk
892 FE6E           DRVTAB: rept  16    ; 16 Laufwerke
893 FE6E           db     neu
894 FE6E           enom
895 FE6E FF           A     db     neu
896 FE6F FF           A     db     neu
897 FE70 FF           A     db     neu
898 FE71 FF           A     db     neu
899 FE72 FF           A     db     neu
900 FE73 FF           A     db     neu
901 FE74 FF           A     db     neu
902 FE75 FF           A     db     neu
903 FE76 FF           A     db     neu
904 FE77 FF           A     db     neu
905 FE78 FF           A     db     neu
906 FE79 FF           A     db     neu
907 FE7A FF           A     db     neu
908 FE7B FF           A     db     neu
909 FE7C FF           A     db     neu
910 FE7D FF           A     db     neu
911 FE7E 0000        spsav: dw     0      ; hier wird Stack gerettet
912 FE80 0040        xbuff: ds    64    ; hilfsbuffer und Stack fuer ROM
913 FE80 FEC0        tstack equ   $
914
915                  ;*****
916                  ;* Ende des hardware-Treibers *
917                  ;*****

```

Error(s) Detected.
 65216 Absolute Bytes. 179 Symbols Detected.

FC7F	.AUXIN	56	190	197		
FC77	.AUXIST	57	178	196		
FC87	.AUXOUT	55	201	209		
FCAB	.CASIN	61	262	269		
FCA6	.CASIST	60	251	268		
FCB3	.CASOUT	62	273	282		
FC4E	.CONIN	52	125			
FC3F	.CONIST	51	105			
FC74	.CONOST	59	159			
FC5D	.CONOUT	53	138			
FCDC	.FLOPPY	64	416	872	877	
FCD3	.INIT	72	341			
FC91	.LIST	2	54	220		
FCAD	.LSTST	58	233			
FCBD	.SETBK	63	301			
FC36	@CBNK	81	534			
FC35	@DBNK	80	451			
FC0F	AUXIN	56				
FC12	AUXIST	57				
FC0C	AUXOUT	55				
00C8	BBPORT	2	331			
0007	BELL	2				
0020	BLANK	2				
003F	BLEN	2				
FE4D	BOOT	859				
0008	BS	2				
FD00	BUSY	590	592			
FD85	BUSY1	593	595			
00CA	CASBAS	2	2	2		
FC1E	CASIN	61				
FC1B	CASIST	60				
FC21	CASOUT	62				
FC6A	CC	117	136	153	230	
FE6C	CCODE	640	684	793	846	890
0048	CENDAT	2				
0049	CENIN	2				
0049	CENSTB	2	239			
FCCC	CL1	311	330			
FCCE	CL2	321	331			
FCC9	CLOSE	154	323			
001A	CLS	2				
00CA	CMUCAS	2	257	279		
0001	CNTRLA	2				
0003	CNTRLC	2				
0010	CNTRLP	2				
FC03	CONIN	52				
FC00	CONIST	51				
FC18	CONOST	59				
FC06	CONOUT	53				
000D	CR	2				
FC34	CURBNK	79	310	319	329	
000C	CURR	2				
00CB	DATCAS	2	270	284		
FD60	DEL1	548	549			
FD5D	DELAY	540	554	689	700	
FD77	DOIT	567	580			
FE6D	DRVAT	643	685	891		
FE6E	DRVATB	651	677	892		

FE41	DSEL	453	585	690	840				
0000	ENTRY	879							
FE69	ERRCOD	818	824	887					
001B	ESC	2							
0000	EXTEND	2							
E000	EXTSEG	2							
00C0	FCBAS	2	2	2	2	2	2	2	
00DE	FCI	33	135						
0321	FC0	34	147						
00B0	FCTST	35	116						
00C0	FDCCMD	2	430	437	502	506	520	524	568 590
		593							
00C3	FDCCDAT	2	457	565					
00C4	FDCCIRQ	2							
00C2	FDCCSEC	2	456						
00C4	FDCCSEL	2	434	476	503	521	712	848	850
00C1	FDCTRK	2	661	681	748				
FE6B	FEHZA	638	835	837	889				
FC37	FLG0	83							
FC38	FLG1	84							
FC39	FLG2	85							
FC3A	FLG3	86							
FC3B	FLG4	87							
FC3C	FLG5	88							
FC3D	FLG6	89							
FC3E	FLG7	90							
0218	FLO	38	229						
FCE7	FLOP1	434	438						
FCF1	FLOP2	436	440						
FC27	FLOPPY	64							
00U0	FORCEI	2	429						
020E	FPO	37							
0205	FRI	36							
FD38	GETDATA	490	516						
001E	HHOME	2							
0008	HOME	2	577						
FC30	INIT	72							
FC33	IOBYTE	78							
0040	IOEC	2	2	2	2				
FC00	IOSEG	2							
FFFF	JA	2							
0068	KEYBAS	2	2	2					
0068	KEYD	2							
0069	KEYS	2							
000A	LF	2							
FC09	LIST	54							
FC15	LSTST	58							
0020	MINIS	2							
F400	MONSEG	2							
0040	MOTON	2							
0000	MEIN	2	2	2	2				
FFFF	NEU	407	644	749	891	895	896	897	898 899
		900	901	902	903	904	905	906	907 908
		909	910						
FDEF	NOOUM	714	740						
FE08	NOGOOD	782							
FDE0	NOTDEF	645	666						
0000	NULL	2							

FDE9	NUR1	702	716	728				
FDE3	NURSEEK	648	705					
FCC2	OPEN	115	134	146	228	313		
0000	PRMBAS	2	2	2	2			
0001	PROMA1	2						
0002	PROMA2	2						
0000	PROMD	2						
FD30	RD1	521	523					
FD42	RD2	524	528	531				
FD40	RD3	526	530					
FD14	RDFLP	483	804					
00C0	READID	2						
0008	READS	2	518					
00E0	READT	2						
FE22	RETERR	806	815					
FD75	RSTORE	571	771					
FD52	RWUONE	514	533					
0010	SDENS	2						
F000	SECEUF	2	873					
001C	SEEK	2	566					
FD6A	SEEKEX	557	726	760				
0001	SELA	2						
0002	SELB	2						
0004	SELC	2						
0008	SELD	2						
FD0C	SETIUP	467	470					
FC24	SETENK	63	452	535	869			
FE39	SETERR	773	821	829				
FCF4	SETUP	445	489	498				
0000	SIDE2	2						
FE0F	SK11	752	762	787	823			
0010	SLEN	2						
FD98	SOFT1	610	627					
FD8C	SOFTEX	432	599					
FE7E	SFSAV	113	132	144	156	226	911	
FE6A	STEPRATE	586	623	888				
0009	TAB	2						
0000	TEST	2	2					
0100	TPA	2						
FDf3	TRY	754	775					
FDFF	TRY1	750	764	820				
FEC0	TSTACK	114	133	145	227	913		
00FC	UBAS	2	2					
00EC	UBAS1	2	2					
00CC	UBAS2	2	2	2	2	2		
00FE	UCMD	2						
00EE	UCMD1	2	351					
00CE	UCMD2	2						
00FF	UCON	2						
00EF	UCON1	2	349					
00CF	UCON2	2						
00FC	UDAT	2	2	2	2			
00EC	UDAT1	2	2	2	2	198	211	
00CC	UDAT2	2						
0006	UP	2						
00FD	USTA	2						
00ED	USTA1	2	184	207				
00CD	USTA2	2						

FD21	WR1	503	505	
FD26	WR2	506	510	513
FD31	WR3	508	512	
FD19	WRFLP	492	814	
00A8	WRITES	2	500	
00F0	WRITET	2		
FE1F	WRTEX	798	808	
FE80	XBUFF	912		

Kapitel 2 ... Formatieren zum Beispiel

In (fast) allen Kapiteln dieses Buches ist von Tracks und Sektoren die Rede.

Was das eigentlich ist, steht im Glossar, wie diese Tracks und Sektoren aber auf die Diskette kommen, davon war bisher noch nicht die Rede.

Noch einmal kurz zur Klarstellung:

Disketten werden über den sog. Schreib- Lesekopf beschrieben bzw. gelesen. So ein Kopf kann nur in ganz bestimmten, Laufwerksabhängigen Abständen platziert werden. Üblicherweise sind die Abstände so eingerichtet, daß je nach Laufwerk 40, 77 oder 80 Positionen eingestellt werden können.

Unter jeder Kopfposition kann man sich nun eine Spur vorstellen, die, anders wie bei der Schallplatte, einen in sich geschlossenen 'Ring' bildet. Unter diesem Ring (oder auch Zylinder) versteht man nun den sog. Track (engl: Spur, Gleis).

Auf einen Track würden je nach Diskettentyp zwischen 6 und 10 K Dateninformation passen, wenn man diese Datenmenge irgendwie auf die Diskette bringen könnte. Die handelsüblichen Kontroller-Bausteine sind nun jedoch nur in der Lage Datenmengen von 128 bis 1024 Bytes auf einmal zu schreiben oder zu lesen.

Aus diesem Grunde ist jeder Track in mehrere Sektoren aufgeteilt, natürlich auch aus dem Grund die Datenmengen in kleinere Einheiten zu unterteilen.

Diese Sektoren sind nun natürlich nicht von selbst auf die Diskette gekommen, sie werden vielmehr erst mit einem speziellen Programm 'aufgeschrieben'. Dieser Vorgang heißt Formatieren.

Um die Sektoren wieder zu finden, ist auf jeder Diskette ein durchgehendes Loch, das sog. Indexloch, angebracht. Wird dieses Loch erkannt, weiss der Kontroller, daß nun sofort der erste Sektor auf einem Track beginnt.

Ab dieser Stelle werden vom Formatierer, (dem Spezialprogramm) auf magnetischem Wege soviele Sektoren auf die Diskette geschrieben, wie dies von (der speziellen BIOS-Anpassung des) CP/M benötigt wird.

Damit der Kontrollerbaustein die einzelnen Sektoren auseinander halten kann, ist ein ganz bestimmtes Format, wie dies zu geschehen hat, vorgeschrieben. Viele GAP's, Leerzeichen und Kennzeichen müssen mit einem ganz bestimmten Befehl an den Kontrollerbaustein geschrieben werden.

Was da auf die Diskette geschrieben wird, soll der nachfolgende Dump zeigen:

Dies ist die Formatierung für einen Sektor auf Seite 0 einer Diskette im NDR-Format.

Im Einzelnen läßt sich der Inhalt wie folgt beschreiben:

80	Bytes	4E	Start-Lücke nach Indexloch
12	Bytes	00	Preamble
3	Bytes	F6	Track Kenner
1	Byte	FC	Index-Kennung
50	Bytes	4E	Warten auf Sektor

Das folgende Feld wiederholt sich für jeden Sektor

12	Bytes	00	
3	Bytes	F5	Sektorkenner
1	Bytes	FE	Start ID-Feld
1	Byte	00..	Track Nummer
1	Byte	00(01)	Seitennummer 0 oder 1
1	Byte	01..	Sektornummer
1	Byte	F7	Prüfsumme (2 Bytes geschrieben)
22	Bytes	4E	Warten
12	Bytes	00	
3	Bytes	F5	Datenkenner
1	Byte	FB	Beginn des Datenfeldes
1024	Bytes	E5	Datenfeld
1	Byte	F7	Prüfsumme Datenfeld (2 Bytes)
54	Bytes	4E	Warten

Ende eines Sektors

Rest der Diskette auffüllen mit 4E's (200..800 mal)

Wichtig in diesem Zusammenhang ist die Tatsache, daß jeder Sektor einen ganz bestimmten Kopf hat, das sog. ID-Feld. Es kann mit einem speziellen Kontrollerbefehl gelesen werden und gibt Information über:

den Track, über welchem sich der Kopf befindet

die Seitennummer (0 oder 1)

die Sektornummer

Angaben zur Sektorlänge (00=128Bytes, 01=256Bytes usw)

und dann noch eine Prüfsumme anhand derer der Kontroller feststellt, ob die Daten im ID-Feld den auch richtig sind.

Der eigentliche Sektor (also die 128..1024 Bytes) werden üblicherweise mit dem Zeichen E5H gefüllt.

Ein Programm, das diese Arbeit vornimmt wird nachfolgend abgedruckt.

Der hardware-unabhängige Teil wird (aus Copyright-Gründen) nur als DUMP einer REL-Datei abgedruckt, die hardware-Anpassung als Assemblerdatei. Zusammengebunden werden die Programmsegmente mit dem Linker LINK.COM, wobei die Datei FORMAT.REL als erste eingebunden werden muß.

0100: 85 91 93 04 93 50 55 20 24 34 98 09 0D 3E 02 53PU #4...>.S
 0110: 4D 9A 09 03 8C 6D 90 38 36 9F 02 08 68 38 23 36 M...m.16...k6#6
 0120: A5 02 08 40 00 06 6D 4A 04 03 02 99 B4 4C 10 42 ...e...mJ...L.B
 0130: 00 00 33 6A 50 20 8D 98 4C 81 1F C5 01 00 2C FC ...3P...L.....
 0140: B7 14 3A 40 C0 A6 6D 13 04 0C 3A 9F C5 71 43 79 ...e...m...aCy
 0150: FC 58 65 00 00 00 62 08 E1 C2 21 00 00 17 C3 80 ...Xe...b...!
 0160: 40 86 80 02 83 6A 50 20 61 A6 32 A9 60 ED D1 00 ...e...p a 2...
 0170: 00 00 26 00 1B C5 22 92 E9 50 52 19 75 87 43 20 ...&...".PR.u.C

 0180: 60 53 36 89 82 08 69 58 28 36 A5 02 37 40 C0 06 ...S6...X+6...7M.
 0190: E9 98 02 7E 7A B3 6A D0 23 C4 46 FE 05 08 1E A2 ..."z.j.#.F.....
 01A0: 1A 82 0A CD A9 40 8C DA 00 06 28 03 BF 89 C2 07e.....
 01B0: 8B 0E 89 00 08 69 F0 33 36 A5 02 01 80 2C DA 00i.36.....
 01C0: 06 28 02 BF 89 C2 07 08 14 F0 32 A9 80 E2 1A B6(.....2.....
 01D0: 0A CD A9 40 8C DA 64 08 FE 26 B2 8A 90 03 58 82e...d...&...X
 01E0: 38 7A 3F 82 23 80 40 86 C8 82 83 6A 50 20 61 D0 Sz?#.e...J.P a.
 01F0: 32 A9 A0 E2 10 00 00 9E 06 00 02 41 20 93 F2 DC 2.....A.....

 0200: 50 E8 10 DC 80 56 6D 4A 04 1D 54 D0 76 31 05 96 P...VmJ..T.vl...
 0210: 56 81 04 37 8C 15 98 52 81 19 B5 60 0C 50 07 7F V...7...R...P...
 0220: 13 99 54 48 00 30 F4 10 D0 60 65 6D 4A 04 66 D3 ...TH...fmJ.f...
 0230: 20 46 6D 3F 01 1D 54 60 75 B8 86 E8 03 08 03 42 Fm?...T...u...B
 0240: 1B 42 0C CD A9 40 8C DA 00 06 28 04 BF 89 C2 07 ...B...e.....
 0250: 8B 36 A3 82 06 00 6C DB BA 04 21 BC E0 CC DA 34 ...6...1...!.....
 0260: 08 CD A6 40 8F E2 C0 A0 20 FE 26 B2 A8 00 03 F8e.....
 0270: AE 20 79 01 81 8C DA 26 08 18 4B B3 40 00 06 18x...&...K...e...

 0280: 00 00 AF 19 54 A0 71 95 49 07 19 54 60 70 30 31T.q.I..T'p01
 0290: 9B 44 C1 04 35 04 19 98 52 81 07 55 28 1D 8C 30 ...D...5...R...U0.0
 02A0: 66 D5 A0 46 6D 47 04 66 D6 10 36 E9 78 10 D0 28 f...Fm6 f...6.x...+
 02B0: 02 47 55 28 1D 6E 28 03 37 4B C0 A6 E9 58 16 D0 G0(n.f.7K...X...
 02C0: 3F 00 D6 E2 00 2B 36 A8 01 06 00 6C DB 5C 02 CD ?...+6...1...A...
 02D0: 89 80 63 AA 92 0E 3C 19 54 90 76 EA F8 08 30 0C ...c...K.T.v...8...
 02E0: 0E AA 50 3A D0 80 3A A9 80 EB 76 43 74 FC 05 1E ...P...1...vCt...
 02F0: 30 06 55 24 1C 78 32 A9 40 E1 85 2B 34 00 00 0C 0.U\$.x2.e...+4...

 0300: 2D 1B A4 60 33 64 42 00 00 04 64 80 20 16 CC 04 ...-...3dB...d...
 0310: 02 50 00 00 89 CE D5 80 04 18 00 1B 00 1D AB 00 ...P.....
 0320: 08 0C 00 36 7B 38 56 03 67 E0 8C 26 01 19 00 06 ...6(V.g...&...
 0330: C4 E7 6A C0 02 0C 00 00 80 0E D5 80 04 06 00 1B ...j.....
 0340: 3D 5D A6 01 B3 F8 46 13 1D 54 90 73 B8 8C 26 3A =J...F..T.s...&...
 0350: A9 40 E7 71 18 4D B2 1A 09 B6 4E E2 30 98 74 FC ...e.q.M...N.0.t...
 0360: 07 38 88 C2 63 67 B8 8C 26 01 08 00 06 C4 E7 6A ...j...cg...&...j...
 0370: C0 02 0C 00 00 80 0E D5 80 04 06 00 1B 3D 5D AB ...j.....=J...

 0380: 01 B3 EC 46 13 6C 87 4F C0 71 0A 00 00 3C 1E 8A ...F.1.0.q...<...
 0390: 00 62 90 C3 E9 CA D9 60 8D 9C AE D5 80 D9 EE 23 ...b.....#
 03A0: 09 80 46 C0 01 B1 39 DA 80 6C 84 01 4D 90 0B A0 ...F...9...1..M...
 03B0: 06 36 27 38 56 00 96 4B 64 30 88 6E 91 80 CD 91 ...6';V..kD0.n...
 03C0: 00 B6 01 08 C9 00 40 2A A8 10 04 50 00 1B 3F D0eX...P...?
 03D0: AB 00 08 18 00 36 00 38 56 03 67 E0 8C 26 01 00 ...6...V.g...&...
 03E0: 00 06 CF F7 6A C0 02 06 00 00 80 0E D5 80 D9 FCj.....
 03F0: 23 09 8E AA 48 39 DC 46 13 1D 54 A0 73 B8 6C 26 #...H9.F..T.s...&

 0400: D9 00 04 DB 27 71 18 4U BA 7E 03 90 C4 61 31 B3 ...'q.M.'...al...
 0410: DC 46 13 00 82 C0 03 67 FB B5 60 01 03 00 06 C0 ...F.....g...
 0420: 07 6A C0 6C FB 11 84 DB 2D D3 F0 1C 42 80 00 0F ...j.1...-...B...
 0430: 07 A2 80 18 A4 30 FA 72 B6 58 23 67 2B 85 60 36 ...0.r.X0g+'6
 0440: 7B 88 C2 60 10 08 00 6C FF 76 AC 1B 21 00 53 64 ...C...1.v...!Sd
 0450: 02 E8 01 8D 9F EE D5 83 65 92 D9 0C 25 80 C0 C6e...%...
 0460: 6D 13 04 57 8C AA 48 38 CA A5 03 8C AA 30 38 CA m..W..H8...08...
 0470: A3 83 88 68 B8 38 36 A5 02 0E AA 50 38 18 6D CD ...h.16...P...

0480: AB 40 8C DA 8E 08 CD AC 20 6D 02 F0 21 BA 56 04 .e.....m...!V.
 0490: 8E AA 50 3A DC 50 06 6E 97 81 40 D2 80 20 BA 46 ..P:P.n.M.-F
 04A0: 03 33 6F 30 18 EA A4 83 8F 06 55 24 10 BA BE 02 ..300.....0s....
 04B0: 0E 03 63 AA 94 0E B7 10 06 87 55 30 10 6E 28 0A ..c.....00.m(.
 04C0: 37 4F C0 51 E0 80 1C 32 A9 20 E3 C1 95 4A 07 0C 70.Q...2....J..
 04D0: 2B 53 B6 A8 04 30 BC 66 04 70 41 00 2B 07 10 54 +V...0.f.pA.+T
 04E0: 60 75 B8 20 43 74 01 98 75 28 11 96 4C 81 1F C4 'u. Ct.u(C...L...
 04F0: AE 43 F8 B2 C9 10 54 00 72 78 10 00 21 B8 80 00 .C.....T.r.x...!...

 0500: 90 48 24 FC 3C 1E B2 04 64 61 19 38 74 00 00 37 .H\$.<...da.8t..7
 0510: 46 90 26 E8 D4 04 20 01 8E 90 00 05 81 1C 74 00 F.&.....t.
 0520: 00 37 46 80 36 E8 D4 06 20 01 8E 90 00 05 81 1C .7F.6.....
 0530: 75 52 81 D6 E2 80 18 E8 00 00 54 11 D0 A4 3A 88 uR.....T...
 0540: 0E CD 00 00 04 00 46 68 00 00 C9 10 D8 A0 66 6DFh.....fm
 0550: 4A 04 10 DE 70 66 6D 4A 04 66 03 20 47 F1 61 95 J...pfmJ.f. G.a.
 0560: 4E 40 5F C4 D6 55 00 00 7F 15 C5 09 70 C3 B5 B2 H2...U.....p...
 0570: ED 25 04 40 76 6D A5 03 10 05 80 26 68 00 00 28 .%.bvm.....&n.(

 0580: 01 8C AA 30 38 F8 54 CD AB 40 80 96 4B 65 DA 4B ...08.T...@.ke K
 0590: A8 80 EC DB A4 06 D9 00 36 44 37 54 00 9A 00 00607T...
 05A0: 0A 00 63 2A 8E 0E D9 09 84 10 E2 1A 8E 0E 7E 18 ...c*.....
 05B0: 00 16 E3 E3 B0 A0 0A 32 A8 C0 EE 62 7B 0E A0 022...b(.
 05C0: 39 58 AC DA 48 08 21 00 00 19 B5 28 11 82 CD A4 9X..H...f...
 05D0: 80 8E 16 48 84 00 00 66 D4 A0 41 F0 29 98 56 81 ..H...f.(.A.)V.
 05E0: 02 0F 96 4B 3C AC 02 3F 8C 20 87 F1 ED A0 E6 2F ...K6?...?...../
 05F0: B2 5C A2 10 00 01 98 52 81 1C 2C 91 00 88 06 3F .A.....R.....?

 0600: 39 8F EC 87 AB 36 AD 02 3C 57 CC 01 18 61 E4 3E 9...6...<V...a.>
 0610: 7E B9 5A AC 52 F8 38 0C CD 02 80 18 20 17 0B 24 "Z.R.8.....-.\$
 0620: 1A 0A 05 08 04 02 01 00 80 40 20 10 08 04 02 A1@.....
 0630: 50 A8 54 20 2A 98 8D 27 63 29 C8 E5 61 36 19 8D P.T*...('c)...a6...
 0640: E7 23 69 84 E8 69 32 9C 8C A7 21 01 58 CA 72 39 #!..12...f.X.n9
 0650: 9A 40 E6 E1 00 C4 5C 31 10 0A 85 42 A1 50 34 14 m...N...B.P4.
 0660: 20 10 08 04 02 01 00 80 40 20 10 08 04 02 01 00@.....
 0670: 80 40 20 10 19 8E A5 53 90 80 AE 44 10 0C 46 E3 .e.....S...D..F.

 0680: 92 C0 80 5A 20 25 9B CD C7 43 91 8C D8 6C 32 9CZ%...C...12.
 0690: 81 A0 A0 50 80 40 20 10 08 04 02 01 00 80 40 20 ...P.@.....@
 06A0: 10 08 04 02 82 18 A4 40 27 1C 00 44 05 23 09 EC@...D#...
 06B0: EA 6C 10 13 C5 C2 02 59 BC CA 72 31 19 4E 42 C1t...Y...ri.NB.
 06C0: 01 10 CA 74 36 96 CD 65 40 68 29 14 07 06 82 88 ...t6...@n)...
 06D0: C6 F3 91 B4 C2 74 10 1B 80 26 33 41 D0 40 64 32t...&3A...0d2
 06E0: 99 80 26 E3 49 94 E4 74 10 08 44 06 23 49 D0 E8 .&I...t...D.#1...
 06F0: 65 10 1B 8D E6 33 41 B4 C2 6C 10 28 0C E6 53 B9 e....3A...1.C...S.

 0700: 84 CA 68 36 10 04 07 73 A9 C8 C8 65 10 11 80 E7 ..h6...s...e...
 0710: 23 69 84 E8 A0 06 82 80 27 33 A0 80 C9 61 39 89 #i.....'3...a9.
 0720: 0E 46 93 19 A0 E8 69 33 88 07 E2 01 41 28 5E 4E .F.....13...A'N
 0730: 14 A8 01 A6 93 70 80 EE 65 36 18 CD 06 53 68 80p...e6...Sh.
 0740: 98 61 3A 99 8E E6 53 91 AC 40 66 37 9C 80 A6 13 .a...t...S...@77...
 0750: A1 A4 CA 72 32 98 84 03 F1 00 A0 9A 29 10 13 4C ...r2.....)....L
 0760: A6 E3 A9 94 40 20 10 08 04 02 01 00 80 40 A0 03@.....@...
 0770: 83 49 86 13 A9 98 EE 65 39 1A C4 06 E3 49 8C D0 .I.....e9.....I...

 0780: 74 10 1A 4D C7 33 A1 84 D8 6C 34 99 4E 47 41 60 t..M.3...14.NGA'
 0790: 80 CA 69 3A 10 0C A2 03 71 BC C6 68 36 98 40 82 .i:.....q...h6.M.
 07A0: E1 70 80 50 40 14 88 09 A6 53 71 D5 CA 00 29 96 .p.PM...i...Sq...).
 07B0: CD 86 C1 01 10 D2 73 35 99 4E 87 43 28 80 D2 6Es5.N.C...n
 07C0: 10 13 0C 27 53 31 DC CA 72 35 A8 04 07 73 49 C8 ...'S1...r5...s1.
 07D0: D6 6C 34 98 CD 02 03 31 BC E4 60 30 90 00 26 53 .14...1...m0...&S
 07E0: 91 D0 40 77 32 9C 8C 86 53 70 FC 40 28 25 08 C9 .@w2...Sp.@%...
 07F0: C2 95 00 34 14 42 34 90 0E 86 51 01 10 02 73 35A.B4...Q...s5

0800: 99 4E 87 43 28 50 CA 69 37 18 0C A6 73 29 B8 40 .N.C(i7...s).e
 0810: 20 10 18 9C A7 33 A1 94 CA 74 34 99 CC A6 E1 01 -...3...t4....
 0820: B4 02 74 10 1A 8C A6 43 29 C8 40 54 50 9C CE 96 .t...C).eT0...
 0830: 55 00 34 A6 6F 36 18 04 04 43 49 CC D6 65 3A 1D U.4.06...CI...e...
 0840: 0C A2 01 90 B4 E6 65 34 90 00 26 71 01 98 DE 72e4...&...r
 0850: 36 98 4E 96 93 29 C8 E8 20 38 99 4E 46 43 29 B8 6.N...;NFC)...
 0860: 40 3F 10 0A 09 42 F2 70 A4 40 20 10 08 04 0A 00 e?...B.p...e...
 0870: 68 28 8C 6F 39 1B 4C 27 43 49 94 E4 65 10 14 CC n...o9 L'CI...e...

 0880: A6 93 A1 95 40 0D 45 01 C1 A0 A2 61 84 EA 66 38E...a...f...
 0890: 99 4E 46 B3 31 94 D0 6C 32 9C 84 02 01 00 80 40 .NF.1...12...e...
 0900: A0 06 82 8E 66 F3 61 B0 40 46 37 9C 8D A6 13 A1 ...f...a...e#7...
 0910: A4 CA 72 3A 98 9C E2 03 A9 94 C4 65 39 1C 0E 47 ...n...e...e9...6
 0920: 53 29 98 E8 20 38 99 4E 46 43 29 B8 40 3F 10 0A S...;NFC).e?...
 0930: 09 42 F2 70 A5 40 07 06 82 88 C6 F3 91 B4 C2 74 B.p...e...t...
 0940: 34 99 4E 47 53 71 9C E6 66 32 9A 00 86 53 90 80 4.N6Sq...f2...S...
 0950: 50 57 14 88 0E E6 93 29 90 CA 72 34 18 CD 86 53 Fw...)...r4...S...

 0960: 70 80 50 40 14 88 09 A6 53 71 D4 CA 20 14 16 05 p.PM...Sq...
 0970: 22 03 29 E0 D2 74 10 08 04 02 01 00 80 40 20 10 "...t...t...e...
 0980: 08 04 02 01 02 80 1A 0A 2A 99 4C 46 53 91 C0 E4*LFS...
 0990: 75 32 99 8C A2 02 99 94 D2 74 32 A8 08 C6 F3 91 u2...)...t2...
 0A00: B4 C2 74 34 99 4E 47 53 71 9C 40 65 34 9E 8E E6 .t4.N6Sq...e4...
 0A10: 13 71 90 CC 72 32 9A 54 00 00 00 00 00 00 00 00 q...r2.T...
 0A20: 00 00 00 04 64 94 12 A1 A4 27 A6 A2 C7 56 01 12 ...d...V...
 0A30: 1A 4C 64 64 12 A1 A6 22 A7 A9 C6 50 01 22 1A 62 .Lod...".P...b...

 0A40: 92 9C 75 68 11 21 A7 C6 61 80 EA 22 22 2A 72 9C ...un...a...#*r...
 0A50: 65 0C 0F 22 27 A9 AA 22 A8 46 5A 00 F2 22 92 B2 e...".FZ)...
 0A60: A2 0A 14 67 B0 0F 22 29 A5 A9 A2 A6 46 46 00 2A ...g...")...FF.*
 0A70: 32 12 6A 9A 3C 65 40 03 23 29 26 AA 20 A1 45 7C 2.j...e...#...F...
 0A80: 80 EA 4A 6A 0A 3A 2C 64 F8 03 26 A0 AC 23 29 26 ...J...;d...&...#*r...
 0A90: C6 60 40 E2 6A 0A C2 4C 65 D8 0E 26 A4 A7 24 C6 ...e...j...Le...&...\$...
 0AA0: 4E 80 72 6A 7A A2 7A 32 34 67 D4 0E A9 22 29 A2 N...nz z24g...").
 0AB0: A1 C6 6A 80 F2 92 2A 9A A2 7A 94 66 44 0E A9 A2 ...j...*.z.fD...

 0AC0: 22 A7 29 C6 67 00 F2 9A 4A 22 6A 9A 5C 75 28 11 "...).g...J#j...u...
 0AD0: 29 A6 C6 43 40 32 AA 9A 92 62 4A 74 67 60 0F 2B).(02...bJtg')+
 0AE0: A9 2A 2A 29 25 CE 00 00 00 9E 00 00 00 00 00 ...xx)...
 0AF0: 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
 0B00: 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
 0B10: 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
 0B20: 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
 0B30: 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
 0B40: 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
 0B50: 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
 0B60: 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
 0B70: 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00

```

1      ; *****
2      ; *
3      ; * Format- und hardware-Anpassung an den Universal-Formatierer *
4      ; *
5      ; * Es duerfen alle PRIME-Register verwendet werden
6      ; * KEINESFALL den 2. Registersatz und die Register IX und IY
7      ; * verwenden. Es stenen 16x2 Bytes Stacktief zur Vertuegung
8      ; *
9      ; *****
10     ;
11
12     ;
13     ; *****
14     ; Vereinbarungen
15     ; *****
16     ;
17
18     FFFF   ja     equ   -1
19     0000   nein  equ   not ja
20     0000   cr    equ   0ah
21     000A   lf    equ   0ah
22     0007   bell  equ   07h
23
24
25     ;
26     ; *****
27     ; Linkadressen
28     ; *****
29     ;
30
31
32     ;
33     ; Aut folgende Unterprogramme oder Labels greift das Haupt-
34     ; programm zurueck. Sie muessen den angegebenen Spezifikationen
35     ; entsprechen.
36     ;
37
38     public sidmsk,mini,maxi,soens,odens
39     public drvtab,frntab,maxfrm,fbmsg,usrln
40     public conin,clrs,choem,cleos
41     public dsksel,dostep,restor,wrttrk,rasesc,motoff
42     public image
43
44     ;
45     ; *****
46     ; Vereinbarungen
47     ; *****
48     ;
49
50     ;
51     ; folgende Daten muessen sytemabhaengig angepasst werden
52     ;
53
54     ;
55     ; *** Laufwerke
56     ;
57
58     0001   sela  equ   00000001b ; Laufwerksselekt 'A' Seite 0(1)

```

```

59      0002      seib equ 00000010b ; Laufwerk 'B' - Seite 0(1)
60      0004      selc equ 00000100b ; Laufwerk 'C' - Seite 0(1)
61      0008      seld equ 00001000b ; Laufwerk 'D' - Seite 0(1)
62
63      ;
64      ; auf folgende werte wird aus dem hauptprogramm
65      ; zugegriffen, sie muessen daher als byte vorliegen
66      ;
67
68 0000' 80      sidmsk: db 10000000b
69
70 0001' 20      mini: db 00100000b ; Select fuer MINI-Laufwerke
71 0002' 00      maxi: db 00000000b ; Select fuer MAXI-Laufwerke
72 0003' 10      sdens: db 00010000b ; Select fuer single-density
73 0004' 00      doens: db 00000000b ; Select fuer double-density
74
75      ;
76      ; xxxxxxxxxxxxxxxxxxxx
77      ; Laufwerkstabelle
78      ; xxxxxxxxxxxxxxxxxxxx
79      ;
80
81 0005'          drvtab:
82
83      ;
84      ; Laufwerke sind spezifiziert wie folgt:
85      ;
86      ; xdrive + 0 JA oder NEIN je nach Vorhandensein
87      ; xdrive + 1 reiner Laufwerkselect ohne side- oder density
88      ; und ohne MOTOR-ON oder MINI und MAXI Select
89      ; xdrive + 2 steppingrate ( 00000000b..00000010b )
90      ;
91
92 0005' FF      adrive: db ja
93 0006' 01      db sela
94 0007' 01      db 00000001b ; 3ms
95
96 0008' FF      bdrive: db ja
97 0009' 02      db selb
98 000A' 01      db 00000001b
99
100 000B' 00     cdrive: db nein
101 000C' 04     db selc
102 000D' 00     db 00000000b
103
104 000E' 00     ddrive: db nein
105 000F' 08     db seld
106 0010' 00     db 00000000b
107
108 0011' 00     edrive: db nein
109 0012' 00     db 0
110 0013' 00     db 0
111
112 0014' 00     fdrive: db nein
113 0015' 00     db 0
114 0016' 00     db 0
115
116 0017' 00     gdrive: db nein

```

```

117 0018' 00          db      0
118 0019' 00          db      0
119
120 001A' 00          hdrive: db      nein
121 001B' 00          db      0
122 001C' 00          db      0
123
124 001D' 00          idrive: db      nein
125 001E' 00          db      0
126 001F' 00          db      0
127
128 0020' 00          jdrive: db      nein
129 0021' 00          db      0
130 0022' 00          db      0
131
132 0023' 00          kdrive: db      nein
133 0024' 00          db      0
134 0025' 00          db      0
135
136 0026' 00          ldrive: db      nein
137 0027' 00          db      0
138 0028' 00          db      0
139
140 0029' 00          mdrive: db      nein
141 002A' 00          db      0
142 002B' 00          db      0
143
144 002C' 00          ndrive: db      nein
145 002D' 00          db      0
146 002E' 00          db      0
147
148 002F' 00          odrive: db      nein
149 0030' 00          db      0
150 0031' 00          db      0
151
152 0032' 00          pdrive: db      nein
153 0033' 00          db      0
154 0034' 00          db      0
155
156          ;
157          ; *****
158          ; Formatangaben
159          ; *****
160          ;
161
162          ;
163          ; diese Angaben muessen Formatabhengig angepasst werden
164          ;
165
166          ; *****
167          ; Vereinbarungen
168          ; *****
169
170          0000      f128  equ      0          ; 128 Byte Sektorgroesse
171          0001      f256  equ      1          ; 256 Byte Sektorgroesse
172          0002      f512  equ      2          ; 512 Byte Sektorgroesse
173          0003      f1024 equ      3          ; 1k Byte Sektorgroesse
174

```

```

175 0035'          frmTAB:
176
177
178                ; die folgenden Daten enthalten alle Angaben die zum
179                ; Aufbau eines Formatierungsbildes notwendig sind.
180                ; Die kommentierte Reihenfolge ist einzuhalten
181                ;
182
183
184 0035' 0079'     form1: dw  fomsGA      ; Text der Spezifikation
185 0037' FF       db   ja              ; MINI-Laufwerk ?
186 0038' FF       db   ja              ; doppelte Dichte ?
187 0039' 50      db   20               ; Tracks pro Seite
188 003A' FF       db   ja              ; zweiseitig moeglich ?
189 003B' 05      db   5                ; Sektoren pro Seite
190 003C' 03      db   fl024            ; Sektorlaenge
191 003D' 005A'    dw   xit1a           ; Sektor SkEW Seite 0
192 003F' 005A'    dw   xit1a           ; Sektor SkEW Seite 1
193
194 0041' 0040'    form2: dw  fomsGB      ; Text der Spezifikation
195 0043' FF       db   ja              ; MINI-Laufwerk ?
196 0044' FF       db   ja              ; doppelte Dichte ?
197 0045' 28      db   40               ; Tracks pro Seite
198 0046' FF       db   ja              ; zweiseitig moeglich ?
199 0047' 05      db   5                ; Sektoren pro Seite
200 0048' 03      db   fl024            ; Sektorlaenge
201 0049' 005A'    dw   xit1a           ; Sektor SkEW Seite 0
202 004B' 005A'    dw   xit1a           ; Sektor SkEW Seite 1
203
204 004D' 00C7'    form3: dw  fbmsGC      ; Adresse der Kopfzeile
205 004F' 00      db   nein             ; MINI-Laufwerk ?
206 0050' 00      db   nein             ; doppelte Dichte ?
207 0051' 40      db   77               ; Tracks pro Seite
208 0052' 00      db   nein             ; zweiseitig moeglich ?
209 0053' 1A      db   26               ; Sektoren pro Seite
210 0054' 00      db   fl28             ; Sektorlaenge
211 0055' 005F'    dw   xit2a           ; Sektor SkEW Seite 0
212 0057' 005F'    dw   xit2a           ; ... nur einseitig
213
214          0003    frmLen equ  ($-frmTAB)/12
215 0059' 03      maxfrm: db  frmLen     ; Endemarke fuer Hauptprogramm
216
217                ;
218                ; *****
219                ; Skewtabelle
220                ; *****
221                ;
222
223 005A' 01 02 03 04 xit1a: db  1,2,3,4,5
224 005F' 01 02 03 04 xit2a: db  1,2,3,4,5,6,7,8,9,10
225 0069' 0B 0C 0D 0E      db  11,12,13,14,15,16,17,18,19,20
226 0073' 15 16 17 18      db  21,22,23,24,25,26
227
228                ;
229                ; *****
230                ; Kopfzeilen
231                ; *****
232                ;

```

```

233
234
235 ; Die Texte der Kopfzeilen werden als Menue ausgegeben.
236 ; Der Textaufbau sollte immer der gleichen Anordnung entsprechen
237 ; Pro Format ist eine Zeile vorgesehen die immer mit einer
238 ; FORTLAUFENDEN Bezeichnung, beginnend bei 'A' beginnen muss.
239 ; Menues sind bis einschliesslich dem Buchstaben 'Q' zugelassen.
240 ; Es werden pro Menue nur 8 Zeilen ausgegeben. Die neunte Zeile
241 ; muss die den Text:
242 ;
243 ; '(Z) weiter (W) wiederholen (X) exit',' '+00h
244 ;
245 ; enthalten und mit dem 7.Bit gesetzt abschliessen. Danach koennen
246 ; weitere 8 Zeilen, ebenfalls mit obigem Abschluss folgen bis
247 ; Menue 'Q'
248 ;
249 ; Nicht vergessen - die letzte Menuezeile mit Bit 7 gesetzt !!!
250 ;
251
252 0079'          fbwsg:
253
254 0079' 20 28 41 29 fbwsga: db '(A) 80 Track 2-seitig Standard NUR',cr,lf
255 00A0' 20 28 42 29 fbwsgb: db '(B) 40 Track 2-seitig Standard NOR',cr,lf
256 00C7' 20 28 43 29 fbwsgc: db '(C) 8" ss-sd Standard CP/M ',cr,lf
257 00E3' 20 28 44 29 fbwsgd: db '(D)',cr,lf
258 00EE' 20 28 45 29 fbwsg e: db '(E)',cr,lf
259 00F4' 20 28 46 29 fbwsgf: db '(F)',cr,lf
260 00FA' 20 28 47 29 fbwsgg: db '(G)',cr,lf
261 0100' 20 28 48 29 fbwsg h: db '(H)',cr,lf
262 0106' 20 28 5A 29          db '(Z) weiter (W) wiederholen (X) exit',' '+00h
263
264 012B' 20 28 49 29 fbwsgi: db '(I)',cr,lf
265 0131' 20 28 4A 29 fbwsgj: db '(J)',cr,lf
266 0137' 20 28 4B 29 fbwsgk: db '(K)',cr,lf
267 013D' 20 28 4C 29 fbwsgl: db '(L)',cr,lf
268 0143' 20 28 4D 29 fbwsgm: db '(M)',cr,lf
269 0149' 20 28 4E 29 fbwsgn: db '(N)',cr,lf
270 014F' 20 28 4F 29 fbwsgo: db '(O)',cr,lf
271 0155' 20 28 50 29 fbwsgp: db '(P)',cr,lf
272 015B' 20 28 5A 29          db '(Z) weiter (W) wiederholen (X) exit',' '+00h
273
274 0180' 20 28 51 29 fbwsgq: db '(Q)',cr,lf
275 0186' 20 28 52 29 fbwsg r: db '(R)',cr,lf
276 018C' 20 28 53 29 fbwsgs: db '(S)',cr,lf
277 0192' 20 28 54 29 fbwsgt: db '(T)',cr,lf
278 0198' 20 28 55 29 fbwsgu: db '(U)',cr,lf
279 019E' 20 28 56 29 fbwsgv: db '(V)',cr,lf
280 01A4' 20 28 59 29 fbwsgw: db '(Y)',cr,lf
281 01AA' 00 0A          db cr,lf
282 01AC' 20 28 5A 29          db '(Z) weiter (W) wiederholen (X) exit',' '+00h
283
284 01D1' 00          db 0 ; Ende-Marke
285
286 ;
287 ; Bildschirm loeschen
288 ;
289
290 01D2' 0C 9A          cirs: db 0ch,lah+00h ; Abschliessen mit Bit 7 gesetzt

```

```
291
292
293 ; Cursor ohne loeschen nach Bildschirm links oben
294 ;
295
296 0104' 9E      chome: db      1eh+00h
297
298 ;
299 ; Bildschirm ab Cursorposition loeschen
300 ; wenn Funktion nicht vorhanden (LRS-Sequenz verwenden)
301 ;
302
303 0105' 18 09   cleos: db      1ch,'Y'+00h
304
305 ;
306 ; Benutzerzeile - wird nach dem Programmheader ausgegeben
307 ; Muss mit CR,LF enden, mit 7. Bit gesetzt
308 ; Wird die Zeile nicht benutzt muss sie mit einer 0
309 ; abgeschlossen werden
310 ; Der Text darf maximal 2 Zeilen umfassen.
311 ;
312
313 0107' 20 20 20 20 usrlin: db      '          mit Anpassung an den NCR-Klein-Computer'
314 0209' 00 0A 8A      db      cr,lf,lf+00h ; (2* linefeed)
315
316
```

```

317 ; *****
318 ; * hardware-Anpassung an den Universalformatierer *
319 ; *****
320
321 ;
322 ; *****
323 ; Vereinbarungen
324 ; *****
325 ;
326
327 00C0 fdccm equ 0c0h
328 00C1 fdctrk equ 0c1h
329 00C2 fdcsec equ 0c2h
330 00C3 fdcadat equ 0c3h
331 00C4 fdcsel equ 0c4h
332
333 000C home equ 00001100b ; ohne step aber headload & verify
334 001C seek equ 00011100b
335 000C reads equ 10001100b
336 00C4 readid equ 11000100b
337 0058 stepin equ 01011000b
338 00F4 writetr equ 11110100b
339
340 ;
341 ; *****
342 ; CONIN
343 ; *****
344 ;
345
346 020C' C3 FC03 conin: jp 0rc03h ; Bewusst M0N10 da nur fuer FDC2 angepasst!
347
348 ;
349 ; *****
350 ; Kontroller
351 ; *****
352 ;
353
354 020F' dsksel:
355 ;
356 ;
357 ; Laufwerk ansprechen
358 ; Erhaelt vom Hauptprogramm Hauptprogramm in Register <B>
359 ; den SELECT - SIDESELECT - DISK (mini-maxi) und DENSITY nach
360 ; den Vorgabewerten in diesem Programm. Es kann notwendig sein
361 ; die entsprechenden Daten erst hier anzupassen, wenn z.B.
362 ; der Select auf andere Weise oder ueber verschiedene Ports
363 ; erfolgt.
364 ; Programm muss mit TIME-OUT arbeiten. Falls Laufwerk nicht
365 ; angesprochen werden kann (keine Diskette oder was immer
366 ; muss in <A>=FF und NZ-Flag zurueckgekehrt werden.
367 ;
368 ;
369 020F' ED 43 029C' ld (step),bc ; Werte retten
370 0213' 78 ld a,b ; SELECT
371 0214' 03 C4 out (fdcsel),a ; und Laufwerk ansprechen
372
373 ;
374 ; warten bis READY oder TIME-OUT
    
```

```

375 ;
376 ; bei festverdrahtetem Ready entsprechende Delayschleife
377 ; (200..500ms) vorsehen, (siehe Datenblatt des Laufwerkes)
378 ;
379
380 0216' 21 0000 ld hl,0 ; TIME-OUT Schleife
381 0219' D8 C0 dsk1: in a,(fdccmd)
382 0218' E6 80 and 10000000b ; Teste READY
383 0210' C8 ret ; Ok
384 021E' 3D dsk2: dec a
385 021F' 20 FD jr nz,dsk2 ; --wartenweilichen--
386 0221' 28 dec hl
387 0222' 7C ld a,h
388 0223' B5 or l
389 0224' 20 F3 jr nz,dsk1 ; weiter ...
390 0226' 30 dec a ; A=FF und N2
391 0227' C9 ret
392
393
394 0228' dstep:
395 ;
396 ;
397 ; STEP auf naechsten Track
398 ;
399
400 0228' 06 58 ld b,stepin
401 022A' 18 05 jr busy
402
403 022C' restor:
404 ;
405 ;
406 ; Home des Laufwerkskopfes
407 ;
408
409 022C' 06 0C ld b,home
410 022E' CD 0231' call busy
411
412 0231' busy:
413 ;
414 ;
415 ; physikalischer Zugriff fuer TYPE I Befehle
416 ;
417
418 0231' D8 C0 in a,(fdccmd) ; reset moegl. INT
419 0233' 3A 023C' ld a,(step) ; stepping-rate
420 0236' B0 or b ; einfuegen
421 0237' D3 C0 out (fdccmd),a ; Befehl ausgeben
422 0239' D8 C4 busy1: in a,(fdysel) ; warten auf INT
423 0238' CB 77 bit 6,a
424 023D' 28 FA jr z,busy1
425 023F' D8 C0 in a,(fdccmd) ; lese Status
426 0241' E6 90 and 10010000b ; Maskiere READY & RNF-SLEK
427 0243' C9 ret
428
429 0244' wrtrk:
430 ;
431 ;
432 ; Schreiben eines Tracks

```

```

433                ; <HL> zeigt auf Puffer, Track ist eingestellt
434                ;
435
436 0244' 06 F4      ld     b,writetr
437
438
439 0246'           putdata:
440                ;
441                ;
442                ; physikalischer Schreibzugriff
443                ;
444
445 0246' 08 C0      in     a,(fdccmd) ; Reset moeglichen INT
446 0248' 3A 0290'  ld     a,(cursel) ; aus select
447 024b' E6 00      and     a,10000000b ; siselect extrahieren
448 024d' 17         rla     ; und
449 024e' 17         rla     ; fuer WD 1797
450 024f' 17         rla     ; side select in Bit 1
451 0250' 00         or      b ; in Befehl einfuegen
452 0251' 0E C3      ld     c,fdccat ; Datenregister
453 0253' D3 C0      out    (fdccmd),a ; ... und los gehts
454 0255' 08 C4      putd1:  in     a,(fdcsel) ; warten bis kontrollier bereit
455 0257' 07         rlca
456 0258' 30 FB      jr      nc,putd1
457 025a' 08 C0      putd2:  in     a,(fdccmd) ; Status lesen
458 025c' C8 4F      bit     1,a ; DRQ?
459 025e' 28 05      jr      z,putd3 ; wenn nicht ...
460 0260' ED A3      outi   ; sonst Daten raus
461 0262' C3 025A'  jp      putd2 ; und weiter geht's
462
463 0265' C8 47      putd3:  bit     0,a ; noch BUSY?
464 0267' C2 025A'  jp      nz,putd2 ; ... ja, sonst
465 026a' E6 E4      and     '1100100b ; Fehler maskieren
466 026c' C9         ret
467
468 026d'           rdsec:
469                ;
470                ;
471                ; lesen eines Sektors zu Testzwecken
472                ; <HL> zeigt auf Puffer
473                ; <A> =Sektor
474                ;
475
476 026d' D3 C2      out    (fdccmd),a ; Sektorregister setzen
477 026f' 0E 8C      ld     c,reads
478
479 0271'           getdata:
480                ;
481                ;
482                ; physikalisches Lesen
483                ;
484
485 0271' 3A 0290'  ld     a,(cursel) ; sso-Bit fuer
486 0274' E6 00      and     10000000b ; WD 1797 einfuegen
487 0276' 17         rla     ;
488 0277' 17         rla     ;
489 0278' 17         rla     ;
490 0279' B1         or      c ; sso-Bit einfuegen
    
```

```

491 027A' 0E C3      ld      c,fdccdat      ; Datenport
492 027C' 03 C0      out     (fdccmd),a      ; Befehl ausgeben
493 027E' 0B C4      getal: in     a,(fdcsel) ; abwarten bis
494 0280' 07          rlc          ; DRQ ?
495 0281' 30 FB      jr      nc,getal      ; wenn noch nicht ...
496
497 0283' 0B C0      getd2: in     a,(fdccmd)
498 0285' 0B 4F      bit    l,a             ; DRQ
499 0287' CA 028F'    jp     z,getd3
500 028A' ED A2      ini     ; lesen
501 028C' C3 0283'    jp     getd2
502
503 028F' 0B 47      getd3: bit    0,a
504 0291' C2 0283'    jp     nz,getd2
505 0294' E6 9C      and    l,01111110b    ; maskieren
506 0296' C9          ret
507
508 0297'          motorf:
509
510          ;
511          ; Abschalten des Laufwerkmotors
512          ; Falls nicht notwendig mit RET abschliessen
513          ;
514
515 0297' 3E 40      ld     a,01000000b
516 0299' 03 C4      out     (fdcsel),a
517 029B' C9          ret
518
519
520          ; *****
521          ; RAM-Bereich
522          ; *****
523          ;
524
525 029C' 00          step: db     0
526 029D' 00          cursel: db  0
527
528 029E'          image:
529
530          ;
531          ; ab diesem Bereich wird das Formatierungsimage aufgebaut
532          ;
533
534          end

```

0 Error(s) Detected. 670 Program Bytes.
 104 Symbols Detected.



